

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

IN RE APPLICATION OF: Hideo ANDO, et al.

GAU:

SERIAL NO: New Application

EXAMINER:

FILED: Herewith

FOR: INFORMATION RECORDING MEDIUM, INFORMATION REPRODUCING APPARATUS, AND
INFORMATION RECORDING AND REPRODUCING APPARATUS

REQUEST FOR PRIORITY

COMMISSIONER FOR PATENTS
ALEXANDRIA, VIRGINIA 22313

SIR:

☐ Full benefit of the filing date of U.S. Application Serial Number , filed , is claimed pursuant to the provisions of 35 U.S.C. §120.

☐ Full benefit of the filing date(s) of U.S. Provisional Application(s) is claimed pursuant to the provisions of 35 U.S.C. §119(e): Application No. Date Filed

☒ Applicants claim any right to priority from any earlier filed applications to which they may be entitled pursuant to the provisions of 35 U.S.C. §119, as noted below.

In the matter of the above-identified application for patent, notice is hereby given that the applicants claim as priority:

COUNTRY

APPLICATION NUMBER

MONTH/DAY/YEAR

Japan

2003-095403

March 31, 2003

Certified copies of the corresponding Convention Application(s)

☒ are submitted herewith

☐ will be submitted prior to payment of the Final Fee

☐ were filed in prior application Serial No. filed

☐ were submitted to the International Bureau in PCT Application Number

Receipt of the certified copies by the International Bureau in a timely manner under PCT Rule 17.1(a) has been acknowledged as evidenced by the attached PCT/IB/304.

☐ (A) Application Serial No.(s) were filed in prior application Serial No. filed ; and

☐ (B) Application Serial No.(s)

☐ are submitted herewith

☐ will be submitted prior to payment of the Final Fee

Respectfully Submitted,

OBLON, SPIVAK, McCLELLAND,
MAIER & NEUSTADT, P.C.



Marvin J. Spivak

Registration No. 24,913

Customer Number

22850

Tel. (703) 413-3000
Fax. (703) 413-2220
(OSMMN 05/03)

C. Irvin McClelland
Registration Number 21,124

日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 2 0 0 3 年 3 月 3 1 日
Date of Application:

出 願 番 号 特 願 2 0 0 3 - 0 9 5 4 0 3
Application Number:
[ST. 10/C]: [J P 2 0 0 3 - 0 9 5 4 0 3]

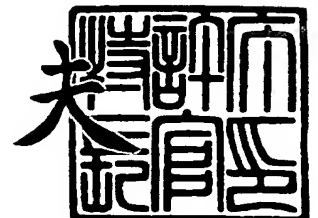
出 願 人 株 式 会 社 東 芝
Applicant(s):



2 0 0 3 年 8 月 1 2 日

特許庁長官
Commissioner,
Japan Patent Office

今 井 康 夫



【書類名】 特許願

【整理番号】 A000301526

【提出日】 平成15年 3月31日

【あて先】 特許庁長官 殿

【国際特許分類】 H04L 9/32

【発明の名称】 情報記憶媒体と情報再生装置と情報記録再生装置

【請求項の数】 3

【発明者】

【住所又は居所】 神奈川県横浜市磯子区新杉田町 8 番地 株式会社東芝横浜事業所内

【氏名】 安東 秀夫

【発明者】

【住所又は居所】 神奈川県横浜市磯子区新杉田町 8 番地 株式会社東芝横浜事業所内

【氏名】 能弾 長作

【発明者】

【住所又は居所】 東京都青梅市新町 3 丁目 3 番地の 1 東芝デジタルメディアエンジニアリング株式会社内

【氏名】 小島 正

【発明者】

【住所又は居所】 神奈川県横浜市磯子区新杉田町 8 番地 株式会社東芝横浜事業所内

【氏名】 丸山 純孝

【特許出願人】

【識別番号】 000003078

【氏名又は名称】 株式会社 東芝

【代理人】

【識別番号】 100058479

【弁理士】

【氏名又は名称】 鈴江 武彦

【電話番号】 03-3502-3181

【選任した代理人】

【識別番号】 100091351

【弁理士】

【氏名又は名称】 河野 哲

【選任した代理人】

【識別番号】 100088683

【弁理士】

【氏名又は名称】 中村 誠

【選任した代理人】

【識別番号】 100108855

【弁理士】

【氏名又は名称】 蔵田 昌俊

【選任した代理人】

【識別番号】 100084618

【弁理士】

【氏名又は名称】 村松 貞男

【選任した代理人】

【識別番号】 100092196

【弁理士】

【氏名又は名称】 橋本 良郎

【手数料の表示】

【予納台帳番号】 011567

【納付金額】 21,000円

【提出物件の目録】

【物件名】	明細書	1
【物件名】	図面	1
【物件名】	要約書	1
【プルーフの要否】	要	

【書類名】 明細書

【発明の名称】 情報記憶媒体と情報再生装置と情報記録再生装置

【特許請求の範囲】

【請求項 1】 システムリードインエリアとデータリードインエリアとデータエリアとを有し、

システムリードインエリアはエンボスピットの形で情報が記録されており、
システムリードインエリアでのエンボスピットのトラックピッチと最短ピットピッチがデータリードインエリア及びデータエリアのトラックピッチと最短ピットピッチよりも大きいことを特徴とする情報記憶媒体。

【請求項 2】 請求項 1 記載の情報記憶媒体のシステムリードインエリアからの信号はレベルスライス法により検出し、データリードインエリアとデータエリアの少なくとも一方からの信号はパーシャルレスポンス最尤度法により検出することを特徴とする情報再生装置。

【請求項 3】 請求項 1 記載の情報記憶媒体のデータエリアに対して信号を記録するとともに、請求項 1 記載の情報記憶媒体のシステムリードインエリアからの信号はレベルスライス法により検出し、データリードインエリアとデータエリアの少なくとも一方からの信号はパーシャルレスポンス最尤度法により検出することを特徴とする情報記録再生装置。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

本発明は情報記憶媒体（若しくは情報記録媒体）と情報再生装置と情報記録再生装置に関する。

【0 0 0 2】

【従来の技術】

このような情報記憶媒体としては D V D (digital versatile disk) と呼ばれる光ディスクがある。現行の D V D の規格としては、読み出し専用の D V D - R O M 規格、追記型の D V D - R 規格、書換え（1 0 0 0 回程度）型の D V D - R W 、書換え（1 0 0 0 0 回以上）型の D V D - R A M 規格がある。

【0 0 0 3】

いずれの規格の情報記憶媒体においても、リードインエリアにリファレンスコードが記録されている（例えば、特許文献 1、特許文献 2 参照）。

【0 0 0 4】

リファレンスコードを記録するリードインエリアはエンボス（凹凸）形状のピットが記録されている。現行 DVD-ROM ではこのピットの深さは使用するレーザ波長を λ 、基板の屈折率を n とした時、 $\lambda / (4 n)$ が最適な深さと言われている。これに対して、現行 DVD-RAM では、リードインエリアのピットの深さは記録エリア（データエリア）内のグルーブの深さと等しく、記録領域でのクロストークが最も少ない条件として $\lambda / (5 n) \sim \lambda / (6 n)$ が最適な深さと言われている。現行 DVD-ROM、現行 DVD-RAM 共にリードインエリアのピットの深さが十分に深いため、リードインエリア内のピットからは大きな再生信号振幅が得られる。

【0 0 0 5】

それに比べて、現行 DVD-R では記録領域のグルーブの深さが非常に浅いため、同じ深さを持ったリードインエリア内のピットからは大きな再生信号振幅が得られず、この領域には安定に再生が可能なリードイン情報が記録できないという問題があった。

【0 0 0 6】**【特許文献 1】**

米国特許第 5, 6 9 6, 7 5 6 号明細書

【0 0 0 7】**【特許文献 2】**

特許第 2, 8 1 0, 0 2 8 号明細書

【0 0 0 8】**【発明が解決しようとする課題】**

このように、追記型の情報記憶媒体ではリードインエリアからの信号を安定に再生することができないという問題点があった。

【0 0 0 9】

本発明は上記の問題を解決するためになされたものであり、再生専用／追記型／書換え型のいずれにおいてもフォーマットの互換性を確保しつつ、追記型情報記憶媒体のリードインエリアからの安定な再生信号を保証可能な情報記憶媒体およびそれに対する情報再生装置、情報記録再生装置を提供することを目的とする。

【0010】

【課題を解決するための手段】

上記した課題を解決し目的を達成するために、本発明は以下に示す手段を用いている。

【0011】

(1) 本発明の一実施態様による情報記憶媒体は、システムリードインエリアとデータリードインエリアとデータエリアとを有し、

システムリードインエリアはエンボスピットの形で情報が記録されており、システムリードインエリアでのエンボスピットのトラックピッチと最短ピッチがデータリードインエリア及びデータエリアのトラックピッチと最短ピッチよりも大きいことを特徴とする。

【0012】

(2) 本発明の一実施態様による情報再生装置は、(1)に記載の情報記憶媒体のシステムリードインエリアからの信号はレベルスライス法により検出し、データリードインエリアとデータエリアの少なくとも一方からの信号はパーシャルレスポンス最尤度法により検出することを特徴とする。

【0013】

(3) 本発明の一実施態様による情報記録再生装置は、(1)に記載の情報記憶媒体のデータエリアに対して信号を記録するとともに、(1)に記載の情報記憶媒体のシステムリードインエリアからの信号はレベルスライス法により検出し、データリードインエリアとデータエリアの少なくとも一方からの信号はパーシャルレスポンス最尤度法により検出することを特徴とする。

【0014】

【発明の実施の形態】

《本実施の形態の要約》

〔1〕 リードインエリアにおける基本的なデータ構造を再生専用／追記型／書換え型の全てで一致させる。

【0 0 1 5】

〔2〕 リードインエリアをシステムリードインエリアとデータリードインエリアに分割する。

【0 0 1 6】

〔3〕 システムリードインエリア内のピットのトラックピッチとピットピッチをデータリードインエリアよりも粗くする。

【0 0 1 7】

〔4〕 システムリードインエリアではレベルスライス法によりピットからの再生信号を検出し、データリードインエリア及びデータ領域では P R M L (Partial Response Maximum Likelihood) 法で信号検出する。

【0 0 1 8】

実施の形態の説明に先立ち、実施の形態の多義に渡るポイントを図 1、図 2 を参照して説明する。図 1、図 2 では、上位概念のポイント内容をアルファベット番号 (A 等) で分類し、各上位概念ポイントを実行するための工夫 (中位概念のポイント) 内容を○印でまとめ、更に、その内容を実現する時に必要な細かい内容 (下位概念のポイント) を☆印で記載するようにして実施の形態のポイント内容を階層構造的にまとめて記載してある。

【0 0 1 9】

ポイント (A)

ファイル分離またはディレクトリ (フォルダ) 分離により従来の S D (Standard Definition) 用のオブジェクトファイル及び管理ファイルと高画質映像に対応した H D (High Definition) 用のオブジェクトファイル及び管理ファイルに対して情報記憶媒体上での分離管理を可能とする (図 3、図 4)。

【0 0 2 0】

ポイント (B)

副映像情報の 4 ビット表現と圧縮規則 (図 1 4 ～図 2 0)。

【 0 0 2 1 】

ポイント (C)

再生専用情報記憶媒体において複数種類の記録形式を設定可能とする (図 4 0、図 4 1)。

【 0 0 2 2 】

◇何度でも自由に複製が可能な (それ程重要で無い) コンテンツ内容の場合は、従来と同様、各セグメント毎に繋げて (詰めて) 連続にデータを記録する構造。

【 0 0 2 3 】

◇コピー制限の対象となる重要なコンテンツ内容の場合は、情報記憶媒体上で各セグメント毎に分離配置し、その隙間 (前後のセグメントの間) に再生専用情報記憶媒体の識別情報、コピー制御情報、暗号鍵関連情報、アドレス情報等を記録可能な構造とし、情報記憶媒体内のコンテンツ保護とアクセスの高速性を保証出来る。

【 0 0 2 4 】

○同一ディスク内ではフォーマットは共通とする (ディスクの途中からフォーマット変更不可)。

【 0 0 2 5 】

○記録するコンテンツ内容に応じて同一ディスク内で 2 フォーマット混在を許す。

【 0 0 2 6 】

ポイント (D)

積符号を用いた E C C (Error Correction Code) ブロック構造 (図 3 1、図 3 2)。

【 0 0 2 7 】

図 3 1 と図 3 2 に示すように本実施の形態では情報記憶媒体に記録するデータを 2 次元状に配置し、エラー訂正用付加ビットとして行方向に対しては P I (Parity in)、列方向に対しては P O (Parity out) を付加した構造になっている。

【 0 0 2 8 】

○ 3 2 セクタで一つのエラー訂正単位（E C C ブロック）を構成。

【 0 0 2 9 】

図 3 2 に示すように本実施の形態では 0 セクタから 3 1 セクタまでの 3 2 セクタを縦に順次並べて E C C ブロックを構成する構造になっている。

【 0 0 3 0 】

ポイント（E）同一セクタ内を複数に分割し、分割された各部分毎に異なる積符号（小 E C C ブロック）を構成する。

【 0 0 3 1 】

図 2 6 に示すようにセクタ内データを 1 7 2 バイト毎に左右に交互配置し、左右で別々にグルーピングされる（左右のグループに属するデータはそれぞれ入れ子状にインターリーブされた形になっている）。この分割された左右のグループは図 3 2 に示すように 3 2 セクタ分ずつ集められて左右で小さな E C C ブロックを構成する。図 3 2 内での例えば、“2 - R”などの意味はセクタ番号と左右グループ識別記号（例えば、2 番目の右側のデータ）を表している。（図 3 2 中の L は左を表す。）

○ 同一セクタ内をインターリーブ（等間隔で交互に別のグループに含ませる）し、各グループ毎に異なる小さい E C C ブロックに属させる。

【 0 0 3 2 】

ポイント（F）

E C C ブロックを構成するセクタにより複数種類の同期フレーム構造を規定する。

【 0 0 3 3 】

1 個の E C C ブロックを構成するセクタのセクタ番号が偶数番号か奇数番号かで図 3 4 に示すように同期フレーム構造を変化させるところに特徴がある。すなわち、セクタ毎に交互に異なる P O グループのデータが挿入される構造（図 3 3）になっている。

【 0 0 3 4 】

○ P O のインターリーブ・挿入位置が左右で異なる構造を有する（図 3 3）。

【 0 0 3 5 】

ポイント (G)

E C C ブロック内物理セグメント (Physical Segment) 分割構造 (図 5 3)。

【 0 0 3 6 】

ポイント (H)

E C C ブロック間のガード領域配置構造 (図 4 7)。

【 0 0 3 7 】

○再生専用／追記型／書換え型間でデータ内容を変える (識別に利用するため)。

【 0 0 3 8 】

○D V D - R O M ヘッドにランダム信号を利用する

○ガード領域 (のエキストラ領域) 内にコピー制御関連または不正コピー防止関連情報を記録する (図 4 2 ～ 図 4 4)。

【 0 0 3 9 】

ポイント (I)

記録可能な情報記憶媒体に対する記録フォーマットでガードエリアが一部重複して記録される。

【 0 0 4 0 】

図 6 8 に示すように拡張ガード領域 5 2 8 と後側の V F O 領域 5 2 2 が重複し、書換え時の重複箇所 5 4 1 が生じる (図 6 8、図 7 0)。

【 0 0 4 1 】

○書換え時の重複箇所 5 4 1 が無変調領域 5 9 0 内に記録されるように設定されている。

【 0 0 4 2 】

☆物理セグメントの先頭から 2 4 ウォブル以降にデータセグメント内の V F O 領域が開始する。

【 0 0 4 3 】

○書換え単位を表す記録用クラスタの最後に拡張ガード領域 5 2 8 が形成される。

【 0 0 4 4 】

☆拡張ガード領域 5 2 8 の寸法が 1 5 データバイト以上である。

【 0 0 4 5 】

☆拡張ガード領域 5 2 8 の寸法が 2 4 バイトとする。

【 0 0 4 6 】

○ランダムシフト量を $J_m / 12$ ($0 \leq J_m \leq 154$) より大きな範囲とする。

【 0 0 4 7 】

○バッファ領域のサイズを 1 5 データバイト以上に設定する。

【 0 0 4 8 】

ポイント (J)

配置を工夫し、連続 3 個ずつのシンクコードの組み合わせが 1 個ずれた時のコード変化数を 2 以上にする (図 3 6 ~ 図 3 8)。

【 0 0 4 9 】

○ガード領域を含まないセクタ構造が繰り返す配置でもコード変化数が 2 以上になるように工夫。

【 0 0 5 0 】

○ガード領域を挟んでセクタ構造が配置される場合でもコード変化数が 2 以上になるように工夫。

【 0 0 5 1 】

ポイント (K)

ウォブル変調領域よりウォブル無変調領域の占有率を高く設定する (図 5 3 (d)、図 5 8、図 5 9)

○変調領域を分散配置させ、ウォブルアドレス情報を分散記録する (図 5 3 (d)、図 5 5)。

【 0 0 5 2 】

☆ウォブルシンク情報 5 8 0 を 1 2 ウォブルで構成する (図 5 3 (d))。

【 0 0 5 3 】

☆ゾーン情報とパリティ情報 6 0 5 を隣接配置 (図 5 3 (e))。

【 0 0 5 4 】

☆ユニティ領域 6 0 8 を 9 アドレスビットで表現（図 5 3（e））。

【0 0 5 5】

ポイント（L）

ランド／グループ(Land/Groove)記録＋ウォブル変調によりアドレス情報を記録（図 5 0）。

【0 0 5 6】

ポイント（M）

グループ領域にも不定ビットを分散配置する。

【0 0 5 7】

○グループ作成時に局所的にグループ幅を変え、ランド幅一定領域作成。

【0 0 5 8】

☆グループ領域作成時に露光量を局所的に変化させてグループ幅を変化させる。

【0 0 5 9】

☆グループ領域作成時に 2 個の露光用集光スポットを用い、両者間の間隔を変えてグループ幅変化。

【0 0 6 0】

○グループでのウォブル振幅幅を変えてグループ領域内に不定ビットを配置する（図 7 4）。

【0 0 6 1】

ポイント（N）

ランド／グループ記録＋ウォブル変調で不定ビットをランドとグループの両方に分配配置する（図 5 3（e）のトラック情報 6 0 6、6 0 7、図 7 1）。

【0 0 6 2】

○局所的にグループ幅を変える時にグループ幅を制御し、隣接部のランド幅が一定になるようにする。

【0 0 6 3】

ポイント（O）

ランド／グループ記録において 1 8 0 度（± 9 0 度）のウォブル位相変調を採

用する（図 4 9）。

【 0 0 6 4 】

ポイント（P）

トラックアドレスに対してグレイコードまたは特殊トラックコードを採用する（図 5 1、図 5 2）。

【 0 0 6 5 】

ポイント（Q）

ガード領域内のシンクデータ領域内に変調規則に従ったデータが記録される（図 4 1）。

【 0 0 6 6 】

○ガード領域内の先頭位置に配置されるポストアンブル領域内にセクタ内と同じシンクコードを記録。

【 0 0 6 7 】

○エキストラ領域はデータ領域の後ろに配置される。

【 0 0 6 8 】

○エキストラ領域はポストアンブル領域の直後に配置される。

【 0 0 6 9 】

ポイント（R）

システムリードインエリアでのトラックピッチと最小マーク長（最小ピットピッチ）を粗くする（図 9 0）。

【 0 0 7 0 】

○システムリードインエリアではレベルスライス法により信号再生（2 値化）処理を行う（図 1 3 8）。

【 0 0 7 1 】

○媒体の識別情報がエンボス領域のシステムリードインエリア内に記録される（図 9 4）。

【 0 0 7 2 】

図 9 4 に示したコントロールデータゾーン内の規格書タイプ(Book type)とパートバージョン(Part version)が記録される。規格書タイプに、本実施の形態に

おける再生専用情報記憶媒体では“0 1 0 0 b”（再生専用ディスクのためのH D - D V D規格）、書換え型情報記憶媒体では“0 1 0 1 b”（書換え可能型ディスクのためのH D - D V D規格）を設定する。

【0 0 7 3】

図9 4に示したコントロールデータゾーン内のディスク構造(disc structure)の中に記録されるレイヤタイプ(Layer type)に媒体の再生専用（b 2 = 0, b 1 = 0, b 0 = 1）か、追記型（b 2 = 0, b 1 = 1, b 0 = 1）か、書換え型（b 2 = 1, b 1 = 0, b 0 = 1）かの識別情報と、媒体が再生専用の場合の記録形式（図4 0 (a)に示した第1の例の場合にはb 3 = 0, b 2 = 0, b 1 = 0, b 0 = 1となり、図4 0 (b)に示した第2の例の場合にはb 3 = 1, b 2 = 0, b 1 = 0, b 0 = 1となる。）が記載される。

【0 0 7 4】

○既存のD V Dディスクか本実施の形態の高密度対応ディスクかの識別情報及びそれに伴う線密度とトラックピッチ情報をシステムリードインエリアに記録すると共にシステムリードインエリアでの線密度とトラックピッチを現行D V Dのリードインエリアとの違いが±3割以下に設定する（図9 4、図9 0）。

【0 0 7 5】

ポイント（S）

データリードインエリア、データ領域、データリードアウト領域ではP R M L (partial response maximum likelihood)法による信号再生処理を行う（図1 4 0）。

【0 0 7 6】

○再生専用情報記憶媒体においてデータリードインエリア内にリファレンスコードゾーンを配置（図8 7）。

【0 0 7 7】

○記録型情報記憶媒体においてデータリードインエリアとシステムリードインエリアとの間にコネクションゾーン（コネクション領域）を配置する（図1 0 2、図1 0 8）。

【0 0 7 8】

ポイント (T)

変調後の“0”の最小連続繰り返し回数を1 ($d = 1$) の変調方式を採用する (図 1 1 2 ~ 図 1 3 0) 。

【0 0 7 9】

ポイント (U)

書換え単位を表す記録用クラスタが1個以上のデータセグメントから構成される (図 6 8 (c)、図 6 9) 。

【0 0 8 0】

○同一記録用クラスタ内では全てのデータセグメントのランダムシフト量が一致している。

【0 0 8 1】

○ECCブロックの間にあるガード領域内で調整を行い、記録タイミングの修正を行う。

【0 0 8 2】

○記録用クラスタ開始位置がウォブルシンク領域直後の無変調領域から記録される。

【0 0 8 3】

☆物理セグメントの切り替わり位置から24ウォブル以上ずらした位置から記録を開始する。

【0 0 8 4】

上記各ポイント (A) ~ (U) にかかる効果<1>から<27>を図1、図2に示す。一覧表の中で独自効果を発揮する中心となるポイント内容に対しては○印を、独自効果内容に対して関連するが、付加的であり、必ずしも必須では無いポイント内容には△印を付けた。

【0 0 8 5】

〔図1、図2に対応した各効果番号毎の効果説明〕

《高画質映像に合わせた大容量を保証した (加えて、高画質映像へのアクセス信頼性を高めた) 》

効果<1>

従来の S D 映像に対して、ファイル又はフォルダ分離により H D 映像を情報記憶媒体に記録する場合、H D 映像は解像度が高いため情報記憶媒体の記録容量増加が必須となる。グループ記録よりランド／グループ記録の方が記録容量の増加が可能であり、プリピットアドレス上には記録マークを形成できないのでプリピットアドレスよりウォブル変調によるアドレス情報記録の方が記録効率が高いため、ランド／グループ記録＋ウォブル変調が最も記録容量が増加する。この場合、トラックピッチが密になるため、より一層のアドレス検出性能を向上させてアクセスの信頼性を高める必要がある。

【 0 0 8 6 】

本実施の形態では、ランド／グループ記録＋ウォブル変調で問題となる不定ビットの発生に対して、グレイコードまたは特殊トラックコードを採用して不定ビットの発生頻度を下げてアドレスの検出精度を大幅に増加させることが可能である。シンクコードの組み合わせを工夫してシンクコードに対する誤検知に対して自動修正可能にしたため、シンクコードを用いたセクタ内の位置検出精度が飛躍的に向上した結果、アクセス制御の信頼性と高速性を高めることが出来る。

【 0 0 8 7 】

ランド／グループ記録によりトラックピッチを詰めた場合の隣接トラッククロストーク及び上記不定ビットにより記録マークからの再生信号へのノイズ成分の混入が増え、再生信号検出の信頼性が低下する。これに対して、再生に P R M L 法を採用すると、M L 復調時に再生信号に対するエラー訂正機能が備わっているため、再生信号検出の信頼性を向上させることができるので、記録容量増加を目指して記録密度を上げて安定した信号検出が保証できる。

【 0 0 8 8 】

効果 < 2 >

情報記憶媒体に記録する映像の高画質化に合わせて副映像の高画質化も必要となるが、副映像を従来の 2 ビットから 4 ビット表現にすると、記録すべきデータ量が増大し、それを記録する情報記憶媒体の大容量化が必要となる。グループ記録よりランド／グループ記録の方が記録容量の増加が可能であり、プリピットアドレス上には記録マークを形成できないので、プリピットアドレスよりウォブル

変調によるアドレス情報記録の方が記録効率が高いため、ランド／グループ記録＋ウォブル変調が最も記録容量が増加する。この場合、トラックピッチが密になるため、より一層のアドレス検出性能を向上させてアクセスの信頼性を高める必要がある。

【0089】

本実施の形態では、ランド／グループ記録＋ウォブル変調で問題となる不定ビットの発生に対して、グレイコードまたは特殊トラックコードを採用して不定ビットの発生頻度をアドレスの検出精度を大幅に増加させることが可能となる。シンクコードを用いたセクタ内の位置検出精度が飛躍的に向上した結果、アクセス制御の信頼性と高速性を高めることが出来る。

【0090】

ランド／グループ記録によりトラックピッチを詰めた場合の隣接トラッククロストーク及び上記不定ビットにより記録マークからの再生信号へのノイズ成分の混入が増え、再生信号検出の信頼性が低下する。これに対して、再生時にPRML法を採用すると、ML復調時に再生信号に対しするエラー訂正機能が備わっているため再生信号検出の信頼性を向上させることができるので、記録容量増加を目指して記録密度を上げて安定した信号検出が保証できる。

【0091】

効果<20>

従来のSD映像に対して、ファイル又はフォルダ分離によりHD映像を情報記憶媒体に記録する場合、HD映像は解像度が高いため情報記憶媒体の記録容量増加が必須となる。本実施の形態では“ $d=1$ ”となる変調方式（ランレンクス変調方式：RL(1, 10)）を採用し、エンボスピットもしくは記録マークの記録密度を高めて大容量化を達成した。

【0092】

従来のDVDで採用された“ $d=2$ ”の変調方式と比べると、検出信号に対するサンプリングタイミングに対する許容ずれ量を表すウィンドマージン幅（ジッタマージン幅または ΔT ）が広い（従来と物理的なウィンドマージン幅を同じにすれば、その分だけ記録密度が向上する）が、最密なエンボスピットピットまた

は最密な記録マークピッチが詰まり、そこでの再生信号振幅が大幅に低下して従来のレベルスライス法では信号検出（安定な 2 値化処理）が出来ないと言う問題があった。

【0 0 9 3】

それに対して、本実施の形態では“ $d = 1$ ”となる変調方式を採用すると共に、P R M L 法を用いた信号検出を採用することで、再生信号検出の信頼性を向上させ、高密度化の達成を可能にした。

【0 0 9 4】

効果〈2 1〉

情報記憶媒体に記録する映像の高画質化に合わせて副映像の高画質化も必要となるが、副映像を従来の 2 ビットから 4 ビット表現にすると、記録すべきデータ量が増大するため、それを記録する情報記憶媒体の大容量化が必要となる。本実施の形態では“ $d = 1$ ”となる変調方式を採用し、エンボスピットもしくは記録マークの記録密度を高めて大容量化を達成した。

【0 0 9 5】

従来の D V D で採用された“ $d = 2$ ”の変調方式と比べると、検出信号に対するサンプリングタイミングに対する許容ずれ量を表すウィンドマージン幅（ジッタマージン幅または ΔT ）が広い（従来と物理的なウィンドマージン幅を同じにすれば、その分だけ記録密度が向上する）が、最密なエンボスピットピットまたは最密な記録マークピッチが詰まり、そこでの再生信号振幅が大幅に低下して従来のレベルスライス法では信号検出（安定な 2 値化処理）が出来ないと言う問題があった。

【0 0 9 6】

それに対して、本実施の形態では“ $d = 1$ ”となる変調方式を採用すると共に、P R M L 法を用いた信号検出を採用することで再生信号検出の信頼性を向上させ、高密度化の達成を可能にした。

【0 0 9 7】

《効率の良いゾーン分割を可能として記録効率を高め、高画質映像に合わせた大容量を保証した》

効果〈3〉

従来のSD映像に対して、ファイル又はフォルダ分離によりHD映像を情報記憶媒体に記録する場合、HD映像は解像度が高いため情報記憶媒体の記録容量増加が必須となる。グループ記録よりランド／グループ記録の方が記録容量の増加が可能であり、プリピットアドレス上には記録マークを形成できないのでプリピットアドレスよりウォブル変調によるアドレス情報記録の方が記録効率が高いため、ランド／グループ記録＋ウォブル変調が最も記録容量が増加する。グループ記録よりランド／グループ記録の方が記録容量の増加が可能であり、プリピットアドレス上には記録マークを形成できないのでプリピットアドレスよりウォブル変調によるアドレス情報記録の方が記録効率が高いため、ランド／グループ記録＋ウォブル変調が最も記録容量が増加する。ランド／グループ記録の場合には、図48のゾーン構造を取るが、1周をECCブロックの整数倍になるようにゾーン配置をすると記録効率が非常に悪くなる。

【0098】

それに対して、本実施の形態のように1個のECCブロックを複数（本実施の形態では7個）の物理セグメントに分割し、情報記憶媒体上の1周を物理セグメントの整数倍になるようにゾーンを配置するように設定すると記録効率が非常に高くなる。

【0099】

効果〈4〉

情報記憶媒体に記録する映像の高画質化に合わせて副映像の高画質化も必要となるが、副映像を従来の2ビットから4ビット表現にすると記録すべきデータ量が増大するため、それを記録する情報記憶媒体の大容量化が必要となる。グループ記録よりランド／グループ記録の方が記録容量の増加が可能であり、プリピットアドレス上には記録マークを形成できないのでプリピットアドレスよりウォブル変調によるアドレス情報記録の方が記録効率が高いため、ランド／グループ記録＋ウォブル変調が最も記録容量が増加する。ランド／グループ記録の場合には図48のゾーン構造を取るが、1周をECCブロックの整数倍になるようにゾーン配置をすると記録効率が非常に悪くなる。

【0 1 0 0】

それに対して、本実施の形態のように1個のECCブロックを複数（本実施の形態では7個）の物理セグメントに分割し、情報記憶媒体上の1周を物理セグメントの整数倍になるようにゾーンを配置するように設定すると記録効率が非常に高くなる。

【0 1 0 1】

《高画質映像に合わせて記録密度を上げても、現行と同じ長さの表面の傷まで訂正可能である》

効果〈7〉

従来のSD映像に対して、ファイル又はフォルダ分離によりHD映像を情報記憶媒体に記録する場合、HD映像は解像度が高いため情報記憶媒体の記録容量増加が必須となる。本実施の形態では“ $d = 1$ ”となる変調方式を採用することで、従来DVDと比べてより一層記録密度を上げている。記録密度が高くなると、情報記憶媒体表面に付いた同じ長さの傷が及ぼす記録データへの影響範囲が相対的に大きくなる。

【0 1 0 2】

従来のDVDでは、16セクタで1ECCブロックを構成していたのに対して、本実施の形態ではその2倍の32セクタで1ECCブロックを構成することで高画質映像に合わせて記録密度を上げても、現行と同じ長さの表面の傷まで訂正できることを保証した。さらに、1ECCブロック内を2個の小さいECCブロックで構成させると共に1セクタ内を2個のECCブロックに分散配置することで同一セクタ内のデータを実質的にインターリーブしたことになり、より一層長い傷やバーストエラーに対する影響を軽減できる。再生時にPRML法を採用することでML復調時にエラー訂正処理が行われるため、より表面のゴミや傷による再生信号劣化の影響を受け辛くしている。

【0 1 0 3】

従来のDVD規格では、情報記憶媒体表面に付いた傷によりシンクコードに対して誤検知が生じた場合、フレームシフトが発生してECCブロック内のエラー訂正能力を著しく低下させていた。それに比べて、本実施の形態では情報記憶媒

体表面に付いた傷によりシンクコードに対して誤検知が生じた場合に、フレームシフトとの区別が付くためにフレームシフトを防止させるだけで無く、図 1 3 6 の S T 7 に示すようにシンクコードの誤検知を自動修正出来るため、シンクコードの検出精度と検出安定性が飛躍的に向上する。

【0 1 0 4】

図 4 1 に示すようにガード領域内もシンクコード 4 3 3 とシンクデータ 4 3 4 の組み合わせ構造を有するため、ガード領域前後に傷やゴミが付いてシンクコードを誤検知してもセクタ内と同様にシンクコードの自動修正が可能となる。その結果、E C C ブロックのエラー訂正能力の劣化を防止し、精度と信頼性の高いエラー訂正が可能となる。特に、システムリードインエリアでは記録密度を大幅に下げているため、同じ物理的長さの傷やゴミが付いてもエラー伝搬する距離が短くなる（同一 E C C ブロック内でのエラーになるデータビット数が相対的に少なくなる）ため、E C C ブロックによるエラー訂正の効果がより大きくなる。また、システムリードインエリア内ではシンクコード間の物理的間隔が広くなるため、同じ物理的長さの傷やゴミが付いても同時に 2 個のシンクコードがエラーになる確率が大幅に低減されるので飛躍的にシンクコードの検出精度が向上する。

【0 1 0 5】

効果 < 8 >

情報記憶媒体に記録する映像の高画質化に合わせて副映像の高画質化も必要となるが、副映像を従来の 2 ビットから 4 ビット表現にすると記録すべきデータ量が増大するため、それを記録する情報記憶媒体の大容量化が必要となる。本実施の形態では“d = 1”となる変調方式を採用することで、従来 D V D と比べてより一層記録密度を上げている。記録密度が高くなると、情報記憶媒体表面に付いた同じ長さの傷が及ぼす記録データへの影響範囲が相対的に大きくなる。

【0 1 0 6】

従来の D V D では 1 6 セクタで 1 E C C ブロックを構成していたのに対して本実施の形態ではその 2 倍の 3 2 セクタで 1 E C C ブロックを構成することで高画質映像に合わせて記録密度を上げても表面の傷が現行と同じ長さまで付くのを保証した。更に、1 E C C ブロック内を 2 個の小さい E C C ブロックで構成させる

と共に 1 セクタ内を 2 個の ECC ブロックに分散配置することで、同一セクタ内のデータを実質的にインターリーブしたことになり、より一層長い傷やバーストエラーに対する影響を軽減できる。また、再生に PRML 法を採用することで、ML 復調時にエラー訂正処理が行われるため、より表面のゴミや傷による再生信号劣化の影響を受け辛くしている。また、従来の DVD 規格では情報記憶媒体表面に付いた傷によりシンクコードに対して誤検知が生じた場合、フレームシフトが発生して ECC ブロック内のエラー訂正能力を著しく低下させていた。それに比べて、本実施の形態では情報記憶媒体表面に付いた傷によりシンクコードに対して誤検知が生じた場合にフレームシフトとの区別が付くために、フレームシフトを防止させるだけで無く、図 1 3 6 の ST 7 に示すようにシンクコードの誤検知を自動修正出来るため、シンクコードの検出精度と検出安定性が飛躍的に向上する。

【 0 1 0 7 】

また、図 4 1 に示すようにガード領域内もシンクコード 4 3 3 とシンクデータ 4 3 4 の組み合わせ構造を有するため、ガード領域前後に傷やゴミが付いてシンクコードを誤検知してもセクタ内と同様にシンクコードの自動修正が可能となる。その結果、ECC ブロックのエラー訂正能力の劣化を防止し、精度と信頼性の高いエラー訂正が可能となる。特に、システムリードインエリアでは記録密度を大幅に下げているため、同じ物理的長さの傷やゴミが付いてもエラー伝搬する距離が短くなる（同一 ECC ブロック内でのエラーになるデータビット数が相対的に少なくなる）ため、ECC ブロックによるエラー訂正の効果がより大きくなる。また、システムリードインエリア内ではシンクコード間の物理的間隔が広くなるため、同じ物理的長さの傷やゴミが付いても同時に 2 個のシンクコードがエラーになる確率が大幅に低減されるので飛躍的にシンクコードの検出精度が向上する。

【 0 1 0 8 】

効果 < 9 >

従来の SD 映像に対して、ファイル又はフォルダ分離により HD 映像を情報記憶媒体に記録する場合、HD 映像は解像度が高いため情報記憶媒体の記録容量増

加が必須となる。本実施の形態では“ $d = 1$ ”となる変調方式を採用することで、従来DVDと比べてより一層記録密度を上げている。記録密度が高くなると、情報記憶媒体表面に付いた同じ長さの傷が及ぼす記録データへの影響範囲が相対的に大きくなる。

【0 1 0 9】

従来のDVDでは16セクタで1ECCブロックを構成していたのに対して、本実施の形態ではその2倍の32セクタで1ECCブロックを構成することで高画質映像に合わせて記録密度を上げても表面の傷が現行と同じ長さまで付くのを保証した。更に、本実施の形態では1ECCブロック内を2個の小ECCブロックで構成させると共に、セクタ毎に異なる小ECCブロックに属するPOデータを挿入するため、小ECCブロック内のPOデータが1個おきのセクタ内にインターリーブ配置（分散配置）されるので、POデータの傷による信頼性が上がり、精度の良いエラー訂正処理が可能となる。

【0 1 1 0】

従来のDVD規格では、情報記憶媒体表面に付いた傷によりシンクコードに対して誤検知が生じた場合、フレームシフトが発生してECCブロック内のエラー訂正能力を著しく低下させていた。それに比べて、本実施の形態では情報記憶媒体表面に付いた傷によりシンクコードに対して誤検知が生じた場合にフレームシフトとの区別が付くために、フレームシフトを防止させるだけで無く、図136のST7に示すようにシンクコードの誤検知を自動修正出来るため、シンクコードの検出精度と検出安定性が飛躍的に向上する。

【0 1 1 1】

図41に示すようにガード領域内もシンクコード433とシンクデータ434の組み合わせ構造を有するため、ガード領域の前後に傷やゴミが付いてシンクコードを誤検知してもセクタ内と同様にシンクコードの自動修正が可能となる。その結果、ECCブロックのエラー訂正能力の劣化を防止し、精度と信頼性の高いエラー訂正が可能となる。特に、システムリードインエリアでは記録密度を大幅に下げているため、同じ物理的長さの傷やゴミが付いてもエラー伝搬する距離が短くなる（同一ECCブロック内でのエラーになるデータビット数が相対的に少

なくなる) ため、ECCブロックによるエラー訂正の効果がより大きくなる。また、システムリードインエリア内ではシンクコード間の物理的間隔が広がるため、同じ物理的長さの傷やゴミが付いても、同時に2個のシンクコードがエラーになる確率が大幅に低減されるので飛躍的にシンクコードの検出精度が向上する。

【0112】

効果<10>

情報記憶媒体に記録する映像の高画質化に合わせて副映像の高画質化も必要となるが、副映像を従来の2ビットから4ビット表現にすると、記録すべきデータ量が増大するため、それを記録する情報記憶媒体の大容量化が必要となる。本実施の形態では“ $d=1$ ”となる変調方式を採用することで、従来DVDと比べてより一層記録密度を上げている。記録密度が高くなると、情報記憶媒体表面に付いた同じ長さの傷が及ぼす記録データへの影響範囲が相対的に大きくなる。従来のDVDでは、16セクタで1ECCブロックを構成していたのに対して、本実施の形態ではその2倍の32セクタで1ECCブロックを構成することで高画質映像に合わせて記録密度を上げても表面の傷が現行と同じ長さまで付くのを保証した。更に、本実施の形態では1ECCブロック内を2個の小ECCブロックで構成させると共に、セクタ毎に異なる小ECCブロックに属するPOデータを挿入するため、小ECCブロック内のPOデータが1個置きのセクタ内にインターリーブ配置(分散配置)されるので、POデータの傷による信頼性が上がり、精度の良いエラー訂正処理が可能となる。

【0113】

従来のDVD規格では、情報記憶媒体表面に付いた傷によりシンクコードに対して誤検知が生じた場合、フレームシフトが発生してECCブロック内のエラー訂正能力を著しく低下させていた。それに比べて、本実施の形態では情報記憶媒体表面に付いた傷によりシンクコードに対して誤検知が生じた場合にフレームシフトとの区別が付くために、フレームシフトを防止させるだけで無く、図136のST7に示すようにシンクコードの誤検知を自動修正出来るため、シンクコードの検出精度と検出安定性が飛躍的に向上する。

【0114】

図41に示すようにガード領域内もシンクコード433とシンクデータ434の組み合わせ構造を有するため、ガード領域の前後に傷やゴミが付いてシンクコードを誤検知しても、セクタ内と同様にシンクコードの自動修正が可能となる。その結果、ECCブロックのエラー訂正能力の劣化を防止し、精度と信頼性の高いエラー訂正が可能となる。特に、システムリードインエリアでは記録密度を大幅に下げているため、同じ物理的長さの傷やゴミが付いてもエラー伝搬する距離が短くなる（同一ECCブロック内でのエラーになるデータビット数が相対的に少なくなる）ため、ECCブロックによるエラー訂正の効果がより大きくなる。システムリードインエリア内ではシンクコード間の物理的間隔が広くなるため、同じ物理的長さの傷やゴミが付いても同時に2個のシンクコードがエラーになる確率が大幅に低減されるので飛躍的にシンクコードの検出精度が向上する。

【0115】

効果<26>

本実施形態ではデータを高密度に記録しても従来と同じ長さの傷に対してエラー訂正出来るようにECCブロック構造を工夫している。しかし、いくらECCブロックを強化しても表面に付いた傷の影響により希望の場所へアクセス出来なければ、情報再生は不可能となる。本実施の形態では変調領域より無変調領域の占有率を高くし、ウォブルアドレス情報を分散配置することで長い傷が付いても検出すべきウォブルアドレス情報に対するエラー伝搬の影響を低減するばかりでなく、図36、図37に示すように同期コードの配置方法を工夫し、1箇所の同期コード検出エラーに対してエラー訂正を可能にしている。この組み合わせにより情報記憶媒体表面に従来と同じ長さの傷が付いても安定にアドレス情報とセクタ内の位置情報が読み取れ、再生時の高い信頼性を確保できる。

【0116】

《情報記憶媒体に記録された情報（からの再生信号検出）の信頼性が大幅に向上する》

効果<22>

本実施の形態では上記効果（D）～（F）に示した技術的工夫を行うことで、

従来のDVDフォーマットに比べて大幅にエラー訂正能力を向上させ、情報記憶媒体に記録した情報（からの再生信号検出）の信頼性を向上させている。

【0117】

一般に、ECCブロックを用いたエラー訂正方法では、訂正前のエラー量が限度を超えるとエラー訂正不能になることから分かるように、エラー訂正前の元のエラー率とエラー訂正後のエラー率との関係には非線形な関係があり、エラー訂正前の元のエラー率低下がECCブロックを用いたエラー訂正能力向上に大きく貢献する。

【0118】

本実施の形態で採用したPRML法にはML復調時にエラー訂正する能力が備わっているので、PRML法とECCブロックを用いたエラー訂正法を組み合わせることで両者の訂正能力を加算させた以上の情報信頼性を発揮する。

【0119】

効果<23>

従来のSD映像に対して、ファイル又はフォルダ分離によりHD映像を情報記憶媒体に記録する場合、HD映像は解像度が高いため情報記憶媒体の記録容量増加が必須となる。また、情報記憶媒体に記録する映像の高画質化に合わせて副映像の高画質化も必要となるが、副映像を従来の2ビットから4ビット表現にすると記録すべきデータ量が増大するため、それを記録する情報記憶媒体の大容量化が必要となる。そのため、本実施の形態ではランド／グループ記録とウォブル変調を組み合わせることでHD映像と高画質な副映像の記録に適した情報記憶媒体を提供できることを効果<1>、<2>で説明した。

【0120】

ランド／グループ記録を採用した場合、ランドとグループの段差（グループの深さ）を使用波長 λ 、透明基板の屈折率 n に対して $\lambda/(5n) \sim \lambda/(6n)$ に設定すると、再生時の隣接トラック間のクロストーク量が小さくできることが知られている。しかし、HD映像と高画質な副映像の記録に適した情報記憶媒体を目指して大容量化実現のためにランドとグループのピッチを狭めると、再生時の隣接トラック間のクロストークが発生し、再生信号に大きなノイズ成分が重畳され

る。この問題点に対して本実施の形態ではPRMLを採用してML復調時にノイズの影響を除去し、狭いランドとグループピッチを実現した。

【0121】

効果<25>

従来のSD映像に対して、ファイル又はフォルダ分離によりHD映像を情報記憶媒体に記録する場合、HD映像は解像度が高いため情報記憶媒体の記録容量増加が必須となる。同時に、情報記憶媒体に記録する映像の高画質化に合わせて副映像の高画質化も必要となるが、副映像を従来の2ビットから4ビット表現にすると記録すべきデータ量が増大するため、それを記録する情報記憶媒体の大容量化が更に、必要となる。

【0122】

本実施の形態では“ $d=1$ ”となる変調方式を採用することで、従来DVDと比べてより一層記録密度を上げると共に、L/G記録とウォブル変調を併用して更なる記録密度向上を実現している。記録密度が高くなると情報記憶媒体に記録した記録マークからの安定した信号再生・検出が難しくなる。この密度が詰まった記録マークからの信号再生・検出を安定化させるために本実施の形態ではPRML法を採用している。PRML法では再生信号に局所的なレベル変化が現れると、再生信号検出の精度が落ちる。

【0123】

本実施の形態ではランド領域とグループ領域でそれぞれ異なるトラック情報を設定しているため、図50に示すような不定ビットが生じてしまう。不定ビット領域ではグループまたはランドの幅が局所的に変化するため、不定ビットの所で再生信号の局所的なレベル変化が生じる。

【0124】

この不具合を低減するため本実施の形態ではトラック情報を指定する場所にグレイコードまたは特殊トラックコードを採用し、不定ビットの発生頻度を抑えるだけでなくランド領域とグループ領域に不定ビットを分散配置して再生信号のレベル変化発生頻度を大幅に低減させている。更に、上記不定ビットはウォブルの変調領域にのみ現れることを利用し、上記の低減方法と組み合わせて変調領域よ

り無変調領域の占有率を高くすることで再生信号のレベル変化発生頻度を極度に低下させ記録マークからの信号再生・検出の精度を飛躍的に向上させている。

【0 1 2 5】

《再生専用と追記型との完全互換が取れるとともに、細かい単位での追記処理が可能》

効果 < 1 1 >

従来のDVD-RもしくはDVD-RWでは細かい単位での追記／書換えが不可能で、無理にそれを行おうとして限定オーバーライト（Restricted Overwrite）処理を行うと、既に記録されている情報の一部が破壊されるという問題があった。本実施の形態のように再生専用で複数種類の記録形式を設定可能とし、ECC間にガード領域を持つ記録構造を再生専用で持てるようにしたことで、再生専用と追記型との完全互換が可能となる。更に、このガード領域の途中から追記／書換えを行えるので、追記／書換え処理による既に記録されたECCブロック内の情報を破壊する危険性も無い。同時に、このガード領域の中で追記／書換え時にガード領域が一部重複して記録されるため、ガード領域内に記録マークが存在しないギャップ領域の存在を防止するため、このギャップ領域による2層間のクロストークの影響が除去でき、片面2記録層における層間クロストークの問題も同時に解消できる。

【0 1 2 6】

また、このガード領域の中で追記／書換え時にガード領域が一部重複して記録されるが、本実施の形態では一部重複して記録されても図4-1に示すシンクコード4-3-3とシンクデータ4-3-4の構造はそのまま保持されるので、シンクコードを用いた位置検出機能は保持されるという効果がある。

【0 1 2 7】

本実施の形態では図3-3に示すようなECCブロックを構成している。従って、再生時または記録時には最低限1個のECCブロック単位での再生もしくは記録を行う必要がある。従って、高速でかつ効率良く再生または記録を行う場合にはECCブロック単位での処理が最も細かい単位となる。従って、本実施の形態に示すように書換えまたは記録の単位である記録用クラスタを1個のECCプロ

ックのみを含むデータセグメントの集まりとして構成することにより、実質的に最も細かい単位での追記または書き換えを可能としている。

【0 1 2 8】

《高画質映像の保護と媒体種別の識別》

効果<5>

従来のSD映像に対して、ファイル又はフォルダ分離によりHD映像を情報記憶媒体に記録する場合、HD映像は解像度が高く、不正コピーの保護を強化したいという要求が高い。本実施の形態のようにECCブロック内を複数のセグメントに分割し、再生専用情報記憶倍体内で2種類の記録フォーマットを持ち、不正コピーの保護をしたい高画質映像に対してECCブロック間にガード領域を持たせることで、再生専用／追記型／書換え型間でのフォーマット互換性を確保できるだけでなく、媒体種別の識別が容易となる。

【0 1 2 9】

また、媒体種別の識別もしくは不正コピー防止のための保護情報（暗号化の鍵情報）やコピー制御情報について、図4-1に示すようにガード領域内のエキストラ領域4-8-2に記録し、不正コピーの保護を強化出来る。特に、書換え型と追記型での書換え単位または追記単位を表す記録用クラスタ内では（図4-1に示す）再生専用情報記憶媒体のデータセグメントと全く同じ構造を持ったデータセグメントが連続して並ぶ構造になっているため、記録用クラスタ内では再生専用／追記型／書換え型間のフォーマット互換性が極端に高いため互換性を確保した情報記録再生装置または情報再生装置を作り易い。また、追記型／書換え型の情報記憶媒体も再生専用と同様に強力に不正コピー保護が可能となる。

【0 1 3 0】

効果<6>

情報記憶媒体に記録する映像の高画質化に合わせて副映像の高画質化も必要となる。従来の2ビットから4ビット表現にした高画質の副映像に対して不正コピーの保護を強化したいという要求が高い。本実施の形態のようにECCブロック内を複数のセグメントに分割し、再生専用情報記憶倍体内で2種類の記録フォーマットを持ち、不正コピーの保護をしたい高画質の副映像に対してECCブロッ

ク間にガード領域を持たせることで、再生専用／追記型／書換え型間でのフォーマット互換性を確保できるだけでなく、媒体種別の識別が容易となる。

【0131】

媒体種別の識別もしくは不正コピー防止のための保護情報（暗号化の鍵情報）やコピー制御情報について、図41に示すようにガード領域内のエキストラ領域482に記録し、不正コピーの保護を強化出来る。特に書換え型と追記型での書換え単位または追記単位を表す記録用クラスタ内では（図41に示す）再生専用情報記憶媒体のデータセグメントと全く同じ構造を持ったデータセグメントが連続して並ぶ構造になっているため、記録用クラスタ内では再生専用／追記型／書換え型間のフォーマット互換性が極端に高いため互換性を確保した情報記録再生装置または情報再生装置を作り易い。また、追記型／書換え型の情報記憶媒体も再生専用と同様に強力に不正コピー保護が可能となる。

【0132】

《アドレス情報の確定精度を高め、アクセス速度を確保する》

効果<12>

不定ビットを持たず、エラー検出コードが付加された部分では非常に高い精度でトラック情報を検出できる。そのため、本実施の形態ではグループ領域にも不定ビットを配置し、ランド領域とグループ領域の両方に不定ビットを分散配置することでランド領域内にも不定ビットを持たず、エラー検出コードが付加された部分の形成を可能としている。その結果、アドレス情報の確定精度を高め、一定のアクセス速度を確保できる。また、本実施の形態では±90度のウォブル位相変調を採用しているため、グループ領域でも不定ビットの作成が容易となる。

【0133】

《基準クロック抽出精度の向上》

効果<13>

本実施の形態ではウォブル周波数（ウォブル波長）は至るところ一定になっているので、このウォブル周期を検出して

(1)ウォブルアドレス情報検出用の基準クロックの抽出（周波数と位相合わせ）、

(2)記録マークからの信号再生時の再生信号検出用の基準クロックの抽出(周波数と位相合わせ)、

(3)書換え型および追記型情報記憶媒体に記録マークを形成する時の記録用基準クロックの抽出(周波数と位相合わせ)、
を行っている。

【0 1 3 4】

本実施の形態ではウォブル位相変調を用いてウォブルアドレス情報を予め記録している。

【0 1 3 5】

ウォブルでの位相変調を行った場合、波形整形のために再生信号をバンドパスフィルタに通過させると位相変化位置前後で整形後の検出信号波形振幅が小さくなる現象が現れる。従って、位相変調による位相変化点の頻度が多くなると波形振幅変動が多くなって上記のクロック抽出精度が落ち、逆に変調領域内で位相変化点の頻度が低いとウォブルアドレス情報検出時のビットシフトが発生しやすくなるという問題点が生じる。そのため、本実施の形態では位相変調による変調領域と無変調領域を構成し、無変調領域の占有率を高くすることで上記のクロック抽出精度を向上させる効果がある。

【0 1 3 6】

本実施の形態では変調領域と無変調領域の切り替わり位置が予め予想できるので、上記のクロック抽出に対しては無変調領域にゲートを掛けて無変調領域のみの信号を検出し、その検出信号から上記クロック抽出を行うことが可能となる。

【0 1 3 7】

《ランドでも確実にトラック番号を再生できることで、ランド上でのトラック番号再生精度が上がる》

効果<14>

不定ビットを持たず、エラー検出コードが付加された部分では非常に高い精度でトラック情報を検出できる。そのため、本実施の形態ではグループ領域にも不定ビットを配置し、ランド領域とグループ領域の両方に不定ビットを分散配置することでランド領域内にも不定ビットを持たず、エラー検出コードが付加された

部分の形成を可能としている。その結果、ランド上でも高い再生精度でのトラック番号の読み取りが可能となり、ランド部でのアクセス安定性と高いアクセス速度を確保できる。

【0 1 3 8】

《E C Cブロック内で不定ビットが縦一直線に並ぶのを防止し、エラー訂正能力を確保する》

効果〈1 5〉

本実施の形態ではE C Cブロック内を構成するセクタ数3 2とセグメント数7とが互いに割り切れない関係（非定倍の関係）にあるため、図3 3に示すE C Cブロック内で各セグメントの先頭位置はそれぞれずれた位置に配置される。図5 3に示したウォブルアドレスフォーマットではグループトラック情報6 0 6とランドトラック情報6 0 7のところに図5 0に示した不定ビット5 0 4が混入する可能性がある。この不定ビット領域5 0 4ではグループ幅あるいはランド幅が変化するため、ここからの再生信号のレベルが変動し、エラー発生の原因となる。本実施の形態のようにE C Cブロックを構成するセクタ数とセグメント数を互いに非定倍の関係にすることで、上記の各セグメントの先頭位置と同様に図3 3に示すE C Cブロック内で不定ビットが縦に一直線に並ぶことを防止する効果がある。このように不定ビットの配置をずらし、E C Cブロック内で不定ビットが縦に並ぶのを防止し、E C Cブロック内でのエラー訂正能力に対する性能確保が可能となる。その結果、情報記憶媒体に記録した記録マークからの再生情報の（訂正後の）エラー率を低減し、精度の高い再生を可能にする。

【0 1 3 9】

さらに、本実施の形態では情報記憶媒体の欠陥などによりシンクコードに対して誤検知が生じた場合にフレームシフトとの区別が付くためにフレームシフトを防止させるだけで無く、図1 3 6のS T 7に示すようにシンクコードの誤検知を自動修正出来るためシンクコードの検出精度と検出安定性が飛躍的に向上する。その結果、E C Cブロックのエラー訂正能力の劣化を防止し、精度と信頼性の高いエラー訂正が可能となる。

【0 1 4 0】

このようにECCブロック内で不定ビットが縦一直線に並ぶのを防止し、エラー訂正能力を確保すると共にシンクコードの検出精度を高めてフレームデータのECCブロック内の配置場所設定確度を高めることにより両者の重畳作用でより一層エラー訂正能力を高める（エラー訂正能力低下をくい止める）作用がある。

【0141】

《現在の位置情報が高速で分かるので、高速アクセスや再生の信頼性向上が可能となる》

効果<16>

高画質の主映像と共に高画質な副映像情報を従来のSD映像とは別のファイル又はフォルダに記録する場合には、本実施の形態では図40（b）及び図41に示すように1個のECCブロックを構成するデータ領域470毎にガード領域を挿入するフォーマットで情報記憶媒体に記録する。このガード領域内の先頭にシンクコード433が記録されるポストアンブル領域481が設定されているため、図136と図36及び図37に示す方法によりガード領域内、データ領域470内いずれにおいても現在再生している場所が高速かつ非常に高い精度で分かる。図27のデータフレーム番号の情報でセクタ番号が分かるが、現在再生中の場所が分かれば、連続再生中においてどの位後にこのデータフレーム番号位置が来るかが予測でき、検知するゲートを開くタイミングが事前に分かるため、セクタ番号の読み取り精度が大幅に向上する。セクタ番号の読み取り精度が向上することで

（1）アクセス途中であれば、読み取りエラーを起こすこと無く目標到達位置とのずれ量が正確に測定でき、アクセスの高速化が実現できる。

【0142】

（2）連続再生時であれば、再生場所のセクタ番号を精度良く確認しながら再生処理を継続でき、再生処理の信頼性が大幅に向上する。

【0143】

更に、同一の記録用クラスタ内ではガード領域内先頭に配置されたシンクコード433の間隔が至るところで一定なため、データフレーム番号位置でのゲートを開くタイミングをより精度良く予想できるので、セクタ番号の読み取り精度

が更に、向上する。

【0144】

《リードインエリアの再生信頼性確保と記録効率の同時確保》

効果<17>

詳細を後述するようにDVD-RとDVD-RW (Version1.0) の規格では予め記録された場合のリードインエリアの情報を安定に再生することが難しい（読み取り不能エンボス(Unreadable emboss)）。特に、密度が詰まった部分からの再生信号振幅が減少するので、全体の記録密度を下げれば最密ピット位置からの相対的な再生信号振幅が向上し、信号再生の安定性・信頼性が向上する。しかし、その場合にリードインエリアの記録密度が低下するため、情報記憶媒体全体の記録容量が低下するという問題が生じる。

【0145】

本実施の形態によれば、再生専用／追記型／書換え型のいずれの情報記憶媒体においても、従来リードインエリアと呼ばれていた部分をシステムリードインエリアとデータリードインエリアに分割し、再生専用／追記型／書換え型の媒体種類によらず共通に必要な情報を記録密度の低いシステムリードインエリアに記録し、再生専用と書換え型の情報記憶媒体特有の情報を記録密度の高いデータリードインエリアに記録する（このデータリードインエリアでは“d=1”の変調方式を使い、PRMLによる信号検出を行うことで従来以上の高密度化を達成できる）と共に、追記型情報記憶媒体に対してはデータリードインエリアを試し書き領域として活用することでリードインエリア全体の利用効率低下を防止し、情報記憶媒体全体の大容量化を達成できる。

【0146】

効果<18>

記録密度を低くしても追記型情報記憶媒体ではエンボス上のピットの深さが浅いため、システムリードインエリアでの信号再生時の信頼性は、再生信号振幅が低いので、再生専用または書換え型と比べると劣る。

【0147】

そのため、図31～図33に示すECC構造を採用することで信号再生時の信

信頼性を向上できる。

【0 1 4 8】

効果〈1 9〉

記録密度を低くしても追記型情報記憶媒体ではエンボス上のピットの深さが浅いため、システムリードインエリアでの信号再生時の信頼性は（再生信号振幅が低いので）再生専用または書換え型と比べると劣る。

【0 1 4 9】

そのため、図 3 4 ～図 3 7 に示すシンクコードパターン（シンクフレーム構造）を採用し、図 1 3 6 に示した方法でシンクコードに対するエラー訂正処理することでシステムリードインエリアからの信号再生信頼性を確保できる。

【0 1 5 0】

《繰り返し書換え後でのアドレス情報信頼性確保》

効果〈2 7〉

本実施の形態では記録用クラスタの最後に拡張ガード領域を設け、この部分で次に追記する又は書換える記録用クラスタとの間で重複して記録する構造になっている。このように記録用クラスタ間で隙間を設けない構造にすることで片面 2 記録層の追記型または書換え型情報記憶媒体での再生時の層間クロストークを除去している。ところで、書換え回数が増えるとこの重複部分でのウォブルグループまたはウォブルランドの形状が変化し、そこから得られるウォブルアドレス検出信号特性が劣化する。記録時にトラックずれが発生すると、既に記録されているデータを破壊する危険性があるので、トラックずれを早く検出する必要がある。本実施の形態では上記の記録の重複部分を ECC ブロック間にあるガード領域に設定してあるので、書換え回数を多くしても ECC ブロック内でのウォブルアドレス検出信号劣化を軽減でき、ECC ブロック内でのトラックずれを早く検知出来る。さらに、変調領域より無変調領域の占有率を高く設定し、上記重複して記録する場所が無変調領域に来るように設定できるので、書換え回数が増えても安定したウォブルアドレス信号検出を保証できる。

【0 1 5 1】

《媒体の製造性》

効果〈24〉

本実施の形態ではウォブル変調に±90度の位相変調を用いているため、原盤記録時にグループ領域作成時にフォトレジスト層に対する露光強度を変化させる方法などの非常に簡単な方法でグループ領域にも不定ビットを分散配置し、不定ビットをランド／グループに分散配置できるため、書換え型情報記憶媒体の製造コストが安くなり、低価格な書換え型情報記憶媒体をユーザーに提供できる。

【0152】

以下、実施の形態に係る情報記憶媒体の詳細を説明する。

【0153】

〔1〕情報記憶媒体への映像情報記録形式の説明

図3に情報記憶媒体上への映像情報ファイル配置の一例を示す。従来のSD (Standard Definition) 用のオブジェクトファイル (既存SD用特定タイトルのオブジェクト (VTS1TT_VOBS) ファイル216) と管理ファイル206、208、211、123と高画質映像に対応したHD (High Definition) 用のオブジェクトファイル (高画質HD用特定タイトルのオブジェクト (VTS2TT_VOBS) ファイル217) 及び管理ファイル201、209、212、214を互いに分離独立させて従来のDVD-video専用ディレクトリ202内に共存配置している。

【0154】

図4に示す他の例では従来のSD用のオブジェクトファイル (既存SD用特定タイトルのオブジェクト (VTS1TT_VOBS) ファイル216) 及び管理ファイル206、208、211、123と高画質映像に対応したHD用のオブジェクトファイル (高画質HD用特定タイトルのオブジェクト (VTS2TT_VOBS) ファイル217) 及び管理ファイル201、209、212、214をそれぞれ別のディレクトリ203、204の下に分けて配置している。このようにオブジェクトファイルと管理ファイルがSD用とHD用で分離されていると、ファイル管理が容易になるばかりで無く、オブジェクトファイルの再生前にSD用かHD用のデコーダの事前準備が可能となり、映像再生を開始するまでの準備時間が大幅に短縮される。

【0 1 5 5】

〔本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明〕

ポイント（A）

図 3 と図 4 に示すように、ファイル分離またはディレクトリ（フォルダ）分離により従来の S D（Standard Definition）用のオブジェクトファイル及び管理ファイルと高画質映像に対応した H D（High Definition）用のオブジェクトファイル及び管理ファイルに対して情報記憶媒体上での分離管理を可能とする。

【0 1 5 6】

〔効果〕

情報記憶媒体上に記録されたオブジェクトファイルと管理ファイルが S D 用と H D 用で分離されていると、オブジェクトファイルの再生前にどちらのファイルかが事前に判別可能となる。その結果、オブジェクトファイルの再生前に S D 用か H D 用のデコーダの事前準備が可能となり、映像再生を開始するまでの準備時間が大幅に短縮され、ユーザが見たい時にすぐに映像再生を開始できる。

【0 1 5 7】

本実施の形態は図 5 に示すように M P E G レイヤ 2 で規定された多重化規則に則り、プログラムストリーム (Program Stream) の形で情報記憶媒体に記録している。すなわち、映像情報内の主映像情報をビデオパック 2 5 2 ～ 2 5 4 内に分散配置させ、音声情報をオーディオパック 2 5 5 内に分散配置させている。本実施の形態システムでは図示していないが映像情報の最小単位であるビデオオブジェクトユニット V O B U（Video Object Unit）の先頭位置にナビゲーションパック 2 5 1 を配置している。また、ビデオパック 2 5 2 ～ 2 5 4 内に記録される主映像とは別に、字幕やメニューなどを示す副映像情報 S B (Sub picture) が定義されている。副映像情報はサブピクチャーパック 2 5 6 ～ 2 5 8 内に分散配置されている。情報記憶媒体から映像情報を再生する時には前記サブピクチャーパック 2 5 6 ～ 2 5 8 内に分散記録されている副映像情報を集めてサブピクチャーユニット 2 5 9 を構成させた後、図示していないビデオプロセッサにより映像処理をした後、ユーザへ表示する。

【0 1 5 8】

本実施の形態では 2 0 4 8 バイトサイズを持ったセクタ 2 3 1 ~ 2 3 8 が情報記憶媒体 2 2 1 上に記録される情報の管理単位となっている。従って、各パック 2 4 1 ~ 2 4 8 の 1 個当たりのデータサイズも前記セクタサイズに合わせて 2 0 4 8 バイトに設定している。

【 0 1 5 9 】

〔 2 〕 副映像情報の表現形式と圧縮規則（ポイント（B））。

【 0 1 6 0 】

ランレングス圧縮規則（Run-length compression rule）

ランレングス圧縮は、サブピクチャーを圧縮するのに採用されている。その幾つかの圧縮規則をここで説明する。S D 対応、H D 対応として幾つかのランレングス圧縮規則が開発された。

【 0 1 6 1 】

（ 1 ） 4 ビットが 1 つの単位（ユニット）として設定されるケース（図 6 の（ a ）の副映像情報の圧縮規則（ 1 ）参照）。

【 0 1 6 2 】

同じ値の画素データ（ピクセルデータ）が 1 ~ 3 連続する場合、最初の 2 ビットは、画素数（ピクセル数）を示し、次に続く 2 ビットで具体的なピクセルデータが表される。

【 0 1 6 3 】

（ 2 ） 8 ビットが 1 つの単位（ユニット）として設定されるケース（図 6 の（ b ）の副映像情報の圧縮規則（ 2 ）参照）。

【 0 1 6 4 】

同じ値のピクセルデータが 4 ~ 1 5 連続する場合、最初の 2 ビットは、 0 とされる。そして次に続く 4 ビットがピクセル数を示し、次に続く 2 ビットで具体的なピクセルデータが表される。

【 0 1 6 5 】

（ 3 ） 1 2 ビットが 1 つの単位（ユニット）として設定されるケース（図 6 の（ c ）の副映像情報の圧縮規則（ 3 ）参照）。

【 0 1 6 6 】

同じ値のピクセルデータが16～63連続する場合、最初の4ビットは、0とされる。そして次に続く6ビットがピクセル数を示し、次に続く2ビットで具体的なピクセルデータが表される。

【0167】

(4) 16ビットが1つの単位（ユニット）として設定されるケース（図6の(d)の副映像情報の圧縮規則説明図（4）参照）。

【0168】

同じ値のピクセルデータが64～255連続する場合、最初の6ビットは、0とされる。そして次に続く8ビットがピクセル数を示し、次に続く2ビットで具体的なピクセルデータが表される。

【0169】

(5) 16ビットが1つの単位（ユニット）として設定されるケース（図6の(e)の副映像情報の圧縮規則説明図（5）参照）。

【0170】

同じ値のピクセルデータが1ラインの最後まで連続する場合、最初の14ビットは、0とされる。そして次に続く2ビットで具体的なピクセルデータが表される。

【0171】

(6) もし、1ライン分のピクセルを表現したときに、バイトアラインメントが実現できなかったとき、4ビットのダミー“0000b”が調整のために挿入される。

【0172】

上記はSD用の副映像を圧縮する際に用いられる規則であるが、HD用の副映像を圧縮する際に用いられる規則も開発されている。

【0173】

図7は、画素データを4ビットで表現し、それぞれの画素データに画素名を割り当てた様子を示している。

【0174】

画素データは生データあるいはランレングス圧縮規則に記述される特殊なラン

レンジス圧縮法によりライン毎にビットマップデータを圧縮したデータである。ビットマップデータの画素には図 7 に示す画素データが割当てられる。

【0175】

画素データは図 8 に示すようにフィールドに区別されたデータ、あるいはプレーンデータに割り付けられる。各副映像ユニット (SPU) 内で画素データは 1 フィールドの間に表示される画素データの部分の全てが連続するように編成される。図 8 の (a) に示す例では、トップフィールド用画素データが最初 (SPUH の後) に記録され、次いでボトムフィールド用画素データが記録され、インターレース表示に適する画素データの割り付けがなされている。図 8 の (b) に示す例では、プレーンデータとして記録され、ノンインターレース表示に適する画素データの割り付けがなされている。

【0176】

図 9 は、副映像情報をまとめるために用いられる副映像ユニットを示している。画素データは、副映像ユニット内でフィールドに区別されたデータ、あるいはプレーンデータに割り付けられる。各副映像ユニット (SPU) 内で画素データは 1 フィールドの間に表示される画素データの部分の全てが連続するように編成される。この副映像ユニットは、複数の副映像パケットを集合することで構築されるユニットである。

【0177】

図 8 の (a) に示す例では、トップフィールド用画素データが最初 (SPUH の後) に記録され、次いでボトムフィールド用画素データが記録され、インターレース表示に適する画素データの割り付けがなされている。図 8 の (b) に示す例では、プレーンデータとして記録され、ノンインターレース表示に適する画素データの割り付けがなされている。SP_DCSQT のサイズ制限に合致するように画素データの終わりに偶数個の “00b” を付加しても良い。図 9 には、副映像パケット (SP_PCK) と副映像ユニット (SPU) の関係を示している。

【0178】

副映像ユニットヘッダ (SPUH) は、副映像ユニット (SPU) 内の各データのアドレス情報で構成され、図 10 に示すように、4 バイトの副映像ユニット

のサイズ (S P U _ S Z)、4 バイトの表示制御シーケンステーブルの先頭アドレス (S P _ D C S Q T _ S A)、4 バイトの画素データ幅 (P X D _ W)、4 バイトの画素データ高 (P X D _ H)、1 バイトの副映像カテゴリー (S P _ C A T)、1 バイトの予約が記述されている。

【0 1 7 9】

副映像ユニットのサイズ (S P U _ S Z) は副映像ユニットのサイズをバイト数で記述する。最大サイズは 5 2 4, 2 8 7 バイト (“7 F F F F h”) である。サイズは偶数バイトでなければならない。サイズが奇数バイトならば偶数バイトにするために副映像データの最後に “F F h” の 1 バイトを追加する。副映像ユニット (S P U) 内の先頭アドレス (S P _ D C S Q T _ S A) のサイズは S P U のサイズ以下である。

【0 1 8 0】

先頭アドレス (S P _ D C S Q T _ S A) は表示制御シーケンステーブル (S P _ D C S Q T) の先頭アドレスを副映像ユニットの先頭バイトからの相対バイト番号 R B N で記述する。画素データ幅 (P X D _ W) の最大値は 1 9 2 0、画素データ高 (P X D _ H) の最大値は 1 0 8 0 である。

【0 1 8 1】

副映像カテゴリー (S P _ C A T) は図 1 1 に示すようにビット番号 b 7 から b 2 が予約 (リザーブ)、ビット番号 b 1 に 4 ビット / 1 画素の画素データ P X D 領域へのデータ格納方法を示すフラグ (Stored_Form)、ビット番号 b 0 に画素データ P X D のランレングス圧縮 / 非圧縮を示すフラグ (Raw) が記述される。

【0 1 8 2】

P X D 領域へのデータ格納方法を示すフラグ (Stored_Form) はインタレース表示を行う場合は、“0 b” (トップ / ボトム) を指定し、表示データをトップとボトムに分けて別々の場所に格納することで、データが取り出しやすく、インタレース表示がしやすいデータ構造を実現できる。ノンインタレース表示を行う場合は、“1 b” (プレーン) を指定し、表示データを一括格納することで、データが取り出しやすく、ノンインタレース表示がしやすいデータ構造を実現で

きる。S D方式ではインターレース表示が行われ、H D方式ではノンインターレース表示が行われる。このフラグ (Stored_Form) は、H D用デコーダのスタンバイに利用することができる。

【0 1 8 3】

ランレングス圧縮／非圧縮を示すフラグ (Raw) は字幕等の圧縮率が良い字幕のストリームには、“0 b” (圧縮) を指定し、模様等の圧縮率が悪く、圧縮後にデータの増加を招く様な少し複雑なイメージストリームには“1 b” (非圧縮) を指定する。これにより、副映像ユニット (S P U) 単位での圧縮／非圧縮の指定が可能となり、主映像データや他のデータ (オーディオ等) に情報を割当てることができ、情報記録媒体への副映像情報の効率的な記録が可能となるので、高品位なコンテンツを維持することができる。このフラグ (Raw) は、H D用デコーダのスタンバイに利用することができる。

【0 1 8 4】

D V Dビデオディスクに高品位T V方式の高画質コンテンツを収録する際に、字幕やメニュー情報として利用されてきた副映像情報も同様に高品位T V方式で収録することが求められている。本実施の形態による副映像のランレングス圧縮規則を以下に説明する。

【0 1 8 5】

図1 2に示すように、ビットマップデータの画素は各ライン毎に以下の規則に従って、圧縮される。圧縮された画素パターンは基本的に5つの部分：ランレングス圧縮フラグ (Comp)、画素データ領域 (Pixel data)、カウンタ拡張フラグ (Ext)、カウンタフィールド (Counter)、拡張カウンタフィールド (Coutner (Ext)) からなる。ランレングス圧縮フラグ (Comp) は画素データが圧縮されていないならば“0 b”が、ランレングス符号化で圧縮されているならば“1 b”が記述される。画素データが圧縮されていない場合は、一つのデータユニットは1画素のみを表し、カウンタ拡張フラグ (Ext) 以降は存在しない。

【0 1 8 6】

画素データは図7に示した1 6の画素データの何れかを記述し、この値はカラーlookupアップテーブルのインデックスを表す。カウンタ拡張フラグ (Ext) は

カウンタフィールドが3ビットならば“0 b”が、7ビットならば“1 b”が記述される。カウンタフィールドは連続する画素の数を指定する。フラグ (Ext) が“0 b”にセットされる場合は、このフィールドは3ビットであり、“1 b”にセットされる場合は、このフィールドは7ビット（拡張カウンタフィールドが使用される）である。

【0 1 8 7】

この圧縮規則で圧縮されたデータは複数のユニットで構成される。各ユニットは画素の変更点で4箇所の点を持つ。ユニットは図13の（a）に示す4つのランレングスフラグの束を形成するユニットヘッダとこれに後続する図13の（b）から（e）に示す4種類の圧縮パターンからなる。

【0 1 8 8】

図13の（a）に示すユニットヘッダはランレングスが存在するか否かを示すランレングス圧縮フラグ (Comp) の集合であり、ランレングスが継続しないならば“0 b”が、ランレングスが継続するならば“1 b”が記述される。図13の（b）に示す圧縮パターン（A）は同じ値の画素が続かなければ、ランレングス圧縮フラグ (Comp) を“0 b”として、4ビットの画素データを記述する。図13の（c）に示す圧縮パターン（B）は同じ値の画素が1～7個後続すれば、ランレングス圧縮フラグ (Comp) を“1 b”として、最初の4ビットに画素データを記述し、次の1ビット（フラグExt）は“0 b”を指定し、次の3ビットにカウンタを記述する。図13の（d）に示す圧縮パターン（C）は同じ値の画素が8～127個後続すれば、ランレングス圧縮フラグ (Comp) を“1 b”として、最初の4ビットに画素データを記述し、次の1ビット（フラグExt）は“1 b”を指定し、次の3ビットにカウンタを、次の4ビットにカウンタ拡張を記述する。図13の（e）に示す圧縮パターン（D）：ライン終了コードは同じ値の画素がラインの終了に連続する場合、8ビット全てに“0 b”を記述し、ランレングス圧縮フラグ (Comp) を“1 b”とする。

【0 1 8 9】

1ラインの画素の記述が終了した時にバイト調整が未完了ならば、調整のために4ビットのダミーデータ“0 0 0 0 b”を挿入する。1ライン内のランレング

スコード化データのサイズは7, 680ビット以下である。

【0190】

本実施の形態に係るエンコード／デコード方法は、以下の（１）～（４）の組み合わせによるランレングス圧縮／伸張を行うものである。

【0191】

（１）ランが連続するか否かを示し、これにより圧縮／無圧縮を決定するランレングス圧縮フラグ（Comp）を有する。（２）ランの連続数に応じて、ラン連続のカウナ（Counter）を拡張して拡張カウナ（Counter（Ext））を付加するべくカウナ拡張フラグ（Ext）を有する。（３）４つのラン変化点を一つのユニットとして扱い、バイト整合化し易い、ニブル（４ビット）構成とすることで、処理の容易なデータ構造を有する。（４）ランレングス圧縮／伸張をライン毎に終了コードEを有する（ただし、一ライン分の容量がいくらかという情報を事前にエンコード装置、デコード装置に与えることができれば、この終了コードを省略することも可能である）。

【0192】

図14は本実施の形態に係るランレングス圧縮ルールである「3ビットデータにおける3ビット8色表現のランレングス圧縮ルール（ライン単位）」を示す図（この場合は、4ビット単位で扱えるので、特にユニットを必要としない例）、図15は「4ビットデータにおける4ビット16色表現のランレングス圧縮ルール（ライン単位）」を示す図、図16は本実施の形態に係るランレングス圧縮ルールに応じた実用的なデータ構造の一例を示す図、図17乃至図19はこのデータ構造をユニット化した例を示す図、図20は「4ビットデータにおける4ビット16色表現のランレングス圧縮ルール（ライン単位）」の他の例を示す図である。

【0193】

本実施の形態に係る副映像エンコーダ部のエンコード方法によれば、ラン非連続が比較的多く続く1画素4ビット表現（16色）の副映像の画像データであっても、画素データが連続無しの場合はカウナを使用することがないので、データ長が却って長くなるということがない。また、所定数以上に長く続くラン連続

がある場合でも、拡張カウンタ (Counter (Ext)) を用いてこれを確実に再現することができる。従って、これらランレングス圧縮フラグ (Comp) や、基本カウンタ (Counter) や拡張カウンタ (Counter (Ext)) とカウンタ拡張フラグ (Ext) 等の働きにより十分な圧縮効果を発揮することが可能となる。このランレングス圧縮フラグ (Comp) を 4 ビット表現 (又はこの倍数) としてまとめてデータ列の先頭に配置することで、4 ビット情報によるデコード処理しやすい形態をとることにより、デコード処理速度を向上させることも可能となる。

【 0 1 9 4 】

ライン終了コード生成部で生成するライン終了コード E は、一ラインの画素数が予めわかっているならば、エンコード／デコード処理の際に必ずしも要するものではない。すなわち、ライン終了位置がわからなくとも、開始位置から画素数をカウントすることにより、ラインごとの副映像の画像データをエンコード／デコード処理することが可能となる。

【 0 1 9 5 】

本実施の形態に係る副映像デコーダ部のデコード方法によれば、ラン非連続が比較的多く続く 1 画素 4 ビット表現 (16 色) の副映像の画像データであっても、これらランレングス圧縮フラグ (Comp) や、基本カウンタ (Counter) や拡張カウンタ (Counter (Ext))、カウンタ拡張フラグ (Ext) 等の働きにより十分な圧縮効果を発揮することが可能となる。このランレングス圧縮フラグ (Comp) を 4 ビット表現 (又はこの倍数) としてまとめてデータ列の先頭に配置することで、4 ビット情報によるデコード処理しやすい形態をとることにより、デコード処理速度を向上させることも可能となる。

【 0 1 9 6 】

エンコード処理の場合と同様に、ライン終了コード検出部で検出するライン終了コード E は、エンコード／デコード処理の際に必ずしも要するものではなく、一ラインの画素数が予めわかっているならばこの画素数に応じて、ラインごとにデコード処理を行うことが可能となる。

【 0 1 9 7 】

次に、本実施の形態に係るエンコード／デコード方法により圧縮／伸張された

データ構造の例を説明する。

【0 1 9 8】

図 1 4 は 4 ビットデータにおいて 3 ビット 8 色表現のランレングス圧縮ルール（ライン単位）を示したものである。基本的なデータ構造は、ラン連続の有無を示す 1 ビットのランレングス圧縮フラグ（Comp）（d 0）、ラン画素データを示す 3 ビットのピクセルデータ（d 1～d 3）、ランレングス圧縮フラグ（Comp）＝1（有り）の時、カウンタ拡張の有無を示す 1 ビットのカウンタ拡張フラグ（Ext）（d 4）、連続するランの 3 ビットのカウンタ（Counter）（d 5～d 7）、及びカウンタ拡張フラグ（Ext）＝1（有り）の時、前記 3 ビットのカウンタと結合して 7 ビットのランカウンタとして利用される 4 ビットの拡張カウンタ（Counter（Ext））（d 8～d 1 1）から構成される。

【0 1 9 9】

図 1 4 の（a）に示すパターンは、ラン連続無しの 1 画素データを表現することが可能であり、図 1 4 の（b）に示すパターンは、ラン連続する 2～8 画素データをカウンタ（Counter）を用いて表現することが可能である。図 1 4 の（c）に示すパターンは、ラン連続する 9～1 2 8 画素データをカウンタ（Counter）及び拡張カウンタ（Counter（Ext））を用いて表現することが可能である。図 1 4 の（d）に示すパターンは、ライン単位のランレングス圧縮の終了を示すライン終端コード E である。

【0 2 0 0】

図 1 4 の（a）～（d）に示した各パターンのデータ構造は、4 ビット（ニブル）構成になっており、図 1 5 と異なり、ユニット化しなくても、バイト整合しやすく、システムが比較的容易に構築することができる。

【0 2 0 1】

図 1 5 は、本実施の形態の基本となるランレングス圧縮ルール（ライン単位）を示した図である。この図において、基本的なデータ構造は、ラン連続の有無を示す 1 ビットのランレングス圧縮フラグ（Comp）（d 0）、ラン画素データを示す 4 ビットのピクセルデータ（d 1～d 4）、ランレングス圧縮フラグ（Comp）＝1（有り）の時、カウンタ拡張の有無を示す 1 ビットのカウンタ拡張フラグ（

Ext) (d 5)、連続するランの 3 ビットのカウンタ (Counter) (d 6 ~ d 8) 及びカウンタ拡張フラグ (Ext) = 1 (有り) の時、前記 3 ビットのカウンタと結合して 7 ビットのカウンタとして利用される 4 ビットの拡張カウンタ (Counter (Ext)) (d 9 ~ d 12) から構成される。

【0202】

図 15 の (a) に示すパターンは、ラン連続無しの 1 画素データを表現することが可能であり、図 15 の (b) に示すパターンは、ラン連続する 2 ~ 8 画素データをカウンタ (Counter) を用いて表現することが可能である。図 15 の (c) に示すパターンは、ラン連続する 9 ~ 128 画素データをカウンタ (Counter) 及び拡張カウンタ (Counter (Ext)) を用いて表現することが可能である。図 15 の (d) に示すパターンは、ライン単位のランレンジス圧縮の終了を示すライン終端コード E である。

【0203】

図 15 の (a) ~ (d) に示した各パターンのデータ構造は、奇数ビット構成になっており、このままではバイト整合されず、処理システムが複雑になる傾向にある。

【0204】

図 16 は、本実施の形態における実用的なデータ構造を示す。同図では、図 15 の (a) ~ (d) に示した各パターンのデータ構造を、バイト整合し易い、ニブル (4 ビット) 構成となるように、4 つのラン変化点を 1 つのユニットとし、4 つのランレンジス圧縮フラグ (Comp) を 4 ビットのユニットフラグ (d 0 ~ d 3) としたものである (図 12 参照)。こうすることで、4 つのラン変化点をユニットとするバイト処理し易いシステムが比較的容易に構築できる。

【0205】

図 17 は、図 16 のユニット化したデータ構造を用いたランレンジス圧縮の 1 つのユニット例を示したものである。

【0206】

(1) 先ず 4 ビットのランレンジス圧縮フラグ (Comp) (d 0 ~ d 3) により、後続のデータパターンが決定されることになる。

【0207】

(2) $d_0 = 0$ から、最初のランは非連続の 1 画素で構成されることが分かり、図 16 の (a) のパターンが適用され、続くピクセルデータ ($d_4 \sim d_7$) が展開される。

【0208】

(3) $d_1 = 1$ から、2 番目のランは連続であることが分かり、図 16 の (b) ~ (d) の何れかのパターンが適用されることになる。先ずピクセルデータ ($d_8 \sim d_{11}$) を保持し、引き続き拡張カウンタ (Counter (Ext)) (d_{12}) により、 $d_{12} = 0$ 及びカウンタ ($d_{13} \sim d_{15}$) の数が零でないことから、拡張カウンタの無い図 16 の (b) のパターンであり、ピクセルデータ ($d_8 \sim d_{11}$) を展開し、続けて 3 ビットのカウンタ ($d_{13} \sim d_{15}$) で示される 7 以下の数のピクセルデータ ($d_8 \sim d_{11}$) を展開する。

【0209】

(4) $d_2 = 1$ から、3 番目のランは連続であることが分かり、(3) と同様に、図 16 の (b) ~ (d) の何れかのパターンが適用されることになる。先ずピクセルデータ ($d_{16} \sim d_{19}$) を保持し、引き続きランレングス圧縮フラグ (Comp) (d_{20}) により、 $d_{20} = 1$ から、図 16 の (c) のパターンであり、カウンタ (Counter) ($d_{21} \sim d_{23}$) と、拡張カウンタ (Counter (Ext)) ($d_{24} \sim d_{27}$) とを組み合わせ、ピクセルデータ ($d_{16} \sim d_{19}$) を展開し、続けて 7 ビットのカウンタ ($d_{21} \sim d_{27}$) で示される 127 以下の数のピクセルデータ ($d_{16} \sim d_{19}$) を展開する。

【0210】

(5) $d_3 = 0$ から、最後のランは非連続の 1 画素で構成されることが分かり、図 16 の (a) のパターンが適用され、続くピクセルデータ ($d_{28} \sim d_{31}$) が展開される。

【0211】

このようにして、4 つの変化点を 1 つのユニットとして、ランレングス展開する。

【0212】

図18は、本実施の形態に係るランレングス圧縮ルールユニット例を示す。

【0213】

図18の(a)は、全て無圧縮の場合を示し、4画素のピクセルデータをそのまま表現する。図18の(b)は、8画素以下のラン連続と、3画素の無圧縮のピクセルデータを表現する。図18の(c)は、128画素以下のラン連続と、3画素の無圧縮のピクセルデータを表現する。図18の(d)は、全て圧縮の場合を示し、4つの128画素以下のラン連続(最大512画素)のピクセルデータを表現する。

【0214】

図19は、本実施の形態に係るランレングス圧縮ルールのライン終端を示す終端コードEを有するユニット例、背景コードを有するユニット例を示す。終端コードEの挿入でユニットは終了し、それ以降のユニット内のランレングス圧縮フラグ(Comp)は、無視される。図19の(a)は、終端コードEのみで構成される例である。図19の(b)は、1画素と終端コードEで構成される例である。図19の(c)は、2画素と終端コードEで構成される例である。図19の(d)は、2～8画素のラン連続と終端コードEで構成される例である。図19の(e)は、128画素以下のラン連続と終端コードEで構成される例、図19の(f)は、背景コードを用いた例を示す図である。

【0215】

図19の(f)は、図19の(b)と同等のデータ列であるが、1ラインの画素数が判っており、終了コードを使用しない場合において、“00000000”を背景コードとして用いている。すなわち、1ラインについて、全て同一の画像データによる背景画像を作っている場合は、ランレングス圧縮フラグ(Comp)のユニットの後に、一つのピクセルデータを置き、その後に、1ラインが同一の背景画像であることを意味する背景コードを置くことにより、これを表示することも可能である。このように背景画像を表示してエンコードし、これに応じて、一つのピクセルデータに応じた背景画像をデコードすることにより、背景画像を高い圧縮率で圧縮し伸張することが可能となる。

【0216】

図20は、図15で示した基本となるランレングス圧縮ルール（ライン単位）の別パターンである。基本的なデータ構造は、図15と同様に、ラン連続の有無を示す1ビットのランレングス圧縮フラグ（Comp）（d0）、ランレングス圧縮フラグ（Comp）=1（有り）の時、カウンタ拡張の有無を示す1ビットのカウンタ拡張フラグ（Ext）（d1）、連続するランの3ビットのカウンタ（Counter）（d2～d4）及びカウンタ拡張フラグ（Ext）=1（有り）の時、前記3ビットのカウンタと結合して7ビットのカウンタとして利用される4ビットの拡張カウンタ（Counter（Ext））（d5～d8）、そして図20の（a）～（c）の各パターンに応じて、ラン画素データを示す4ビットのピクセルデータ（（a）d1～d4、（b）d5～d8及び（c）d9～d12）から構成される。

【0217】

図15と同様に、図20の（a）に示すパターンは、ラン連続無しの1画素データを表現することが可能であり、図20の（b）に示すパターンは、ラン連続する2～8画素データをカウンタを用いて表現することが可能である。図20の（c）に示すパターンは、ラン連続する9～128画素データをカウンタ（Counter）及び拡張カウンタ（Counter（Ext））を用いて表現することが可能である。図20の（d）に示すパターンは、ライン単位のランレングス圧縮の終了を示すライン終端コードEである。

【0218】

本実施の形態に係るエンコード／デコード方法は、ディスク装置のエンコーダ部及びデコーダ部だけではなく、広く、一つのエンコード／デコード方法として一般的なデジタルデータ処理に適用することができる。従って、これをマイクロコンピュータとこれに命令を与えるコンピュータプログラムという形態によって同等の手順を取るにより、同等の作用効果を発揮するものである。

【0219】

〔本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明〕

ポイント（B）

副映像情報の4ビット表現と圧縮規則（図6～図20）

〔効果〕

副映像も含めた高画質映像をユーザに提供できる。

【0 2 2 0】

次に、図 2 1 を参照して、副映像のヘッダと表示制御シーケンスを説明する。

【0 2 2 1】

表示制御シーケンステーブル (S P _ D C S Q T) は副映像ユニット (S P U) の有効期間中に副映像データの表示開始/停止と属性を変更するための表示制御シーケンスであり、図 2 1 の (a) に示すように、表示制御シーケンス (S P _ D C S Q) がその実行順に記述されている。同一の実行時刻を持つ表示制御シーケンス (S P _ D C S Q) が表示制御シーケンステーブル (S P _ D C S Q T) 内に存在してはならない。副映像ユニットに一個以上の表示制御シーケンス (S P _ D C S Q) が記述されなければならない。

【0 2 2 2】

各表示制御シーケンス (S P _ D C S Q) には、図 2 1 の (b)、図 2 1 の (c) に示すように、2 バイトの表示制御シーケンス (S P _ D C S Q) の開始時刻 (S P _ D C S Q _ S T M)、4 バイトの次の表示制御シーケンスの先頭アドレス (S P _ N X T _ D C S Q _ S A)、1 つ以上の表示制御コマンド (S P _ D C C M D) が記述されている。

【0 2 2 3】

表示制御シーケンスの開始時刻 (S P _ D C S Q _ S T M) は、表示制御シーケンス (S P _ D C S Q) 内に記述された S P 表示制御コマンド (S P _ D C C M D) の実行開始時刻を、S P _ P K T 内に記述された P T S からの相対 P T M で記述する。記述された実行開始時刻後の最初のトップフィールドから表示制御シーケンスはその表示制御シーケンス (S P _ D C S Q) に従って、開示される。

【0 2 2 4】

最初の表示制御シーケンス (S P _ D C S Q (S P _ D C S Q # 0)) 内の開始時刻 (S P _ D C S Q _ S T M) は “0 0 0 0 b” でなければならない。実行開始時刻は S P パケットヘッダ内に記録された P T S 以上でなければならない。従って、表示制御シーケンスの開始時刻 (S P _ D C S Q _ S T M) は “0 0 0

0 b”又は以下で計算される正整数値でなければならない。

【0225】

$$SP_DCSQ_STM[25 \cdots 10]$$

$$= (225 \times n) / 64$$

なお、 $0 \leq n \leq 18641$ (625/50 SDTVシステムの場合)

$$SP_DCSQ_STM[25 \cdots 10]$$

$$= (3003 \times n) / 1024 ;$$

なお、 $0 \leq n \leq 22347$ (525/60 SDTVシステムの場合)

$$SP_DCSQ_STM[25 \cdots 10]$$

$$= 225 \times n / 64$$

なお、 $0 \leq n \leq 18641$ (HDTVシステムの場合)

上式で n は SPU の PTS 後のビデオフレーム番号である。 $n = 0$ は丁度 PTS 時刻のビデオフレームを意味する。“/” は小数点以下切捨てによる整数除算を意味する。

【0226】

SPU 内の最後の PTM は次の SPU を含む SP パケット内に記述された PTS 以下でなければならない。最後の PTM は次のように定義される。

【0227】

最終 PTM SPU# I

$$= PTM_{SPU\#I} + SP_DCSQ_STM_{last} \cdot SPDCSQ$$

+ 1 ビデオフレーム期間

次の表示制御シーケンスの開始アドレス (SP_NXT_DCSQ_SA) は次の表示制御シーケンス (SP_DCSQ) の先頭アドレスを SPU の先頭バイトからの相対バイト番号 (RBN) で記述する。次の表示制御シーケンス (SP_DCSQ) が存在しない場合には本表示制御シーケンス (SP_DCSQ) の先頭アドレスを SPU の先頭バイトからの RBN で記述する。

【0228】

SP_DCCMD# n は本表示制御シーケンス (SP_DCSQ) 内で実行される一個以上の表示制御コマンド (SP_DCCMD) を記述する。同一の表示

制御コマンド（SP_DCCMD）を二回以上記述してはならない。

【0229】

図22は、ディスク形状の情報記憶媒体Dから、そこに格納されている情報を読み出してデコード処理し再生する再生処理、および／または映像信号、副映像信号、音声信号を受けて、エンコード処理し、これをディスク形状の情報記憶媒体Dへと記録する記録処理を行うディスク装置を示している。

【0230】

情報記憶媒体Dは、ディスクドライブ部211Lに装着されている。このディスクドライブ部211Lは、装着された情報記憶媒体Dを回転駆動し、光ピックアップ（情報記憶媒体Dが光ディスクの場合）等を用いて情報記憶媒体Dに格納されている情報を読み取りデコードし再生し、および／またはエンコードされた信号に応じた情報を情報記録媒体に記録するものである。

【0231】

以下、再生処理について本実施の形態に係るディスク装置を説明する。

【0232】

ディスクドライブ部211Lで読み取られた情報は、MPU（Micro Processing Unit）部213Lに供給され、エラー訂正処理が施された後、図示しないバッファに格納され、この情報のうち、制御データ領域の管理情報は、メモリ部214Lに記録され、再生制御やデータ管理等に利用される。

【0233】

上記バッファに格納された情報のうち、ビデオ・オブジェクト領域の情報は、分離部226Lに転送され、主映像パック203L、音声パック204L及び副映像パック205L毎に分離される。主映像パック203Lの情報は映像デコーダ部227、音声パック204の情報は音声デコーダ部229L、副映像パック205Lの情報は副映像デコーダ部228Lにそれぞれ供給され、デコード処理が行なわれる。映像デコーダ部227でデコード処理された主映像情報と、副映像デコーダ部228Lでデコード処理された副映像情報とは、Dプロセッサ部230Lに供給されて重畳処理が施された後、D/A（Digital/Analogue）変換部231でアナログ化され、副映像情報は、そのままD/A変換部232Lでア

ナログ化され、映像信号として図示しない映像表示装置（例えば、C R T : Cathode Ray Tube等）に出力される。音声デコーダ部 2 2 9 L でデコード処理された音声情報は、D / A 変換部 2 3 3 L でアナログ化され、音声信号として図示しない音声再生装置（例えば、スピーカ等）に出力される。

【 0 2 3 4 】

上記のような情報記憶媒体 D に対する一連の再生動作は、M P U 部 2 1 3 によって統括的に制御されている。M P U 部 2 1 3 L は、キー入力部 2 1 2 L からの操作情報を受け、R O M (Read Only Memory) 部 2 1 5 L に格納されたプログラムに基づいて、各部を制御している。

【 0 2 3 5 】

記録処理について、本実施の形態に係るディスク装置を説明する。

【 0 2 3 6 】

映像、音声及び副映像の各入力端子を通して入力される各データが、A / D 変換部 2 1 7 L , 2 1 8 L , 2 1 9 L に供給され、アナログ信号からデジタル信号に変換する。A / D 変換部 2 1 8 でデジタル変換されたビデオデータは、映像エンコーダ部 2 2 0 L に供給されエンコードされる。A / D 変換部 2 1 8 でデジタル変換された副映像データは、副映像エンコーダ部 2 2 1 に供給されエンコードされる。A / D 変換部 2 1 9 L でデジタル変換されたオーディオデータは、音声エンコーダ部 2 2 2 L に供給されエンコードされる。

【 0 2 3 7 】

各エンコーダでエンコードされたビデオ、オーディオ及び副映像の各データは、多重部 (M U X : Multiplexer) 2 1 6 L に供給され、それぞれパケット及びパック化し、ビデオパック、オーディオパック及び副映像パックとして M P E G - 2 プログラムストリームを構成する。多重化されたデータ群は、ファイルフォーマッタ部 2 2 5 に供給され、このディスク装置で記録再生可能なファイル構造に準拠したファイルに変換する。このファイルは、ボリュームフォーマッタ部 2 2 4 に供給され、このディスク装置で記録再生可能なボリューム構造に準拠したデータフォーマットを形成する。ここでは、ファイルフォーマッタ部 2 2 5 L でファイル化されたデータ及びそのファイル化されたデータを再生するための再生制

御情報等を付加する。その後、物理フォーマッタ 2 2 3 L に供給され、ディスクドライブ部 2 1 1 L により、ディスク D へファイル化されたデータを記録する。

【 0 2 3 8 】

このような再生動作や記録動作は、このディスク装置の R O M 部 2 1 5 L に記憶された一連の処理プログラムに基づいて、キー入力部 2 1 2 L からの指示のもと、M P U 部 2 1 3 L で実行することにより行われるものである。なお、このディスク装置では、副映像データのエンコード処理とデコード処理との両方を行っているが、エンコード処理のみがオーサリングシステム等で単独で行われたり、デコード処理のみがディスク装置で行われる場合も可能である。

【 0 2 3 9 】

光ディスク装置は、光ディスク 1 0 の論理フォーマットを参照して動作する。光ディスク 1 0 はリードインエリアからリードアウトエリアまでのボリューム空間は、先に説明したようなボリューム及びファイル構造を有している。この構造は、論理フォーマットとして特定の規格、例えば、マイクロ U D F (micro UDF) 及び I S O 9 6 6 0 に準拠されて定められている。ボリューム空間は、既に説明したように物理的に複数のセクタに分割され、その物理的セクタには、連続番号が付されている。論理アドレスは、マイクロ U D F 及び I S O 9 6 6 0 で定められるように論理セクタ番号 L S N を意味し、論理セクタは、物理セクタのサイズと同様に 2 0 4 8 バイトであり、論理セクタの番号 L S N は、物理セクタ番号の昇順とともに連続番号が付加されている。

【 0 2 4 0 】

図 2 3 は、上記した装置の信号処理系統を詳しく示したプレーヤ基準モデルを示す。再生期間中、ディスクから読まれたプログラムストリーム内の各パックは復号／エラー訂正回路 1 0 2 K のインターフェース部（先に説明した）からトラックバッファ 1 0 4 K に送られ、そこで蓄えられる。トラックバッファ 1 0 4 K の出力はデマルチプレクサ 1 1 4 K で分離され、I S O / I E C 1 3 8 1 8 - 1 で規定される各ターゲットデコーダ 1 2 4 K、1 2 6 K、1 2 6 K、1 3 0 K、1 3 2 K、1 3 4 K 用の入力バッファ 1 1 6 K、1 1 8 K、1 2 0 K、1 2 2 K に転送される。トラックバッファ 1 0 4 K はデコーダ 1 2 4 K、1 2 6 K、1

28K、130K、132K、134Kへのデータ連続供給を確保するために設けられる。ナビパック内のDSI__PKTはトラックバッファ104Kに蓄えられると同時にデータサーチ情報(DSI) バッファ106Kにも蓄えられ、DSIデコーダ110Kでデコードされる。DSIデコーダ110KにはDSIデコーダ・バッファ112Kも接続され、復号／エラー訂正回路102Kにはシステム・バッファ108Kも接続される。

【0241】

ビデオバッファ116Kの出力(主映像)はHD用デコーダ124K、SD用デコーダ126Kに供給される。HD用デコーダ124K、SD用デコーダ126Kの出力はそのままセクタ156Kに供給されるとともに、バッファ136K、138Kを介してセクタ156Kに供給される。セクタ156Kの出力はレターボックスコンバータ160Kを介してミキサ162Kに供給される。

【0242】

副映像バッファ118Kの出力はHD用デコーダ128K、SD用デコーダ130Kに供給される。HD用デコーダ128K、SD用デコーダ130Kの出力はそのままセクタ158Kに供給されるとともに、バッファ142K、144Kを介してセクタ158Kに供給される。セクタ158Kの出力はミキサ162Kに供給される。

【0243】

オーディオバッファ120Kの出力はオーディオデコーダ132Kに供給される。再生制御情報(PCI) バッファ122Kの出力はPCIデコーダ134Kに供給される。オーディオデコーダ132Kにはオーディオデコーダバッファ146Kも接続され、オーディオデコーダ132Kの出力はそのまま出力される。PCIデコーダ134KにはPCIデコーダバッファ148Kも接続され、PCIデコーダ134Kの出力はハイライト(HIL) バッファ150を介してHILデコーダ152Kに供給される。HILデコーダ152KにはHILデコーダバッファ154Kも接続され、HILデコーダ152Kの出力はそのまま出力される。

【0244】

各デコーダ 1 2 4 K、1 2 6 K、1 2 8 K、1 3 0 K、1 3 2 K、1 3 4 K の電源投入タイミングは上述したバージョン番号、圧縮／非圧縮フラグに応じて制御され、SD／HD方式に応じて必要なデコーダがスタンバイされ、節電しつつ、再生開始を迅速に行うことができる。

【0 2 4 5】

図 2 4 を用いて複数の副映像パケットの副映像データにより構成される副映像ユニットについて説明する。1 GOP 内に十数画面分の静止画のデータ（たとえば字幕）としての副映像ユニットが記録できるようになっている。副映像ユニット（SPU）は、副映像ユニットヘッダ（SPUH）、ビットマップデータで構成される画素データ（PXD）、表示制御シーケンステーブル（SP_DCSQT）により構成されている。

【0 2 4 6】

表示制御シーケンステーブル（SP_DCSQT）のサイズは副映像ユニットの半分以下である。表示制御シーケンス（SP_DCSQ）は各画素の表示制御の内容を記述する。各表示制御シーケンス（SP_DCSQ）は連続して互いに接して記録される。

【0 2 4 7】

副映像ユニット（SPU）は整数個の副映像パック SP_PCK に分割され、ディスク上に記録されている。副映像パック SP_PCK は一つの副映像ユニット（SPU）の最終パックに限り、パディングパケット又はスタッフィングバイトを持つことができる。ユニットの最終データを含む SP_PCK の長さが 2 0 4 8 バイトに満たない場合は調整される。最終パック以外の SP_PCK はパディングパケットを持つことができない。

【0 2 4 8】

副映像ユニット（SPU）の PTS は例えば、トップフィールドに整合されなければならない。副映像ユニット（SPU）の有効期間は副映像ユニット（SPU）の PTS から次に再生される副映像ユニット（SPU）の PTS までである。ただし、副映像ユニット（SPU）の有効期間中にナビゲーションデータにスチルが発生する場合は、副映像ユニット（SPU）の有効期間はそのスチルが終

了するまでである。

【0 2 4 9】

副映像ユニット (S P U) の表示は以下に定義される。

【0 2 5 0】

(1) 表示制御コマンドによって副映像ユニット (S P U) の有効期間中に表示がオンされた場合、副映像データが表示される。

【0 2 5 1】

(2) 表示制御コマンドによって副映像ユニット (S P U) の有効期間中に表示がオフされた場合、副映像データがクリアされる。

【0 2 5 2】

(3) 副映像ユニット (S P U) の有効期間が終了した時副映像ユニット (S P U) は強制的にクリアされ、副映像ユニット (S P U) はデコーダバッファから破棄される。副映像ユニットヘッダ (S P U H) については、先に説明した通りである。

【0 2 5 3】

〔3〕再生専用情報記憶媒体 (次世代 D V D - R O M) 、追記型情報記憶媒体 (次世代 D V D - R) 、書換え型情報記憶媒体 (次世代 D V D - R / W、次世代 D V D - R A M) 間で共通なデータ構造部分。

【0 2 5 4】

情報記録媒体のデータ領域に記録されるデータは、図 2 5 に示すように、信号処理段階に応じて、データフレーム (data frame)、スクランブルドフレーム (scrambled frame)、記録フレーム (recording frame) または記録データ領域 (recorded data field) と称される。データフレームは、2 0 4 8 バイトからなり、メインデータ、4 バイトのデータ I D、2 バイトの I D エラー検出コード (I E D)、6 バイトの予約バイト、4 バイトのエラー検出コード (E D C) を有する。図 2 5 は記録データ領域を構成するための処理の順番を示す。

【0 2 5 5】

エラー検出コード (E D C) が付加された後、メインデータに対するスクランブルが実行される。ここで、スクランブルされた 3 2 個のデータフレーム (スク

ランブルドフレーム) に対して、クロスリードソロモンエラーコレクションコード(Cross Reed-Solomon error correction code)が適用されて、所謂 E C C エンコード処理が実行される。これにより、記録フレームが構成される。この記録フレームは、アウターパリティコード(Parity of Outer-code (P O))、インナーパリティコード (Parity of Inner-code(P I)) を含む。

【0 2 5 6】

P O、P I は、それぞれ 3 2 個のスクランブルドフレームによりなる各 E C C ブロックに対して作成されたエラー訂正コードである。

【0 2 5 7】

記録フレームは、4 / 6 変調される。そして、9 1 バイト毎に先頭にシンクコード (S Y N C) が付加され記録フィールドとなる。1 つのデータ領域に 4 つの記録フィールドが記録される。

【0 2 5 8】

図 2 5 は、メインデータから記録フレームまで、データが変遷する様子を示している。図 2 6 は、データフレームの形態を示している。データフレームは、1 7 2 バイト×2×6 行からなる 2 0 6 4 バイトであり、そのなかに 2 0 4 8 バイトのメインデータを含む。

【0 2 5 9】

図 2 7 は、データ I D 内のデータ構造を示す。データ I D は、4 バイトで構成される。ビット b 3 1 - b 2 4 の最初の 1 バイトは、データフレーム情報であり、残りの 3 バイト (ビット b 2 3 - b 0) は、データフレーム番号である。

【0 2 6 0】

データフレーム情報は、セクタフォーマットタイプ、トラッキング方法、反射率、記録タイプ、エリアタイプ、データタイプ、レイヤーナンバ等の情報を含む。

【0 2 6 1】

セクタフォーマットタイプ：

0 b...C L V フォーマットタイプ

1 b...ゾーンフォーマットタイプ

トラッキング方法：

0 b…ピットトラッキング

1 b…グループトラッキング

反射率：

0 b…4 0 %以上

1 b…4 0 %と等しいかそれ以下

記録タイプ：

0 b…予約、

エリアタイプ：

0 0 b…データエリア

0 1 b…システムリードインエリア、あるいはデータリードインエリア

1 0 b…データリードアウトエリア、あるいはシステムリードアウトエリア

1 1 b…ミドルエリア

データタイプ：

0 b…リードオンリデータ

1 b…リライタブルデータ

レイヤーナンバ：

0 b…2 層（デュアルレイヤー）ディスクの層 0、或は単一層（シングルレイヤー）ディスク

1 b…デュアルレイヤーディスクの層 1

リライタブルデータゾーンの中のデータフレーム情報は、次のようになっている。

【0 2 6 2】

セクタフォーマットタイプ：

1 b…ゾーンフォーマットタイプ

トラッキング方法：

1 b…グループトラッキング

反射率：

1 b…4 0 %と等しいかそれ以下

記録タイプ：

0 b…ジェネラルデータ（ブロックに欠陥がある場合は対応するセクタを含むブロックにはリニア置換アルゴリズムが適用される）

1 b…リアルタイムデータ（ブロックに欠陥がある場合でも対応するセクタを含むブロックにはリニア置換アルゴリズムが適用されない）（図 2 9 参照）

エリアタイプ：

0 0 b…データエリア

0 1 b…リードインエリア

1 0 b…リードアウトエリア

データタイプ：

1 b…リライタブルデータ

レイヤーナンバ：

0 b…デュアルレイヤーの層 0、或は単一層ディスク

1 b…デュアルレイヤーの層 1

データフレーム番号：図 2 8 参照

これらのビットは以下のルールで割り当てられなければならない。

【 0 2 6 3 】

セクタフォーマットタイプ：

0 b…再生専用ディスクまたは記録可能ディスク用の C L V フォーマットタイプ

1 b…書換え可能なディスク用のゾーンフォーマットタイプ

トラッキング方法：

0 b…ピットトラッキング

1 b…グルーブトラッキング

反射率：

0 b…4 0 % 以上

1 b…4 0 % と等しいかそれ以下

記録タイプ：書換え可能ディスクのデータエリアの場合

0 b…ジェネラルデータ

1 b…リアルタイムデータ

エリアタイプ：

0 0 b…データエリア

0 1 b…システムリードインエリア、あるいはデータリードインエリア

1 0 b…データリードアウトエリア、あるいはシステムリードアウトエリア

1 1 b…ミドルエリア

データタイプ：

0 b…リードオンリデータ

1 b…リードオンリデータ以外

レイヤーナンバ：

0 b…デュアルレイヤーの層 0、或は単一層ディスク

1 b…デュアルレイヤーの層 1

データフレーム番号：物理セクタ数

図 2 8 は、書換え型情報記憶媒体におけるデータフレーム番号の内容を示す。データフレームが、システムリードインエリア、欠陥管理エリア、ディスク識別ゾーンに所属する場合は、いずれの場合も物理セクタ番号が記述される。データフレームがデータエリアに所属する場合、そのデータフレーム番号は、論理セクタ番号：(LSN) + 0 3 0 0 0 0 h となる。このときは、使用ブロックはユーザデータを含む ECC ブロックである。

【0 2 6 4】

また、データフレームがデータエリア内に所属するが、このデータフレームはユーザデータを含まず、すなわち、未使用ブロックである場合がある。未使用ブロックはユーザデータを含まない ECC ブロックである。このような場合は、次の 3 つのいずれかである。(1) 最初のセクタの 0 から 3 ビットが 0 であり、続くセクタにはシリアルにインクリメントされた数字が記述される。ECC ブロック内の全てのセクタは同一条件である。(2) “0 0 0 0 0 0 h” から “0 0 0 0 0 F h” の間の数字が記述される。(3) あるいは何も記述されない。

【0 2 6 5】

図 2 9 は、書換え型情報記憶媒体における記録タイプの定義を示している。

【0266】

データフレームがシステムリードインエリアにあるときは、“0b”である。データフレームがデータリードインエリア、データリードアウトエリアにあるときは、“0b”である。データフレームがデータにあるときは、“0b”：ジェネラルデータ、“1b”：リアルタイムデータである。ジェネラルデータの場合は、ブロックに欠陥がある場合は対応するセクタを含むブロックにはリニア置換アルゴリズムが適用される。リアルタイムデータの場合は、ブロックに欠陥がある場合でも対応するセクタを含むブロックにはリニア置換アルゴリズムが適用されない。

【0267】

次に、データIDのエラー検出コード(IED)について説明する。

【0268】

今、マトリックスに配置された各バイトが、 $C_{i,j}$ ($i=0\sim11$ 、 $j=0\sim171$) IEDのための各バイトが $C_{0,j}$ ($j=4\sim5$)とすると、IEDは、以下のように表せる。

【0269】

【数1】

$$\begin{aligned} IED(X) &= \sum_{j=4}^5 C_{0,j} \cdot X^{5-j} \\ &= \{I(X) \cdot X^2\} \bmod \{G_E(X)\} \end{aligned}$$

ここで、

$$\begin{aligned} I(X) &= \sum_{j=0}^3 C_{0,j} \cdot X^{3-j} \\ G_E(X) &= \prod_{k=0}^1 (X + \alpha^k) \end{aligned}$$

α は一次多項式の一次ルートを示す。

【0270】

$$P(x) = x^8 + x^4 + x^3 + x^2 + 1$$

次に、6 バイトの予約データ R S V について説明する。

【0 2 7 1】

R S V は全ビットが “0 b” の 6 バイトのデータである。

【0 2 7 2】

エラー検出コード (E D C) は、4 バイトのチェックコードであり、スクランブル前のデータフレームの 2 0 6 0 バイトに付随している。データ I D の最初のバイトの M S B が b 1 6 5 1 1 であるとし、最後のバイトの L S B が b 0 であるとする。すると、E D C のための各ビット b_i ($i = 31 \sim 0$) は、

【数 2】

$$\begin{aligned} EDC(x) &= \sum_{i=31}^0 b_i x^i \\ &= I(x) \bmod \{g(x)\} \end{aligned}$$

ここで、

$$\begin{aligned} I(x) &= \sum_{i=16511}^{32} b_i x^i \\ g(x) &= x^{32} + x^{31} + x^4 + 1 \end{aligned}$$

【0 2 7 3】

図 3 0 の (a) は、スクランブルドフレームを作成するときに、フィードバックシフトレジスタに与える初期値の例を示し、図 3 0 の (b) は、スクランブルバイトを作成するためのフィードバックシフトレジスタを示している。1 6 種類のプリセット値が用意されている。

【0 2 7 4】

r_7 (M S B) から r_0 (L S B) が、8 ビットずつシフトし、スクランブルバイトとして用いられる。図 3 0 の (a) の初期プリセット番号は、データ I D の 4 ビット (b_7 (M S B) $\sim b_4$ (L S B)) に等しい。データフレームのスクランブルの開始時には、 $r_{14} \sim r_0$ の初期値は、図 3 0 の (a) のテーブルの初期プリセット値にセットしなければならない。

【0275】

16個の連続するデータフレームに対して、同じ初期プリセット値が用いられる。次には、初期プリセット値が切り換えられ、16個の連続するデータフレームに対しては、切り換わった同じプリセット値が用いられる。

【0276】

$r_7 \sim r_0$ の初期値の下位8ビットは、スクランブルバイト S_0 として取り出される。その後、8ビットのシフトが行なわれ、次にスクランブルバイトが取り出され、2047回このような動作が繰り返し替えされる。 $r_7 \sim r_0$ より、スクランブルバイト $S_0 \sim S_{2047}$ が取り出されると、データフレームは、メインバイト D_k からスクランブルドバイト D'_k となる。このスクランブルドバイト D'_k は、

【数3】

$$D'_k = DK \oplus S_k \text{ for } k = 0 \text{ to } 2047$$

⊕ は排他的論理和演算を示す

となる。

【0277】

次に、ポイント (D)、(E) に関する ECC ブロックの構成について説明する。

【0278】

図31はECCブロックを示している。ECCブロックは、連続する32個のスクランブルドフレームから形成されている。縦方向に192行+16行、横方向に(172+10)×2列が配置されている。 $B_{0,0}$ 、 $B_{1,0}$ 、…はそれぞれ1バイトである。 P_0 は、 P_1 は、エラー訂正コードであり、アウターパリティ、インナーパリティである。

【0279】

図32のECCブロックは、(6行×172バイト)単位が1スクランブルドフレームとして扱われる。このようにスクランブルドフレーム配置として書き直

した図が図33である。すなわち、1 ECCブロックは連続する32個のスクランブルドフレームからなる。さらに、このシステムでは（ブロック182バイト×207バイト）をペアとして扱う。左側のECCブロックの各スクランブルドフレームの番号にLを付け、右側のECCブロックの各スクランブルドフレームの番号にRを付けると、スクランブルドフレームは、図32に示すように配置されている。すなわち、左側のブロックに左と右のスクランブルドフレームが交互に存在し、右側のブロックにスクランブルドフレームが交互に存在する。

【0280】

すなわち、ECCブロックは、32個の連続スクランブルドフレームから形成される。奇数セクタの左半分の各行は、右半分の行と交換されている。172×2バイト×192行は172バイト×12行×32スクランブルドフレームに等しく、データ領域となる。16バイトのPOが、各172×2列にRS(208, 192, 17)の OUTER CODE を形成するために付加される。また10バイトのPI(RS(182, 172, 11))が、左右のブロックの各208×2行に付加される。PIは、POの行にも付加される。

【0281】

フレーム内の数字は、スクランブルドフレーム番号を示し、サフィックスのR, Lは、スクランブルドフレームの右側半分と、左側半분을意味する。図32に示したPO, PIの生成は以下のような手順で行なわれる。

【0282】

先ず、列j(j=0~171と、j=182~353)に対して、16バイトのB_{i,j}(i=192~207)が付加される。このB_{i,j}は、次の多項式R_j(x)により定義されており、この多項式は、OUTER CODE RS(208, 192, 17)を各172×2列に形成するものである。

【0283】

【数 4】

$$\begin{aligned}
 R_j(X) &= \sum_{i=192}^{207} B_{i,j} \cdot X^{207-i} \\
 &= \{I_j(X) \cdot X^{16}\} \bmod \{G_{PO}(X)\}
 \end{aligned}$$

ここで、

$$\begin{aligned}
 I_{j,k}(X) &= \sum_{i=0}^{191} B_{m,n} \cdot X^{191-i} \\
 G_{PO}(X) &= \prod_{k=0}^{15} (X + \alpha^k)
 \end{aligned}$$

【0284】

次に、行 i ($i = 0 \sim 207$) に対して、10 バイトの $B_{i,j}$ ($j = 172 \sim 181$ 、 $j = 354 \sim 363$) が付加される。この $B_{i,j}$ は、次の多項式 $R_i(x)$ により定義されており、

この多項式は、インナーコード RS (182, 172, 11) を $(208 \times 2) / 2$ の各行に形成するものである

【数 5】

$$\begin{aligned}
 & (\text{For } j = 172 \text{ to } 181) \\
 R_i(X) &= \sum_{j=172}^{181} B_{i,j} \cdot X^{181-j} \\
 &= \{I_i(X) \cdot X^{10}\} \bmod \{G_{PI}(X)\}
 \end{aligned}$$

ここで、

$$I_i(X) = \sum_{j=0}^{171} B_{i,j} \cdot X^{171-j}$$

$$G_{PI}(X) = \prod_{k=0}^9 (X + \alpha^k)$$

$$\begin{aligned}
 & (\text{For } j = 354 \text{ to } 363) \\
 R_i(X) &= \sum_{j=354}^{363} B_{i,j} \cdot X^{363-j} \\
 &= \{I_i(X) \cdot X^{10}\} \bmod \{G_{PI}(X)\}
 \end{aligned}$$

ここで、

$$I_i(X) = \sum_{j=182}^{353} B_{i,j} \cdot X^{353-j}$$

$$G_{PI}(X) = \prod_{k=0}^9 (X + \alpha^k)$$

α は一次多項式の一次ルートを示す。

【0285】

$$P(x) = x^8 + x^4 + x^3 + x^2 + 1$$

〔本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明〕

ポイント (D)

積符号を用いた ECC ブロック構造 (図 31、図 32)。

図 31 と図 32 に示すように本実施の形態では情報記憶媒体に記録するデータを 2 次元状に配置し、エラー訂正用付加ビットとして行方向に対してはインナー

パリティ P I (Parity in)、列方向に対してはアウターパリティ P O (Parity out) を付加した構造になっている。

【0 2 8 6】

[効果]

イレイジャー訂正および縦と横の繰り返し訂正処理による高いエラー訂正能力を持つ。

○3 2 セクタで一つのエラー訂正単位 (E C C ブロック) を構成。

【0 2 8 7】

図 3 2 に示すように本実施の形態では 0 セクタから 3 1 セクタまでの 3 2 セクタを縦に順次並べて E C C ブロックを構成する構造になっている。

【0 2 8 8】

[効果]

次世代 D V D においては、現世代 D V D と同じ程度の長さの傷が情報記憶媒体表面に付いた場合でも、エラー訂正処理で正確な情報が再生できることが要求される。本実施の形態では高画質映像に対応した大容量化を目指して記録密度を高めた。その結果、従来通り、1 6 セクタで 1 E C C ブロックを構成する場合、エラー訂正で補正可能な物理的傷の長さが従来の D V D に比べて短くなる。本実施の形態のように 1 E C C ブロックを 3 2 セクタで構成する構造にすることで、エラー訂正可能な情報記憶媒体表面傷の許容長さを長くできると共に、現行 D V D E C C ブロック構造の互換性・フォーマット継続性を確保できる。

【0 2 8 9】

ポイント (E)

同一セクタ内を複数に分割し、分割された各部分毎に異なる積符号 (小 E C C ブロック) を構成する。

【0 2 9 0】

図 3 2 に示すようにセクタ内データを 1 7 2 バイト毎に左右に交互配置し、左右で別々にグルーピングされる (左右のグループに属するデータはそれぞれ入れ子状にインターリーブされた形になっている)。この分割された左右のグループは図 3 2 に示すように 3 2 セクタ分ずつ集められて左右で小さな E C C ブロック

を構成する。図 3 2 内での例えば、“2-R”などの意味はセクタ番号と左右グループ識別記号（例えば、2 番目の右側のデータ）を表している（図 3 2 中の L は左を表す。）

[効果]

セクタ内データのエラー訂正能力を向上させることによる記録データの信頼性向上。

【0 2 9 1】

例えば、記録時にトラックが外れて既記録データ上をオーバーライトしてしまい、1 セクタ分のデータが破壊された場合を考える。本実施の形態では 1 セクタ内の破壊データを 2 個の小 ECC ブロックを用いてエラー訂正を行うため、1 個の ECC ブロック内でのエラー訂正の負担が軽減され、より性能の良いエラー訂正が保証される。

【0 2 9 2】

本実施の形態では ECC ブロック形成後でも各セクタの先頭位置にデータ ID (data ID) が配置される構造になっているため、アクセス時のデータ位置確認が高速で行える。

【0 2 9 3】

○同一セクタ内をインターリーブ（等間隔で交互に別のグループに含ませる）し、各グループ毎に異なる小さい ECC ブロックに属させる。

【0 2 9 4】

[効果]

本実施の形態によりバーストエラーに強い構造を提供する。

【0 2 9 5】

例えば、情報記憶媒体の円周方向に長い傷が付き、1 7 2 バイトを越えるデータの判読が不可能になったバーストエラーの状態を考える。この場合の 1 7 2 バイトを越えるバーストエラーは 2 つの小さい ECC ブロック内に分散配置されるので、1 個の ECC ブロック内でのエラー訂正の負担が軽減され、より性能の良いエラー訂正が保証される。

【0 2 9 6】

図31の各Bマトリックスの要素である $B_{i,j}$ は、208行×182×2列を構成している。このBマトリックスは、 $B_{i,j}$ が $B_{m,n}$ で再配置されるように、行間においてインターリーブされている。このインターリーブの規則は以下の式で表される。

【0297】

【数6】

$$m = i + \lfloor (i+6) / 12 \rfloor * \quad n = j$$

ここで、 $i \leq 191$, $j \leq 181$

$$m = (i - 191) \times 13 - 7 \quad n = j$$

ここで、 $i \geq 192$, $j \leq 181$

$$m = i + \lfloor i / 12 \rfloor * \quad n = j$$

ここで、 $i \leq 191$, $j \geq 182$

$$m = (i - 191) \times 13 - 1 \quad n = j$$

ここで、 $i \geq 192$, $j \geq 182$

* $\lfloor p \rfloor$ は p 以下の最大の整数を示す

【0298】

この結果、図33に示す様に、16のパリティ行は、1行ずつ分散される。すなわち、16のパリティ行は、2つの記録フレーム置きに対して、1行ずつ配置される。したがって、12行からなる記録フレームは、12行+1行となる。この行インターリーブが行なわれた後、13行×182バイトは、記録フレームとして参照される。したがって、行インターリーブが行なわれた後のECCブロックは32個の記録フレームからなる。1つの記録フレーム内には、図32で説明したように、右側と左側のブロックの行が6行ずつ存在する。また、POは左のブロック（182×208バイト）と右のブロック（182×208バイト）間では、異なる行に位置するように配置されている。図では、1つの完結型のECCブロックとして示している。しかし、実際のデータ再生時には、このようなECCブロックが連続してエラー訂正処理部に到来する。このようなエラー訂正処

理の訂正能力を向上するために、図 3 3 に示すようなインターリーブ方式が採用された。

【0 2 9 9】

次に、記録データ領域の構成（ポイント F）について説明する。

【0 3 0 0】

1 3 行×1 8 2 バイトの記録フレーム（2 3 6 6 バイト）が連続変調され、これに 2 つのシンクコードが付加される。1 つのシンクコードは第 0 列の前、もう 1 つのシンクコードは第 9 1 番目の列の前に付加される。

【0 3 0 1】

記録データ領域の開始時は、シンクコード S Y 0 の状態は、Stete 1 である。記録データ領域は、図 3 4 に示すように、1 3 セット×2 シンクフレームである。2 9 0 1 6 チャンネルビット長の 1 つの記録データ領域は、変調前は、2 4 1 8 バイトに等価である。

【0 3 0 2】

図 3 4 の S Y 0 - S Y 3 はシンク（S Y N C）コードであり、図 3 5 に示すコードの中から選択されたものである。図 3 4 に記載されている数字 2 4、数字 1 0 9 2 はチャンネルビット長である。

【0 3 0 3】

図 3 4 において偶数記録データ領域(Even Recorded data field)及び奇数記録データ領域(Odd Recorded data field)のいずれも最後の 2 シンクフレーム（すなわち、最後のシンクコードが S Y 3 の部分とその直後のシンクデータ及びシンクコードが S Y 1 の部分とその直後のシンクデータが並んだ部分）内のシンクデータ領域に図 3 3 で示したアウターパリティ P O の情報が挿入される。

【0 3 0 4】

偶数記録データ領域内の最後の 2 シンクフレーム箇所には図 3 2 に示した左側の P O の一部が挿入され、奇数記録データ領域内の最後の 2 シンクフレーム箇所には図 3 2 に示した右側の P O の一部が挿入される。図 3 2 に示すように 1 個の E C C ブロックはそれぞれ左右の小 E C C ブロックから構成され、セクタ毎に交互に異なる P O グループ（左の小 E C C ブロックに属する P O か、右の左の小 E

CCブロックに属するPOか)のデータが挿入される。

【0305】

シンクコードSY3, SY1が連続する左側のデータ領域は、図34の(a)に示されており、シンクコードSY3, SY1が連続する右側のデータ領域は、図34の(b)に示されている。

【0306】

[本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明]

ポイント(F)

ECCブロックを構成するセクタにより複数種類の同期フレーム構造を規定する。

【0307】

1個のECCブロックを構成するセクタのセクタ番号が偶数番号か奇数番号かで図34(a)、(b)に示すように同期フレーム構造を変化させるところに特徴がある。すなわち、セクタ毎に交互に異なるPOグループのデータが挿入される構造(図33)になっている。

【0308】

[効果]

ECCブロックを構成した後でも、セクタの先頭位置にデータIDが配置される構造になっているため、アクセス時のデータ位置確認が高速で行える。また、同一セクタ内に異なる小ECCブロックに属するPOを混在挿入することにより、図33のようなPO挿入方法を採用する方法が構造が簡単になり、情報再生装置内でのエラー訂正処理後の各セクタ毎の情報抽出が容易になると共に、情報記録再生装置内でのECCブロックデータの組立て処理の簡素化が図れる。

【0309】

○POのインターリーブ・挿入位置が左右で異なる構造を有する(図33)。

【0310】

[効果]

ECCブロックを構成した後でも、セクタの先頭位置にデータIDが配置される構造になっているため、アクセス時のデータ位置確認が高速で行える。

【0 3 1 1】

図 3 5 に具体的なシンクコード内容について説明する。本実施の形態の変調規則（詳細説明は後述）に対応してState 0 からState 2 までの3 状態（State）を有する。S Y 0 からS Y 3 までのそれぞれ4 種類のシンクコードが設定され、各状態に応じて図 3 5 の左右のグループから選択される。現行D V D規格では変調方式として8 / 1 6 変調（8 ビットを1 6 チャンネルビットに変換）のR L L（2 , 1 0）（Run Length Limited：d = 2、k = 1 0：“0” が連続して続く範囲の最小値が2、最大値が1 0）を採用しており、変調にState 1 からState 4 までの4 状態、S Y 0 からS Y 7 までの8 種類のシンクコードが設定されている。それに比べると本実施の形態はシンクコードの種類が減少している。情報記録再生装置または情報再生装置では情報記憶媒体からの情報再生時にパターンマッチング法によりシンクコードの種別を識別する。本実施の形態のようにシンクコードの種類を大幅に減らすことにより、マッチングに必要な対象パターンを減らし、パターンマッチングに必要な処理を簡素化して処理効率を向上させるばかりで無く、認識速度を向上させることが可能となる。

【0 3 1 2】

図 3 5 において“#”で示したビット（チャンネルビット）はD S V（Digital Sum Value）制御ビットを表している。上記D S V制御ビットは後述するようにD S V制御器（D S Vコントローラ）によりD C成分を抑圧する（D S Vの値が“0”に近づく）ように決定される。すなわち、上記シンクコードを挟んだ両側のフレームデータ領域（図 3 4 の1 0 9 2 チャンネルビットの領域）を含め、巨視的に見てD S V値が“0”に近づくように“#”の値を“1”か“0”に選択される。

【0 3 1 3】

図 3 5 に示すように本実施の形態におけるシンクコードは下記の部分から構成されている。

【0 3 1 4】

（1）同期位置検出用コード部

全てのシンクコードで共通なパターンを持ち、固定コード領域を形成する。こ

のコードを検出することでシンクコードの配置位置を検出出来る。具体的には図 35 の各シンクコードにおける最後の 18 チャンネルビット “0 1 0 0 0 0 0 0 0 0 0 0 0 0 0 0 1 0 0 1” のところを意味している。

【0315】

(2) 変調時の変換テーブル選択コード部

可変コード領域の一部を形成し、変調時のState番号に対応して変化するコードである。図 35 の最初の 1 チャンネルビットのところが該当する。すなわち、State 1、State 2 のいずれかを選択する場合にはSY0 から SY 3 までのいずれのコードでも最初の 1 チャンネルビットが“0”となり、State 0 選択時にはシンクコードの最初の 1 チャンネルビットが“1”となっている。但し、例外としてState 0 での SY 3 の最初の 1 チャンネルビットは“0”となる。

【0316】

(3) シンクフレーム位置識別用コード部

シンクコード内でのSY0 から SY 3 までの各種類を識別するコードで、可変コード領域の一部を構成する。図 35 の各シンクコードにおける最初から 1 番目から 6 番目までのチャンネルビット部がこれに相当する。後述するように連続して検出される 3 個ずつのシンクコードのつながりパターンから同一セクタ内の相対的な位置を検出できる。

【0317】

(4) DC 抑圧用極性反転コード部

図 35 における“#”位置でのチャンネルビットが該当し、上述したようにこのビットが反転もしくは非反転することで前後のフレームデータを含めたチャンネルビット列のDSV値が“0”に近付くように働く。

【0318】

本実施の形態では変調方法に 8 / 12 変調 (ETM: Eight to Twelve Modulation)、RL L (1, 10) を採用している。すなわち、変調時に 8 ビットを 12 チャンネルビットに変換し、変換後の“0”が連続して続く範囲は最小値 (d 値) が 1、最大値 (k 値) が 10 になるように設定している。本実施の形態では d = 1 とすることで従来より高密度化を達成できるが、最密マークのところでは充

分に大きな再生信号振幅を得難い。

【0319】

そこで、図132に示すように本実施の形態の情報記録再生装置では、PR等化回路130とビタビ復号器156を持ち、PRML (Partial Response Maximum Likelihood) の技術を用いて非常に安定な信号再生を可能としている。また、 $k=10$ と設定しているので、変調された一般のチャネルビットデータ内には“0”が連続して11個以上続くことが無い。この変調ルールを利用し、上記の同期位置検出用コード部では変調された一般のチャネルビットデータ内には現れ無いパターンを持たせている。すなわち、図35に示すように同期位置検出用コード部では“0”を連続的に12 ($=k+2$) 個続けている。情報記録再生装置または情報再生装置ではこの部分を見付けて同期位置検出用コード部の位置を検出する。また、余りに長く“0”が連続的に続くとビットシフトエラーが起き易いので、その弊害を緩和するため同期位置検出用コード部内ではその直後に“0”の連続個数が少ないパターンを配置している。本実施の形態では $d=1$ なので、対応パターンとしては“101”の設定は可能であるが、上述したように“101”のところ（最密パターンのところ）では十分に大きな再生信号振幅が得難いので、その代わりに“1001”を配置し、図35に示すような同期位置検出用コード部のパターンにしている。

【0320】

本実施の形態において、図35に示すようにシンクコード内の後ろ側の18チャネルビットを独立して（1）同期位置検出用コード部とし、前側の6チャネルビットで（2）変調時の変換テーブル選択コード部、（3）シンクフレーム位置識別用コード部、（4）DC抑圧用極性反転コード部を兼用しているところに特徴がある。シンクコード内で（1）同期位置検出用コード部を独立させることで単独検出を容易にして同期位置検出精度を高め、6チャネルビット内に（2）～（4）のコード部を兼用化することでシンクコード全体のデータサイズ（チャネルビットサイズ）を小さくし、シンクデータの占有率を高めることで実質的なデータ効率を向上させる効果がある。

【0321】

図35に示す4種類のシンクコードの内、SY0のみを図34に示すようにセクタ内の最初のシンクフレーム位置に配置したところに本実施の形態の特徴がある。その効果としてSY0を検出するだけで即座にセクタ内の先頭位置が割り出せ、セクタ内の先頭位置抽出処理が非常に簡素化される。

【0322】

また、連続する3個のシンクコードの組み合わせパターンは同一セクタ内で全て異なるという特徴もある。

【0323】

図34の実施の形態では、偶数記録データ領域、奇数記録データ領域いずれの場合にもセクタ先頭のシンクフレーム位置ではSY0が現れ、次にSY1、SY1と続く。この場合の3個のシンクコードの組み合わせパターンはシンクコード番号だけを並べて(0, 1, 1)となる。この組み合わせパターンを列方向に縦に並べ、1個ずつ組み合わせをずらした時のパターン変化を横方向に並べると図36のようになる。例えば、図36での最新のシンクフレーム番号が“02”の列は(0, 1, 1)の順にシンクコード番号が並んでいる。図34において偶数記録データ領域での“02”のシンクフレーム位置は最上行の左から3番目のシンクフレーム位置を表している。このシンクフレーム位置でのシンクコードはSY1となっている。セクタ内データを連続に再生している場合には、その直前に配置されたシンクフレーム位置でのシンクコードはSY1であり、2個前のシンクコードはSY0（シンクコード番号は“0”）となる。図36から明らかなように最新のシンクフレーム番号が“00”から“25”の範囲で列方向に並ぶ3個のシンクコード番号の組み合わせパターンは全て異なる組み合わせになっている。この特長を生かし、連続する3個のシンクコードの組み合わせパターンから同一セクタ内の位置を割り出すことが可能となる。

【0324】

図36における6行目は連続する3個のシンクコードの組み合わせを1個ずらした時のパターン変化内でのシンクコード番号が変化する数を表している。例えば、最新のシンクフレーム番号が“02”の列は(0, 1, 1)の順にシンクコード番号が並んでいる。この組み合わせを1個ずらした時の組み合わせパターン

は最新のシンクフレーム番号が“03”の列で記載され、(1, 1, 2)になっている。この2パターンを比較すると、中央部では“1→1”とシンクコード番号は変わって無いが、前の方が“0→1”と変化し、後ろの方が“1→2”と変化しているので合計2箇所変化し、隣接間のコード変化数は“2”となる。図36から明らかなように最新のシンクフレーム番号が“00”から“25”に至る全範囲内で隣接間のコード変化数が2以上になる（すなわち、連続する3個ずつのシンクコードの組み合わせを1個ずらした組み合わせパターンは、少なくとも2箇所以上シンクコード番号が変化するように工夫してセクタ内のシンクコード番号を配列したところに本実施の形態の特徴がある。

【0325】

図40と図41を用いて後述するように、本実施の形態では再生専用情報記憶媒体における特定のデータ構造及び追記型情報記憶媒体と書換え型情報記憶媒体ではECCブロックの間にガード領域を持ち、このガード領域内のPA (Postamble: ポスタンプル) 領域の最初にシンクコードが配置され、ガード領域内のシンクコードは図37に示すようにSY1が設定されている。このようにシンクコード番号を設定することでガード領域を挟んで2個のセクタが配置されている場合でも、連続する3個ずつのシンクコードの組み合わせを1個ずつずらした時の隣接間のコード変化数は図37に示すように常に2以上が保たれる。

【0326】

図36及び図37における7行目は連続する3個ずつのシンクコードの組み合わせを2個ずつずらした時のコード変化数を表している。例えば、(0, 1, 1)の順にシンクコード番号が並んでいる最新のシンクフレーム番号が“02”の列に対して、組み合わせを2個ずらした時のパターンは最新のシンクフレーム番号が“04”の列に対応し、(1, 2, 1)の順にシンクコード番号が並ぶ。この時は後ろの方は“1→1”とシンクコード番号は変わって無いが、前の方が“0→1”と変化し、中央が“1→2”と変化しているので合計2箇所変化し、組み合わせを2個ずらした時のコード変化数は“2”となる。

【0327】

情報記憶媒体に記録された情報を連続して再生する時に情報記憶媒体上が無欠

陥であり、フレームシフトやトラック外れが無い理想的な場合には、フレームデータを再生すると同時にシンクコードのデータも正確に順次検知が行われている。この場合には連続する3個ずつのシンクコードの組み合わせパターンは1個ずつずらした隣接パターンが順次検出される。図34に示すような本実施の形態のシンクコード配列を行った場合には図36、図37に示すように連続する3個ずつのシンクコードの組み合わせパターンは必ず2箇所以上シンクコード番号が変化している。従って、もし上記組み合わせパターンが隣接間で1個のみシンクコード番号が変化した場合には、シンクコード(番号)を一部誤検知したかトラック外れを起こした可能性が高い。

【0328】

情報記憶媒体上の情報再生時に何らかの原因で同期が外れ、1シンクフレーム分ずれて同期を掛けていたとしても、次のシンクコードを検出した時点で先行する2個のシンクコードとの組み合わせパターンにより同一セクタ内の現在の再生位置を確認することが出来る。その結果、1シンクフレーム分ずらして(位置補正して)同期をリセットすることが可能となる。連続再生時に同期が外れて1シンクフレーム分ずれたことを検出した時は、連続する3個ずつのシンクコードの組み合わせを2個ずらした時のパターン変化が現れる。この時にパターン内でシンクコード番号が変化する場所の数を示したのが図36と図37の7行目である。フレームシフトが生じた場合のフレームシフト量は大多数の場合に±1シンクフレーム分なので、1シンクフレームずれた時のパターン変化状況を把握していれば大多数のフレームシフトを検出できる。図36と図37の7行目から分かることは、本実施の形態のシンクコード配列方法では±1シンクフレーム分のフレームシフトが生じた時に

(イ) ほとんどの場合はパターン内でシンクコード番号が変化する場所は2箇所以上になっている、

(ロ) パターン内でシンクコード番号が変化する場所は1箇所のみなのはセクタ内の先頭に近い場所だけ(最新のシンクフレーム番号で“03”と“04”の所だけ)になっている、

(ハ) パターン内でシンクコード番号が変化する場所は1箇所のみなのは検出

された組み合わせパターンが (1, 1, 2) か (1, 2, 1) (最新のシンクフレーム番号で“03”と“04”のところ) 及び (1, 2, 2) か (2, 1, 2) (最新のシンクフレーム番号で“03”と“04”のところに対して1シンクフレーム分ずらした場所 (組み合わせ場所を2個ずらした場所) での組み合わせパターン) のところのみになっている、

という特徴がある。

【0329】

以上の特徴から多くの場合 (仮にフレームシフトが生じてでもシフト量が±1シンクフレーム分の場合) には「連続する3個ずつのシンクコードの組み合わせパターン内でシンクコード番号が変化する場所の数が1箇所のみで、検出された組み合わせパターンが (1, 1, 2)、(1, 2, 1)、(1, 2, 2)、(2, 1, 2) のいずれに該当しない場合にはシンクコードの誤検知かトラック外れが生じた」と判断できる。

【0330】

トラック外れが生じた場合には図26に示すデータIDの連続性、もしくは後述するウォブルアドレス情報の連続性の可否で検知 (トラックが外れると連続性が途切れる) できる。

【0331】

図34に示した本実施の形態におけるシンクコード配列方法による特徴を利用し、連続する3個ずつのシンクコードの組み合わせパターン変化の状態でフレームシフト、シンクコードの誤検知、トラック外れのいずれかを識別可能となる。以上で説明した内容を図38にまとめて記載する。パターン内でシンクコード番号が変化する場所の数が1箇所のみか否かでフレームシフトかシンクコードの誤検知／トラック外れを識別できるところに本実施の形態の特徴がある。

【0332】

図38において各ケースでのパターンの変化状況は列方向 (縦方向) にまとめて記載している。例えば、ケース1では予定した組み合わせパターンと2箇所以上異なり、予定パターンに対して±1シンクフレームずれたパターンに一致していればフレームシフトと見なすのに対して、ケース2では予定パターンと1箇所

のみ異なる、予定パターンに対して±1シンクフレームずれたパターンに一致、検出されたパターンが(1, 1, 2)、(1, 2, 1)、(1, 2, 2)、(2, 1, 2)のいずれに該当の3つの状況が重ならないとフレームシフトが起きたと見なされない。

【0 3 3 3】

〔本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明〕

ポイント (J)

配置を工夫し、連続3個ずつのシンクコードの組み合わせが1個ずれた時のコード変化数を2以上にする(図36～図38)

〔効果〕

情報記憶媒体表面に付着したゴミや傷、あるいは記録膜(光反射膜)上の微細な欠陥等により記録されたシンクコードが正しく読めず誤って別のシンクコード番号として認識される(誤検知)ことがしばしば起こる。従来のDVDのシンクコード配列では隣接するシンクコードの組み合わせパターン間で1箇所のみシンクコード番号が変化する場所が存在している。そのため、1箇所シンクコードのシンクコード番号を読み違える(誤検知する)と、フレームシフトが生じたと誤って判断され、誤った位置に再同期を掛けられて(リセットされて)しまう。この場合、シンクフレーム内のシンクコードを除いた残りのフレームデータは、例えば、図33に示すECCブロック内の間違った位置に割り当てられてエラー訂正処理されてしまう。1シンクフレーム分のフレームデータ量は図33に示すECCブロックを構成する左右の小ECCブロック内での半ライン分に相当する。

【0 3 3 4】

従って、上記の誤検知により、1シンクフレーム分ECCブロック内での割り当て位置を間違われると、大幅にエラー訂正能力が低下し、ECCブロック内の全データにまで影響が波及する。本実施の形態のように連続3個ずつのシンクコードの組み合わせが1個ずれた時のコード変化数が2以上になるようにシンクコード配列を工夫することで情報記憶媒体表面に付着したゴミや傷、あるいは記録膜(光反射膜)上の微細な欠陥等によりシンクコード番号を誤検知したとしてもフレームシフトが生じたと誤って判断されることが少なく、ECCブロックによる

エラー訂正能力の大幅な劣化を防止できる。

【0 3 3 5】

更に、シンクコードの組み合わせパターン内で1箇所だけ予想外のシンクコード番号が検出されたとしてもシンクコードの誤検知か否かを判定できるため、誤検知結果に対して自動的に正しいシンクコード番号に直す『自動修正処理』（図 1 3 6 の S T 7）が可能になる。その結果、従来のDVDと比べてシンクコードの検出およびそれを用いた同期処理の信頼性が飛躍的に向上する。

【0 3 3 6】

○ガード領域を含まないセクタ構造が繰り返す配置でもコード変化数が2以上になるように工夫。

【0 3 3 7】

○ガード領域を挟んでセクタ構造が配置される場合でもコード変化数が2以上になるように工夫。

【0 3 3 8】

[効果]

図 4 0 と図 4 1 に示すように再生専用情報記憶媒体におけるデータ記録形式が2種類存在した場合でも、データ記録形式に依らず追記型情報記憶媒体と記録型情報記憶媒体に関してもシンクコード配列を利用した同じ検出方法が利用できるため、同期検出から見た媒体種類および（再生専用情報記憶媒体における）データ記録形式に関する互換性が確保可能となる。その結果、媒体種類や記録形式に依らずシンクコード配列を利用した検出処理回路／処理プログラムの共通化が図れ、情報記録再生装置内の簡素化と低価格化が可能となる。

【0 3 3 9】

〔4〕再生専用情報記憶媒体（次世代DVD-ROM）の第1の例
ポイント（C）

本実施の形態では再生専用情報記憶媒体（次世代DVD-ROM）における記録データのデータ構造は2種類許容し、記録するデータ内容によりコンテンツプロバイダがどちらか一方を選択可能としている。

【0 3 4 0】

〔4-1〕再生専用情報記憶媒体（次世代DVD-ROM）の第1の例におけるデータ構造説明

本実施の形態では情報記憶媒体221の種類（再生専用／追記可能型／書換え可能型）に依らず、情報記憶媒体221上に記録されるデータは図39に示すような記録データの階層構造を持っている。

【0341】

すなわち、データのエラー検出もしくはエラー訂正が可能となる最も大きなデータ単位である一個のECCブロック401内は32個のセクタ230～241から構成されている。各ECCブロック401の詳細は図33に示したものである。図39に示す各セクタ230～241は図5に示したパック単位で記録するセクタ231～238と同じ内容を示している。図34で既に説明し、図39に再度示すように各セクタ230～241内はそれぞれ26個ずつのシンクフレーム（#0）420～（#25）429から構成される。1個のシンクフレーム内は図39に示すようにシンクコード431とシンクデータ432を構成する。1個のシンクフレーム内は図34に示すように1116（＝24＋1092）チャネルビットのデータが含まれ、この1個のシンクフレームが記録される情報記憶媒体221上の物理的距離であるシンクフレーム長433は至るところほぼ一定（ゾーン内同期のための物理的距離の変化分を除いた場合）になっている。

【0342】

〔4-2〕再生専用情報記憶媒体の第2の例におけるデータ構造との比較（ポイント（C）、（Q））

再生専用情報記憶媒体において複数種類の記録形式を設定可能とするところ（ポイント（C）に対応）にも本実施の形態の特徴がある。具体的には再生専用情報記憶媒体の第1の例と第2の例に示す2種類の記録形式がある。本実施の形態再生専用情報記憶媒体における第1の例と第2の例の違いを図40に示す。図40（a）は第1の例を示し、各ECCブロック（#1）411～（#5）415間は物理的に詰めて連続して情報記憶媒体221上に記録される。それに対して第2の例では図40（b）に示すように各ECCブロック（#1）411～（#8）418間にそれぞれガード領域（#1）441～（#8）448が挿入配置

されているところが異なる（ポイント（H）に対応）。各ガード領域（＃ 1） 4 4 1 ～ （＃ 8） 4 4 8 の物理的長さは前記シンクフレーム長 4 3 3 に一致している。

【 0 3 4 3 】

図 3 4 から分かるように情報記憶媒体 2 2 1 に記録されるデータの物理的距離は前記シンクフレーム長 4 3 3 を基本単位として扱われているため、各ガード領域（＃ 1） 4 4 1 ～ （＃ 8） 4 4 8 の物理的長さもシンクフレーム長 4 3 3 に一致させることで情報記録媒体 2 2 1 上に記録されるデータに対する物理配置の管理やデータへのアクセス制御が容易になるという効果を持つ。

【 0 3 4 4 】

図 4 0 （b）に示す第 2 の例におけるガード領域内の詳細な構造を図 4 1 に示す。セクタ内の構造はシンクコード 4 3 1 とシンクデータ 4 3 2 の組み合わせから構成されることを図 3 9 に示したが、ガード領域内も同様にシンクコード 4 3 3 とシンクデータ 4 3 4 の組み合わせから構成され、ガード領域（＃ 3） 4 4 3 内のシンクデータ 4 3 4 領域内もセクタ内のシンクデータ 4 3 2 と同じ変調規則に従って、変調されたデータが配置されるところに本実施の形態の特徴がある。

【 0 3 4 5 】

図 3 9 に示す 3 2 個のセクタから構成される 1 個分の E C C ブロック（＃ 2） 4 1 2 内の領域を本実施の形態ではデータ領域 4 7 0 と呼ぶ。

【 0 3 4 6 】

図 4 1 における V F O （Variable Frequency Oscillator）領域 4 7 1、4 7 2 はデータ領域 4 7 0 を再生する時の情報再生装置または情報記録再生装置の基準クロックの同期合わせに利用する。この領域 4 7 1、4 7 2 内に記録されるデータ内容として、後述する共通の変調規則における変調前のデータは“7 E h”の連続繰り返しとなり、変調後の実際に記録されるチャネルビットパターンは“0 1 0 0 0 1 0 0 0 1 0 0”の繰り返しパターン（“0”が連続 3 個ずつ繰り返すパターン）となる。なお、このパターンが得られるためには V F O 領域 4 7 1、4 7 2 の先頭バイトは変調における State 2 の状態に設定される必要がある。

。

【0347】

プリシンク領域477、478はVFO領域471、472とデータ領域470間の境目位置を表し、変調後の記録チャンネルビットパターンは“100000100000”（“0”が連続5個ずつ繰り返すパターン）の繰り返しになっている。情報再生装置または情報記録再生装置ではVFO領域471、472内の“010001 000100”の繰り返しパターンから、プリシンク領域477、478内の“100000 100000”の繰り返しパターンのパターン変化位置を検出し、データ領域470が近付くことを認識する。

【0348】

ポストアンブル領域481はデータ領域470の終了位置を示すと共に、ガード領域443の開始位置を表している。ポストアンブル領域481内のパターンは図35に示すシンクコードの内SY1のパターンと一致している。

【0349】

エキストラ領域482はコピー制御や不正コピー防止用に使われる領域である。特に、コピー制御や不正コピー防止用に使われ無い場合にはチャンネルビットで全て“0”に設定する。

【0350】

バッファ領域はVFO領域471、472と同じ変調前のデータは“7Eh”の連続繰り返しとなり、変調後の実際に記録されるチャンネルビットパターンは“010001 000100”の繰り返しパターン（“0”が連続3個ずつ繰り返すパターン）となる。なお、このパターンが得られるためにはVFO領域471、472の先頭バイトは変調におけるState2の状態に設定される必要がある。

【0351】

図41に示すようにSY1のパターンが記録されているポストアンブル領域481がシンクコード領域433に該当し、その直後のエキストラ領域482からプリシンク領域478までの領域がシンクデータ領域434に対応する。また、VFO領域471からバッファ領域475に至る領域（すなわち、データ領域470とその前後のガード領域の一部を含む領域）を本実施の形態ではデータセグ

メント 490 と呼び、後述する物理セグメントとは異なる内容を示している。また、図 41 に示した各データのデータサイズは変調前のデータのバイト数で表現している。

【0352】

〔本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明〕

ポイント (Q)

ガード領域内のシンクデータ領域内に変調規則に従ったデータが記録される (図 41)。

【0353】

〔効果〕

ガード領域内においてもセクタ内のデータと同様なシンクコードと変調後のパターンが記録できるため、ガード領域のデータを作成するための特定のパターン発生回路を持つ必要が無く、セクタ内と同様の変調処理の一部としてガード領域のデータを作ることが出来るため、データ領域 470 内のデータを再生する回路でガード領域の信号再生・検出が可能となる。その結果、情報記録再生装置または情報再生装置の回路規模の簡素化が図れる。

【0354】

○ガード領域内の先頭位置に配置されるポストアンブル領域内にセクタ内と同じシンクコードを記録する。

【0355】

〔効果〕

ガード領域内がセクタ内と同様なシンクコード 433 とシンクデータ 434 の組み合わせ構造なのでデータ領域内と同様のシンクコード 433 の位置検出を用いたガード領域の位置検出が容易となり、ECC ブロック先頭位置の検索が容易となる。

【0356】

○エキストラ領域はデータ領域の後ろに配置される。

【0357】

〔効果〕

エキストラ領域 482 に記録された情報単独で使用される場合と後述するようにエキストラ領域 482 に記録された情報と図 32 に示したリザーブ領域 (RSV) に記録された情報とを組み合わせて使用する場合があるが、いずれにしても直前のデータ領域 470 に記録された情報に対して処理を行う。データ領域 470 内は 1 個の ECC ブロックを構成しており、エラー訂正後の情報に対してエキストラ領域 482 に記録された情報に関連した処理を行う。そのため、データ領域 470 内でエラーが多く、エラー訂正不能な場合にはエキストラ領域 482 に記録された情報に関連した処理が行えないため、エキストラ領域 482 に記録された情報を再生する必要が無くなる。従って、エキストラ領域 482 をデータ領域 470 の後ろに配置し、データ領域 470 のエラー訂正の可否に応じてエキストラ領域 482 の情報を読み飛ばすか否かを判定できるため、再生処理の簡素化と高速化が図れる。

【0358】

○エキストラ領域はポストアンプル領域の直後に配置される。

【0359】

[効果]

ポストアンプル領域 481 にはシンクコードが記録されているため、ポストアンプル領域 481 の位置検出は高速で行える。そのため、本実施の形態において高速で位置検出が可能なポストアンプル領域 481 の直後にエキストラ領域 482 を配置することでエキストラ領域 482 の位置検出 (検索) の高速化が図れるという効果がある。

【0360】

本実施の形態は図 41 に示した構造に限らず、他の例として下記の方法を採用することもできる。すなわち、VOF 領域 471 とデータ領域 470 の境界部にプリシンク領域 477 を配置する代わりに、図 41 の VOF 領域 471、472 の途中にプリシンク領域 477 を配置する。この例では、データブロック 470 の先頭位置に配置される SY0 のシンクコードとプリシンク領域 477 との間の距離を離すことで距離相関を大きく取り、プリシンク領域 477 を仮シンク領域として設定し、本物のシンク位置の距離相関情報 (他のシンク間距離とは異なる

が) として利用する。もし本物のシンクコードが検出できなければ、仮シンク領域から生成した本物が検出されるであろう位置でシンクコードを挿入する。このようにしてプリシンク領域 4 7 7 を本物のシンク (S Y 0) と多少の距離を取るところにこの実施の形態の特徴がある。プリシンク領域 4 7 7 を V F O 領域 4 7 1、4 7 2 の始めに配置すると、読み取りクロックの P L L がロックしていない為プリシンクの役目が弱くなる。従って、プリシンク領域 4 7 7 を V F O 領域 4 7 1、4 7 2 の中間位置に配置するのが望ましい。

【0 3 6 1】

〔4 - 3〕再生専用情報記憶媒体の第 2 の例におけるエキストラ領域の活用方法

図 4 1 は、ガード領域を含めた記録データブロックをデータセグメントとし、その配置構造を示した例である。先頭側には、変調処理された記録信号を復調する時のチャンネルビット読出しクロック生成 P L L (Phase Locked Loop) が位相ロックし易いように、V F O 領域領域 4 7 1 を配置している。後段は、次のデータセグメント 4 9 0 のガード領域を連結したとき、データ領域 4 7 0 のフレーム構成と同じような構成となるように、ガード領域の同期信号とポストアンプル領域 4 8 1、データ領域の保護・制御信号等として利用されるエキストラ領域 4 8 2、接続されるデータセグメントの先頭側ガード領域に配置される V F O 領域と接続しやすいようなバッファ領域 4 7 5 で構成される。

【0 3 6 2】

但し、記録系媒体への記録処理においては、データセグメント記録開始時、記録膜の保護の為に記録スタート位置を前後に移動して書き始める、ランダムシフトライトが行われたり、追記記録時の記録ズレなどが発生する為、ガード領域は常に 9 3 バイト／フレーム長が保障されるものではない。

【0 3 6 3】

以上のような各データセグメント 4 9 0 の記録において、エキストラ領域 4 8 2 のデータは、データ領域で保護されたデータでは無い為、外部から管理されない領域となることから、データ領域のメインデータ、例えば、映像・音声等のコンテンツ著作権保護用制御信号を格納する秘匿情報記録再生領域として利用可

能である。しかし、僅かな範囲のガード領域に配置されるため、ディフェクト等によるデータエラー発生からの防御が困難になることから、本実施の形態ではデータセグメントの番号（ECCブロック番号）から指定される複数のデータセグメントに配置された、エキストラ領域のデータを集合させ、著作権保護用秘匿情報に用いるようにする。

【0364】

図42は、本実施の形態のエキストラ領域に配置された、秘匿情報信号の配置に関する構成図を示す。ここでは、4組のデータセグメントに配置されたエキストラ領域の4バイトデータが4組集合し、8バイトのデータと8バイトのパリティで構成している。4箇所に分散配置することで、エラー対策を施している。

【0365】

図43は、他の例であり、ガード領域のエキストラ領域に配置された4バイトデータと、図26における各データセクタ内に構成されたりザーブデータRSVをリンクして利用する方式のデータ構成例を示す。各データセクタには6バイトのりザーブデータがあり、4組のデータセグメントから、 $(6 \text{ バイト} \times 32) \times 4 = 768$ バイトの制御データブロックが構成される。このデータは、データ領域のECCブロックとしてエラー訂正処理が行われる為、信頼性の高いデータとして利用可能である。但し、外部から管理される可能性があるため、図42におけるエキストラ領域に配置された秘匿情報で暗号化処理して記録しておく。このようにすることで、外部にオープンな制御情報りザーブデータは、秘匿情報で復号しない限り、外部に出力されても、情報開示が出来ない。このとき、りザーブデータ情報は、メインデータの暗号化暗号鍵とした場合、そのままでは暗号鍵として利用できず、エキストラ領域に記録された秘匿情報で復号する処理を必要とする。本実施の形態によれば、外部にオープンされていない少ない情報で、必要規模の秘匿制御信号記録再生システムを構成可能である。

【0366】

図44は、上記のエキストラ領域のデータ構造変形例である。各データセグメントのエキストラ領域データは4バイトであるが、4組のデータセグメントで集合される16バイトのデータに、図26に示すデータセクタのりザーブデータに

において指定のセクタの6バイトを加え、 $10 \text{ バイト} \times 4 = 40 \text{ バイト}$ で誤り訂正符号を含む秘匿情報データブロックとし、残りのリザーブデータをメインデータの著作権保護制御信号等に利用するものである。ここでは図43と同様に、リザーブデータ領域は暗号化暗号鍵とした場合、秘匿情報で復号して暗号鍵を生成する方法は同様に考えられる。このように、秘匿情報そのものもエキストラ領域のデータと外部から見る事が可能なデータセクタのリザーブデータの一部をリンクして使うことで、秘匿性を損なわずに、4バイトが集中して記録されることによるエラー発生時の弱さを防止することが可能になる。

【0367】

〔5〕再生専用情報記憶媒体（次世代DVD-ROM）における第2の例に関する応用例

〔5-1〕ECCブロック間にROM対応ガード領域を配置する構造説明。

【0368】

本実施の形態の再生専用情報記憶媒体における第2の例に示す記録形式は上述した図41に示すように各ECCブロック（#1）411～（#8）418間にガード領域（#1）441～（#8）448を挿入配置した構造となっている（ポイント（C）に対応）。

【0369】

〔5-2〕第2の実施の形態におけるROM対応ガード領域内の具体的なデータ構造説明（ポイント（H）に対応）。

【0370】

従来のROMメディアにおける再生動作では、先ず要求データブロックが含まれた誤り訂正ブロックを読み出す必要があり、現在位置から指定ブロックが存在するであろう位置をブロック番号差などから計算し、位置を予測してシーク動作を開始する。予測された指定場所までシークした後に、情報データから読出しクロックを抽出してチャンネルビット同期やフレーム同期信号の検出並びにシンボル同期を行いシンボルデータを読出し、その後にブロック番号を検出して指定ブロックであることを確認することになる。即ち、一般のROMメディア再生では、情報ビットによるRF信号しか検出信号が存在しない為、ディスク回転制御や情

報線速度、さらにはデータ読出しクロックであるチャンネルビット読出しクロック生成など全てがRF信号に委ねられる。記録再生メディアでは記録場所を指定するために、本実施の形態の目指すところであるアドレス情報等がデータ情報の記録とは別の信号形態で存在することから、チャンネルビットクロック生成PLLなどは、そのような信号を用いて、線速度等を検出することが可能であり、PLLの発振周波数を正しいチャンネルビットクロック周波数の近傍に制御しておくことが可能となる。このためPLLのロックアップタイムを短縮できるだけでなく、暴走防止も可能など最適なシステムの提供が可能になっている。しかしながら、ROMメディアではこのような信号が利用できないことから、同様の制御システムが利用できない為、従来は情報信号の最大符号長 (T_{max}) や最短符号長 (T_{min}) 信号を利用するなどシステムを構築していた。即ち、ROMメディアでは如何にPLLを早期ロック状態にすることができかが重要であり、その為の信号形態の提供が望まれていた。しかし、既存のCDやDVDにおけるROMメディアは、記録密度のみに着目してデータ/トラック構造が決められ、その後記録再生メディアのデータ/トラック構造を構築したことから、メディア毎に異なるデータストリームなどになっている。

【0371】

ROMメディアやR/W・RAMメディアなどの記録再生メディアのデータストリームを近似させながら、更に、次世代メディアの記録方式開発にあたっては、記録密度向上施策が導入が検討されている。この記録密度向上技術の一つとして、変調効率向上があり、記録再生ビーム径に対する最短ピット長 (T_{min}) の縮小される、新しい変調方式導入が考えられている。ビーム系に対して最短ピット長が縮小されると、信号振幅は取れなくなりデータの読出しはPRML技術などで可能になっても、チャンネルビット分離を行うチャンネルビットクロック生成用PLLの位相検出が困難となる。上記に記載したとおりピット信号のみに頼るROMメディアでのPLLロック容易性は、高密度化技術の導入で益々厳しくなることから、高速シーク等も難しくなり、そのための補助信号挿入が必要になってきている。

【0372】

本実施の形態再生専用情報記憶媒体における第2の実施の形態に示す記録形式は上述した図41に示すように、ROMメディアも各ECCブロック(#1)411～(#8)418間にガード領域(#1)441～(#8)448を挿入配置した構造とし、ガード領域にシーク容易性並びにチャネルビットクロック生成PLLのロック容易性に必要な信号を挿入することで、記録再生メディアの再生処理と同様な制御が実現可能を実現する目的もある。

【0373】

図45は、ROMメディアにおけるガード領域の一例を示した図である。ガード領域はシンクコードSY1と特定コード1002から構成され、特定コードは誤り訂正ECCブロックナンバーやセグメント番号、更に、著作権保護信号やその他の制御情報信号を構成させる。特定コードはデータ領域では構成されない特殊制御信号を配置させることに利用できる。例えば、著作権保護信号やメディア固有情報信号等であり、そのような特殊情報領域を確保しておくことで、システム発展性も可能になる。

【0374】

図46は、別の実施の形態を示した図である。図45の特定コードの領域をチャネルビットクロック生成PLLが容易にロック状態に入れるようなランダム信号を配置するものである。従来、DVD-RAM等の記録メディアではPLLが容易にロック状態を実現できるよう、一定符号長の繰り返し信号(VFO: Variable Frequency Oscillator)を挿入していた。ROMメディアでは、トラッキングエラー信号検出方法として位相差検出法が採用される可能性が高く、この位相差検出法では、隣接トラックの信号パターンが本トラックの信号パターンと近似したまま続くと、隣接トラックからのクロストークによってトラッキングエラー信号が検出出来なくなる現象が発生する。このため、記録メディアなどに使われる一定周期の信号で構成されるVFO信号の採用は問題がある。一方で、高密度化対応としてPRML方式等使われる場合の最短符号長では、チャネルビットクロック生成PLLでの位相差検出が困難な信号が多くなる。当然PLLの位相ロック容易化からは、位相検出回数が多いほうが検出感度が高くなるため、その点を考慮する必要がある。

【0375】

そこで、図46におけるランダムコード部分は、PLL位相検出に信頼性がない最短ビット側の一部符号長と検出回数が少なくなる最長ビット側の一部符号長を削除した限定された符号長の組合せによるランダム信号を導入するものである。即ち、ラン長制限された符号によるランダム信号を利用する。

【0376】

尚、図45における特定コードもセグメントナンバーで初期値が指定される乱数発生器からのランダム信号でスクランブルすることも考えられる。このときのスクランブルデータを記録信号に変調する時、変調テーブルを変形して、ラン長制限された記録信号ストリームになるよう構成することが望ましい。このような処理によって、現行DVD-ROMのデータ領域で対応しているスクランブル処理機能と同様に、特定コード領域での隣接トラックパターンの一致を防止することが可能になる。

【0377】

〔6〕記録可能型情報記憶媒体と上記再生専用情報記憶媒体（次世代DVD-ROM）とのフォーマット上の関係説明

図47を用いて本実施の形態における記録可能型記憶媒体と再生専用情報記憶媒体での記録形式（フォーマット）上の関係を説明する。図47の（a）と（b）は図40に示した再生専用情報記憶媒体の第1の例と第2の例をそのまま転記したものである。記録可能型情報記憶媒体に対しては再生専用情報記憶媒体の第2の例と同じく、各ECCブロック（＃1）411～（＃8）418の間にシンクフレーム長433と同じ長さのガード領域を設けている。但し、再生専用情報記憶媒体と図47の（c）に示す追記型情報記憶媒体のガード領域（＃2）452～（＃8）458とではそれぞれガード領域に記録するデータ（記録マーク）のパターンが異なる。同様に、図47の（b）に示す再生専用情報記憶媒体のガード領域（＃2）442～（＃8）448と図47の（d）に示す書換え型情報記憶媒体のガード領域（＃2）462～（＃8）468では、それぞれヘッダ領域に記録するデータ（記録マーク）のパターンが異なる。それにより情報記憶媒体221の種別判別が可能となる。本実施の形態によれば追記型情報記憶媒体及

び書換え型情報記憶媒体いずれの場合も、ECCブロック（# 1）4 1 1 ～（# 8）4 1 8 単位で情報の追記、書換え処理が行われる。

【0 3 7 8】

また、本実施の形態によれば図 4 7 の（a）～（d）のいずれにおいても、各ガード領域 4 4 2 ～ 4 6 8 の開始位置には、図示してないがポストアンプル領域 P A（Postamble）が形成され、更に、そのポストアンプル領域の先頭位置には図 3 7 の P A 欄に示すようにシンクコード番号“1”のシンクコード S Y 1 が配置されている。

【0 3 7 9】

再生専用情報記録媒体のガード領域の利用方法に関しては、前記〔5〕項で説明したが、ここで改めて再生専用情報記録媒体と記録可能型情報記録媒体について、その違いからくるガード領域の利用方法について、図 4 7 の（b）、（c）、（d）にて説明する。尚、ここで示した追記型情報記録媒体とは、記録動作が一回のみのライトワンス型記録媒体であり、通常は連続した記録処理が行われるが、特定のブロック単位で記録する場合は、前に記録したブロックに連続して、追記方式で次にデータブロックを記録する方式が採られる為、図 4 7 では追記型情報記録媒体と読んでいる。

【0 3 8 0】

各メディアのガード構造に違いを説明する前に、再生専用情報記録媒体と記録再生型媒体のデータストリームの違いを説明する。再生専用情報記録媒体は、チャネルビット及びシンボルデータの関係が、ガード領域も含めて全データブロックで、指定された関係で連続している。しかしながら、追記型情報記録媒体では、記録動作が停止したブロック間では、少なくともチャネルビットの位相は変化してしまう。書換え型情報記録媒体では、ECCブロック単位で書換えるため、ECCブロック単位で位相が変化してしまう可能性が高い。即ち、再生専用媒体では、チャネルビット位相は最初から最後まで連続しているが、記録型媒体では、ガード領域内でチャネルビット位相が大きく変化してしまう性質がある。

【0 3 8 1】

一方で、記録型媒体は記録トラックは物理的に記録トラック溝が構成され、そ

の溝は記録レート制御やアドレッシング情報の挿入などの目的で、ウォブリングされていることから、チャンネルビットクロック生成 PLL の発振周波数を制御可能であり、可変速再生などの処理動作においても、発振周波数の暴走防止が可能である。但し、追記型情報記録媒体では、記録完了後の媒体は再生専用として用いられることから、〔5〕項で説明したトラッキングエラー検出方法が位相差方式を導入された場合の配慮である、隣接トラック間での記録信号パターン一致は避けたい。書換え型情報記録媒体では、一般にトラッキングエラー検出法として位相差方式（D P D : Differential Phase Detection）が利用されない構造の場合は、隣接トラックでの情報信号パターン一致に対しては問題が生じないため、ガード領域はチャンネルクロック生成 PLL が容易にロックできるような構造、即ち図 4 6 におけるランダムコード領域は V F O のような一定周期の信号が望ましい。

【 0 3 8 2 】

このような媒体の種類で、異なる性質があることから、図 4 7 の（b）ガード領域 4 4 2、（c）のガード領域 4 5 2、（d）のガード領域 4 6 2 では、その構造が媒体の特質を考慮した最適化されたデータ構造を導入される。

【 0 3 8 3 】

再生専用情報記録媒体のヘッダ領域では、線速度検出が容易なパターン及びランダム信号によるチャンネルビット生成 PLL のロック容易化信号で構成、

追記型情報記録媒体のヘッダ領域は、チャンネルビットクロック生成用 PLL の発振周波数はウォブリング検出で暴走防止がされて近傍制御が可能であるから、ヘッダ領域での位相変動に対処した、ランダム信号によるチャンネルビット生成 PLL のロック容易化信号で構成、

書換え型情報記録媒体は、PLL ロック容易化は一定周期の V F O パターンが導入可能であり、その他ヘッダマーク信号等で構成、が最適である。

【 0 3 8 4 】

尚、これら情報記録媒体の種別でガード領域を異ならせることによって、メディア識別が容易であり、著作権保護システムからも再生専用と記録可能型媒体が異なることにより、保護能力を向上させることになる。

【0 3 8 5】

[本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明]

ポイント (H)

E C C ブロック間のガード領域配置構造 (図 4 7)。

【0 3 8 6】

[効果]

再生専用／追記型／書換え型間でのフォーマット互換性を確保しつつ、ガード領域内に記録する情報内容を媒体の種類により変えることで再生専用／追記型／書換え型間の識別が高速かつ容易に可能となる。

【0 3 8 7】

○再生専用／追記型／書換え型間でデータ内容を変える (識別に利用するため) (図 4 5)。

【0 3 8 8】

○D V D - R O M ヘッダにランダム信号を利用する (図 4 6)。

【0 3 8 9】

[効果]

隣接トラック間で位置が一致しても D V D - R O M ヘッダ位置で安定して D P D 信号検出が行える

○ガード領域 (のエキストラ領域) 内にコピー制御関連または不正コピー防止関連情報を記録する (図 4 2 ~ 図 4 4)。

【0 3 9 0】

[効果]

ガード領域は追記型または書換え型情報記憶媒体においてもユーザが利用できる場所では無い。従って、再生専用情報記憶媒体に記録された情報をそっくりそのままコピーするディスクコピー処理を行ったとしても、追記型または書換え型の情報記憶媒体ではガード領域内にそれぞれ媒体種類に応じた専用の情報が記録されるため、エキストラ領域の情報を利用することでディスクコピーによっても不正コピーを防げる。

【0 3 9 1】

〔 7 〕 書換え可能型情報記憶媒体実施の形態における共通な技術的特徴の説明

〔 7 - 1 〕 ゾーン構造の説明

本実施の形態における書換え可能型情報記憶媒体では図 4 8 に示すようにゾーン構造を取る。

【 0 3 9 2 】

本実施の形態では

再生線速度： 5 . 6 ～ 6 . 0 m / s

(システムリードインエリアは 6 . 0 m / s)

チャンネル長： 0 . 0 8 7 ～ 0 . 0 9 3 μ m

(システムリードインエリアは 0 . 2 0 4 μ m)

トラックピッチ： 0 . 3 4 μ m

(システムリードインエリアは 0 . 6 8 μ m)

チャンネル周波数： 6 4 . 8 M H z

(システムリードインエリアは 3 2 . 4 M H z)

記録データ (R F 信号) : (1 , 1 0) R L L

ウォブル搬送波周波数：約 7 0 0 K H z (9 3 7 / ウォブル)

変調位相差 [deg] : $\pm 9 0 0 . 0$

ゾーン数： 1 9 ゾーン

としている。

【 0 3 9 3 】

〔 7 - 2 〕 アドレス情報の記録形式説明 (位相変調 + N R Z 法によるウォブル変調)

本実施の形態では記録型情報記憶媒体におけるアドレス情報はウォブル変調を用いてあらかじめ記録されている。ウォブル変調方式として $\pm 9 0$ 度 ($1 8 0$ 度) の位相変調を用いると共に N R Z (Non Return to Zero) 方法を採用している。また、書換え型情報記憶媒体に対してはランド / グループ記録方法を使っている。ランド / グループ記録方法でウォブル変調方式を採用しているところに本実施の形態の特徴がある。

【 0 3 9 4 】

図 4 9 を用いて具体的な説明を行う。本実施の形態では 1 アドレスビット（アドレスシンボルとも呼ぶ）領域 5 1 1 内を 8 ウォブルまたは 1 2 ウォブルで表現し、1 アドレスビット領域 5 1 1 内は至るところ周波数および振幅と位相は一致している。また、アドレスビットの値として同じ値が連続する場合には各 1 アドレスビット領域 5 1 1 の境界部（図 4 9 の黒塗りの三角印を付けた部分）で同位相が継続し、アドレスビットが反転する場合にはウォブルパターンの反転（位相の 1 8 0 度シフト）が起きる。

【0395】

〔本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明〕

ポイント（O）

ランド／グループ記録において 1 8 0 度（± 9 0 度）のウォブル位相変調を採用する（図 4 9）。

【0396】

〔効果〕

ランド／グループ記録＋グループのウォブル変調においてグループのトラック番号が変わることによるランド上で不定ビットが発生すると、その上に記録された記録マークからの再生信号の全体レベルが変化し、そこでの記録マークからの再生信号のエラー率が局所的に悪化するという問題がある。しかし、本実施の形態のようにグループに対するウォブル変調を 1 8 0 度（± 9 0 度）の位相変調にすることでランド上での不定ビット位置ではランド幅が左右対称でかつ正弦波の形で変化するため、記録マークからの再生信号の全体レベル変化が正弦波形状に近い非常に素直な形になる。更に、安定にトラッキングが掛かっている場合には事前にランド上での不定ビット位置が予想できる。従って、本実施の形態によれば記録マークからの再生信号に対して回路的に補正処理を掛けて再生信号品質を改善し易い構造を実現できる。

【0397】

〔7-3〕ランド／グループ記録方法とウォブル変調による不定ビット混入の説明。

【0398】

情報記憶媒体 221 上のアドレスを示す情報として本実施の形態における書換え可能型情報記憶媒体ではゾーン識別情報であるゾーン番号情報とセグメントアドレス情報であるセグメント番号情報およびトラックアドレス情報を示すトラック番号情報の 3 種類のアドレス情報を持つ。セグメント番号は 1 周内の番号を意味し、トラック番号はゾーン内の番号を意味している。図 48 に示すゾーン構造を採用した場合には上記アドレス情報の内ゾーン識別情報とセグメントアドレス情報は隣接トラック間で同じ値を取るが、トラックアドレス情報に関しては隣接トラック同士で異なるアドレス情報を取る。

【0399】

図 50 に示すようにグループ領域 501 においてトラックアドレス情報として “…0110…” が記録され、グループ領域 502 においてトラックアドレス情報として “…0010…” が記録される場合を考える。この場合、隣接するグループ領域で “1” と “0” の間に挟まれたランド領域 503 ではランド幅が周期的に変化し、ウォブルによるアドレスビットが確定しない領域が発生する。本実施の形態ではこの領域のことを不定ビット領域 504 と呼ぶ。この不定ビット領域 504 を集光スポットが通過すると、ランド幅が周期的に変化するため、ここから反射し、図示しない対物レンズを通過して戻ってくるトータル光量が周期的に変化する。前記ランド内の不定ビット領域 504 内にも記録マークを形成するため、この記録マークに対する再生信号が上記の影響で周期的に変動し、再生信号検出特性を劣化（再生信号のエラーレイトの悪化）を引き起こすと言う問題が発生する。

【0400】

〔7-4〕本実施の形態に採用されるグレイコードと特殊トラックコード（本実施の形態対象）についての内容説明。

【0401】

本実施の形態では上記不定ビット 504 領域の発生頻度の低減を目指し、既存に知られているグレイコードもしくは前記グレイコードを改良し、本実施の形態で新たに提案する特殊トラックコードを使用する（ポイント（O）に対応）。

【0402】

図 5 1 にグレイコードを示す。10 進数で “1” 変化する毎に 1 ビットのみ変化する（交番 2 進的になる）ところにグレイコードの特徴がある。

【0403】

図 5 2 に本実施の形態で新規に提案する特殊トラックコードを示す。この特殊トラックコードは 10 進法の値で “2” 変化する毎に 1 ビットのみ変化する（トラック番号 m と $m+2$ が交番 2 進的になる）と共に、整数値 n に対して $2n$ と $2n+1$ の間では最上位ビットのみが変化し、それ以外の全下位ビットが全て一致する特徴を持っている。本実施の形態における特殊トラックコードは上記実施の形態に限らず、10 進法の値で “2” 変化する毎に 1 ビットのみ変化する（トラック番号 m と $m+2$ が交番 2 進的になる）と共に、 $2n$ と $2n+1$ の間である特定の関係を保持しながらアドレスビットが変化する特徴を持っているコードを設定することで本実施の形態の範囲を満足する。

【0404】

〔本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明〕

ポイント（P）

トラックアドレスに対してグレイコードまたは特殊トラックコードを採用する（図 5 1、図 5 2）。

【0405】

〔効果〕

ランド／グループ記録＋グループのウォブル変調においてグループのトラック番号が変わることによるランド上での不定ビット発生頻度を抑える。ランド上での不定ビット位置ではランド幅が左右対称な形で局所的に変化する。その結果、ランド上での不定ビット位置からはウォブル検出信号が得られないばかりか、その上に記録された記録マークからの再生信号の全体レベルが変化し、そこでの記録マークからの再生信号のエラー率が局所的に悪化する問題がある。このようにランド上での不定ビット発生頻度を抑えることにより上記問題箇所の発生頻度を抑え、ウォブル検出信号と記録マークからの再生信号の再生安定化を図れる。

【0406】

〔8〕書換え型情報記憶媒体におけるウォブルアドレスフォーマット配置に関

する説明。

【0 4 0 7】

〔8－1〕物理セグメントフォーマットの説明

図 5 3 を用いて本実施形態の記録可能型情報記憶媒体におけるウォブル変調を用いたアドレス情報の記録形式について説明する。本実施の形態におけるウォブル変調を用いたアドレス情報設定方法では図 3 9 に示したシンクフレーム長 4 3 3 を単位として割り振りをを行っているところに特徴がある。図 3 4 に示すように 1 セクターは 2 6 シンクフレームから構成され、図 3 3 から分かるように 1 E C C ブロックは 3 2 セクターから成り立っているので、1 E C C ブロックは $2 6 \times 3 2 = 8 3 2$ 個のシンクフレームから構成される。図 4 7 に示すように E C C ブロック 4 1 1 ～ 4 1 8 間に存在するガード領域 4 6 2 ～ 4 6 8 の長さは 1 シンクフレーム長 4 3 3 に一致するので、1 個のガード領域 4 6 2 と 1 個の E C C ブロック 4 1 1 を足した長さは $8 3 2 + 1 = 8 3 3$ 個のシンクフレームから構成される。ここで、

$$8 3 3 = 7 \times 1 7 \times 7 \quad (1 0 1)$$

に素因数分解できるので、この特徴を生かした構造配置にしている。すなわち、図 5 3 (b) に示すように 1 個のガード領域と 1 個の E C C ブロックを足した領域の長さに等しい領域を書換え可能なデータの基本単位としてデータセグメント 5 3 1 と定義（後述するように書換え可能な情報記憶媒体及び追記可能な情報記憶媒体におけるデータセグメント内の構造は図 4 1 に示した再生専用情報記憶媒体におけるデータセグメント構造と全く一致している）し、1 個のデータセグメント 5 3 1 の物理的な長さと同じ長さの領域を 7 個の物理セグメント（# 0）5 5 0 ～（# 6）5 5 6 に分割し、各物理セグメント（# 0）5 5 0 ～（# 6）5 5 6 毎にウォブルアドレス情報 6 1 0 をウォブル変調の形で事前に記録しておく。図 5 3 に示すようにデータセグメント 5 3 1 の境界位置と物理セグメント 5 5 0 の境界位置は一致せずに後述する量だけずれている。さらに、各物理セグメント（# 0）5 5 0 ～（# 6）5 5 6 毎にそれぞれ 1 7 個のウォブルデータユニット（W D U：ウォブルデータユニット）（# 0）5 6 0 ～（# 1 6）5 7 6 に分割する（図 5 3 (c)）。式（1 0 1）から 1 個のウォブルデータユニット（

0) 5 6 0 ~ (# 1 6) 5 7 6 の長さにはそれぞれ 7 個のシンクフレーム分が割り当てられることが分かる。各ウォブルデータユニット (# 0) 5 6 0 ~ (# 1 6) 5 7 6 の中は 1 6 ウォブル分の変調領域と 6 8 ウォブル分の無変調領域 5 9 0、5 9 1 から構成される。本実施の形態では変調領域に対する無変調領域 5 9 0、5 9 1 の占有比を大幅に大きくしているところに特徴がある。無変調領域 5 9 0、5 9 1 は常に一定周波数でグループまたはランドがウォブルしているため、この無変調領域 5 9 0、5 9 1 を利用して P L L (Phase Locked Loop) を掛け、情報記憶媒体に記録された記録マークを再生する時の基準クロックまたは新たに記録する時に使用する記録用基準クロックを安定に抽出 (生成) することが可能となる。

【 0 4 0 8 】

このように本実施の形態に於いて変調領域に対する無変調領域 5 9 0、5 9 1 の占有比を大幅に大きくすることで、再生用基準クロックの抽出 (生成) または記録用基準クロックの抽出 (生成) の精度と抽出 (生成) 安定性を大幅に向上させることが出来る。無変調領域 5 9 0、5 9 1 から変調領域に移る時には 4 ウォブル分を使って変調開始マーク 5 8 1、5 8 2 を設定し、この変調開始マーク 5 8 1、5 8 2 を検出直後にウォブル変調されたウォブルアドレス領域 5 8 6、5 8 7 が来るように配置されている。実際にウォブルアドレス情報 6 1 0 を抽出するには、図 5 3 の (d)、(e) に示すように各ウォブルセグメント (# 0) 5 5 0 ~ (# 6) 5 5 6 内での無変調領域 5 9 0、5 9 1 と変調開始マーク 5 8 1、5 8 2 を除いたウォブルシンク領域 5 8 0 と各ウォブルアドレス領域 5 8 6、5 8 7 を集めて図 5 3 の (e) に示すように再配置する。本実施の形態では図 4 9 に示すように 1 8 0 度の位相変調と N R Z (Non Return to Zero) 法を採用しているので、ウォブルの位相が 0 度か 1 8 0 度かでアドレスビット (アドレスシンボル) の “ 0 ” か “ 1 ” かを設定している。

【 0 4 0 9 】

図 5 3 の (d) に示すようにウォブルアドレス領域 5 8 6、5 8 7 では 1 2 ウォブルで 3 アドレスビットを設定している。すなわち、連続する 4 ウォブルで 1 アドレスビットを構成している。本実施の形態では図 4 9 に示すように N R Z 法

を採用しているため、ウォブルアドレス領域 5 8 6、5 8 7 内では連続する 4 ウォブル内で位相が変化することは無い。この特徴を利用してウォブルシンク領域 5 8 0 と変調開始マーク 5 6 1、5 8 2 のウォブルパターンを設定している。すなわち、ウォブルアドレス領域 5 8 6、5 8 7 内では発生し得無いウォブルパターンをウォブルシンク領域 5 8 0 と変調開始マーク 5 6 1、5 8 2 に対して設定することでウォブルシンク領域 5 8 0 と変調開始マーク 5 6 1、5 8 2 の配置位置識別を容易にしている。本実施の形態では連続する 4 ウォブルで 1 アドレスビットを構成するウォブルアドレス領域 5 8 6、5 8 7 に対してウォブルシンク領域 5 8 0 位置では 1 アドレスビット長を 4 ウォブル以外の長さに設定しているところに特徴がある。すなわち、ウォブルシンク領域 5 8 0 ではウォブルビットが“1”になる領域を 4 ウォブルとは異なる 6 ウォブルに設定すると共に 1 個のウォブルデータユニット（# 0）5 6 0 内での変調領域（1 6 ウォブル分）全てをウォブルシンク領域 5 8 0 に割り当てることでウォブルアドレス情報 6 1 0 の開始位置（ウォブルシンク領域 5 8 0 の配置位置）の検出容易性を向上させている。

【0 4 1 0】

ウォブルアドレス情報 6 1 0 は以下を含む。

【0 4 1 1】

1. トラック情報 6 0 6、6 0 7

ゾーン内のトラック番号を意味し、グループ上でアドレスが確定する（不定ビットを含まないので、ランド上で不定ビットが発生する）グループトラック情報 6 0 6 とランド上でアドレスが確定する（不定ビットを含まないので、グループ上で不定ビットが発生する）ランドトラック情報 6 0 7 が交互に記録されている。また、トラック情報 6 0 6、6 0 7 の部分のみトラック番号情報が図 5 1 で示したグレイコードまたは図 5 2 で示した特殊トラックコードで記録されている。

【0 4 1 2】

2. セグメント情報 6 0 1

トラック内（情報記憶媒体 2 2 1 内での 1 周内）でのセグメント番号を示す情報である。セグメントアドレス情報 6 0 1 としてセグメント番号を“0”からカ

ウントすると、セグメントアドレス情報 601 内に 6 ビット “0” が続く “00000” のパターンが現れてしまう。この場合には、図 51 に示すようなアドレスビット領域 511 の境界部（黒塗りの三角印の部分）の位置検出が難しくなり、アドレスビット領域 511 の境界部の位置をずれて検出するビットシフトが発生し易くなる。その結果、ビットシフトによるウォブルアドレス情報の誤判定が起きる。上記の問題を回避するため、本実施の形態ではセグメント番号として “000001” からカウントしているところに特徴がある。

【0413】

3. ゾーン識別情報 602

情報記憶媒体 221 内のゾーン番号を示し、図 48 に示した Zone (n) の “n” の値が記録される。

【0414】

4. パリティ情報 605

ウォブルアドレス情報 610 からの再生時のエラー検出用に設定されたもので、セグメント情報 601 から予約情報 604 までの 17 アドレスビットを個々に加算し、加算結果が偶数の場合には “0”、奇数の場合には “1” を設定する。

【0415】

6. ユニティ領域 608

前述したように各ウォブルデータユニット (#0) 560 ~ (#16) 576 の中は 16 ウォブル分の変調領域と 68 ウォブル分の無変調領域 590、591 から構成されように設定し、変調領域に対する無変調領域 590、591 の占有比を大幅に大きくしている。更に、無変調領域 590、591 の占有比を広げて再生用基準クロックまたは記録用基準クロックの抽出（生成）の精度と安定性をより向上させている。図 53 の (e) に示したユニティ領域 608 が含まれる場所は図 53 の (c) のウォブルデータユニット (#16) 576 と、図示して無いがその直前のウォブルデータユニット (#15) 内とがそっくりそのまま該当する。モノトーン情報 608 は 6 アドレスビット全てが “0” になっている。従って、このモノトーン情報 608 が含まれるウォブルデータユニット (#16) 576 と図示して無いがその直前のウォブルデータユニット (#15) 内とは

変調開始マーク 5 8 1、5 8 2 を設定せず、全て均一位相の無変調領域になっている。

【0 4 1 6】

以下に図 5 3 に示したデータ構造について詳細に説明を行う。

【0 4 1 7】

データセグメント 5 3 1 は 7 7 3 7 6 バイトのデータを記録可能なデータ領域 5 2 5 を含む。データセグメント 5 3 1 の長さは通常 7 7 4 6 9 バイトであり、データセグメント 5 3 1 は 6 7 バイトの V F O 領域 5 2 2、4 バイトのプリシンク領域 5 2 3、7 7 3 7 6 バイトのデータ領域 5 2 5、2 バイトのポストアンブル領域 5 2 6、4 バイトのエキストラ領域（予約領域）5 2 4、1 6 バイトのバッファ領域フィールド 5 2 7 からなる。データセグメント 5 3 1 のレイアウトは図 5 3 の（a）に示す。

【0 4 1 8】

V F O 領域 5 2 2 のデータは“7 E h”に設定される。変調の状態は V F O 領域 5 2 2 の最初のバイトに State 2 と設定される。V F O 領域 5 2 2 の変調パターンは次のパターンの繰り返しである。

【0 4 1 9】

“0 1 0 0 0 1 0 0 0 1 0 0”

ポストアンブル領域 5 2 6 は図 3 5 に示すシンクコード S Y 1 で記録される。エキストラ領域 5 2 4 はリザーブとされ、全てのビットが“0 b”とされる。

【0 4 2 0】

バッファ領域 5 2 7 のデータは“7 E h”に設定される。バッファ領域 5 2 7 の最初のバイトの変調の状態は予約領域の最終バイトに依存する。最初のバイト以外のバッファ領域の変調パターンは次のパターンである。

【0 4 2 1】

“0 1 0 0 0 1 0 0 0 1 0 0”

データ領域 5 2 5 に記録さえるデータは、信号処理の段階に応じて、データフレーム、スクランブルドフレーム、記録フレーム、あるいは物理セクタと呼ばれる。データフレームは 2 0 4 8 バイトのメインデータ、4 バイトのデータ I D、

2 バイトの I D エラー検出コード (I E D)、6 バイトの予約データ、4 バイトのエラー検出コード (E D C) からなる。E D C スランブルドデータがデータフレーム中の 2 0 4 8 バイトのメインデータに加算された後、スランブルドフレームが形成される。クロスリードソロモンエラー訂正コード (Cross Reed-Solomon error correction code) が E C C ブロックの 3 2 スランブルドフレームに渡って与えられる。

【 0 4 2 2 】

記録フレームは E C C エンコーディング後、外側符号 (P O) と内側符号 (P I) が付け足されてスランブルドフレームとなる。3 2 スランブルドフレームからなる E C C ブロック毎に P O と P I が発生される。

【 0 4 2 3 】

9 1 バイト毎の記録フレームの先頭にシンクコードを付加する E T M 処理後、記録データ領域は記録フレームとされる。3 2 物理セクタが 1 つのデータ領域に記録される。

【 0 4 2 4 】

図 5 3、図 5 8 から図 6 2 の N P W、I P W は図 5 4 に示す波形でトラックに記録される。N P W はディスクの外側に向かって変動開始し、I P W はディスクの内側に向かって変動開始する。物理セグメントの開始点はシンク領域の開始点と等しい。

【 0 4 2 5 】

物理セグメントはウォブルで変調された周期的ウォブルアドレス位置情報 (W A P : Wobble address in Periodic position) に整列される。各 W A P 情報は 1 7 ウォブルデータユニット (W D U) で示される。物理セグメントの長さは 1 7 W D U と等しい。

【 0 4 2 6 】

W A P 情報のレイアウトを図 5 5 に示す。各フィールドの数字は物理セグメント内の W D U 番号を示す。物理セグメント内の最初の W D U 番号は 0 である。

【 0 4 2 7 】

ウォブルシンク領域 5 8 0 は物理セグメントの開始点とビット同期が取られる

。

【0 4 2 8】

セグメント情報領域は予約され、全てのビットが“0 b”に設定される。この領域は図 5 3 の予約領域 6 0 4 に対応する。セグメント情報領域 6 0 1 はトラック上の物理セグメント番号を示す。トラック当たりの物理セグメントの最大番号

。

【0 4 2 9】

データエリア、ゾーン情報領域 6 0 2 はゾーン番号を示す。ゾーン情報領域はデータリードインエリアでは 0 とされ、データリードアウトエリアでは 1 8 とされる。

【0 4 3 0】

パリティ情報領域 6 0 5 はセグメント情報フィールド、セグメント領域、ゾーン領域のパリティである。パリティ情報領域 6 0 5 はこれら 3 フィールドの 1 尾とエラーを検出でき、次のように構成される。

【0 4 3 1】**【数 7】**

$$\begin{aligned} & b 3 8 \oplus b 3 7 \oplus b 3 6 \oplus b 3 5 \oplus b 3 4 \oplus b 3 3 \\ & \oplus b 3 2 \oplus b 3 1 \oplus b 3 0 \oplus b 2 9 \oplus b 2 8 \\ & \oplus b 2 7 \oplus b 2 6 \oplus b 2 5 \oplus b 2 4 = 1 \end{aligned}$$

ここで、 \oplus は排他的論理和演算を示す

【0 4 3 2】

グルーブトラック情報領域 6 0 6 は物理セグメントがグルーブセグメント内にある時、ゾーン内のトラック番号を示し、グレイコードの形で記録される。グルーブトラックフィールド内の各ビットは次のように計算される。

【0 4 3 3】

【数 8】

$$g_{11} = b_{11} \quad m=11$$

$$g_m = b_{m+1} \oplus b_m \quad m=0 \sim 10$$

g_m は b_m と b_{m+1} から変換されたグレイコードである（図 5 7 参照）。

【0 4 3 4】

ランドセグメント内のグループトラックフィールド内では、全てのビットは無視される。

【0 4 3 5】

ランドトラック情報領域 6 0 7 は物理セグメントがランドセグメント内にある時、ゾーン内のトラック番号を示し、グレイコードの形で記録される。ランドトラックフィールド内の各ビットは次のように計算される。

【0 4 3 6】

【数 9】

$$g_{11} = b_{11} \quad m=11$$

$$g_m = b_{m+1} \oplus b_m \quad m=0 \sim 10$$

g_m は b_m と b_{m+1} から変換されたグレイコードである（図 5 7 参照）。

【0 4 3 7】

グループセグメント内のランドトラックフィールド内では、全てのビットは無視される。

【0 4 3 8】

ウォブルデータユニット（WDU）は 8 4 ウォブルを含む（図 5 8 ～ 図 6 0 2 参照）。

【0 4 3 9】

シンク領域内の WDU を図 5 8 に示す。

【0 4 4 0】

アドレス領域内の WDU を図 5 9 に示す。アドレス領域内の 3 ビットは、ノーマル位相ウォブル NPW (Normal Phase Wobble) の場合は “0 b” が、反転位相

ウォブル I P W (Invert Phase Wobble) の場合は “1 b” が記録される。

【0441】

ユニティ領域内の W D U を図 6 0 に示す。ユニティ領域内の W D U は変調されない。

【0442】

外側マークの W D U を図 6 1 に示す。

【0443】

内側マークの W D U を図 6 2 に示す。

【0444】

〔本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明〕

ポイント (G)

E C C ブロック内の物理セグメント (Physical Segment) 分割構造 (図 5 3)

。

【0445】

〔効果〕

再生専用／追記型／書換え型間のフォーマットの互換性が高く、特に書換え型情報記憶媒体において記録マークからの再生信号のエラー訂正能力低下を防止できる。

【0446】

E C C ブロック内を構成するセクタ数 3 2 とセグメント数 7 とが互いに割り切れない関係 (非倍数の関係) にあるため、記録マークからの再生信号のエラー訂正能力低下を防止可能である。

【0447】

〔本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明〕

ポイント (K)

ウォブル変調領域 (5 8 0 ～ 5 8 7) よりウォブル無変調領域 (5 9 0、5 9 1) の占有率が高い (図 5 3 (d)、図 5 8、図 5 9)。

【0448】

〔効果〕

本実施の形態ではウォブル周波数（ウォブル波長）は至るところ一定になっているので、このウォブル周期を検出して

（１）ウォブルアドレス情報検出用の基準クロックの抽出（周波数と位相合わせ）

（２）記録マークからの信号再生時の再生信号検出用の基準クロックの抽出（周波数と位相合わせ）

（３）書換え型および追記型情報記憶媒体に記録マークを形成する時の記録用基準クロックの抽出（周波数と位相合わせ）

を行っている。本実施の形態ではウォブル位相変調を用いてウォブルアドレス情報を予め記録している。ウォブルでの位相変調を行った場合、波形整形のために再生信号をバンドパスフィルタに通過させると位相変化位置前後で整形後の検出信号波形振幅が小さくなる現象が現れる。

【 0 4 4 9 】

従って、位相変調による位相変化点の頻度が多くなると波形振幅変動が多くなって上記のクロック抽出精度が落ち、逆に変調領域内で位相変化点の頻度が低いとウォブルアドレス情報検出時のビットシフトが発生しやすくなるという問題点が生じる。そのため、本実施の形態では位相変調による変調領域と無変調領域を構成し、無変調領域の占有率を高くすることで上記のクロック抽出精度を向上させる効果がある。また、本実施の形態では変調領域と無変調領域の切り替わり位置が予め予想できるので、上記のクロック抽出に対しては無変調領域にゲートを掛けて無変調領域のみの信号を検出し、その検出信号から上記クロック抽出を行うことが可能となる。

【 0 4 5 0 】

○変調領域を分散配置させ、ウォブルアドレス情報 6 1 0 を分散記録する（図 5 3（d）、図 5 5）。

【 0 4 5 1 】

〔効果〕

ウォブルアドレス情報 6 1 0 を情報記憶媒体内の一箇所に集中記録すると、表面のゴミや傷が付いた時に全ての情報が検出困難になる。図 5 3（d）に示すよ

うに本実施の形態ではウォブルアドレス情報 6 1 0 を 1 個のウォブルデータユニット 5 6 0 ~ 5 7 6 に含まれる 3 アドレスビット (1 2 ウォブル) 毎に分散配置し、 3 アドレスビットの整数倍アドレスビット毎にまとまった情報を記録し、ゴミや傷の影響で一箇所の情報検出が困難な場合でも他の情報の情報検出を可能な構造にしている。

【 0 4 5 2 】

☆ウォブルシンク情報 5 8 0 を 1 2 ウォブルで構成する (図 5 3 (d))

[効果]

ウォブルシンク情報 5 8 0 を記録する物理的長さを上記 3 アドレスビット長に一致させる。また、ウォブルアドレス領域では 1 アドレスビットを 4 ウォブルで表現させているので、ウォブルアドレス領域では 4 ウォブル毎にしかウォブルパターン変化は無い。その現象を利用してウォブルシンク領域 5 8 0 内では 6 ウォブル → 4 ウォブル → 6 ウォブルと言うウォブルアドレス領域内では起こり得ないウォブルパターン変化を起こすことでウォブルアドレス領域 5 8 6、5 8 7 とは異なるウォブルシンク領域 5 8 0 の検出精度を向上させている。

【 0 4 5 3 】

☆5 アドレスビットのゾーン情報 6 0 2 と 1 アドレスビットのパリティ情報 6 0 5 を隣接配置 (図 5 3 (e)) 。

【 0 4 5 4 】

[効果]

5 アドレスビットのゾーン情報 6 0 2 と 1 アドレスビットのパリティ情報 6 0 5 を加えると 3 アドレスビットの整数倍である 6 アドレスビットとなりゴミや傷の影響で一箇所の情報検出が困難な場合でも他の情報の情報検出を可能な構造にしている。

【 0 4 5 5 】

☆ユニティ領域 6 0 8 を 9 アドレスビットで表現 (図 5 3 (e)) 。

【 0 4 5 6 】

[効果]

上記と同じウォブルデータユニットに入る 3 アドレスビットの整数倍にした。

【0 4 5 7】

〔本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明〕

ポイント（L）

ランド／グループ記録＋ウォブル変調によりアドレス情報を記録（図 5 0）。

【0 4 5 8】

〔効果〕

最も大容量化が可能。グループのみに記録マークを形成するよりグループとランドの両方に記録マークを形成した方が記録効率は上がる。また、アドレスがプリピットの状態ですでに記録されている場合には、プリピット位置に記録マークを形成することが出来ないが、本実施の形態のようにウォブル変調されたグループ／ランド領域の上にも重複して記録マークの記録が可能のため、プリピットアドレス方式よりウォブル変調によるアドレス情報記録方法の方が記録マークの記録効率が低い。従って、上記の両方の方式を採用する方法が最も大容量化に適している。

【0 4 5 9】

〔本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明〕

ポイント（M）

グループ領域にも不定ビットを分散配置する（図 5 3（e）のトラック情報 6 0 6、6 0 7、図 7 4）。

【0 4 6 0】

〔効果〕

ランド部でも不定ビットが入らずにトラックアドレスが確定する領域を持たせることでランド部においても精度の良いアドレス検出が可能となる。

【0 4 6 1】

ランド部、グループ部それぞれ不定ビットが入らずにトラックアドレスが確定する領域を事前に予想できるのでトラックアドレス検出精度が上がる。

【0 4 6 2】

○グループ作成時に局所的にグループ幅を変え、ランド幅一定領域を作成する。

【 0 4 6 3 】

☆グループ領域作成時に露光量を局所的に変化させてグループ幅を変化させる。

【 0 4 6 4 】

☆グループ領域作成時に 2 個の露光用集光スポットを用い、両者間の間隔を変えてグループ幅変化。

【 0 4 6 5 】

○グループでのウォブル振幅幅を変えてグループ領域内に不定ビットを配置する（図 7 4）。

【 0 4 6 6 】

〔本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明〕

ポイント（N）

ランド／グループ記録＋ウォブル変調で不定ビットをランドとグループの両方に分配配置する（図 5 3（e）のトラック情報 6 0 6、6 0 7、図 7 4）。

【 0 4 6 7 】

〔効果〕

ランドまたはグループのどちらか一方に不定ビットを集中配置すると不定ビットが集中配置された部分でのアドレス情報再生時に誤検知が発生する頻度が非常に高くなる。不定ビットをランドとグループに分配配置することで誤検知のリスクを分散し、トータルとして安定にアドレス情報を検出し易いシステムを提供できる。

【 0 4 6 8 】

○局所的にグループ幅を変える時にグループ幅を制御し、隣接部のランド幅が一定になるようにする。

【 0 4 6 9 】

グループ幅変化部分ではグループ領域では不定ビットになるが、隣接部のランド領域では幅が一定に保たれるのでランド領域内では不定ビットを回避できる。

【 0 4 7 0 】

〔 8 - 2 〕 サーボ回路調整用マーク配置構造に関する説明

サーボキャリブレーションマークのための物理セグメントは、ユーザデータが書込まれない各ゾーンの最終グルーブトラックの内側に隣接し、それと等しいグルーブトラック内に配置される。各ゾーンの最終グルーブトラックの内側に隣接する物理セグメントのWDU#14はアウターマークのWDUである。各ゾーンの最終グルーブトラックの物理セグメントのWDU#14はインナーマークのWDUである。サーボキャリブレーションマークはグルーブ構造の一部を取り除き、グルーブトラック内にランド部を作ることにより作られる。サーボキャリブレーションマークの構成を下記に示す。

【0471】

高周波 (HF) 信号

高周波信号はリードチャンネル1から測定されたサーボキャリブレーションマークからの回折光により得られる。

【0472】

a. サーボキャリブレーションマーク1 (SCM1) からの信号

SCM1から発生されたピークーピーク値は I_{SCM1} であり、オントラック信号は $(I_{ot})_{groove}$ である。ゼロレベルはディスクが挿入されていない時に測定された信号のレベルである。これらの信号は次のような関係を満たし、図63に示す。

【0473】

$I_{SCM1} / (I_{ot})_{groove} : 0.30 \text{ min.}$

SCM1からの波形の平均周期は $8T \pm 0.5T$

b. サーボキャリブレーションマーク2 (SCM2) からの信号

SCM2から発生されたピークーピーク値は I_{SCM2} であり、オントラック信号は $(I_{ot})_{groove}$ である。ゼロレベルはディスクが挿入されていない時に測定された信号のレベルである。これらの信号は次のような関係を満たし、図64に示す。

【0474】

$I_{SCM2} / (I_{ot})_{groove} : 1.50 \text{ min.}$

以下、本実施の形態におけるサーボ回路調整用マークを用いた情報記憶媒体の

半径方向の傾き量検出方法を示す。

【0 4 7 5】

半径方向の傾き量検出

記録装置はディスクの半径方向の傾き量を補償することが好ましい。1 回転における半径方向の傾き量の変動は許容値以下に抑えられる。そこで、記録装置はトラックの半径位置に応じた大きな偏移のみ補償すればよい。サーボキャリブレーションマークの物理セグメントの間に位置するランドトラック $n-1$ の物理セグメントは半径方向の傾き量を検出するために使われる。

【0 4 7 6】

$$SCD = (I_{iscm} - I_{oscm}) / (I_{ot})_{land}$$

定義：アウターマークのためのWDUのSCM2とインナーマークのためのWDUのSCM2の位置の出力 ($I_a + I_b + I_c + I_d$) の正規化した差。

【0 4 7 7】

ここで、

$$I_{iscm} = [I_a + I_b + I_c + I_d]_{iscm}$$

$$I_{oscm} = [I_a + I_b + I_c + I_d]_{oscm}$$

である (図 6 5 参照)。

【0 4 7 8】

ランドトラック $n-1$ の中心を光ビームがトレースする時、 I_{iscm} 、 I_{oscm} 、 $(I_{ot})_{land}$ が検出される。導かれた SCD 値は半径方向の傾き量に比例する。図 6 6 は SCD 値の測定結果例を示す。

【0 4 7 9】

半径方向の位置の半径方向の傾き量の平均値はランドトラック $n-1$ の 1 回転中の連続した SCD 値の平均を取るにより求めることができる。

【0 4 8 0】

SDC 値は光ビームの非対称性に基づきオフセットを有する。そのため、測定前に較正することが好ましい。

【0 4 8 1】

トラッキングエラーの残差も SCD 値の測定に影響を与える。しかし、半径方

向の誤差を許容値以下に保つことは S C D 値の現実的な精度を得ることが出来る。

【0482】

〔8-3〕物理セグメントレイアウトと物理セクターレイアウト

データリードインエリア、データエリア、データリードアウトエリアは全てゾーン、トラック、物理セグメントを有する。

【0483】

物理セグメントは図 67 に示すようにゾーン番号、トラック番号、物理セグメント番号により特定される。

【0484】

同一物理セグメント番号の各物理セグメントは各ゾーン内で揃えられる。各ゾーン内の隣接トラックの物理セグメントの最初のチャンネルビット間の角度差は ± 4 チャンネルビット以内である。

【0485】

物理セグメント番号が 0 である最初の物理セグメントはゾーン間で揃えられる。データリードインエリア、データエリア、データリードアウトエリア内のどの 2 つの開始物理セグメントの最初のチャンネルビット間の角度差は ± 256 チャンネルビット以内である。

【0486】

ゾーン境界に隣接するランドトラックのアドレスは読み取り不能である。

【0487】

システムリードインエリアはエンボスピット列からなるトラックを含む。システムリードインエリア内のトラックは 360° の連続螺旋を形成する。トラックの中心はピットの中心である。

【0488】

データリードインエリアからデータリードアウトエリアへのトラックは 360° の連続螺旋を形成する。

【0489】

データリードインエリア、データエリア、データリードアウトエリアはグルー

ブトラック列と、ランドトラック列を含む。グルーブトラックはデータリードインエリアの開始からデータリードアウトエリアの終了まで連続する。ランドトラックはデータリードインエリアの開始からデータリードアウトエリアの終了まで連続する。グルーブトラックとランドトラックはそれぞれ連続螺旋である。グルーブトラックは溝として形成され、ランドトラックは溝としては形成されない。溝はトレンチ形状であり、その底部はランドに比べて読取り表面に近く配置されている。

【0 4 9 0】

ディスクは読取り面から見て半時計方向に回転する。トラックは内径から外径に向かう螺旋である。

【0 4 9 1】

システムリードインエリア内の各トラックは複数のデータセグメントに分割される。データセグメントは32個の物理セクタを含む。システムリードインエリア内のデータセグメントの長さは7物理セグメントの長さと等しい。システムリードインエリア内の各データセグメントは77469バイトである。データセグメントはギャップを含まず、システムリードインエリア内に連続して置かれる。システムリードインエリア内のデータセグメントは、1データセグメントの最初のチャンネルビットと次のデータセグメントの最初のチャンネルビットとの間隔が929628ビットとなるようにトラックの上に均等に配置される。

【0 4 9 2】

データリードインエリア、データエリア、データリードアウトエリア内の各トラックは複数の物理セグメントに分割される。データエリア内のトラック当たりの物理セグメント数はどのゾーンにおいても記録密度が一定になるように内径から外径のゾーンになるにつれて増加する。データリードインエリア内の物理セグメント数はデータエリア内のゾーン18の物理セグメント数と等しい。各物理セグメントは11067バイトである。データリードインエリア、データエリア、データリードアウトエリアの物理セグメントは、1物理セグメントの最初のチャンネルビットと次の物理セグメントの最初のチャンネルビットとの間隔が132804ビットとなるようにトラックの上に均等に配置される。

【 0 4 9 3 】

システムリードインエリア内の物理セクタ番号はシステムリードインエリアの最後の物理セクタの物理セクタ番号が 1 5 8 7 1 9 (“ 0 2 6 A F F h ”) となるように決められる。

【 0 4 9 4 】

ランドトラック内のシステムリードインエリア以外の物理セクタ番号はデータリードインエリアの次に配置されるデータエリアの最初に配置される物理セクタの物理セクタ番号が 1 9 6 6 0 8 (“ 0 3 0 0 0 0 h ”) となるように決められる。物理セクタ番号はランドトラック内のデータリードインエリアの開始物理セクタからデータリードアウトエリアの最後の物理セクタにおいて増加する。

【 0 4 9 5 】

グルーブトラック内のシステムリードインエリア以外の物理セクタ番号はデータリードインエリアの次に配置されるデータエリアの最初に配置される物理セクタの物理セクタ番号が 8 5 8 5 2 1 6 (“ 8 3 0 0 0 0 h ”) となるように決められる。物理セクタ番号はグルーブトラック内のデータリードインエリアの開始物理セクタからデータリードアウトエリアの最後の物理セクタにおいて増加する。

【 0 4 9 6 】

〔 8 - 4 〕 記録データの記録／書換え方法に関する説明

書換え型情報記憶媒体に記録する書換え可能なデータの記録フォーマットを図 6 8 に示す。図 6 8 (a) は前述した図 4 7 (d) と同じ内容を示している。本実施の形態では書換え可能なデータに関する書換えは図 6 8 (b) 及び (e) に示す記録用クラスタ 5 4 0 、 5 4 1 単位で行われる。1 個の記録用クラスタは後述するように 1 個以上のデータセグメント 5 2 9 ~ 5 3 1 と、最後に配置される拡張ガード領域 5 2 8 から構成される。すなわち、1 個の記録用クラスタ 5 3 1 の開始はデータセグメント 5 3 1 の開始位置に一致し、V F O 領域 5 2 2 から始まる。複数のデータセグメント 5 2 9 、 5 3 0 を連続して記録する場合には、図 6 8 (b) 、 (c) に示すように同一の記録用クラスタ 5 3 1 内に複数のデータセグメント 5 2 9 、 5 3 0 が連続して配置されると共に、データセグメント 5 2

9の最後に存在するバッファ領域547と次のデータセグメントの最初に存在するVFO領域532が連続してつながっているため、両者間の記録時の記録用基準クロックの位相が一致している。連続記録が終了した時には記録用クラスタ540の最後位置に拡張ガード領域528を配置する。この拡張ガード領域528のデータサイズは変調前のデータとして24データバイト分のサイズを持っている。

【0497】

図68(a)と(c)の対応から分かるように書換え型のガード領域461、462の中にポストアンブル領域546、536、エキストラ領域544、534、バッファ領域547、537、VFO領域532、522、プリシンク領域533、523が含まれ、連続記録終了場所に限り拡張ガード領域528が配置される。

【0498】

図47(b)、(c)、(d)に示すように各ECCブロックの間にガード領域を挿入するデータ配置構造は再生専用、追記型、書換え型のいずれの情報記憶媒体においても共通である。また図41と図53(a)を比較すると明らかであり、また追記型については図示して無いがデータセグメント490、531内のデータ構造も再生専用、追記型、書換え型のいずれの情報記憶媒体においても共通である。さらに、ECCブロック411、412内のデータ内容も図47に示すように再生専用情報記憶媒体(図47(a)(b))、追記型情報記憶媒体(図47(c))など媒体の種類に依らず全て同じ形式のデータ構造を持っており、それぞれ77376データバイト(変調前の元のデータのバイト数)分のデータが記録可能になっている。すなわち、ECCブロック#2内の書換え可能データ525のデータ内容は図33に示す構造を有する。ECCブロックを構成する各セクターデータは図39あるいは図34(データ領域構造)に示すように26個ずつのシンクフレームから構成される。

【0499】

書換え単位の物理的範囲の比較をするため、図68(c)に情報の書換え単位である記録用クラスタ540の一部と、図68(d)に次に書換える単位である

記録用クラスタ 541 の一部を示している。書換え時の重複箇所 541 で拡張ガード領域 528 と後側の VFO 領域 522 が一部重複するように書換えを行うところに本実施の形態の特徴がある（発明ポイント（I）に対応）。そのように一部重複させて書換えすることで、片面 2 記録層の記録可能な情報記憶媒体における層間クロストークを除去できる。

【0500】

記録クラスタ 540、541 はデータリードインエリア、データエリア、データリードアウトエリア内にある。

【0501】

記録クラスタ 540、541 は 1 つ以上のデータセグメント 529、530 と、拡張ガード領域 528 を含む（図 69 参照）。データセグメント 529、530 の長さは 7 物理セグメントの長さに等しい。記録クラスタ 540、541 の数は各記録時に 1 つである。

【0502】

ランドトラック内のデータセグメントはギャップを含まない。グルーブトラック内のデータセグメントはギャップを含まない。データセグメントの開始物理セグメント番号は次式で表される。

【0503】

$$\{(\text{トラック当たりの物理セグメント数}) \times (\text{トラック番号}) + (\text{物理セグメント番号})\} \bmod 7 = 0$$

“ $A \bmod B$ ” は A を B で除した余りである。

すなわち、上記式は物理セグメントとして 7 の倍数位置から記録を開始するという意味である。

【0504】

記録用クラスタ 540、541 のレイアウトを図 69 に示す。図中の数字は領域の長さをバイトで示す。

【0505】

図 69 中の “ n ” は 1、または 1 以上である。

【0506】

拡張ガード領域 528 のデータは “7 E h” であり、拡張ガード領域 528 の

変調パターンは次のパターンの繰り返しである。

【0507】

“010001 000100”

記録クラスタの実際の開始位置は物理セグメントの開始位置から24ウォブルはなれている理論上の開始位置に対して±1バイト以内である。理論上の開始位置はNPWの開始位置から始まる（図70参照）。

【0508】

記録クラスタの開始位置は何回もの上書きサイクル後に記録層上のマークとスペースの位置の平均確率を同一とするために、実際の開始位置からJ/12バイトシフトしている（図70参照）。

【0509】

図70の数字はバイト単位で示す長さである。J_mは0から167の間でランダムに変化し、J_{m+1}は0から167の間でランダムに変化する。

【0510】

図53（a）から分かるように本実施の形態における1個のデータセグメント内の書換え可能なデータサイズは

$$67 + 4 + 77376 + 2 + 4 + 16 = 77469 \text{ データバイト} \quad (102)$$

となる。また図53（c）、（d）から分かるように1個のウォブルデータユニット560は

$$6 + 4 + 6 + 68 = 84 \text{ ウォブル} \quad (103)$$

で構成されており、17個のウォブルデータユニットで1個の物理セグメント550を構成し、7個の物理セグメント550～556の長さが1個のデータセグメント531の長さに一致しているので1個のデータセグメント531の長さ内には

$$84 \times 17 \times 7 = 9996 \text{ ウォブル} \quad (104)$$

が配置される。従って、（2）式と（4）式から1個のウォブルに対して

$$77496 \div 9996 = 7.75 \text{ データバイト/ウォブル} \quad (105)$$

が対応する。

【0511】

図 70 に示すように物理セグメントの先頭位置から 24 ウォブル以降に次の VFO 領域 522 と拡張ガード領域 528 の重なり部分があるが、図 53 (d) から分かるように物理セグメント 550 の先頭から 16 ウォブルまではウォブルシンク領域 580 となるが、それ以降 68 ウォブル分は無変調領域 590 内になる。したがって 24 ウォブル以降の次の VFO 領域 522 と拡張ガード領域 528 が重なる部分は無変調領域 590 内となる。

【0512】

本実施の形態における書換え型情報記憶媒体における記録膜は相変化形記録膜を用いている。相変化形記録膜では書換え開始／終了位置近傍で記録膜の劣化が始まるので、同じ位置での記録開始／記録終了を繰り返すと記録膜の劣化による書換え回数の制限が発生する。本実施の形態では上記問題を軽減するため、書換え時には図 70 に示すように $J_{m+1}/12$ データバイト分ずらし、ランダムに記録開始位置をずらしている。

図 53 (c)、(d) では基本概念を説明するため、拡張ガード領域 528 の先頭位置と VFO 領域 522 の先頭位置が一致しているが、本実施の形態では厳密に言うと図 70 のように VFO 領域 522 の先頭位置がランダムにずれている。

【0513】

現行の書換え型情報記憶媒体である DVD-RAM ディスクでも記録膜として相変化形記録膜を使用し、書き換え回数向上のためにランダムに記録開始／終了位置をずらしている。現行の DVD-RAM ディスクでのランダムなずらしを行った時の最大ずらし量範囲は 8 データバイトに設定してある。また、現行の DVD-RAM ディスクでの（ディスクに記録される変調後のデータとして）チャンネルビット長は平均 $0.143 \mu\text{m}$ に設定されている。本実施の形態の書換え型情報記憶媒体ではチャンネルビットの平均長さは図 101 から

$$(0.087 + 0.093) \div 2 = 0.090 \mu\text{m} \quad (106)$$

となる。物理的なずらし範囲の長さを現行の DVD-RAM ディスクに合わせた場合には、本実施の形態でのランダムなずらし範囲として最低限必要な長さは上記の値を利用して

$8 \text{ バイト} \times (0.143 \mu\text{m} \div 0.090 \mu\text{m}) = 12.7 \text{ バイト} \quad (107)$
 となる。本実施の形態では再生信号検出処理の容易性を確保するため、ランダム
 なずらし量の単位を変調後のチャネルビットに合わせた。本実施の形態では変調
 に 8 ビットを 12 ビットに変換する E T M 変調 (Eight to Twelve modulation)
 を用いているので、ランダムなずらし量を表す数式表現としてデータバイトを基
 準として

$$J_m / 12 \text{ データバイト} \quad (108)$$

で表す。 J_m の取り得る値としては (107) 式の値を用いて

$$12.7 \times 12 = 152.4 \quad (109)$$

なので、 J_m は 0 から 152 となる。以上の理由から (109) 式を満足する範
 囲で有ればランダムなずらしの範囲長さは現行 DVD-RAM ディスクと一致し
 、現行 DVD-RAM ディスクと同様な書換え回数を保証できる。本実施の形態
 では現行以上の書換え回数を確保するため (107) 式の値に対してわずかにマ
 ージンを持たせ、

$$\text{ランダムなずらし範囲の長さ} = 14 \text{ データバイト} \quad (110)$$

に設定した。(110) 式の値を (108) 式に代入すると、 $14 \times 12 = 168$
 8 なので、

$$J_m \text{ の取り得る値は } 0 \sim 167 \quad (111)$$

と設定した。

【0514】

図 68 において記録用クラスタ 540 内でのバッファ領域 547 と V F O 領域
 532 の長さは一定となっている。また、図 69 から明らかなように同一の記
 録用クラスタ 540 内では全てのデータセグメント 529、530 のランダムず
 らし量 J_m は至るところ同じ値になっている。内部に多量のデータセグメントを
 含む 1 個の記録用クラスタ 540 を連続して記録する場合には、記録位置をウォ
 ブルからモニターしている。すなわち、図 53 に示すウォブルシンク領域 580
 の位置検出をしたり、無変調領域 590、591 内ではウォブルの数を数えなが
 ら情報記憶媒体上の記録位置の確認を記録と同時に行う。この時にウォブルのカ
 ウントミスや情報記憶媒体を回転させている回転モータ (例えば図 131 のモー

タ)の回転ムラによりウォブルスリップ(1ウォブル周期分ずれた位置に記録すること)が生じ、情報記憶媒体上の記録位置がずれることが希にある。

【0515】

本実施の形態の情報記憶媒体では上記のように生じた記録位置ずれが検出された場合には、図68の書換え型のガード領域461内で調整を行い、記録タイミングの修正を行うところに特徴がある。図68においてポストアンブル領域546、エキストラ領域544、プリシンク領域533ではビット欠落やビット重複が許容できない重要な情報が記録されるが、バッファ領域547、VFO領域532では特定パターンの繰り返しになっているため、この繰り返し境界位置を確保している限りでは1パターンのみの欠落や重複が許容される。従って、本実施の形態ではガード領域461の中で特にバッファ領域547またはVFO領域532で調整を行い、記録タイミングの修正を行う。

【0516】

図70に示すように本実施の形態では位置設定の基準となる実際の開始ポイント位置はウォブル振幅“0”の(ウォブルの中心)位置と一致するように設定される。しかし、ウォブルの位置検出精度は低いので本実施の形態では図70内の“ $\pm 1\text{max}$ ”と記載されているように、

実際の開始ポイント位置=最大 ± 1 データバイトまでのずれ量 (112)
を許容している。

【0517】

図68および図70においてデータセグメント530でのランダムシフト量を J_m とし(上述したように記録用クラスタ540内は全てのデータセグメント529のランダムシフト量は一致する)、その後に追記するデータセグメント531のランダムシフト量を J_{m+1} とする。(11)式に示す J_m と J_{m+1} の取り得る値として、例えば中間値を取り、 $J_m = J_{m+1} = 84$ であり、実際の開始ポイント位置精度が充分高い場合には、図68に示すように拡張ガード領域528の開始位置とVFO領域522の開始位置が一致する。

【0518】

これに対してデータセグメント530が最大限後位置に記録され、後で追記ま

たは書換えられるデータセグメント 531 が最大限前位置に記録された場合には (110) 式に明示した値と (112) 式の値から VFO 領域 522 の先頭位置がバッファ領域 537 内へ最大 15 データバイトまで入り込むことがある。バッファ領域 537 の直前のエキストラ領域 534 には特定の重要情報が記録されている。従って、本実施の形態において

バッファ領域 537 の長さは 15 データバイト以上 (113)

必要となる。図 68 に示した実施例では 1 データバイトの余裕を加味し、バッファ領域 537 のデータサイズを 16 データバイトに設定している。

【0519】

ランダムシフトの結果、拡張ガード領域 528 と VFO 領域 522 の間に隙間が生じると片面 2 記録層構造を採用した場合にその隙間による再生時の層間クロストークが発生する。そのため、ランダムシフトを行っても必ず拡張ガード領域 528 と VFO 領域 522 の一部が重なり、隙間が発生しない工夫がされている。従って、本実施の形態において (113) 式の同様な理由から拡張ガード領域 528 の長さは 15 データバイト以上に設定する必要がある。後続する VFO 領域 522 は 71 データバイトと十分に長く取ってあるので、拡張ガード領域 528 と VFO 領域 522 の重なり領域が多少広くなっても信号再生時には支障が無い (重ならない VFO 領域 522 で再生用基準クロックの同期を取る時間が充分確保されるため)。従って、拡張ガード領域 528 は 15 データバイトより大きな値に設定することが可能である。連続記録時に希にウォブルスリップが発生し、1 ウォブル周期分記録位置がずれる場合があることを既に説明した。(105) 式に示すように 1 ウォブル周期は 7.75 (約 8) データバイトに相当するので (113) 式にこの値も考慮して本実施の形態では

拡張ガード領域 528 の長さ

= (15 + 8) = 23 データバイト以上 (114)

に設定している。図 68 に示した実施例ではバッファ領域 537 と同様に 1 データバイトの余裕を加味し、拡張ガード領域 528 の長さを 24 データバイトに設定している。

【0520】

図 6 8 (e) において記録用クラスタ 5 4 1 の記録開始位置を正確に設定する必要がある。本実施の形態の情報記録再生装置では書換え型または追記型情報記憶媒体に予め記録されたウォブル信号を用いてこの記録開始位置を検出する。図 5 3 (d) から分かるようにウォブルシンク領域 5 8 0 以外は全て 4 ウォブル単位でパターンが NPW から IPW に変化している。それに比べて、ウォブルシンク領域 5 8 0 ではウォブルの切り替わり単位が部分的に 4 ウォブルからずれているため、ウォブルシンク領域 5 8 0 が最も位置検出し易い。そのため、本実施の形態の情報記録再生装置ではウォブルシンク領域 5 8 0 の位置を検出後、記録処理の準備を行い、記録を開始する。そのため、記録用クラスタ 5 4 1 の開始位置はウォブルシンク領域 5 8 0 の直後の無変調領域 5 9 0 の中にくる必要がある。

【0521】

図 7 0 ではその内容を示している。物理セグメントの切り替わり直後にウォブルシンク領域 5 8 0 が配置されている。図 5 3 (d) に示すようにウォブルシンク領域 5 8 0 の長さは 16 ウォブル周期分になっている。更に、そのウォブルシンク領域 5 8 0 を検出後、記録処理の準備にマージンを見越して 8 ウォブル周期分必要となる。従って、図 7 0 に示すように記録用クラスタ 5 4 1 の先頭位置に存在する VFO 領域 5 2 2 の先頭位置がランダムシフトを考慮して物理セグメントの切り替わり目位置から 24 ウォブル以上後方に配置される必要がある。

【0522】

図 6 8 に示すように書換え時の重複箇所 5 4 1 では何度も記録処理が行われる。書換えを繰り返すとウォブルグループまたはウォブルランドの物理的な形状が変化（劣化）し、そこからのウォブル再生信号品質が低下する。本実施の形態では図 6 8 (f) または図 5 3 (a)、(d) に示すように、書換え時の重複箇所 5 4 1 がウォブルシンク領域 5 8 0 やウォブルアドレス領域 5 8 6 内にくるのを避け、無変調領域 5 9 0 内に記録されるように工夫している。無変調領域 5 9 0 は一定のウォブルパターン (NPW) が繰り返されるだけなので、部分的にウォブル再生信号品質が劣化しても前後のウォブル再生信号を利用して補間できる。

【0523】

〔実施の形態の個々ポイントとその個々ポイント毎の独自効果説明〕

ポイント (I)

記録可能な情報記憶媒体に対する記録フォーマットでガードエリア内が一部重複して記録される。

【0524】

図54に示すように拡張ガード領域528と後側のVFO領域522が重複し、書換え時の重複箇所541が生じる(図68、図70)

[効果]

セグメント間で前と後ろのガードエリア間で隙間(記録マークが存在しない部分)があると記録マーク有無で光反射率の違いがあるためその隙間部分で、巨視的に見た時に光反射率の違いが発生する。そのため、片面2記録層の構造にした場合にその部分からの影響で他層からの情報再生信号が乱れ、再生時のエラーが多発する。本実施の形態のようにガードエリアを一部重複させることで記録マークが存在しない隙間の発生を防止し、片面2記録層における既記録領域からの層間クロストークの影響を除去でき、安定した再生信号が得られる。

【0525】

○書換え時の重複箇所541が無変調領域590内に記録されるように設定されている。

【0526】

[効果]

書換え時の重複箇所541位置を無変調領域590内に来るように設定したため、ウォブルシンク領域580またはウォブルアドレス領域586内での形状劣化によるウォブル再生信号品質の劣化を防止し、ウォブルアドレス情報610からの安定なウォブル検出信号を保證できる。

【0527】

☆物理セグメントの先頭から24ウォブル以降にデータセグメント内のVFO領域が開始する。

【0528】

○書換え単位を表す記録用クラスタの最後に拡張ガード領域528が形成される。

【0529】

[効果]

記録用クラスタの最後に拡張ガード領域528を形成することで、図68において前側の記録用クラスタ540と後側の記録用クラスタ541が必ず一部で重なるように設定できる。前側の記録用クラスタ540と後側の記録用クラスタ541との間に隙間が発生しないので、片面2記録層を持った書換え型または追記型情報記憶媒体において層間クロストークの影響を受けずに安定に記録マークからの再生信号を得ることが出来、再生時の信頼性を確保できる。

【0530】

☆拡張ガード領域528の寸法が15データバイト以上である。

【0531】

[効果]

(113) 式の理由からランダムシフトによっても記録用クラスタ540、541間に隙間が現れず、層間クロストークの影響を受けずに安定に記録マークからの再生信号を得られる。

【0532】

☆拡張ガード領域528の寸法を24バイトとする。

【0533】

[効果]

(114) 式の理由からウォーブルスリップを考慮しても記録用クラスタ540、541間に隙間が現れず、層間クロストークの影響を受けずに安定に記録マークからの再生信号が得られる。

【0534】

○ランダムシフト量を $J_m / 12$ ($0 \leq J_m \leq 154$) より大きな範囲とする。

【0535】

[効果]

(109) 式を満足し、ランダムシフト量に対する物理的な範囲の長さが現行DVD-RAMと一致するため、現行DVD-RAMと同様な繰り返し記録回数を

保証できる。

【0536】

○バッファ領域のサイズを15データバイト以上に設定する。

【0537】

[効果]

(113) 式の理由からランダムシフトによっても図54におけるエキストラ領域537が隣のVFO領域522に書き重ねられること無く、エキストラ領域534のデータ信頼性が確保される。

【0538】

[本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明]

ポイント (U)

書換え単位を表す記録用クラスタが1個以上のデータセグメントから構成される(図68(c)、図69)。

【0539】

[効果]

少ないデータ量を何度も書換えることの多いPCデータ(PCファイル)と多量のデータを一度に連続して記録するAVデータ(AVファイル)の同一情報記憶媒体への混在記録処理を容易にする。

【0540】

パーソナルコンピュータ用に使われるデータは比較的少量のデータを何度も書換える場合が多い。従って、書換え又は追記のデータ単位を極力小さく設定するとPCデータに適した記録方法になる。本実施の形態では図33に示すように32セクタからECCブロックが構成される。ECCブロックを1個のみ含むデータセグメント単位で書換え又は追記を行うことが効率良く書換え又は追記を行う最小の単位となる。従って、書換え単位を表す記録用クラスター内に1個以上のデータセグメントが含まれる本実施の形態における構造がPCデータ(PCファイル)に適した記録構造となる。AV(Audio Video)データでは非常に多量の映像情報や音声情報が途中で途切れること無く連続的に記録される必要がある。この場合、連続的に記録されるデータは1個の記録用クラスタとしてまとめて記

録される。A V データ記録時に 1 個の記録用クラスタを構成するデータセグメント毎にランダムシフト量やデータセグメント内の構造、データセグメントの属性などを切り替えると、切り替わり処理の時間が掛かり、連続記録処理が難しくなる。

【0541】

本実施の形態では、図 6 9 に示すように同一形式（属性やランダムシフト量を変えず、データセグメント間に特定情報を挿入すること無く）のデータセグメントを連続して並べて記録用クラスタを構成することで多量のデータを連続して記録する A V データ記録に適した記録フォーマットを提供できるだけでなく、記録用クラスタ内の構造の簡素化を果たして記録制御回路と再生検出回路の簡素化を達成して情報記録再生装置または情報再生装置の低価格化を可能とする。

【0542】

また、図 6 8 に示された記録用クラスタ 5 4 0 内の（拡張ガード領域 5 2 8 を除いた）データセグメント 5 2 9、5 3 0 が連続して並んだデータ構造は図 4 1 に示した再生専用情報記憶媒体と全く同じ構造をしている。図示していないが、本実施の形態では追記型情報記憶媒体に対しても同じ構造を取っている。このように再生専用／追記型／書換え型に依らず全ての情報記憶媒体で共通のデータ構造になっているため、媒体の互換性が確保され、互換性が確保された情報記録再生装置または情報再生装置の検出回路の兼用化が図れ、高い再生信頼性が確保できると共に、低価格化の実現が可能となる。

【0543】

○同一記録用クラスタ内では全てのデータセグメントのランダムシフト量が一致している。

【0544】

[効果]

本実施の形態では同一記録用クラスタ内では全てのデータセグメントのランダムシフト量が一致しているので、同一記録用クラスタ内で異なるデータセグメントを跨って再生した場合に V F O 領域（図 6 8 の 5 3 2）での同期合わせ（位相の設定し直し）が不要となり連続再生時の再生検出回路の簡素化と再生検出の高

い信頼性確保が可能となる。

【0 5 4 5】

○ECCブロックの間にあるガード領域内で調整を行い、記録タイミングの修正を行う。

【0 5 4 6】

[効果]

図 6 8 (c) に示すデータ構造の中でECCブロック 4 1 0、4 1 1内のデータはエラー訂正対象のデータであり、基本的には1ビットでもデータ欠落は望ましくない。

【0 5 4 7】

それに比べ、バッファ領域 5 4 7 やVFO領域 5 3 2 のデータは同じパターン
の繰り返しなため、繰り返しの切れ目を確保したままでの部分欠落や部分重複が
発生しても問題は生じない。従って、連続記録時に記録位置ずれが検出された場
合、ガード領域 4 6 1 内で調整を行い、記録タイミングの修正を行ってもECC
ブロック 4 1 0、4 1 1 内のデータに影響を及ぼすこと無く、安定に記録・再生
制御を行うことが可能である。

【0 5 4 8】

○記録用クラスタ開始位置がウォブルシンク領域直後の無変調領域から記録さ
れる。

【0 5 4 9】

[効果]

最も検出し易いウォーブルシンク領域 5 8 0 を検出直後に記録開始をするため
、記録開始位置精度が高く、安定な記録処理が可能となる。

【0 5 5 0】

☆物理セグメントの切り替わり位置から 2 4 ウォブル以上ずらした位置から
記録を開始する。

【0 5 5 1】

[効果]

ウォブルシンク領域 5 8 0 の検出時間と記録処理の準備時間が相応に取れるの

で、安定した記録処理を保証できる。

【0552】

〔8-5〕トラック情報の記録方法と再生方法に関する説明（ポイント（N）、（M）、（P））

図53（e）に示すグループトラック情報606とランドトラック情報607に関するウォブル変調方法とその再生方法に関するいくつかの例について以下に説明する。

【0553】

グループ幅を一定にしてウォブル変調を施し、アドレス情報を埋め込む場合にはランド部の一部にトラック幅の変化する領域が発生し、その部分のアドレスデータが不定ビット（ウォブル信号のレベルダウンが起こり、その発生場所を利用してデータを検出することは可能であるが、ノイズなどが多い場合は信頼性が落ちる可能性が高い）となる。この現象を逆に利用して、グループ幅の一部を変化させることで、あたかもランドトラックにデータを記録させたようなグループウォブル変調処理が可能になる。

【0554】

図71は、グループ $n+1$ 、ランド $n+1$ 、グループ $n+2$ の関係を示したものであるが、グループ $n+1$ トラックのウォブル変調ではアドレスデータ（ $\cdot \cdot 100X2 \cdot \cdot$ ）と記録するが、 $X1$ の部分はランド n が“1”で、ランド $n+1$ が“0”となるためのグループ幅が変化する振幅変調で形成している。同様に、グループ $n+2$ の $X2$ 領域はランド $n+1$ が“0”でランド $n+2$ が“1”とグループ幅を変化させた振幅変調でグループを形成させている。このようにグループ幅を一部変化させる方式を導入すると、グループトラックを対峙するランドトラックのアドレスデータが異なる場合も、要求するランドデータが正しく検出されるウォブル変調が可能になる。

【0555】

図53（e）に示す本実施の形態ではあらかじめ位置が定まっているグループトラック情報606とランドトラック情報607の領域にランドとグループのアドレスデータを配置する。すなわち、

◎グループトラック情報 6 0 6 のところは至るところグループ幅を一致させてグループ側のトラックアドレス情報を図 5 1 に示したグレイコードを用いてウォブル変調により記録し（ランド側の幅を局所的に変化させてランド側に不定ビットを配置）、

◎ランドトラック情報 6 0 7 のところは至るところランド幅を一致させてランド側のトラックアドレス情報を図 5 1 に示したグレイコードを用いてウォブル変調により記録（グループ側の幅を局所的に変化させてグループ側に不定ビットを配置）させる。

【 0 5 5 6 】

このようにした場合には、

☆グループ上をトレースしている場合にはトラック番号が確定しているグループトラック情報 6 0 6 を再生する。また、後述するようにトラック番号の奇数／偶数判定技術を利用してランドトラック情報 6 0 7 に対してトラック番号の予測判定が可能となる。また

☆ランド上をトレースしている場合にはトラック番号が確定しているランドトラック情報 6 0 7 を再生する。また、後述するようにトラック番号の奇数／偶数判定技術を利用してグループトラック情報 6 0 6 に対してトラック番号の予測判定が可能となる。

【 0 5 5 7 】

このようにグループ領域内で不定ビットを含まずにグループのトラックアドレス情報が確定する部分と、グループ領域内で不定ビットを含むが後述する手法を用いてグループのトラックアドレスが予測判定可能な部分を同一トラック内で予め設定しておくことも可能である。この場合には同時にランド領域内で不定ビットを含まずにランドのトラックアドレス情報が確定する部分と、ランド領域内で不定ビットを含むが後述する手法を用いてランドのトラックアドレスが予測判定可能な部分を同一トラック内で予め設定しておくことになる。

【 0 5 5 8 】

グループ幅を変化させてランドアドレスを形成した他の例を図 7 2 に示す。図 5 3 （e）に示したアドレス設定方法に比べて、グループトラックアドレス位置

を識別させる為のG同期信号（G－S）をグループトラック情報とランドトラック情報の先頭位置に配置させ、トラック情報位置を検出し易くしたところに特徴がある。この場合、対峙するランドアドレスデータが異なる場合は、あたかもランドトラックのウォブル変調で記録したようにグループ幅を変化させて記録する。この処理で、ランドトラック記録再生でのアドレス情報検出では正しい検出信号を得ることが可能になる。図72では、グループトラック用アドレスデータとランドトラック用アドレスデータを別々に配置したが、上記グループ幅を変化させる技術を用いて、同一のグループウォブリング変調でランドとグループのアドレスデータを形成させることも可能である。

【0559】

図73はその一例を示した図である。同一のグループウォブルによってランドとグループのアドレスデータを意味させる為には、ランドの奇数／偶数識別が確定できれば可能であることは、上述した通りである。この奇数／偶数識別にグループ幅変調が利用できる。即ち、奇数ランドに“0”を、偶数ランドに“1”のデータを図73のトラック番号の次のビットに配置する方式である。グループトラックはトラック番号が確定している為、トラック番号の後ろに冗長ビットを付加しても検出を無視すれば良い。ランドトラックではトラック番号の検出後にビットが“0”か“1”かで奇数ランドか偶数ランドかを判定すれば良いことになる。ランドトラックでは、結果として奇数／偶数トラック識別データを含めたデータ列でトラック番号を確定することになり、特別の奇数／偶数トラック識別マークが無くても、グループ／ランドアドレスデータが検出可能となる。更に、グレイコードによってランドトラックにのみ発生していたトラック幅の変化領域がグループトラックにも発生し、グループ／ランド検出系を同じ手法で構成することとなり、システムバランスが最適化できる。

【0560】

不定ビットを分散配置する方法としては、

（イ）グループ付き原盤作成時に原盤表面にコーディングされたフォトレジストに対する露光量を局所的に変化させる方法、

（ロ）グループ付き原盤作成時に原盤表面にコーディングされたフォトレジス

トに露光するビームスポットを 2 個持たせ、この 2 個のビームスポット間の相対的移動量を変化させる方法、の他に

(ハ) 図 7 4 に示すようにグループ領域 5 0 2 内のウォブル振幅幅を変化させる方法がある。

【 0 5 6 1 】

グループ領域 5 0 2 内の不定ビット領域 7 1 0 では壁面が直線なため、ウォブル検出信号は得れないが、それに隣接するランド領域 5 0 3 と 5 0 7 の ϵ 位置と η 位置ではもう一方の壁がウォブルしているため、ウォブル信号が得れる。上記 (イ) や (ロ) に示した方法と比べると不定ビット領域内のグループ幅変動が小さいので、その上に記録する記録マークからの再生信号のレベル変動が小さく、書換え可能な情報のエラー率の悪化を抑える効果がある。この方法を用いた場合のフォーマット方法としては図 5 3 (e) または図 7 2 に示した形式と全く同じ構造を取ることが出来る。

【 0 5 6 2 】

以上、不定ビットをグループにも持たせる実施の形態について説明したが、本発明の他の実施の形態として不定ビットをグループには一切持たせず、トラック情報の並び順を用いてランド上のトラック情報を読み取る方法もある。

【 0 5 6 3 】

図 5 3 (e) のグループトラック情報 6 0 6 のところを図 7 5 ではトラック番号情報 A 6 0 6 と呼び、図 5 3 (e) のランドトラック情報 6 0 7 のところを図 7 5 ではトラック番号情報 B 6 0 7 と呼ぶ。いずれのトラック番号情報に対しても図 5 2 に示した特殊トラックコードを採用する。図 7 5 に示した実施の形態ではグループ領域にトラック番号情報 A 6 1 1 と B 6 1 2 に対してジグザグにトラック番号を設定するところに特徴がある。隣接するグループ領域で同じトラック番号が設定された場所ではランド領域も同様なトラック番号が設定され、ランド上でも不定ビット無しにトラック情報を読み取る事が出来る。隣接するグループ領域で異なるトラック番号が設定された場所ではトラック番号は確定しないが後述する方法によりトラック番号の予測判定は可能となる。図 7 5 に示した情報の繋がりの中での特徴を抽出すると、

1. グループ上ではAとBの内、小さい方の値がトラック番号と一致する。

【0 5 6 4】

2. ランド上では偶数トラックではAが、奇数トラックではBのトラック番号が確定する。

【0 5 6 5】

3. ランド上では偶数トラックではBが、奇数トラックではAのトラック番号が不確定（であるが、後述する方法によりトラック番号の予測判定は可能）。

【0 5 6 6】

また、図 5 2 に示す本実施の形態の特殊トラックコードによれば

4. グループ上で特殊トラックコード変換後の値が偶数トラックのところで最上位ビット以外は下位ビット全てのパターンが一致し、奇数トラックのところで下位ビットも変化するという項目が上げられる。

【0 5 6 7】

更に、トラック情報の設定方法に関する他の例を示す。この方法はグレイコードの設定方法を工夫し、不定ビットが有ってもアドレス検出を可能とする方法である。

【0 5 6 8】

従来、ランド／グループ記録トラックにおけるアドレッシング方式は、DVD-RAMのようにエンボスプリピットによって形成されていたが、グループトラックのウォブリングを利用して、アドレス情報を埋め込む方法が考えられていたが、大きな問題はランドトラックのアドレス形成であった。

【0 5 6 9】

一つの案として、グループウォブリングで、グループ用とランド用を別々に配置し、ランド用はランドを挟む隣接のグループをウォブリングさせるが、あたかもランドウォブリングされたような構成を採ることでランドアドレスを実現させていた。

【0 5 7 0】

しかしながら、この方法ではトラックアドレス領域として2倍以上が必要であり無駄が多く、一組のアドレス情報でグループアドレス情報としてもランドアド

レス情報としても利用できれば、効率良い配置が可能になる。その実現手段として、トラックアドレスデータとしてグレイコードを利用する方法がある。

【0571】

図76は、グループウォブルをトラックアドレスデータによって位相変調させた時のトラック形態と、ランドでのウォブル検出信号の関係を図示したものである。

【0572】

グループ n のアドレスデータ“ $\cdot \cdot 100 \cdot \cdot$ ”とグループ $n+1$ のアドレスデータ“ $\cdot \cdot 110 \cdot \cdot$ ”に挟まれたランド n でアドレスデータをウォブル信号検出すると“ $\cdot \cdot 1x0 \cdot \cdot$ ”となる。ここで、 x 部分はグループ n の“0”とグループ $n+1$ の“1”によって挟まれた領域で、ウォブル検出信号はセンターレベルの振幅0信号となる。実際のシステムでは、読取りビームのトラック外れ量や検出器のアンバランスなどで、他の領域のレベルより下がるがデータ“1”側か“0”側の信号が検出される可能性が高い。このように異なるグループアドレスデータで挟まれたランド領域では検出レベルが下がることを利用して、その部分がアドレスデータのポジションと照らし合わせて、ランドアドレス信号を検出することも考えられる。しかしこの方法も、ウォブル検出信号のC/Nが高い場合は良いが、ノイズが大きい場合等は信頼性が取れない可能性があった。

【0573】

そこで、ランドトラックでのウォブル検出信号からアドレスデータを読み出す方法として、グループウォブルデータが異なって対峙しているランドウォブル検出データは不定（“0”と判断しても“1”と判断しても良い）でも正しいランドアドレスデータを確定できる方法が望まれていた。

【0574】

そこで、グループトラックアドレスは、グレイコードデータでウォブル変調する方式を採用し、ランドトラックに対しては、特殊マークを付加したりウォブル変調で特殊識別コードを付加するなどによって、奇数(odd land)ランドと偶数ランド(even land)を容易に判断できる構造を採用する方式を提案するものである。

。

【0575】

ランドトラックが、奇数／偶数の判定可能であれば、グレイコードの性質から、ランドアドレスデータの確定は容易になる。その証明を図77を用いて説明する。

【0576】

グレイコードは、図51に示されるように1ステップのコード変更は1ビットのみになるよう構成されたコードである。このグレイコードでグループトラックのアドレッシングを行うすれば、各グループウォブルで構成されるランドのウォブルは、図76のように1ビットのみが不定のコードとして検出される。即ち、図77のようなアドレスデータがグループトラックに配置されると、グループトラックに対峙されたランドトラックのウォブル検出信号は1ビットのみが“0”か“1”か不定のビットで他のビットは隣接グループウォブル信号と同じ値が検出される。図77の偶数ランド n でのウォブル検出信号は (n) または $(n+1)$ が検出される。同様に、奇数ランド $n+1$ は $(n+1)$ または $(n+2)$ が検出される。

【0577】

ここで、ランドトラックは予め、奇数ランドまたは偶数ランドが識別されていれば、奇数ランド $n+1$ の場合は、 $(n+1)$ が検出された場合はそのデータがアドレス値、 $(n+2)$ が検出された場合は $(\text{検出値}-1)$ がアドレス値となる。同様に偶数ランド n の場合は、 (n) が検出されたらその値がアドレス値で $(n+1)$ が検出されたら $(\text{検出値}-1)$ がアドレス値となる。但し、 n は偶数の場合である。

【0578】

以上のように、ランドトラックが奇数トラックか偶数トラックか判定されていれば、ランドトラックでのウォブル検出値に不定のビットが有っても簡単に正しいアドレス値が確定できることになる。グループトラックはウォブル検出信号がそのままトラックアドレスになる。

【0579】

図78は、トラックアドレスが4ビットのグレイコードを配置した場合の具体

的な検出内容を図示したものである。グルーブトラック $G(n)$ のグレイコードアドレスデータが“0110”、 $G(n+1)$ が“1100”とした場合、偶数ランド $L(n)$ は“1100”または“0100”がウォブル信号として検出されるが、図77で説明した考えでいけば、偶数ランドであることから“0100”が正しいアドレス値として確定する。

【0580】

しかし、図77で説明した検出値から“0”または“-1”を補正しなくても、ランドトラックは先ず奇数／偶数識別があるとすれば、夫々2つのアドレス値を持っているとも考えられる。図78における偶数ランド $L(n)$ で“1100”、“0100”のどちらが検出されても、他の偶数ランドにはこのコードは存在しない。このため、検出された値でアドレスデータを確定することが可能なのである。

【0581】

上記内容は図52に示した特殊トラックコードに対しても同じ特徴を持っている。

【0582】

書換え可能型情報記録媒体にて、グルーブトラックとランドトラックを共に記録再生トラックとして利用する場合のアドレッシングフォーマット案の一例を図79に示す。図47に示された各ECCブロックの間に存在するガード領域内にランドの奇数／偶数識別情報を挿入配置する。

【0583】

図77、図78で示したランドの奇数／偶数識別は、ランドのヘッダ領域にブリットでマークを入れている。

【0584】

本実施の形態によるところのグルーブウォブルアドレッシング方式では、ランドのアドレス検出には奇数ランド／偶数ランド識別が重要であり、その識別マーク方式としては各種方法が考えられる。

【0585】

図80～図83はその識別マーク方式を図示したものである。

【0 5 8 6】

図 8 0 は、グループウォブルで特殊なパターンをいれ、図 7 6 で示されたようなレベルダウン部分の位置関係を使って奇数／偶数ランド判定を行う。

【0 5 8 7】

図 8 1 は、図 7 9 と同様にランドのヘッダ領域にエンボスプリピットマークを配置させる方法である。

【0 5 8 8】

図 8 2 は、奇数（又は偶数）グループトラックのみの記録トラックを切断させるような物理的マークを設置させる方法である。ランドトラック検出ではグループトラックの物理的変形構造がクロストーク信号として検出され、対峙するグループの一方のみからマーク信号が検出される為、方向性を伴うことから、奇数／偶数ランド検出が可能になる。

【0 5 8 9】

図 8 3 は、奇数トラックの奇数セグメントにおけるヘッダと偶数トラックの偶数セグメントヘッダに図 8 2 のようなマークを配置するものである。この方法では、全てのトラックにウォブリング以外のヘッダ領域識別マークがつくことになり、ヘッダ位置検出のも上記マークが利用でき、奇数／偶数ランド判定はウォブリング変調で記録されたセグメント番号データの奇数／偶数情報を合わせて利用することで、奇数／偶数ランド識別を可能にするものである。

【0 5 9 0】

図 8 2 または図 8 3 に関する他の例を図 8 4、図 8 5 に示す。図 8 4 に示した例ではグループ領域 5 0 2 の一部を切断し、グループ切断領域 5 0 8 を作成している。図示していないが再生用集光スポットがランド領域 5 0 3、5 0 4 上をトレースしている場合に、トラック差信号の急変する方向を検知することでランド上の偶数トラック上をトレースしているか奇数トラック上をトレースしているかの判定が行える。図 8 5 には他の例を示す。グループ領域 5 0 2 内で局所的に大きく蛇行するグループ蛇行領域 5 0 9 を構成する方法と他の例として図 8 4 に示すようにグループを一部切断すると共に、その切断部分にランドプリピットを形成するグループ切断＋ランドプリピット領域 5 0 0 を設ける。いずれもトラック差

信号の変化方向でランド上の偶数トラック上をトレースしているか奇数トラック上をトレースしているかの判定が行える。

【0 5 9 1】

〔9〕追記型情報記憶媒体実施の形態におけるウォブルフォーマットの説明

本実施の形態の追記型情報記憶媒体では物理セグメント構造やデータセグメント構造は図 5 3 と同じ構造を持っている。本実施の形態の書換え型情報記憶媒体では図 4 8 に示すようにゾーン構造をしているのに比べて、本実施の形態の追記型情報記憶媒体ではゾーン構造を取らず、本実施の形態の再生専用情報記憶媒体と同様な C L V (Constant Linear Velocity) 構造を取るところに特徴がある。

【0 5 9 2】

〔1 0〕情報記憶媒体全体のデータ配置構造に関する説明

〔1 0 - 1〕各種情報記憶媒体に共通する情報記憶媒体全体としてのデータ配置構造に関する説明 (ポイント (R)、(S))

本実施の形態においては再生専用／追記型／書換え型における情報記憶媒体間の互換性確保を重視し、情報記憶媒体全体構造に対して下記の部分で再生専用／追記型／書換え型での共通構造を採用する。

【0 5 9 3】

(イ) リードインエリア、データ領域、データリードアウト領域を共通に持つ。

【0 5 9 4】

(ロ) リードインエリア内はコネクションエリアを挟んでシステムリードインエリアとデータリードインエリアに共通に分割されている。

【0 5 9 5】

(ハ) 再生専用／追記型／書換え型いずれも単層 (単一の光反射層または記録層) と 2 層 (光反射層または記録層が片面から再生可能な形で 2 層存在する) の構造を許容する。

【0 5 9 6】

(ニ) 情報記憶媒体全体の合計厚み、内径、外径寸法が一致する。

【0 5 9 7】

図 8 8 に示すように再生専用の 2 層 (Opposite track Path) のみにシステムリードインエリアを持つ。

【 0 5 9 8 】

上記において (イ) と (ニ) については現行 DVD においても同様な特徴を持っていた。本実施の形態として特に (ロ) の特徴について説明する。ディスク内の情報エリアはディスクのモードに応じて次の 5 つの部分に分割される：システムリードインエリア、コネクション領域、データリードインエリア、データ領域、データリードアウト領域。情報エリアはエンボスピットの列からなるトラックを有する。システムリードインエリア内のトラックは 360° 一周する連続した螺旋である。データリードインエリア、データ領域、データリードアウト領域のトラックは 360° 一周する連続した螺旋である。トラックの中心はピットを中心である。

【 0 5 9 9 】

現行 DVD においても再生専用、追記型、書換え型のいずれの情報記憶媒体にもリードインエリアを持っている。また、現行 DVD における書換え型情報記憶媒体 (DVD-RAM ディスク、DVD-RW ディスク) と追記型情報記憶媒体 (DVD-R ディスク) ではエンボスリードインエリアと言って微細な凹凸形状を持ったピット領域が存在している。

【 0 6 0 0 】

上記の書換え型情報記憶媒体、追記型情報記憶媒体のいずれにおいてもピット領域でのピット深さはデータ領域内のプリグループ (連続溝) の深さと一致している。現行 DVD における再生専用情報記憶媒体である現行 DVD-ROM ではこのピットの深さは使用波長を λ 、基板の屈折率を n とした時、 $\lambda / (4n)$ が最適な深さと言われている。現行 DVD における書換え型情報記憶媒体である現行 DVD-RAM ではデータ領域内での隣接トラックの記録マークからのクロストーク (再生信号への漏れ込み量) を最も小さくする条件としてプリグループの深さは $\lambda / (5n) \sim \lambda / (6n)$ が最適な深さと言われている。従って、現行 DVD-RAM ではそれに合わせてエンボスリードインエリアのピットの深さも $\lambda / (5n) \sim \lambda / (6n)$ に設定されている。深さが $\lambda / (4n)$ もしくは $\lambda / (5n) \sim$

$\lambda / (6 n)$ のピットからは（深さが充分深いので）充分大きな振幅を持った再生信号が得られる。それに比べて、現行 DVD-R では、データ領域内のグルーブの深さが非常に浅いため、同じ深さを持ったエンボスリードインエリア内のピットからは大きな再生信号振幅が得られず、安定な再生が出来ないと言う問題があった。

【 0 6 0 1 】

そのため、再生専用／追記型／書換え型のいずれの情報記憶媒体に対してもフォーマットの互換性を確保しつつ追記型情報記憶媒体のリードインエリアからの安定な再生信号を保証するためにシステムリードインエリアを設け、ここでのトラックピッチと最短ピットピッチをデータリードインエリアおよび データ領域でのトラックピッチと最短ピットピッチ（最短マークピッチ）よりも大幅に大きくしたところに本実施の形態の特徴がある。

【 0 6 0 2 】

現行 DVD ではレベルスライス法を用いて再生信号検出（アナログ再生信号に対する 2 値化処理）を行っている。現行 DVD でも微細な凹凸形状を持ったピットの最短ピットピッチもしくは記録膜の光学的特性変化により形成される記録マークの最短マークピッチが再生用光学ヘッド（図 1 3 1）に使われる対物レンズの OTF（Optical Transfer Function）特性における遮断（カットオフ）周波数に近いため、最短ピットピッチ／最短マークピッチからの再生信号振幅は大幅に減少している。更に、最短ピットピッチ／最短マークピッチを詰めればレベルスライス法での再生信号検出は不可能となる。また、上述した理由から現行の追記型情報記憶媒体（現行 DVD-R）では最短ピットピッチが詰まっているので、リードインエリアからの安定した再生信号が得れない問題がある。本実施の形態ではこの相反する問題点を解決するため、

〔 α 〕 リードインエリア内をシステムリードインエリアとデータリードインエリアに分離し、両者のトラックピッチと最短ピットピッチを変化させる。

【 0 6 0 3 】

〔 β 〕 システムリードインエリアではトラックピッチと最短ピットピッチを大幅に広げて最疎ピットピッチからの再生信号振幅に対する最短ピットピッチから

の再生信号振幅の低下量を少なくする。それにより最短ビットからの信号再生を容易にしてビット深さの浅い追記型情報記憶媒体におけるシステムリードインエリアからの信号再生を可能にする。

【0604】

〔γ〕 情報記憶媒体自体の記憶容量増加を目指してデータリードインエリア、データエリア、データリードアウトエリアの記録密度を上げるため最短ビットピッチ／最短マークピッチを狭くし、再生信号検出（アナログ信号からの2値化）が難しい現行のレベルスライス法に変えてPRML（Partial Response Maximum Likelihood）法を採用する。

【0605】

〔δ〕 最短ビットピッチ／最短マークピッチを詰めて記録密度を向上させるのに適した変調方式を採用する。

【0606】

すなわち、変調後の“0”が連続する最小数（変調後の（d，k）制約におけるdの値）を現行DVDでは $d=2$ に対して $d=1$ の変調規則を採用するという4つの工夫の組み合わせを行っている。

【0607】

本実施の形態におけるPRML（Partial Response and Maximum Likelihood（PRML））法を説明する。

【0608】

これは、HF信号からバイナリ信号を検出する処理である。典型的には、イコライザとビタビ復号器からなる。イコライザはHF信号のインターシンボル干渉を制御し、HF信号をパルシャルレスポンスチャンネルにフィットさせる。パルシャルレスポンスチャンネルはインパルス応答が多数のサンプル点を示し、それは線形で時間不変であることを意味する。例えば、PR（1，2，2，2，1）チャンネルの伝達関数 $H(z)$ は

$$H(z) = z^{-1} + 2z^{-2} + 2z^{-3} + 2z^{-4} + z^{-5}$$

ビタビ復号器はHF信号の周知の相関を用いてバイナリデータを検出する。

【0609】

[本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明]

ポイント (R)

システムリードインエリアでのトラックピッチと最小ピットピッチを粗くする (図 6 8)。

【0610】

[効果]

再生専用、追記型、書換え型のいずれの情報記憶媒体にもシステムリードインエリアを持たせることで異なる種類の情報記憶媒体間のデータ構造互換性を持たせ、各種媒体の互換機能を持った情報再生装置または情報記録再生装置の制御回路と制御プログラムの簡素化を図ることで情報再生装置または情報記録再生装置の低価格化と性能安定化 (信頼性向上) を実現できる。

【0611】

○システムリードインエリアではレベルスライス法により信号再生 (2 値化) 処理を行う (図 1 3 8)。

【0612】

○媒体の識別情報がエンボス領域のシステムリードインエリア内に記録される (図 9 4)。

【0613】

図 9 4 に示したコントロールデータゾーン内の規格書タイプ (Book type) とパートバージョン (Part version) の規格書タイプで、本実施の形態における再生専用情報記憶媒体では “0 1 0 0 b” (再生専用ディスクのための HD-DVD 規格)、書換え型情報記憶媒体では “0 1 0 1 b” (書換え可能型ディスクのための HD-DVD 規格) を設定する。

【0614】

更に、図 9 4 に示したコントロールデータゾーン内のディスク構造 (disc structure) の中に記録されるレイヤタイプ (Layer type) に媒体の再生専用 (b 2 = 0, b 1 = 0, b 0 = 1) か、追記型 (b 2 = 0, b 1 = 1, b 0 = 1) か、書換え型 (b 2 = 1, b 1 = 0, b 0 = 1) かの識別情報と、媒体が再生専用の場合の記録形式 (図 4 0 (a) に示した第 1 の例の場合には b 3 = 0, b 2 = 0, b 1

= 0, $b_0 = 1$ となり、図 4 0 (b) に示した第 2 の例の場合には $b_3 = 1$, $b_2 = 0$, $b_1 = 0$, $b_0 = 1$ となる。) が記載される。

【0 6 1 5】

[効果]

媒体の識別情報は再生専用／追記型／書換え型のいずれの情報記憶媒体にも共通に必要な情報であり、いずれの種類の情報記憶媒体にも共通に存在するシステムリードインエリア内に記録することで各種類の情報記憶媒体間の互換性を確保し、互換を保証する情報再生装置（あるいは情報記録再生装置）の制御回路、制御ソフトの共通化・簡素化が図れる。

【0 6 1 6】

○既存の DVD ディスクか本実施の形態の高密度対応ディスクかの識別情報及びそれに伴う線密度とトラックピッチ情報をシステムリードインエリアに記録すると共に、システムリードインエリアでの線密度とトラックピッチを現行 DVD のリードインエリアとの違いが 3 割以下に設定する（図 9 4、図 9 0）

図 9 0 に記載された本実施の形態の再生専用情報記憶媒体の寸法と現行 DVD - ROM の比較を図 8 6 に示す。図 1 3 8 に示すレベルスライス回路を用いた場合に、トラックピッチ、最ピット長の変化が ± 3 割以下の範囲なら安定に再生可能であることを実験により確かめて有り、図 8 6 に示すようにシステムリードインエリアにおける寸法が現行 DVD - ROM の規格値に対する ± 3 割内の範囲として示した許容上限値と許容下限値が本実施の形態範囲に含まれる。すなわち、本実施の形態におけるシステムリードインエリア内の各寸法の許容範囲は単層ディスクでのトラックピッチは $0.52 \sim 0.96 \mu\text{m}$ 、最短ピット長 $0.28 \sim 0.52 \mu\text{m}$ となり、2 層ディスクではトラックピッチは $0.52 \sim 0.96 \mu\text{m}$ 、最短ピット長 $0.31 \sim 0.57 \mu\text{m}$ になる。

【0 6 1 7】

また、システムリードインエリアの許容範囲は再生専用情報記憶媒体に限らず、追記型情報記憶媒体及び書換え型情報記憶媒体に対しても同じ値が適用される。

【0 6 1 8】

[効果]

図 8 9 に示すように本実施の形態の情報記憶媒体は再生専用／追記型／書換え型に依らず機械的な寸法は従来の現行 D V D ディスクと一致している。従って、ユーザが間違えて

a) 本実施の形態情報記憶媒体を既存の D V D プレーヤーや D V D レコーダに装着したり、

b) 従来の現行 D V D ディスクを本実施の形態の情報再生装置または情報記録再生装置に装着する危険性がある。

【 0 6 1 9 】

その場合にシステムリードインエリアのエンボスピットのトラックピッチと最短エンボスピット長を従来の現行 D V D ディスクのリードインエリアのエンボスピット寸法に近い値に設定することで上記 (a) や (b) の現象が生じた場合でも装置内で新旧媒体の識別を可能とし、その媒体種別に応じた安定な対応を可能とする。

【 0 6 2 0 】

現行の再生専用の D V D - R O M ディスクや書換え型の D V D - R A M ディスクでは内周部のリードインエリアにエンボス形状のピットが形成されているが、現状の情報再生装置または現状の情報記録再生装置ではレベルスライス法を使ってリードインエリアのエンボスピットからの信号検出を行っている。本実施の形態の情報再生装置または情報記録再生装置ではシステムリードインエリアに対して図 1 3 8 に示したレベルスライス回路を採用している。本実施の形態によれば、現行の再生専用の D V D - R O M ディスクや書換え型の D V D - R A M ディスク内周部のリードインエリアに存在するエンボスピットに対しても図 1 3 8 に示した同じ検出回路を使うことが出来、情報再生装置または情報記録再生装置の簡素化が可能となり低価格化を実現できる。実験によるとトラックピッチ、最短ピット長が $\pm 30\%$ 変化しても図 1 3 8 の回路で安定にスライスレベルを検出出来ることを確認している。本実施の形態情報記憶媒体のデータ領域での再生が不可能な既存の情報再生装置においてもわずかな改良を加えるだけで内蔵されたレベルスライス回路を兼用させて本実施の形態の情報記憶媒体におけるシステムリー

ドインエリアの情報再生が可能となり、上記（a）の誤操作をユーザが行ったとしても、システムリード領域の情報を再生し、媒体の識別を行いユーザに通知することが可能となる。

【0621】

〔本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明〕

ポイント（S）

データリードインエリア、データエリア、データリードアウトエリアではPRML法による信号再生処理を行う（図140）。

【0622】

〔効果〕

情報記憶媒体の大容量化を目指して記録ビットまたは記録マークの高密度化を行うと、上述したように対物レンズのOTF特性の関係から最密ビットピッチまたは最密記録マークピッチのところではほとんど再生信号振幅が得られず、従来のレベルスライス法では安定に信号再生処理が行えない。本実施の形態において信号再生処理にPRML法を用いることで記録ビットまたは記録マークの高密度化を図り、情報記憶媒体の大容量化を実現できる。

【0623】

○再生専用情報記憶媒体においてデータリードインエリア内にリファレンスコードゾーンを配置する（図87）。

【0624】

〔効果〕

図87に示すようにデータリードインエリア内にリファレンスコードゾーンが配置されている。

【0625】

リファレンスコードは図140に示す再生回路内（特にプリイコライザ内の各タップ係数値の設定やAGC内）での自動回路調整に使用する。すなわち、データ領域内に記録された情報を安定に再生／信号検出するために先に上記リファレンスコードを再生しながら自動回路調整を行う。従って、このリファレンスコードをデータリードインエリア内に配置することでリファレンスコードでのトラッ

クピッチと最短ピット長をデータ領域内の値に合わせ、再生回路の自動調整精度を向上させることが可能となる。

【0626】

○記録型情報記憶媒体においてデータリードインエリアとシステムリードインエリアとの間にコネクションゾーン（コネクションエリア）を配置する（図102、図108）。

【0627】

〔効果〕

本実施の形態における記録型情報記憶媒体には図102及び図108に示すようにエンボスピットで記録されたシステムリードインエリアと追記または書換え可能な記録マークで記録されたデータリードインエリアとの間にコネクションゾーンを配置し、システムリードインエリアとデータリードインエリアとの間で距離を置いて配置されるような構成になっている。本実施の形態における記録型情報記憶媒体では片面のみからの記録・再生が可能な2記録層を有している。一方の記録層から再生している時に他方の記録層で反射する光が光検出器の中に入り込み、再生信号特性を劣化させる層間クロストークと言う現象がある。特に他方の記録層で反射する光がシステムリードインエリアに照射されているかデータリードインエリアに照射されているかで反射量が大きく異なる。従って、2記録層間の相対的な偏心量の違いにより再生対象としている記録層に沿って1周トレースしている間に他方の記録層で反射する光がシステムリードインエリアとデータリードインエリアに交互に出入りすると、層間クロストークの影響が大きくなる。その問題点を回避するため、本実施の形態ではエンボスピットで記録されたシステムリードインエリアと追記または書換え可能な記録マークで記録されたデータリードインエリアとの間にコネクションゾーンを配置し、システムリードインエリアとデータリードインエリアとの距離を離し、層間クロストークの影響を軽減して安定な再生信号が得られるような配置にしている。

【0628】

〔本実施の形態の個々ポイントとその個々ポイント毎の独自効果説明〕

ポイント（T）

変調後の“0”の最小連続繰り返し回数を1 ($d=1$) の変調方式を採用する(図112～図130)。

【0629】

[効果]

$d=1$ の変調規則を採用することで最密ビットピッチまたは最密記録マークピッチを詰めて記録ビットまたは記録マークの高密度化を実現し、情報記憶媒体の大容量化が達成できる。

【0630】

また、 $d=1$ の変調規則を採用すると、 $d=2$ である従来のDVD変調方式に比べてウィンドマージン (ΔT の幅) が広がり、PRML検出時の信号検出安定性・信頼性が向上する。

【0631】

ポイント (ハ)

パラレルトラックパス (PTP) モードにおける単層 (シングルレイヤー: SL) ディスク、2層 (デュアルレイヤー: DL) ディスクでは、モード毎に1つの情報エリアがある。オポジットトラックパス (OTP) モードにおける2層ディスクでは、2層に渡って1つの情報エリアがある。OTPモードにおける2層ディスクでは、情報エリアは読み出しビームをレイヤー0からレイヤー1へ移動するために各レイヤーにおいてミドルエリアを有する。OTPモードにおける2層ディスクのレイヤー1では、情報エリアはコネクションエリアに隣接するシステムリードアウトエリアを有する。データエリアはメインデータを記録するためである。システムリードインエリアはコントロールデータとリファレンスコードを含む。データリードアウトエリアは連続してスムーズな読出しを可能とする。レイヤーはディスクの1つの読み出し面に対向して定義される。単層ディスクは読み出し面毎に1トラックを有するが、1つの読み出し面に2層ディスクは記録面に近いレイヤー0のトラックとともに、記録面から遠いレイヤー1のトラックを有する。単層ディスクと2層ディスクのレイヤー0は内側から外側に読み出す。PTPモードの2層ディスクのレイヤー1は内側から外側に読み出すが、OTPモードの2層ディスクのレイヤー1は外側から内側に読み出す。ディスクは読

み出し面から見て反時計方向に回転する。単層ディスクと、2層ディスクのレイヤー0では、トラックは内径から外径にかけての螺旋である。PTPモードの2層ディスクのレイヤー1では、トラックは内径から外径にかけての螺旋であるが、OTPモードの2層ディスクのレイヤー1では、トラックは外径から内径にかけての螺旋である。トラック上のデータセグメントはギャップを含まず、ミドルエリアの開始からリードアウト領域の終了までとともに、システムリードインエリアにおいて、データリードインエリアの開始からデータリードアウト領域の終了まで、あるいはデータリードインエリアの開始からミドルエリアの終了まで、あるいはシステムリードインエリアにおいて、あるいは連続的に配置される。

【0632】

〔10-2〕再生専用情報記憶媒体におけるデータ配置構造に関する説明（ポイント（R）、（S））。

【0633】

図87に再生専用情報記憶媒体におけるリードインエリアのデータ構造を示す。リードインエリア内はコネクションエリアを挟んでシステムリードインエリアとデータリードインエリアに分割されている。また、システムリードインエリア内はイニシャルゾーンとコントロールデータゾーンが存在し、それぞれの間にバッファゾーンが配置された構造になっている。図87に示す物理セクタとは図40に示すセクタと同じものを示し、各セクタ毎のセクタ番号は図26内のデータID内に記録され、図27に示すデータフレーム番号の値と一致する。各領域の開始位置でのセクタ番号を図87の右の列に明記した。

【0634】

なお、図87に示したシステムリードインエリア内のイニシャルゾーン／バッファゾーン／コントロールデータゾーン／バッファゾーンのデータ配置内容及びデータ配置順は再生専用、追記型、書換え型のいずれの情報記憶媒体においても共通な構造となっている。

【0635】

図87に示したシステムリードインエリア内に於いて、イニシャルゾーンはエンボスデータエリアを含む。イニシャルゾーン内の記録データエリアとして記録

されたデータフレームのメインデータは“00h”に設定される。バッファゾーンは32個のECCブロック（1024セクタ）を含む。このゾーンに物理セクタとして記録されたデータフレームのメインデータは“00h”に設定される。コントロールデータゾーンはエンボスデータ領域を含む。データ領域はエンボスコントロールデータを含む。コネクション領域はシステムリードインエリアとデータリードインエリアとを接続するものである。システムリードインエリアの終了であるセクタ“02 6AFFh”のセンタラインと、データリードインエリアの開始であるセクタ“02 6C00h”のセンタラインとの距離は1.4 μ mから20.0 μ m（一例）である。コネクションエリアは物理セクタ数が割り振られていないので、物理セクタ数を含まない。リファレンスコードゾーンを除いたデータリードインエリアの全ビットはリザーブとされる。リファレンスコードゾーンはエンボスデータセグメントを含む。データエリアはエンボスリファレンスコードを含む。リファレンスコードはセクタ番号1965576（“02 FFE0h”）から始まる1つのECCブロック（32セクタ）からなる。メインデータの各セクタ（2048バイト）はメインデータの分布に従って、次のように定義される。

【0636】

データシンボル“164”が繰り返されているメインデータD0～D2047の2048バイトのセクタが生成される。

【0637】

32セクタのためのリファレンスコードがセクタのメインデータにスクランブルデータを加算することにより次のように生成される。

【0638】

セクタ0～15

初期プリセット値“0Eh”のスクランブルデータをセクタメインデータに加算する。しかしながら、セクタ0のD0～D331の部分に対しては、スクランブルデータをマスクし、加算をしない。

【0639】

セクタ16～31

初期プリセット値“0 E h”のスクランブルデータをセクタメインデータに加算する。

【0 6 4 0】

リファレンスコードの目的はディスク上に特定ビットパターンの1 E C Cブロック長（3 2セクタ）を形成するためである。従って、変調前の記録フレームのデータは、I D、E D C、P I、P O以外はデータシンボル“1 6 4”（= 0 A 4 h）で充填される。

【0 6 4 1】

次に、リファレンスコードの3 2セクタからメインデータをどのように生成するかを説明する。スクランブルを2回実行することは、スクランブルしないことと同じであるので、スクランブル後の特定データパターンを発生する処理は簡単である。データフレームのメインデータバイトは、スクランブル値既に加算された（プレスクランブルされた）データバイトの特定パターンで充填される。これらのプレスクランブルされたバイトが通常に処理されると、記録データ領域は特定パターンを表す全てのバイトを含む。

【0 6 4 2】

E C Cブロックの第1セクタのD 0～D 1 5 9は、プレスクランブルマスクがされない限り、変直前に現れる大きいD S Vを伴う連続するデータを含むブロック内の幾つかのP O行の制御不能なD S Vを防止するためにプレスクランブルされない。

【0 6 4 3】

2層構造を有する再生専用情報記憶媒体におけるデータ構造とセクタ番号付与方法を図8 8に示す。

【0 6 4 4】

各データセグメントは3 2個の物理セクタを含む。単層ディスク、あるいはP T Pモードの2層ディスクの両レイヤーの物理セクタ番号はシステムリードインエリア内で連続して増加し、各レイヤー内のデータリードインエリアの開始からリードアウトエリアの終了まで連続して増加する。O T Pモードの2層ディスク上では、レイヤー0の物理セクタ番号はシステムリードインエリアで連続して増

加し、各レイヤー内のデータリードインエリアの開始からミドルエリアの終了まで連続して増加する。しかしながら、レイヤー 1 の物理セクタ番号はレイヤー 0 の物理セクタ番号のビット反転した値を有し、ミドルエリア（外側）の開始からデータリードアウトエリア（内側）の終了まで連続して増加し、システムリードアウトエリアの外側からシステムリードアウトエリアの内側まで連続して増加する。レイヤー 1 のデータエリアの第 1 物理セクタ番号はレイヤー 0 のデータエリアの最終物理セクタ番号のビット反転した値を有する。ビット反転した数字はビット値が 0 になり、その逆も成り立つように計算されている。

【0645】

パレレルトラックパスの 2 層ディスク上では、同一セクタ番号の各レイヤー上の物理セクタはディスクの中心から略同じ距離にある。オポジットトラックパスの 2 層ディスク上では、互いにビット反転されているセクタ番号の各レイヤー上の物理セクタはディスクの中心から略同じ距離にある。

【0646】

システムリードインエリアの物理セクタ番号はシステムリードインエリアの終了に位置しているセクタのセクタ番号が 158463 “02 6AFFh” となるように計算される。

【0647】

システムリードインエリア以外の物理セクタ番号はデータリードインエリアの後のデータエリアの開始に位置しているセクタのセクタ番号が 196608 “03 0000h” となるように計算される（図 88 参照）。

【0648】

再生専用の 2 層（オポジットトラックパス）のみにシステムリードインエリアを持つと言う特徴がある。

【0649】

ミドルエリアに物理セクタとして記録されたデータフレームの全メインデータは “00h” とされる。

【0650】

データリードアウトエリアに物理セクタとして記録されたデータフレームの全

メインデータは“0 0 h”とされる。

【0 6 5 1】

システムリードアウトエリアに物理セクタとして記録されたデータフレームの全メインデータは“0 0 h”とされる。

【0 6 5 2】

上記の“0 0 h”とは変調前のデータ情報を示している。従って、後述する変調規則に従って、変調を行った後のチャネルビットパターンが情報記憶媒体に記録される。そのため、データリードアウトエリアやシステムリードアウトエリアにおいても至るところにビット列が配置される。

【0 6 5 3】

図 8 9 に本実施の形態の再生専用情報記憶媒体における各エリアの寸法関係を示す。

【0 6 5 4】

図 9 0 に本実施の形態の再生専用情報記憶媒体における各エリアの記録データ密度の比較表を掲載する。

【0 6 5 5】

トラックピッチ、最小マーク長（最小ビットピッチ）、最大マーク長（最大ビットピッチ）、チャネルビット長のいずれにおいてもシステムリードインエリアがデータリードインエリア、データエリア、データリードアウトエリアに比べて全て 2 倍の値になっているところに特徴がある。

【0 6 5 6】

〔1 0 - 3〕再生専用情報記憶媒体におけるデータリードインエリア内に記録される情報内容。

【0 6 5 7】

本実施の形態では、情報記録再生媒体として再生専用情報記録再生媒体（ROMメディア）、追記型（ライトワンスタイプ）情報記録再生媒体（Rメディア）、書換え型情報記録再生媒体（RAMメディア）のデータ構造共通性によって、異なる記録媒体に対してもシステムプラットホームが共通化を可能とし、最終商品の製造を容易化、さらには製品の信頼性を向上できるというメリットを生み出

す。

【0658】

このような共通化によってメリットはあるが、性質の異なる情報記録再生媒体では、不要な機能は発生し、それら是对応記録再生媒体の性質から、効果的な利用方法が提案可能となる。

【0659】

その例として、リードインエリアのデータ構造からくる領域の利用方法を、情報記録再生媒体の性質から新たに効果的な利用方法として提案するものである。

【0660】

RメディアやRAMメディアなどの記録系メディアにおけるリードインエリアは、エンボスピットで構成された再生専用のシステムリードインエリアと、ディスクやドライブテスト及びディフェクトマネジメントなどに利用するデータ記録再生を行うデータリードインエリアがある。しかし、再生専用ROMメディアは、記録系のデータリードインエリアの機能は不要であった。

【0661】

図87は、再生専用ROMメディアのリードインエリアの構造図の一例である。図65でシステムリードインエリアの領域は、Rメディアではグループ記録方式を採る場合、サーボ信号検出と記録信号読出し時のRF信号特性の関係から、グループ深さを浅くする必要があり、エンボスピットによる信号読取り特性は厳しくなる。そこで、各メディアの共通性を取ろうとすると、Rメディアに合わせて記録密度を下げて構成することが必要になる。

【0662】

その為、データエリアと同じ記録形態は、データリードインエリアの信号で対応する。このことから、ROMメディアでは、データエリアの基準信号となるリファレンスコードはデータリードインエリアに配置する。但し、エリアの範囲から膨大な容量が利用でき、ROMメディア特有の機能を割り付けることが可能である。

【0663】

ROMメディアは、大量生産が可能であり、情報の配布方法としては優れてい

る。それら情報のデータ構造や映像音声などの圧縮方式等における符号化方式では、物理系の規格化時とは異なる方式が提案利用される可能性がある。即ち、情報記録媒体のデータ構造等の物理規格では、データ格納場所として定義しておき、その利用形態にフレキシビリティを持たせることが望まれる。一方で標準化による生産性容易化から多くのユーザに利用されることが望まれる。そこで、コンテンツ等の最終信号再生処理用デコード方式を、符号化されたコンテンツと共に記録しておき、デコーダシステムでは、デコードプログラムを読み出し、そこで示されたデコード方法で符号化コンテンツをデコードして利用する方法が考えられる。このデコード用プログラムの格納エリアを、データリードインエリアに適用したのが、図 9 1 に図示した提案方式である。

【 0 6 6 4 】

図 9 2 は、データリードインエリアの他の利用方法の新提案を示した図である。次世代 R O M メディアでは、高画質な H D ビデオ対応が中心となる。そこでは、著作権保護システムにおいて違法行為がより困難なシステム提供が必要になる。それらの中で、現行 D V D におけるリージョンシステムでは、本来のリージョン制御の目的に合ったシステム提供が必要である。即ち、コンテンツ提供を行うプロバイダの意思によって、コンテンツ提供時期の制御が可能であれば良く、従来のように地域ごとに別のリージョンコードを変更したメディアを製造して、発売時期をコントロールすることなく、時期がくればリージョン制限されているメディアも再生が可能なシステムが理想である。その対応方法の一例として、データリードインエリアの利用がある。

【 0 6 6 5 】

図 9 2 のシステムについて説明する。

【 0 6 6 6 】

暗号化されたコンテンツの再生処理においては、先ず暗号化鍵を抽出し、暗号化コンテンツを復号し、A V デコーダボードなどで最終的な映像・音声・文字信号を再生することになる。このような再生処理を行う点には、先ずシステムリードインエリアのコントロールデータからメディアキープブロック M K B とアルバム I D 等を読み出し、メディアキープブロック処理部 2 0 1 0 にてデバイスキー 2 0 1

1 を使ってメディア固有鍵を抽出する。このメディア固有鍵にてデータエリア内の暗号化コンテンツをコンテンツ復号部 2 0 1 2 で復号化しコンテンツデータを再生する。このコンテンツデータを A V デコーダボードであるコンテンツデコーダ 2 0 1 3 に送って、映像・音声等のベースバンド信号を再生し、ディスプレイ部に送り出す。

【 0 6 6 7 】

このとき、リージョン制限されているメディアであるが、期限的にはフリーにしても良い時期に来ている場合は、メディアに付けられたメディア I D もしくはそれに順ずる識別コードにドライブ内の時計（日時）情報を連結器 2 0 1 5 で連結して、メディア固有鍵で暗号化器 2 0 1 6 で暗号化し、インターネットで、外部に組織化された管理団体に転送する。管理団体からは、時限的なデバイス鍵の基となる暗号化された情報が送られてくるので、復号器 2 0 1 7 によってメディア固有鍵を用いて復号し、時計データを連結器 2 0 1 8 で連結して時限デバイス鍵を生成し、データリードインエリア内にリザーブされた領域を使ってメディアキーブロック 2 を読出して時限デバイス鍵で、暗号化コンテンツを復号できるメディア固有鍵 D を検出する。この結果、リージョン制御された暗号化コンテンツは復号可能になる。管理団体では、メディア I D 情報等から暗号コンテンツの復号許可が出来ない場合、例えば、時期が早すぎる場合等はその旨の情報を送り返し、許可可能時期までメディア再生は待機していただく。本来ならば、ドライブ内に設置された時計を不正利用しないことが確認されれば、このようなシステムは不要であるが、一般に設置された時計は時刻変更が容易（時間設定システムを入れる必要があるから）であるため、ドライブ内で閉じた時限制御が困難なことから、上記のようなシステムが必要になる。

【 0 6 6 8 】

時計では、電波時計のようなシステム内蔵であれば、その必要は無い為、図 7 0 におけるインターネットでの時限制御情報を外部から得る必要は無く、メディア固有鍵と時計情報で時限デバイス鍵を生成、メディアキーブロック 2 によって、メディア固有鍵 D を抽出する方法でも良い。

【 0 6 6 9 】

〔10-4〕コントロールデータゾーン内の情報

図87に示したコントロールデータゾーン内のデータ配置を図93に示す。図93に示す構造は再生専用、追記型、書換え型いずれの情報記憶媒体に対しても共通な構造を有している。また、再生専用情報記憶媒体における図93に示した物理フォーマット情報の中の情報内容を図94に示す。本実施の形態の情報記憶媒体における物理フォーマット情報内の情報は再生専用、追記型、書換え型いずれにおいても図94内の0バイト目（規格書タイプとパートバージョン）から16バイト目（BCA記述子）までは共通な情報を持っている。ディスク製造情報に書かれたテキストあるいはコードデータは交換時に無視される。

【0670】

図94において、BP0～BP31はDVDファミリに使用される共通データを含み、BP32～BP2047は各ブロック独自の情報に使われる。

【0671】

各バイト位置の機能の説明は以下の通りである。

【0672】

(BP 0) 規格書タイプとパートバージョン (図95参照)

規格書タイプ:

0100b…再生専用ディスクに対するHD-DVD規格

これらのビットはDVDフォーラムによって発行されたDVD規格書を定義するために割当てられる。次のルールに従って、割当てられる。

【0673】

0000b…再生専用ディスクに対するDVD規格

0001b…書換え可能ディスク (DVD-RAM) に対するDVD規格

0010b…追記可能ディスク (DVD-R) に対するDVD規格

0011b…再記録可能ディスク (DVD-RW) に対するDVD規格

0100b…再生専用ディスクに対するHD-DVD規格

0101b…書換え可能ディスクに対するHD-DVD規格

その他 …リザーブ

パートバージョン:

0 0 0 0 b…バージョン 0. 9 (バージョン 0. 9 はテスト使用のみで、一般製品には適用無し)

0 0 0 1 b…バージョン 1. 0

0 1 0 0 b…バージョン 1. 9 (バージョン 1. 9 はテスト使用のみで、一般製品には適用無し)

0 1 0 1 b…バージョン 2. 0

その他 …リザーブ

(B P 1) ディスクサイズとディスクの最大転送速度 (図 9 6 参照)

ディスクサイズ：

0 0 0 0 b…1 2 c m ディスク

これらのビットは以下のルールに従って、割当てられる。

【0 6 7 4】

0 0 0 0 b…1 2 c m ディスク

0 0 0 1 b…8 c m ディスク

その他 …リザーブ

ディスクの最大転送速度：

0 1 0 0 b…後日決定 (TBD(to be determined later) Mbps)

これらのビットは以下のルールに従って、割当てられる。

【0 6 7 5】

0 0 0 0 b…2. 2 5 M b p s

0 0 0 1 b…5. 0 4 M b p s

0 0 1 0 b…1 0. 0 8 M b p s

0 1 0 0 b…後日決定 (TBD(to be determined later) Mbps)

1 1 1 1 b…指定されていない

その他 …リザーブ

(B P 2) ディスク構造 (図 9 7 参照)

レイヤー数：

0 0 b…シングル

0 1 b…2 層

その他…リザーブ

トラックパス：

0 b…P T P あるいは S L

1 b…O T P

レイヤータイプ：

0 1 0 0 b…各ビットは以下のルールに従って、割当てられる。

【0 6 7 6】

b 3：0 b…エンボスユーザデータが図 4 0 (a) の形式で記録される

1 b…エンボスユーザデータが図 4 0 (b) の形式で記録される

b 2：0 b…ディスクは書換え可能なユーザデータエリアを含まない

1 b…ディスクは書換え可能なユーザデータエリアを含む

b 1：0 b…ディスクは記録可能なユーザデータエリアを含まない

1 b…ディスクは記録可能なユーザデータエリアを含む

b 0：0 b…ディスクはエンボスユーザデータエリアを含まない

1 b…ディスクはエンボスユーザデータエリアを含む

(B P 3) 記録密度 (図 9 8 参照)

リニア密度 (Linear density) (データエリア)

0 1 0 1 b…0. 1 5 3 $\mu\text{m}/\text{bit}$

これらのビットは次のルールに従って、割当てられる。

【0 6 7 7】

0 0 0 0 b…0. 2 6 7 $\mu\text{m}/\text{bit}$

0 0 0 1 b…0. 2 9 3 $\mu\text{m}/\text{bit}$

0 0 1 0 b…0. 4 0 9 ~ 0. 4 3 5 $\mu\text{m}/\text{bit}$

0 1 0 0 b…0. 2 8 0 ~ 0. 2 9 1 $\mu\text{m}/\text{bit}$

0 1 0 1 b…0. 1 5 3 $\mu\text{m}/\text{bit}$

0 1 0 0 b…0. 1 3 0 ~ 0. 1 4 0 $\mu\text{m}/\text{bit}$

その他 …予約

トラック密度 (Track density) (データエリア)

0 0 1 1 b…0. 4 0 $\mu\text{m}/\text{track}$ (S L ディスク)

0100b...0. 44 μ m / track (DLディスク)

これらのビットは次のルールに従って、割当てられる。

【0678】

0000b...0. 74 μ m / track

0001b...0. 80 μ m / track (記録可能ディスク)

0010b...0. 615 μ m / track

0011b...0. 40 μ m / track (SLディスク)

0100b...0. 44 μ m / track (DLディスク)

0101b...0. 34 μ m / track

その他 ...予約

(BP 4 ~ BP 15) データエリアアロケーション

図99は再生専用／追記型／書換え型情報記憶媒体におけるデータエリアアロケーション情報内容の説明図である。

【0679】

(BP 16) BCA記述子 (図100参照)

このバイトはディスク上にバーストカッティングエリア (BCA) があるか否かを示す。ビットb6 ~ b0は“000 0000b”に設定され、ビットb7はBCAがあるか否かを示す。

【0680】

これらのビットは次のルールに従って、割当てられる。

【0681】

BCAフラグ:

1b...BCAが存在する

(BP 17 ~ BP 31) リザーブ

全バイトは“00h”とされる。

【0682】

(BP 32 ~ BP 2047) リザーブ

全バイトは“00h”とされる。

【0683】

〔10-5〕書換え型情報記憶媒体におけるデータ配置構造説明（ポイント（R）、（S））

本実施の形態の書換え型情報記憶媒体における各領域の記録データ密度説明図を図101に示す。図101と図90の比較から分かるようにシステムリードインエリアにおける各種寸法は再生専用と書換え型で全て一致している。また、図示して無いが、本実施の形態においては追記型情報記憶媒体のシステムリードインエリアにおける各種寸法も図90または図101に示した値と一致している。

【0684】

図102に本実施の形態の書換え型情報記憶媒体におけるリードインエリアのデータ構造を示す。図102におけるシステムリードインエリアではエンボス状のピットが形成されており、データリードインエリアでは書換え可能な記録マークで形成される。

【0685】

図102において、イニシャルゾーンはエンボスデータエリアを含む。記録データエリアとしてイニシャルゾーンに記録されたデータフレームのメインデータは“00h”とされる。バッファゾーンは32個のECCブロック（1024セクタ）を含む。物理セクタとしてイニシャルゾーンに記録されたデータフレームのメインデータは“00h”とされる。コントロールデータゾーンはエンボスデータエリアを含む。データエリアはエンボスコントロールデータを含む。

【0686】

コネクションエリアはシステムリードインエリアとデータリードインエリアとを接続するものである。システムリードインエリアの最後のセクタ“02 6B FFh”のセンタラインとデータリードインエリアの最初のセクタ“02 6C 00h”のセンタラインとの距離は、図103に示すように、 $1.4\mu\text{m} \sim 20.0\mu\text{m}$ （一例）である。

【0687】

コネクションエリアは物理セクタ番号あるいは物理アドレスが割当てられていないので、物理セクタ番号あるいは物理アドレスを含まない。

【0688】

ガードトラックゾーンのデータセグメントはデータを含まない。

【0689】

ディスクテストゾーンはディスク製造者による品質テストのためである。

【0690】

ドライブテストゾーンはドライブによるテストのためである。

【0691】

情報記録再生装置はこの領域に試し書きを行い、記録条件の最適化を図る。

【0692】

データリードインエリア内のディスクIDゾーンはドライブ情報とリザーブエリアを含む。

【0693】

ドライブ情報はランドトラックとグルーブトラック内の各ECCブロックからなり、ランドトラック内では“02 CD00h”から始まり、グルーブトラック内では“82 CD00h”から始まる。

【0694】

各ドライブ情報ブロック内の1ブロックの内容は同じである。リードインエリア内のディスクIDゾーンの構造を図104に示す。

【0695】

ドライブ情報は物理セクタ番号の昇順に読み出し、書き込みされる。

【0696】

ドライブ情報の使用は任意である。この情報が使用される場合は、このフィールドの使用は次の条件を満たさなければならない。

【0697】

ドライブ情報ブロックの構造を図105に示す。

【0698】

ドライブ情報ブロックを更新する時は、次の処理が行われる。

(1) ドライブ情報が読み出せる場合

ドライブ情報1、ドライブ情報2の相対セクタ番号0に新ドライブ記述0が書込まれ、ドライブ情報1の相対セクタ番号0～14に以前に書込まれていた内容

はドライブ情報1、ドライブ情報2の相対セクタ番号1～15に書込まれる。

【0699】

(2) ドライブ情報1が読み出せず、ドライブ情報2が読み出せる場合

ドライブ情報1、ドライブ情報2の相対セクタ番号0に新ドライブ記述0が書込まれ、ドライブ情報2の相対セクタ番号0～14に以前に書込まれていた内容はドライブ情報1、ドライブ情報2の相対セクタ番号1～15に書込まれる。

【0700】

(3) ドライブ情報1、ドライブ情報2が読み出せない場合

ドライブ情報1、ドライブ情報2の相対セクタ番号0に新ドライブ記述0が書込まれ、ドライブ情報1、ドライブ情報2の相対セクタ番号0～14は“00h”が充填される。

【0701】

ドライブ記述の内容を図106に示す。

【0702】

(BP 0～BP 47) ドライブ製造者名

このフィールドはドライブ製造者名に相当する48バイトのASCIIコードで充填される。

【0703】

このフィールドに利用可能なASCIIコードは“0Dh”に限定され、“20h”から“7Eh”のコードに限定される。

【0704】

ドライブ製造者名の最初の1文字はこのフィールドの最初のバイトに指定される。

【0705】

ドライブ製造者名はもしもこのフィールドがフルでなければ、“0Dh”で終わらなければならない。このフィールドの“0Dh”以降のバイトは“20h”で充填される。

【0706】

例：ドライブ製造者名=“Manufacture”

B P 0 = 4 D h = “M”

B P 1 = 6 1 h = “a”

B P 2 = 6 E h = “n”

B P 3 = 7 5 h = “u”

B P 4 = 6 6 h = “f”

B P 5 = 6 1 h = “a”

B P 6 = 6 3 h = “c”

B P 7 = 7 4 h = “t”

B P 8 = 7 5 h = “u”

B P 9 = 7 2 h = “r”

B P 1 0 = 6 5 h = “e”

B P 1 1 = 0 D h = キャリッジリターンコード

B P 1 2 ~ B P 4 7 = 2 0 h = スペースコード

(B P 4 8 ~ B P 9 5) 付加情報

製造者シリアル番号、日付、場所等がこのフィールドに書込まれる。

【0 7 0 7】

このフィールドはドライブ製造者名付加情報に相当する 4 8 バイトの A S C I I コードで充填される。

【0 7 0 8】

このフィールドに利用可能な A S C I I コードは “0 D h” に限定され、“2 0 h” から “7 E h” のコードに限定される。

【0 7 0 9】

ドライブ製造者名付加情報はもしもこのフィールドがフルでなければ、“0 D h” で終わらなければならない。このフィールドの “0 D h” 以降のバイトは “2 0 h” で充填される。

【0 7 1 0】

例：付加情報 = “S N 1 1 A”

B P 4 8 = 4 C h = “S”

B P 4 9 = 6 F h = “N”

B P 5 0 = 7 4 h = “ 1 ”

B P 5 1 = 3 1 h = “ 1 ”

B P 5 2 = 4 1 h = “ A ”

B P 5 3 = 0 D h = キャリッジリターンコード

B P 5 4 ~ B P 9 5 = 2 0 h = スペースコード

(B P 9 6 ~ B P 2 0 4 7) ドライブ状態

B P 0 ~ B P 4 7 に定義されたドライブ製造者のみがこのフィールドにデータを書込むことができる。ドライブ製造者はどのようなデータもこのフィールドに書込むことができる。

【 0 7 1 1 】

図 1 0 7 に本実施の形態の書換え型情報記憶媒体におけるリードアウトエリア内のデータ構造を示す。

【 0 7 1 2 】

ランドとグループに適応した物理セクタ番号の設定方法が従来の書換え型情報記憶媒体と異なる。この特徴は図 1 0 2、図 1 0 4 にも共通に当てはまる。本実施の形態ではランド領域とグループ領域でそれぞれ異なる物理セクタ番号を設定するため、それに最適なアドレス割付をすることで情報記録再生装置または情報再生装置における記録処理または再生処理の簡素化と安定化を実現している。

【 0 7 1 3 】

本実施の形態の書換え型情報記憶媒体におけるデータレイアウトを図 1 0 8 に示す。本実施の形態では データエリア内が 1 8 個のゾーンに分割され、データリードインエリア内も含めて物理セクタ番号の設定順がディスク全面に渡りランド部で連続番号を付けた後、グループ部でディスク全面に渡る連続番号が付く構造になっている。物理セクタ番号ではランド部からグループ部への移り目で番号の飛びがある。

【 0 7 1 4 】

本実施の形態の書換え型情報記憶媒体におけるデータエリア内でのアドレス番号設定方法を図 1 0 9 に示す。

【 0 7 1 5 】

論理セクタ番号 (L S N : Logical Sector Number) もランド部側からアドレスが付与され、ランド部からグループ部への移り目で番号の継続性を持っているところが図 1 0 8 に示す物理セクタ番号設定方法とは異なるところに特徴がある。

【 0 7 1 6 】

〔 1 0 - 6 〕 追記型情報記憶媒体におけるデータ配置構造説明

図 1 1 0 に本実施の形態における追記型情報記憶媒体のリードインエリア内のデータ構造を示す。

【 0 7 1 7 】

図 1 1 0 に示すように本実施の形態の追記型情報記憶媒体ではエンボス状のビットが記録されているシステムリードインエリア内に各種媒体に共通なコントロールデータゾーンを持ち、追記型記録マークが記録されるデータリードインエリア内に試し書き用のディスクテストゾーンとドライブテストゾーン及び図 1 3 9 に示した再生回路調整用の基準信号が記録されたリファレンスコードゾーン及びディスク I D ゾーン、R - 物理フォーマット情報ゾーンが存在する。

【 0 7 1 8 】

〔 1 1 〕 変調方式に関する説明 (ポイント (T))

〔 1 1 - 1 〕 変調方式の概説

本実施の形態において再生専用／追記型／書換え型のいずれの情報記憶媒体に対しても下記に説明する共通の変調方式を採用している。

【 0 7 1 9 】

データフィールドの 8 ビットのデータワードは 8 / 1 2 変調 (E T M : Eight to Twelve Modulation) 法によりディスク上のチャンネルビットに変換される。E T M 法により変換されたチャンネルビット列はチャンネルビット 1 b が少なくとも 1、最大では 1 0 チャンネルビット離れているという R L L (1, 1 0) というランレングスの制約を満足する。

【 0 7 2 0 】

〔 1 1 - 2 〕 変調方法詳細説明

変調は図 1 1 5 ~ 図 1 2 0 に示すコード変換テーブルを用いて行われる。変換

テーブルは、各データワード“0 0 h”～“F F h”と各State 0 ～ 2 毎に対応するコードワードの1 2 チャンネルビットと次のデータワードのStateを示す。

【0 7 2 1】

変調ブロックの構成を図 1 1 1 に示す。

【0 7 2 2】

$$X(t) = H \{B(t), S(t)\}$$

$$S(t+1) = G \{B(t), S(t)\}$$

Hはコードワード出力機能、Gは次のState出力機能である。

【0 7 2 3】

コード変換テーブル内の幾つかの1 2 チャンネルビットは“0 b”、“1 b”とともにアスタリスクビット“*”とシャープビット“#”とを含む。

【0 7 2 4】

コード変換テーブル内のアスタリスクビット“*”はビットがマーキングビットであることを示す。変換テーブル内の幾つかのコードワードはL S Bにマーキングビットを有する。マーキングビットは自身に後続するチャンネルビットに応じてコードコネクタにより“0 b”、“1 b”の何れかに設定される。後続チャンネルビットが“0 b”であれば、マーキングビットは“1 b”に設定される。後続チャンネルビットが“1 b”であれば、マーキングビットは“0 b”に設定される。

【0 7 2 5】

変換テーブル内のシャープビット“#”はビットがD S V制御ビットであることを示す。D S V制御ビットはD S VコントローラによりD C成分抑圧制御を行うことにより決定される。

【0 7 2 6】

図 1 1 2 に示すコードワードのための連結ルールはコードテーブルから得られたコードワードを連結するために使用される。隣接する2つのコードワードがテーブル内の前コードワードと現コードワードとして示されるパターンと一致すると、これらのコードワードはテーブルに示される連結コードワードに置き換えられる。“?”ビットは“0 b”、“1 b”、“#”の何れかである。連結コード

ワード内の“?”ビットは置き換えることなく前コードワードと現コードワードとして割当てられる。

【0 7 2 7】

コードワードの連結は前連結ポイントで先ず適用される。テーブル内の連結ルールは各連結ポイントでインデックスの順番に適用される。いくつかのコードワードは前コードワードと後コードワードと接続するために2回置き換えられる。前コードワードのマージングビットは連結のためのパターンマッチングの前に決定される。前コードワード、あるいは現コードワードのDSV制御ビット“#”はコード接続の前後の特別ビットとして扱われる。DSV制御ビットは“0 b”でも“1 b”でもなく、“?”である。コードワードの連結ルールはコードワードをシンクコードに接続するためには使われない。コードワードとシンクコードとの接続のためには図1 1 3に示す連結ルールが使われる。

【0 7 2 8】

(1 1 - 3) レコーディングフレーム変調

レコーディングフレーム(recording frame)の変調時には、シンクコードは9 1バイトのデータワードの各変調コードワードの先頭に挿入される。変調はシンクコードの後のState 2から始まり、変調コードワードが各変換コードワードの先頭にMSBとして順次出力され、ディスクに記録される前にNRZI変換される。

【0 7 2 9】

〔1 1 - 4〕シンクコードの選別方法

シンクコードはDC成分抑圧制御を行うことにより決定される。

【0 7 3 0】

〔1 1 - 5〕DC成分抑圧制御(DCC:DC component suppression control)方法

DC成分抑圧制御(DCC)はNRZI変換変調チャンネルビットストリームにおける累積DSV(digital sum value: “1 b”を+1とし、“0 b”を-1として加算する)の絶対値を最小化する。DCCアルゴリズムはDSVの絶対値が最小化するように以下の(a)と(b)のケース毎にコードワードとシンクコ

ードの選択を制御する。

【0 7 3 1】

(a) シンクコードの選択 (図 3 5 参照)

(b) 連結コードワードの D S V 制御ビット “#” の選択

選択は連結コードワードとシンクコードとの各 D S V ビットの位置における累積 D S V の値により決定される。

【0 7 3 2】

計算の基となる D S V は、変調の開始時には 0 の初期値と加算され、変調が終了するまで以下順次加算が続き、0 にはリセットされない。D S V 制御ビットの選択は、開始点は D V S 制御ビットであり、次の D S V 制御ビットの直前で D S V の絶対値を最小化するためのチャンネルビットストリームの選択を意味する。2 つのチャンネルビットストリームのうち D S V の絶対値の小さい方が選択される。もしも、2 つのチャンネルビットストリームの D S V の絶対値が同じ場合は、D S V 制御ビット “#” は “0 b” とされる。

【0 7 3 3】

論理的に可能性のあるシナリオの計算における最大の D S V を考慮すると、D V S 計算の範囲は少なくとも $\pm 2 0 4 7$ 必要である。

【0 7 3 4】

〔1 1 - 6〕復調方法

復調器は 1 2 チャンネルビットのコードワードを 8 ビットのデータワードに変換する。コードワードは読み出しビットストリームから図 1 1 4 に示す分離規則を用いて再生される。隣接する 2 つのコードワードが分離規則のパターンと一致すると、これらのコードワードはテーブルに示される現コードワードと次コードワードに置き換えられる。“?” ビットは “0 b”、“1 b”、“#” の何れかである。現コードワードと次コードワードの “?” ビットは読み出しコードワードにおいては置き換わることなくそのまま割当てられる。

【0 7 3 5】

シンクコードとコードワードの境界は置き換えなく分離される。

【0 7 3 6】

【0 7 3 7】

【0 7 3 8】

【0 7 3 9】

【 0 7 4 0 】

【0 7 4 1】

出証特 2 0 0 3 - 3 0 6 4 7 2 3

うに M T F 特性の限界（遮断周波数）近くまで密度を詰めた記録マークまたはビットを再生する方法として本実施の形態では P R M L（Partial Response Maximum Likelihood）の技術を使っている。すなわち、情報記録再生部 1 4 1 から再生された信号は P R 等化回路 1 3 0 により再生波形補正を受ける。A D 変換器 1 6 9 で基準クロック発生回路 1 6 0 から送られてくる基準クロック 1 9 8 のタイミングに合わせて P R 等化回路 1 3 0 通過後の信号をサンプリングしてデジタル量に変換し、ビタビ復号器 1 5 6 内でビタビ復号処理を受ける。ビタビ復号処理後のデータは従来のスライスレベルで 2 値化されたデータと全く同様なデータとして処理される。P R M L の技術を採用した場合、A D 変換器 1 6 9 でのサンプリングタイミングがずれるとビタビ復号後のデータのエラー率は増加する。従って、サンプリングタイミングの精度を上げるため、本実施の形態の情報再生装置ないしは情報記録再生装置では特にサンプリングタイミング抽出用回路（シュミットトリガー 2 値回路 1 5 5 と P L L 回路 1 7 4 の組み合わせ）を別に持っている。

【 0 7 4 2 】

本実施の形態の情報再生装置ないしは情報記録再生装置では 2 値化回路にシュミットトリガー回路を使用しているところに特徴がある。このシュミットトリガー回路は 2 値化するためのスライス基準レベルに特定の幅（実際にはダイオードの順方向電圧値）を持たせ、その特定幅を越えた時のみ 2 値化される特性を持っている。従って、例えば、上述したように“1 0 1 0 1 0 1 0 1 0 1 0 1 0 1 0 1 0 1 0 1 0”のパターンが入力された場合には信号振幅が非常に小さいので 2 値化の切り替わりが起こらず、それよりも疎のパターンである例えば、“1 0 0 1 0 0 1 0 0 1 0 0 1 0 0 1 0 0 1 0 0 1”などが入力された場合に再生信号の振幅が大きくなるのでシュミットトリガー 2 値化回路 1 5 5 で“1”のタイミングに合わせて 2 値化信号の極性切り替えが起きる。本実施の形態では N R Z I（Non Return to Zero Invert）法を採用しており、上記パターンの“1”の位置と記録マークまたはビットのエッジ部（境界部）が一致している。

【 0 7 4 3 】

P L L 回路 1 7 4 ではこのシュミットトリガー 2 値化回路 1 5 5 の出力である

2 値化信号と基準クロック発生回路 160 から送られる基準クロック 198 信号との間の周波数と位相のずれを検出して PLL 回路 174 の出力クロックの周波数と位相を変化させている。基準クロック発生回路 160 ではこの PLL 回路 174 の出力信号とビタビ復号器 156 の復号特性情報（具体的には図示していないがビタビ復号器 156 内のパスメトリックメモリー内の収束長（収束までの距離）の情報）を用いてビタビ復号後のエラーレートが低くなるように基準クロック 198（の周波数と位相）にフィードバックを掛ける。

【0744】

図 132 における ECC エンコーディング回路 161、ECC デコーディング回路 162、スクランブル回路 157、デスクランブル回路 159 はいずれも 1 バイト単位の処理を行っている。変調前の 1 バイトデータを $(d, k; m, n)$ 変調規則（前述した記載方法では m/n 変調の RLL (d, k) を意味している）に従って、変調すると変調後の長さは

$$8n \div m \quad (201)$$

となる。従って、上記回路でのデータ処理単位を変調後の処理単位で換算すると変調後のシンクフレームデータ 106 の処理単位は (201) 式で与えられるので、シンクコードと変調後のシンクフレームデータ間の処理の統合性を指向した場合、シンクコードのデータサイズ（チャンネルビットサイズ）は (201) 式の整数倍に設定する必要がある。従って、本実施の形態においてシンクコード 110 のサイズとして

$$8Nn \div m \quad (202)$$

にしてシンクコード 110 と変調後のシンクフレームデータ 106 間の処理の統合性を確保するところに本実施の形態の特徴がある（(202) 式において N は整数値を意味する）。本実施の形態の実施の形態として今まで

$$d=1, k=10, m=8, n=12$$

で説明して来たので、その値を (202) 式に代入するとシンクコード 110 のトータルデータサイズは

$$12N \quad (203)$$

となる。現行 DVD のシンクコードサイズは 32 チャンネルビットなので、本実施

の形態に於いてシンクコードのトータルデータサイズを32チャンネルビットより小さくした方が処理が簡素化され、位置検出／情報識別の信頼性が向上する。従って、本実施の形態に於いてシンクコードのトータルデータサイズは図42に示すように24チャンネルビットにしている。

【0745】

図132に示したシンクコード位置検出部145の周辺部に関する詳細構造説明図を図133に示す。

【0746】

図34に示したシンクコード配置方法に対して連続する3個のシンクコードでの前後の情報の並びを利用して現在再生中のデータの物理セクタ内の位置を割り出す方法を図132～図135を用いて説明する。図135(b)に示すような図132のビタビ復号器156の出力データ(図134のST51)はシンクコード位置検出部145でシンクコード110の位置を検出する(図134のST52)。その後、検出されたシンクコード110の情報は制御部143を経由して図135(c)に示すようにメモリー部175に順次保存される(図134のST53)。シンクコード110の位置が分かれば、ビタビ復号器156から出力されたデータの内変調後のシンクフレームデータ106のみを抜き出してシフトレジスタ回路170へ転送できる(図134のST54)。次に制御部143はメモリー部175内に記録されたシンクコード110の履歴情報を読み出し、シンクフレーム位置識別用コードの並び順を識別し(図134のST55)、シフトレジスタ回路170内に一時保存された変調後のシンクフレームデータ106の物理セクタ内の位置を割り出す(図134のST56)。

【0747】

例えば、図135に示すようにメモリー部175に保存されたシンクコードの並びが

SY0→SY1→SY1なら最後のSY0の直後には、

最新のシンクフレーム番号02直後に配置された変調後のシンクフレームデータが存在し、

SY3→SY1→SY2なら最後のSY2の直後には、

最新のシンクフレーム番号 12 直後に配置された変調後のシンクフレームデータが存在する、

と割り出すことが可能となる。

【0748】

このようにセクタ内の位置を割り出し、希望の位置の変調後のシンクフレームデータ 106 がシフトレジスタ回路 170 内に入力されたことが確認出来た場合には、そのデータを復調回路 152 に転送して復調を開始する（図 134 の ST 57）。

【0749】

このように検出したシンクコードの組み合わせパターンが事前予測と異なっていた場合の現象推測方法と対策方法を図 136 に示す。本実施の形態では図 38 に示した関係説明図を用いて推測する。図 136 に示した特徴は検出したシンクコードの組み合わせパターンが事前予測と異なる場所が 1 箇所か否かを判定するところ（ST 3）にある。異なる場所が 1 箇所のみの場合、検出パターンが（1, 1, 2）,（1, 2, 1）,（1, 2, 2）,（2, 1, 2）のいずれかの場合にはフレームシフトが発生した可能性が高く、そうで無い場合にはシンクコードを誤検知したと見なせる。上記判定結果に基づき、

○フレームシフトが発生した場合には再度同期合わせを行い（ST 6）、

○シンクコードを誤検知した場合には事前予測値に合わせて誤検知したシンクコードを自動修正する（ST 7）、

の処理を行う。また、平行してデータ ID の連続性チェック（ST 8）とウォブルアドレスの連続性チェック（ST 9）を行い、トラック外れ検出とトラック外れが生じた時の対応（ST 10）を行う。

【0750】

システムリードインエリア内ではレベルスライス法を用いて信号検出を行い、データリードインエリア、データエリア、データリードアウトエリアでは PRML 法を用いて信号検出を行うところに本実施の形態の特徴がある。

【0751】

図 137 にシステムリードインエリア内の信号再生に用いられる信号検出／信

号評価回路を示す。図 1 3 1 に示した光学ヘッドの 4 分割光検出器の出力の合計を取り、ハイパスフィルタ H P F (High Pass Filter) を通過させた後、プリイコライザ(Pre-equalizer)で波形補正した後、スライサ(Slicer)にてレベルスライスを行う。図 1 3 7 に示した回路の回路特性は

(1) 位相ロックループ (P L L)

4 T におけるナチュラル周波数： $\omega_n = 300 \text{ K r a d s} / \text{s}$

4 T におけるダンピングレシオ： $\delta = 0.70$

(2) ハイパスフィルタ (H P F)

1 次 $f_c (-3 \text{ d B}) = 1.0 \text{ K H z}$

(3) プリイコライザ

周波数特性を以下に示す。

【0 7 5 2】

例としては、7 次のイクイリップルフィルタ (Equiripple) がある。

【0 7 5 3】

ブートレベル k 1 は $9.0 \pm 0.3 \text{ d B}$ で、カットオフ周波数は $16.5 \pm 0.5 \text{ M H z}$ である。

【0 7 5 4】

(4) スライサ

デューティフィードバック方法： $f_c = 5.0 \text{ K H z}$

(5) ジッタ

ディスクの 1 / 4 回転中のジッタを測定する。

【0 7 5 5】

測定周波数帯域は 1.0 K H z から H F までである。

【0 7 5 6】

レベルスライスを行う部分である図 1 3 7 に示したスライサ内の具体的な回路図を図 1 3 8 に示す。

【0 7 5 7】

基本的には比較器 (Comparator) を用いてプリイコライザ出力信号 (Read channel 1) を 2 値化した構造になっている。

【0758】

データリードインエリア、データエリア、データリードアウトエリア内では P R M L 法を用いて信号検出を行うが、その検出回路図を図 139 に示す。図 139 に示した光学ヘッドの 4 分割光検出器の出力の合計を取り、H P F を通過させた後、プリイコライザで波形補正した後の信号波形を使用するところは図 137 の回路構成と一致するが、自動利得制御 A G C (Auto Gain Control) 回路を用いて再生信号振幅レベルを一定に制御するところに P R M L 回路に入力する前の前段回路の特徴がある。図 139 に示した回路ではアナログ／デジタル変換 A D C (Analog to Digital Converter) 回路でデジタル変換し、デジタル処理により信号処理をしている。図 139 に示した回路の特性を下記にまとめて記載する。

【0759】

(1) 位相ロックループ (P L L)

4 T におけるナチュラル周波数: $\omega_n = 580 \text{ K r a d s} / \text{s}$

4 T におけるダンピングレシオ: $\delta = 1.1$

(2) ハイパスフィルタ (H P F)

1 次 $f_c (-3 \text{ d B}) = 1.0 \text{ K H z}$

(3) プリイコライザ

周波数特性を以下に示す。

【0760】

例としては、7 次のイクイリップルフィルタがある。

【0761】

ブートレベル k_1 は $9.0 \pm 0.3 \text{ d B}$ で、カットオフ周波数は $16.5 \pm 0.5 \text{ M H z}$ である。

【0762】

(4) 自動ゲイン制御 (A G C)

-3 d B 閉ループ帯域: 100 H z

(5) アナログデジタル変換 (A D C)

A D C と H F 信号のダイナミックレンジの関係

サンプルクロック: 72 MHz

解像度: 8 ビット

I_{11L}のレベル: 64 ± 5

I_{11H}のレベル: 192 ± 5

(8) イコライザ

9 タップトランスバーサルフィルタがイコライザとして使用される。係数はタップコントローラにより制御される。

【0763】

タップ係数の解像度: 7 ビット

等価信号の解像度: 7 ビット

(9) タップコントローラ

イコライザのタップ係数は最小二乗誤差 (Minimum Square Error (MSE)) アルゴリズムにより計算される。係数計算の前には係数は初期値が使用される。

【0764】

図139内で使用されるビタビ復号器 (viterbi decoder) 内の構造を図140に示す。本実施の形態ではPRクラスとして、PR (1, 2, 2, 2, 1) を採用している。この場合の状態遷移図を図141に示す。

【0765】

データリードインエリア、データエリア、データリードアウトエリアからのリードチャンネルはETMコードと組み合わせられ、PR (1, 2, 2, 2, 1) チャンネルに合わされる。

【0766】

PRチャンネルの状態遷移を図141に示す。S a b c dは前の4ビットの入力がa b c dであることを示し、e / fは次の入力データがeであり、信号レベルがfであることを示す。

【0767】

ビタビ復号器のブロック図を図140に示す。ビタビ復号器は以下のように等価信号からバイナリデータを出力する。

【0768】

時刻 t のブランチメトリックは次のように計算される。

【0769】

$$BM(t, i) = (y_t - i)^2$$

ここで、 y_t はイコライジング後の HF 信号を示し、 $i = 0, 1, \dots, 8$ である。

。

【0770】

ブランチメトリックの解像度は 10 ビットと等しいかそれ以上である。

【0771】

時刻 t でのパスメトリックは次のように計算される。

【0772】

$$\begin{aligned} & PM(t, S0000) \\ = & \min \{ PM(t-1, S0000) + BM(t, 0), PM(t-1, S1000) + BM(t, 1) \} \\ & PM(t, S0001) \\ = & \min \{ PM(t-1, S0000) + BM(t, 1), PM(t-1, S1000) + BM(t, 2) \} \\ & PM(t, S0011) \\ = & \min \{ PM(t-1, S0001) + BM(t, 3), PM(t-1, S1001) + BM(t, 4) \} \\ & PM(t, S0110) \\ = & PM(t-1, S0011) + BM(t, 4) \\ & PM(t, S0111) \\ = & PM(t-1, S0011) + BM(t, 5) \\ & PM(t, S1000) \\ = & PM(t-1, S1100) + BM(t, 3) \\ & PM(t, S1001) \\ = & PM(t-1, 11000) + BM(t, 4) \\ & PM(t, S1100) \\ = & \min \{ PM(t-1, S0110) + BM(t, 4), PM(t-1, S \end{aligned}$$

$$\begin{aligned}
 & 1110) + BM(t, 5) \{ \\
 & \quad PM(t, S1110) \\
 & = \min \{ PM(t-1, S0111) + BM(t, 6), PM(t-1, S \\
 & 1111) + BM(t, 7) \{ \\
 & \quad PM(t, S1111) \\
 & = \min \{ PM(t-1, S0111) + BM(t, 7), PM(t-1, S \\
 & 1111) + BM(t, 8) \}
 \end{aligned}$$

パスメトリックの解像度は11ビットと等しいかそれ以上である。

【0773】

加算・比較・選択(Add-compare-select)ブロックは新パスメトリックを計算し、パスメトリックメモリへ新メトリックを供給し、パスメモリへセレクションを供給する。

【0774】

$$\begin{aligned}
 & select\ 0 = 0 \\
 & (PM(t-1, S0000) + BM(t, 0) < PM(t-1, S100 \\
 & 0) + BM(t, 1) \text{ の場合}) \\
 & \quad select\ 0 = 1 \quad (\text{上記以外の場合}) \\
 & \quad select\ 1 = 0 \\
 & (PM(t-1, S0000) + BM(t, 1) < PM(t-1, S100 \\
 & 0) + BM(t, 2) \text{ の場合}) \\
 & \quad select\ 1 = 1 \quad (\text{上記以外の場合}) \\
 & \quad select\ 2 = 0 \\
 & (PM(t-1, S0001) + BM(t, 3) < PM(t-1, S100 \\
 & 1) + BM(t, 4) \text{ の場合}) \\
 & \quad select\ 2 = 1 \quad (\text{上記以外の場合}) \\
 & \quad select\ 3 = 0 \\
 & (PM(t-1, S0110) + BM(t, 4) < PM(t-1, S111 \\
 & 0) + BM(t, 5) \text{ の場合}) \\
 & \quad select\ 3 = 1 \quad (\text{上記以外の場合})
 \end{aligned}$$

$select\ 4 = 0$

$(PM(t-1, S0111) + BM(t, 6) < PM(t-1, S1111) + BM(t, 7)$ の場合)

$select\ 4 = 1$ (上記以外の場合)

$select\ 5 = 0$

$(PM(t-1, S0111) + BM(t, 7) < PM(t-1, S1111) + BM(t, 8)$ の場合)

$select\ 5 = 1$ (上記以外の場合)

パスメモリの説明図を図 142 に示す。パスメモリは 20 メモリセルを有する。I/O とパスメモリセルの構成を図 143、図 144 に示す。最終パスメモリセルは端子 output 0 からバイナリデータとして 1 つの信号のみを出力する。

【0775】

【発明の効果】

再生専用／追記型／書換え型のいずれにおいてもフォーマットの互換性を確保しつつ、追記型情報記憶媒体のリードインエリアからの安定な再生信号を保証可能な情報記憶媒体およびそれに対する情報再生装置、情報記録再生装置を提供することができる。

【図面の簡単な説明】

【図 1】 本発明の実施の形態の各種ポイントとその効果を示す図。

【図 2】 本発明の実施の形態の各種ポイントとその効果を示す図。

【図 3】 情報記憶媒体上への映像情報ファイル配置の一例を示す図。

【図 4】 情報記憶媒体上への映像情報ファイル配置の他の例を示す図。

【図 5】 情報記憶媒体上へ記録されるプログラムストリームを示す図。

【図 6】 副映像の圧縮規則を説明する図。

【図 7】 画素データと画素名の割当てを示す図。

【図 8】 画素データの割り付け例を示す図。

【図 9】 副映像ユニット (SPU) と副映像パック (SP_PCK) との関係を示す図。

【図 10】 副映像ユニット (SPU) の内容を示す図。

【図 1 1】 副映像カテゴリ (S P _ C A T) の構成を示す図。

【図 1 2】 圧縮されたビットマップデータの画素データの構成を示す図。

【図 1 3】 ユニット化された圧縮データを示す図。

【図 1 4】 3 ビットデータにおける 3 ビット 8 色表現のランレングス圧縮ルール (ライン単位) を示す図。

【図 1 5】 4 ビットデータにおける 4 ビット 1 6 色表現のランレングス圧縮ルール (ライン単位) を示す図。

【図 1 6】 本実施の形態に係るランレングス圧縮ルールに応じた実用的なデータ構造の一例を示す図。

【図 1 7】 図 1 6 のデータ構造をユニット化した一例を示す図。

【図 1 8】 図 1 6 のデータ構造をユニット化した他の一例を示す図。

【図 1 9】 図 1 6 のデータ構造をユニット化した他の一例を示す図。

【図 2 0】 4 ビットデータにおける 4 ビット 1 6 色表現のランレングス圧縮ルール (ライン単位) の他の例を示す図。

【図 2 1】 副映像のヘッダと表示制御シーケンスを説明する。

【図 2 2】 記録・再生処理を行うディスク装置の一例を示す図。

【図 2 3】 図 2 2 の装置の信号処理系統を詳しく示したプレーヤ基準モデルを示す図。

【図 2 4】 複数の副映像パケットの副映像データにより構成される副映像ユニットについて説明するための図。

【図 2 5】 情報記録媒体のデータ領域に記録されるデータの信号処理を示す図。

【図 2 6】 データフレームを示す図。

【図 2 7】 データ I D 内のデータ構造を示す図。

【図 2 8】 書換え型情報記憶媒体におけるデータフレーム番号の内容を示す図。

【図 2 9】 書換え型情報記憶媒体における記録タイプの定義を示す図。

【図 3 0】 スクランブルドフレームの作成を示す図。

【図 3 1】 E C C ブロックを示す図。

【図 3 2】 スクラブルドフレームの配置を示す図。

【図 3 3】 パリティ行のインターリーブを示す図。

【図 3 4】 記録データフィールドを示す図。

【図 3 5】 シンクコードの内容を示す図。

【図 3 6】 連続するシンクコードの組み合わせパターンの比較を示す図（セクター間を移動する場合）。

【図 3 7】 連続するシンクコードの組み合わせパターンの比較を示す図（ガード領域を跨る場合）。

【図 3 8】 予定外のシンクコードの組合せパターンを検出した場合の異常現象との関係を示す図。

【図 3 9】 種類（再生専用／追記可能型／書換え可能型）に依らず、情報記憶媒体上に記録される同一の記録データの階層構造を示す図。

【図 4 0】 再生専用情報記憶媒体の記録方式の第 1 の例と第 2 の例とを示す図。

【図 4 1】 図 4 0 の記録方式におけるガード領域内の詳細な構造を示す図。

【図 4 2】 エキストラ領域に配置された秘匿情報信号の配置の一例を示す図。

【図 4 3】 エキストラ領域に配置された秘匿情報信号の配置の他の例を示す図。

【図 4 4】 エキストラ領域のデータ構造の変形例を示す図。

【図 4 5】 R O M メディアにおけるガード領域の一例を示す図。

【図 4 6】 R O M メディアにおけるガード領域の他の例を示す図。

【図 4 7】 記録可能型記憶媒体と再生専用情報記憶媒体での記録形式（フォーマット）の関係を説明する図。

【図 4 8】 書換え可能型情報記憶媒体でのゾーン構造を示す図。

【図 4 9】 ウォブル変調方式を説明する図。

【図 5 0】 不定ビットの発生を説明するためのランド／グループ記録におけるウォブル変調方式を説明する図。

【図 5 1】 不定ビットの発生頻度を低減するためのグレイコードを示す図。

【図 5 2】 不定ビットの発生頻度を低減するための特殊トラックコードを示す図。

【図 5 3】 記録型情報記録媒体上におけるウォブルアドレスフォーマットを説明するための図。

【図 5 4】 ビット変調器則を示す図。

【図 5 5】 周期的ウォブルアドレス位置情報 (WAP) のレイアウトを示す図。

【図 5 6】 WAP 内のアドレスフィールドのレイアウトを示す図。

【図 5 7】 バイナリ／グレイコード変換を示す図。

【図 5 8】 同期フィールド内のウォブルデータユニット (WDU) を示す図。

【図 5 9】 アドレスフィールド内の WDU を示す図。

【図 6 0】 ユニティフィールド内の WDU を示す図。

【図 6 1】 外側マークの WDU を示す図。

【図 6 2】 内側マークの WDU を示す図。

【図 6 3】 サーボキャリブレーションマーク 1 (SCM1) からの信号を示す図。

【図 6 4】 サーボキャリブレーションマーク 2 (SCM2) からの信号を示す図。

【図 6 5】 サーボキャリブレーションマークの出力信号を示す図。

【図 6 6】 正規化した SCM1 と SCM2 との差である SCD を示す図。

【図 6 7】 トラックの第 1 物理セグメントの物理セグメントのレイアウトを示す図。

【図 6 8】 書換え型情報記録媒体上に記録される書換え可能データのデータ記録方法の説明図。

【図 6 9】 記録クラスタのレイアウトを示す図。

【図 7 0】 リンキングのレイアウトを示す図。

【図 7 1】 ランドトラックのアドレス情報埋め込みの例を示す図。

【図 7 2】 グループ幅を変化させてランドアドレスを形成した例を示す図

。

【図 7 3】 グループ幅を変化させてランドトラックの奇数／偶数検出を示す図。

【図 7 4】 ランド／グループ記録におけるグループ領域内に不定ビットを配置する他の例を示す図。

【図 7 5】 書換え型情報記憶媒体のトラック番号情報の設定方法を示す図

。

【図 7 6】 ランドトラックでのウォブル検出を示す図。

【図 7 7】 グループウォブリングにおけるランドトラックでのアドレス検出値の関係を示す図。

【図 7 8】 グループウォブリングによるトラック番号とランドトラックでの検出データの関係を示す図。

【図 7 9】 書換え型情報記録媒体におけるアドレッシングフォーマット例

。

【図 8 0】 ランドアドレス検出における奇数ランド／偶数ランド識別マーク方式の一例を示す図。

【図 8 1】 ランドアドレス検出における奇数ランド／偶数ランド識別マーク方式の他の例を示す図。

【図 8 2】 ランドアドレス検出における奇数ランド／偶数ランド識別マーク方式の他の例を示す図。

【図 8 3】 ランドアドレス検出における奇数ランド／偶数ランド識別マーク方式の他の例を示す図。

【図 8 4】 ランド／グループ記録におけるランドの奇数／偶数識別情報の設定方法の一例を示す図。

【図 8 5】 ランド／グループ記録におけるランドの奇数／偶数識別情報の設定方法の他の例を示す図。

【図 8 6】 システムリードインエリアと現行DVD-ROM間の寸法を比

較して示す図。

【図 8 7】 再生専用情報記憶媒体におけるリードインエリアのデータ構造を説明する図。

【図 8 8】 再生専用の 2 層のシステムリードインエリアを説明する図。

【図 8 9】 現行 DVD ディスクと一致している本実施形態の再生専用／追記型／書換え型のディスクの機械的な寸法を示す図。

【図 9 0】 再生専用情報記憶媒体における各エリアの記録データ密度を示す図。

【図 9 1】 データリードインエリアの利用の一例を示す図。

【図 9 2】 データリードインエリアの利用の他の例を示す図。

【図 9 3】 再生専用／追記型／書換え型情報記憶媒体におけるコントロールデータゾーン内のデータ配置を示す図。

【図 9 4】 再生専用情報記憶媒体における物理フォーマット内の情報内容を示す図。

【図 9 5】 物理フォーマット情報内の規格タイプとパートバージョン B P 0 のフォーマットを示す図。

【図 9 6】 物理フォーマット情報内のディスクサイズとディスクの最大転送速度 B P 1 のフォーマットを示す図。

【図 9 7】 物理フォーマット情報内のディスク構造 B P 2 のフォーマットを示す図。

【図 9 8】 物理フォーマット情報内の記録密度 B P 3 のフォーマットを示す図。

【図 9 9】 データアロケーション情報の内容を示す図。

【図 1 0 0】 物理フォーマット情報内の B C A 記述子 B P 1 6 のフォーマットを示す図。

【図 1 0 1】 書き換え型情報記録媒体における各領域のデータ密度を説明する図。

【図 1 0 2】 書き換え型情報記録媒体におけるリードインエリアのデータ構造を説明する図。

- 【図 1 0 3】 コネクションゾーン内の構造を説明する図。
- 【図 1 0 4】 データリードインエリア内のディスク I D ゾーンの構造を説明する図。
- 【図 1 0 5】 ドライブ情報ブロックの構造を示す図。
- 【図 1 0 6】 ドライブ記述の内容を説明する図。
- 【図 1 0 7】 書換え型情報記憶媒体におけるリードインエリア内のデータ構造を示す図。
- 【図 1 0 8】 書換え型情報記憶媒体におけるデータレイアウトを示す図。
- 【図 1 0 9】 書換え型情報記憶媒体におけるデータエリア内のアドレス番号設定方法を説明する図。
- 【図 1 1 0】 追記型情報記憶媒体のリードインエリア内のデータ構造を示す図。
- 【図 1 1 1】 変調ブロックの構成を示す図。
- 【図 1 1 2】 コードワードのための連結ルールを示す図。
- 【図 1 1 3】 コードワードとシンクコードの連結を示す図。
- 【図 1 1 4】 コードワードの再生のための分離ルールを示す図。
- 【図 1 1 5】 変調方式における変換テーブルを示す図。
- 【図 1 1 6】 変調方式における変換テーブルを示す図。
- 【図 1 1 7】 変調方式における変換テーブルを示す図。
- 【図 1 1 8】 変調方式における変換テーブルを示す図。
- 【図 1 1 9】 変調方式における変換テーブルを示す図。
- 【図 1 2 0】 変調方式における変換テーブルを示す図。
- 【図 1 2 1】 復調用テーブルを示す図。
- 【図 1 2 2】 復調用テーブルを示す図。
- 【図 1 2 3】 復調用テーブルを示す図。
- 【図 1 2 4】 復調用テーブルを示す図。
- 【図 1 2 5】 復調用テーブルを示す図。
- 【図 1 2 6】 復調用テーブルを示す図。
- 【図 1 2 7】 復調用テーブルを示す図。

【図 1 2 8】 復調用テーブルを示す図。

【図 1 2 9】 復調用テーブルを示す図。

【図 1 3 0】 復調用テーブルを示す図。

【図 1 3 1】 情報再生装置または情報記録再生装置に用いられる光学ヘッドの構造を示す図。

【図 1 3 2】 情報記録再生装置の構造を示す図。

【図 1 3 3】 同期コード位置検出部の周辺の詳細構造を説明する図。

【図 1 3 4】 同期コードの並び順からセクター内のシンクフレーム位置を割り出す方法を示すフローチャート。

【図 1 3 5】 同期コードの並び順からセクター内のシンクフレーム位置を割り出す方法を示す説明図。

【図 1 3 6】 同期コードの組み合わせパターンの検出結果が予想と異なる場合の異常現象判定と適応処理方法を説明する図。

【図 1 3 7】 システムリードインエリア内の信号再生に用いられる信号検出／信号評価回路を示す図。

【図 1 3 8】 システムリードインエリア内の信号再生に用いられるスライサ回路を示す図。

【図 1 3 9】 データリードインエリア、データエリア、データリードアウトエリア内の信号再生に用いられる検出回路を示す図。

【図 1 4 0】 ビタビ復号器の構造を説明する図。

【図 1 4 1】 E T Mコードと組み合わせられる P R (1, 2, 2, 2, 1) チャンネルの状態遷移を説明する図。

【図 1 4 2】 パスメモリを説明する図。

【図 1 4 3】 パスメモリセルの I / O を説明する図。

【図 1 4 4】 パスメモリセルのコンフィグレーションを説明する図。

【符号の説明】

2 2 1…情報記憶媒体；4 0 1、4 1 1～4 1 8…E C C ブロック；2 3 0～2 4 1…セクタ；4 2 0～4 2 9…シンクフレーム；4 3 1…シンクコード（同期コード）；4 3 2…シンクデータ；4 4 1～4 6 8…ガード領域。

【書類名】

図面

【図 1】

各種組み合わせ構成と効果番号との対応説明表 (I)

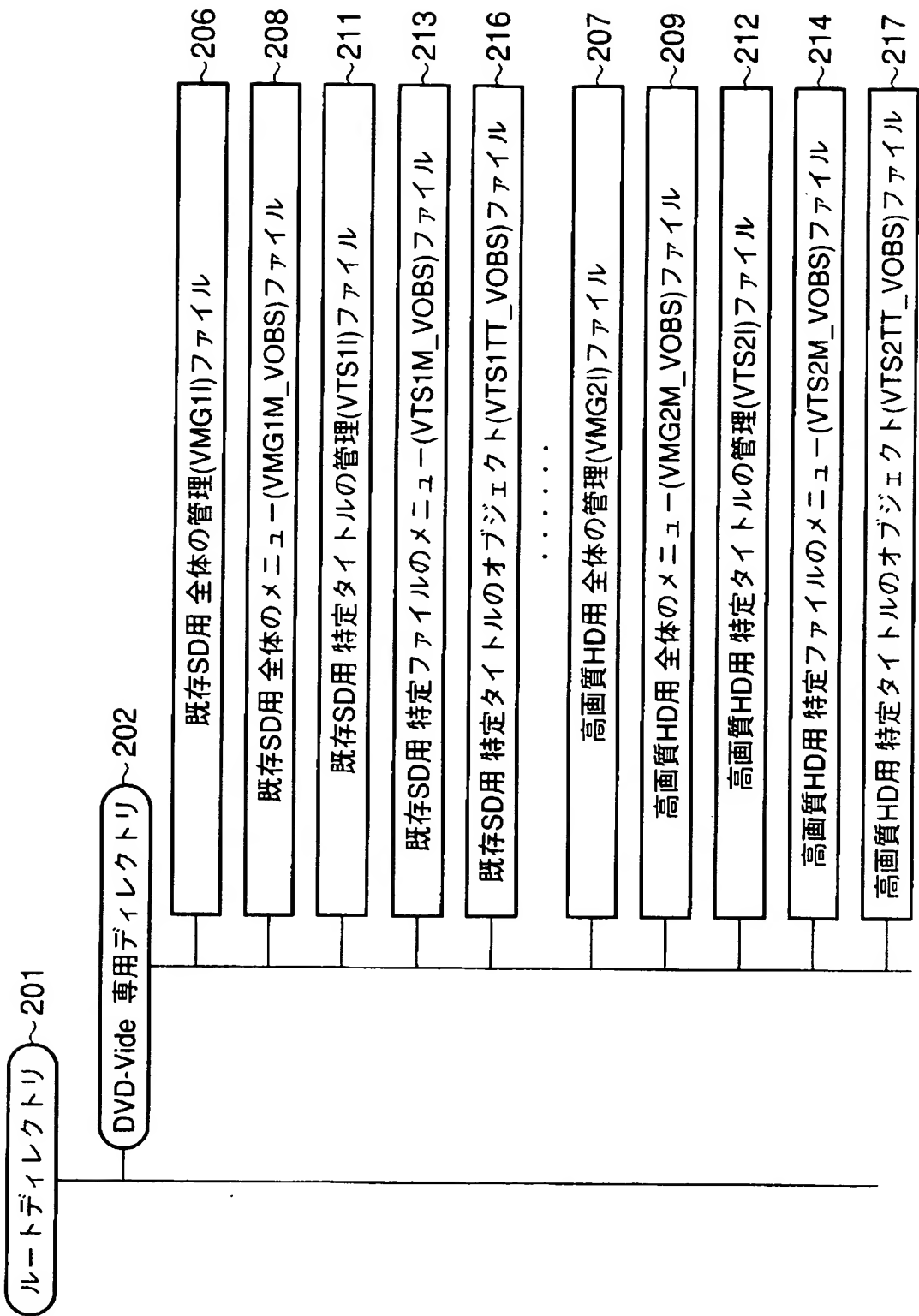
組み合わせ効果番号	①	②	③	④	⑤	⑥	⑦	⑧	⑨	⑩	⑪	⑫	⑬	⑭
A) SD/HD間のファイル又はフォルダ分離	○		○		○		○		○		△	△		△
B) 副映像情報の4ビット表現と圧縮規則		○		○		○		○		○	△	△		△
C) 再生専用で複数種類の記録形式設定可能					○	○	△	△	△	△	○			
D) 積符号を用いたECC7ブロック構造					○	○	○	○	○	○	○			
E) セクタ内を複数小ECC7ブロックに分散配置							○	○			○			
F) セクタ毎に異なるPOグループデータ挿入									○	○				
G) ECC7ブロック内の物理セグメント分割構造				○	○	○	△	△	△	△	○	△	○	△
H) ECC7ブロック間のガード領域配置構造			△	△	○	○					○			
I) ガートエリア内で一部重複して記録される											○			
J) 同期ユートの組合わせずれ時のユート変化数 ≥ 2	○	○					○	○	○	○				
K) 変調領域より無変調領域の占有率を高く設定する													○	
L) L/G記録+ウォーフM変調	○	○	○	○										○
M) クラム領域にも不定ビットを分散配置する												○		○
N) 不定ビットを Land / Groove に分散配置												○		
O) ± 90 度のウォーフM位相変調												△	○	
P) クレコードまたは特殊トラックコードを採用	○	○												
Q) ガート領域内のシクロコード・ジグザグ構造	△	△			○	○	○	○	○	○				
R) System Lead-in area でのTp・Ppを粗くする							○	○	○	○				
S) PRML法を用いた信号再生処理を実施する	○	○					○	○						
T) d=1の変調規則を採用する	△	△					○	○	○	○				
U) 記録用クォスターが1個以上のデータセグメントで構成					○	○					○			

【図 2】

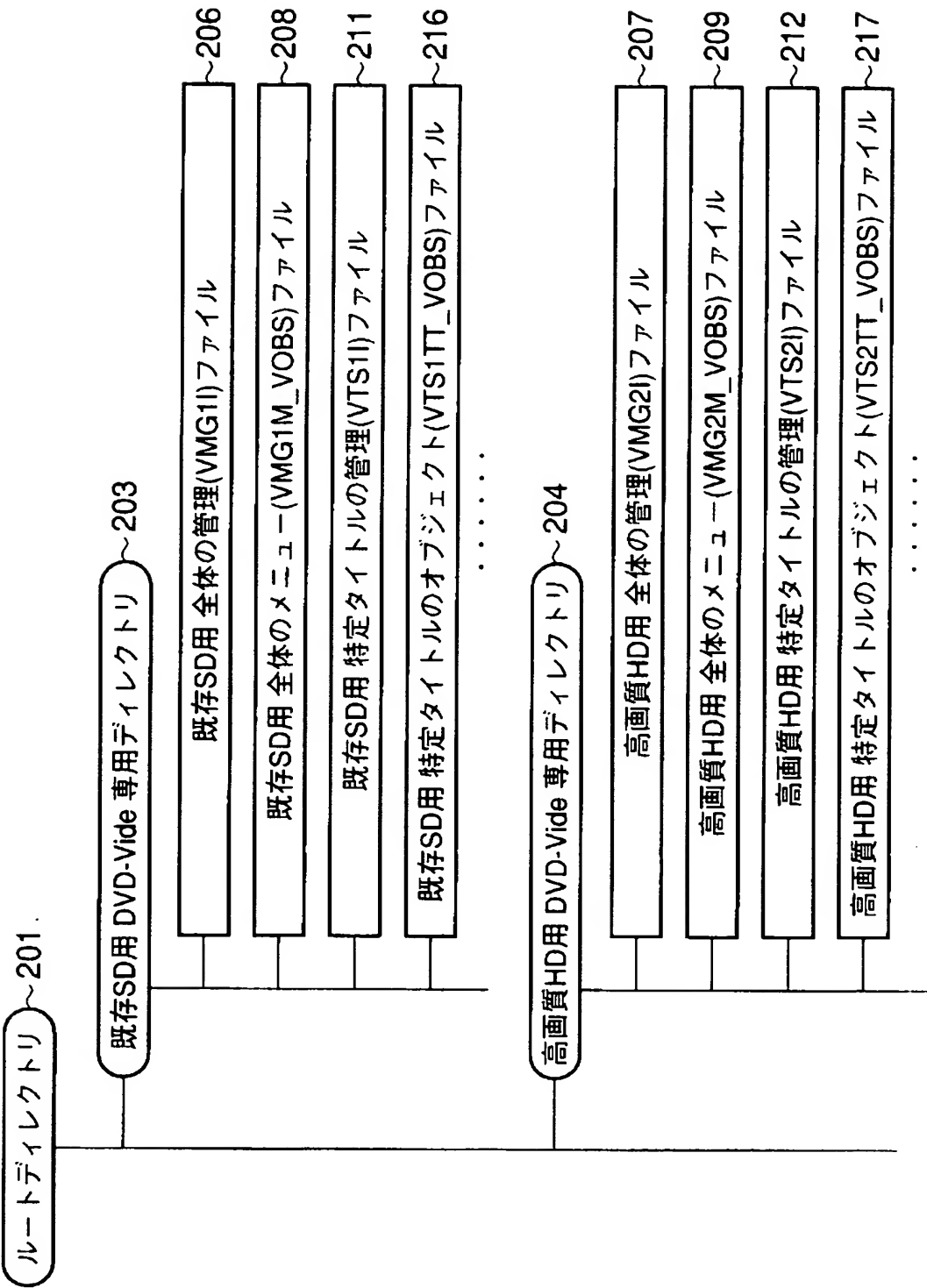
各種組み合わせ構成と効果番号との対応説明表 (II)

組み合わせ効果番号	15	16	17	18	19	20	21	22	23	24	25	26	27	28
A) SD/HD間のファイル又はフォーマット分離	△	△				○		△	○		○	△		
B) 副映像情報の4ビット表現と圧縮規則	△	△					○	△	○		○	△		
C) 再生専用で複数種類の記録形式設定可能		○										△		
D) 積符号を用いたECC7'ロック構造	○	○	○	○				○				△		
E) セクタ内を複数小ECC7'ロックに分散配置	○	△	○	○				○				△		
F) セクタ毎に異なるPOG'ループ'デ'クター挿入	○	△	○	○				○				△		
G) ECC7'ロック内の物理セグメント分割構造	○											○	○	
H) ECC7'ロック間のガート'領域配置構造		○			○								○	
I) ガート'エリア内で一部重複して記録される		△											○	
J) 同期コードの組合わせずれ時のコード'変化数 ≥ 2	○	○	○	○								○		
K) 変調領域より無変調領域の占有率を高く設定する											○	○	○	
L) L/G記録+ウォーフ'ル変調									○	○	○		△	
M) グ'ル'フ'領域にも不定ビットを分散配置する										○	○			
N) 不定ビットを Land / Groove に分散配置										○				
O) ± 90 度のウォーフ'ル位相変調										○				
P) ク'レイ'コードまたは特殊トラックコード'を採用											○			
Q) ガート'領域内のシンクコード'・シンクデ'クター構造		○	○	○	○							○		
R) System Lead-in area でのTp・Ppを粗くする			○	○	○									
S) PRML法を用いた信号再生処理を実施する			○	○		○	○	○	○					
T) d=1の変調規則を採用する			○	○		○	○				○			
U) 記録用ク'ラ'スターが1個以上のデ'ー'タ'セグ'メントで構成		○											○	

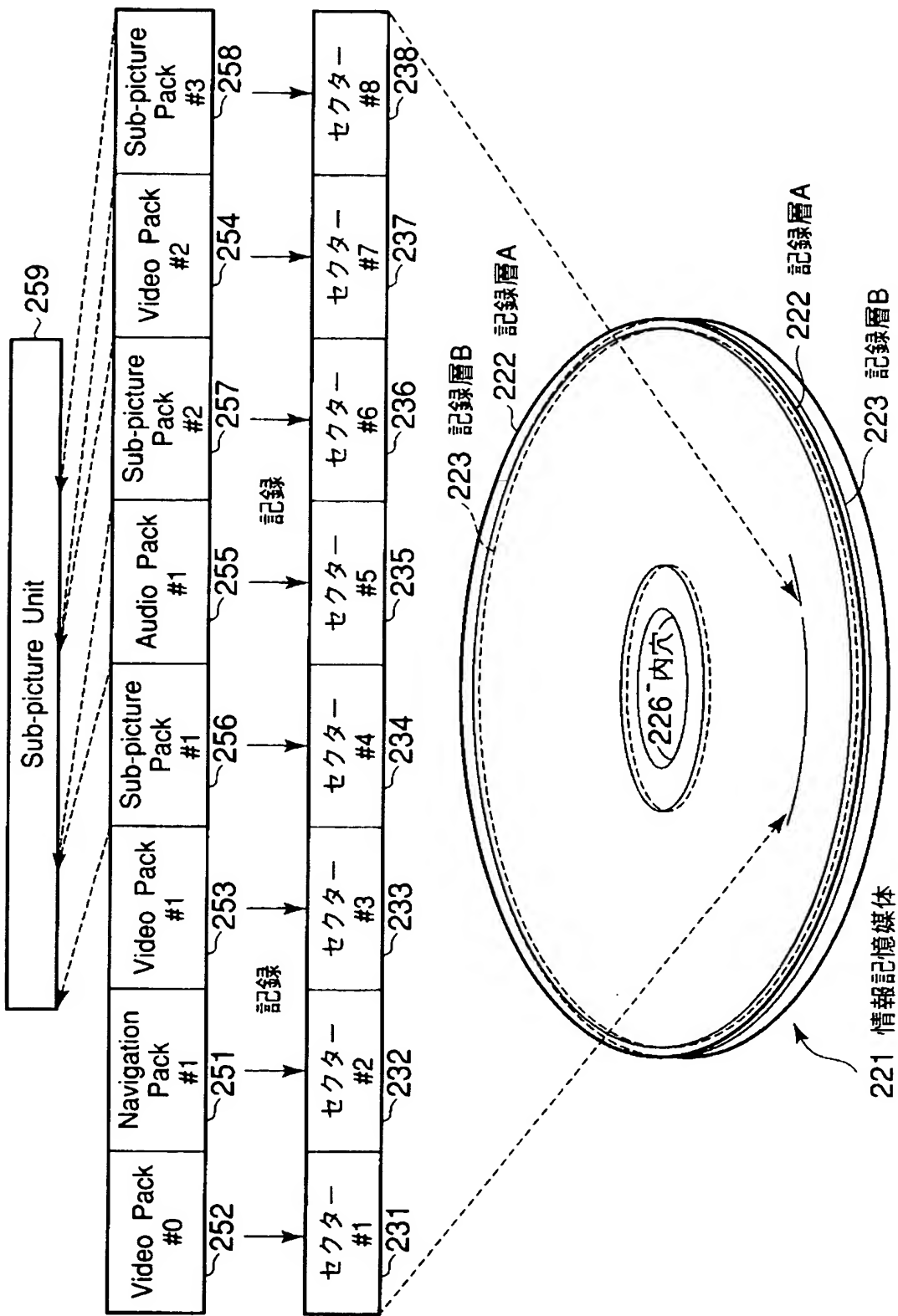
【図 3】



【図 4】

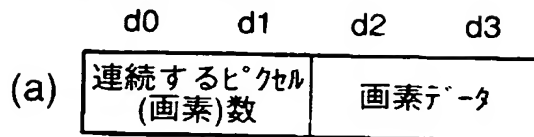


【図 5】

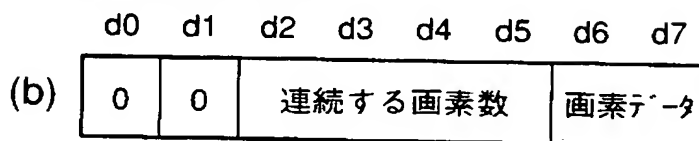


【図 6】

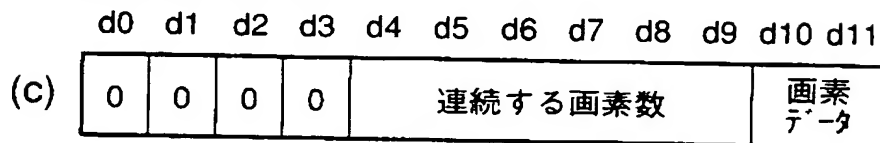
圧縮規則説明図 (1)



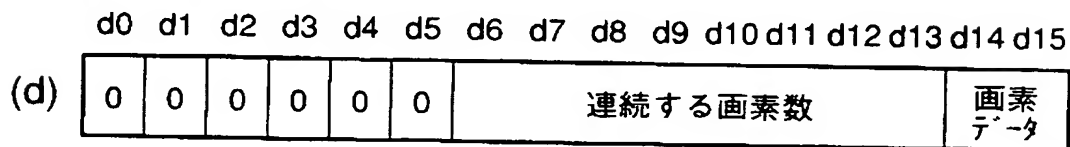
圧縮規則説明図 (2)



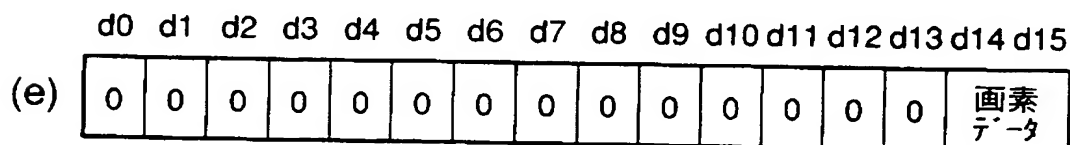
圧縮規則説明図 (3)



圧縮規則説明図 (4)



圧縮規則 (5)



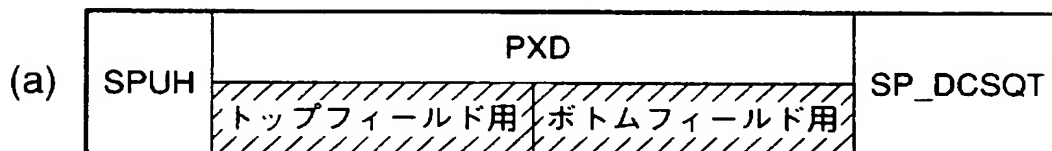
【図 7】

画素データの割当

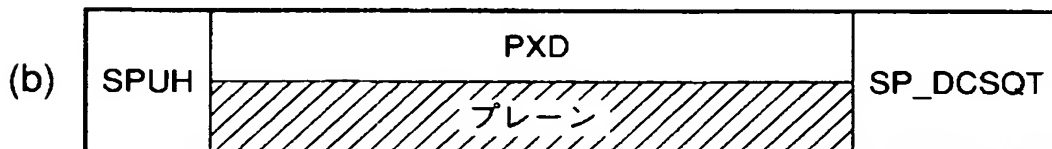
画素名	画素データ
画素1	0000
画素2	0001
画素3	0010
画素4	0011
画素5	0100
画素6	0101
画素7	0110
画素8	0111
画素9	1000
画素10	1001
画素11	1010
画素12	1011
画素13	1100
画素14	1101
画素15	1110
画素16	1111

【図 8】

画素データの割り付け例(1)

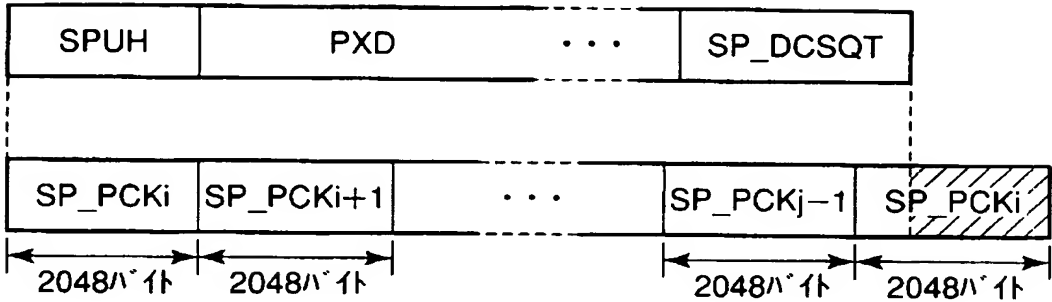


画素データの割り付け例(2)



【図 9】

副映像ユニット(SPU)と副映像パック(SP_PCK)



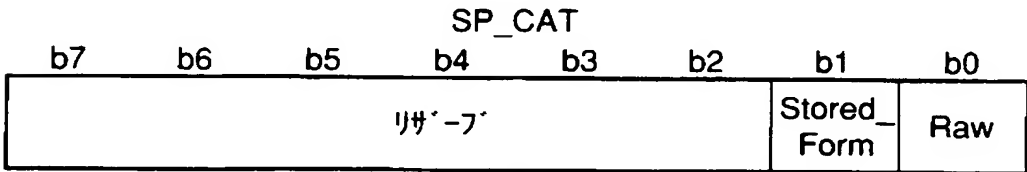
【図 10】

副映像ユニットヘッダ (SPUH)

記述順

	内容	バイト数
(1)SPU_SZ	副映像ユニットのサイズ	4バイト
(2)SP_DCSQT_SA	表示制御シーケンステーブルの先頭アドレス	4バイト
(3)PXD_W	画素データの幅	4バイト
(4)PXD_H	画素データの高さ	4バイト
(5)SP_CAT	副映像カテゴリ	1バイト
リザーブ	リザーブ	1バイト
	合計	18バイト

【図 11】



【図 1 2】

d0	d1	d2	d3	d4	d5	d6	d7	d8	d9	d10	d11	d12
Comp	Pixel data				Ext	Counter			Counter (Ext) (When Ext=1b)			

【図 1 3】

(a)

d0	d1	d2	d3
X	X	X	X

(b)

d0	d1	d2	d3
Pixel Data			

(c)

d0	d1	d2	d3	d4	d5	d6	d7
Pixel Data				0	Counter		

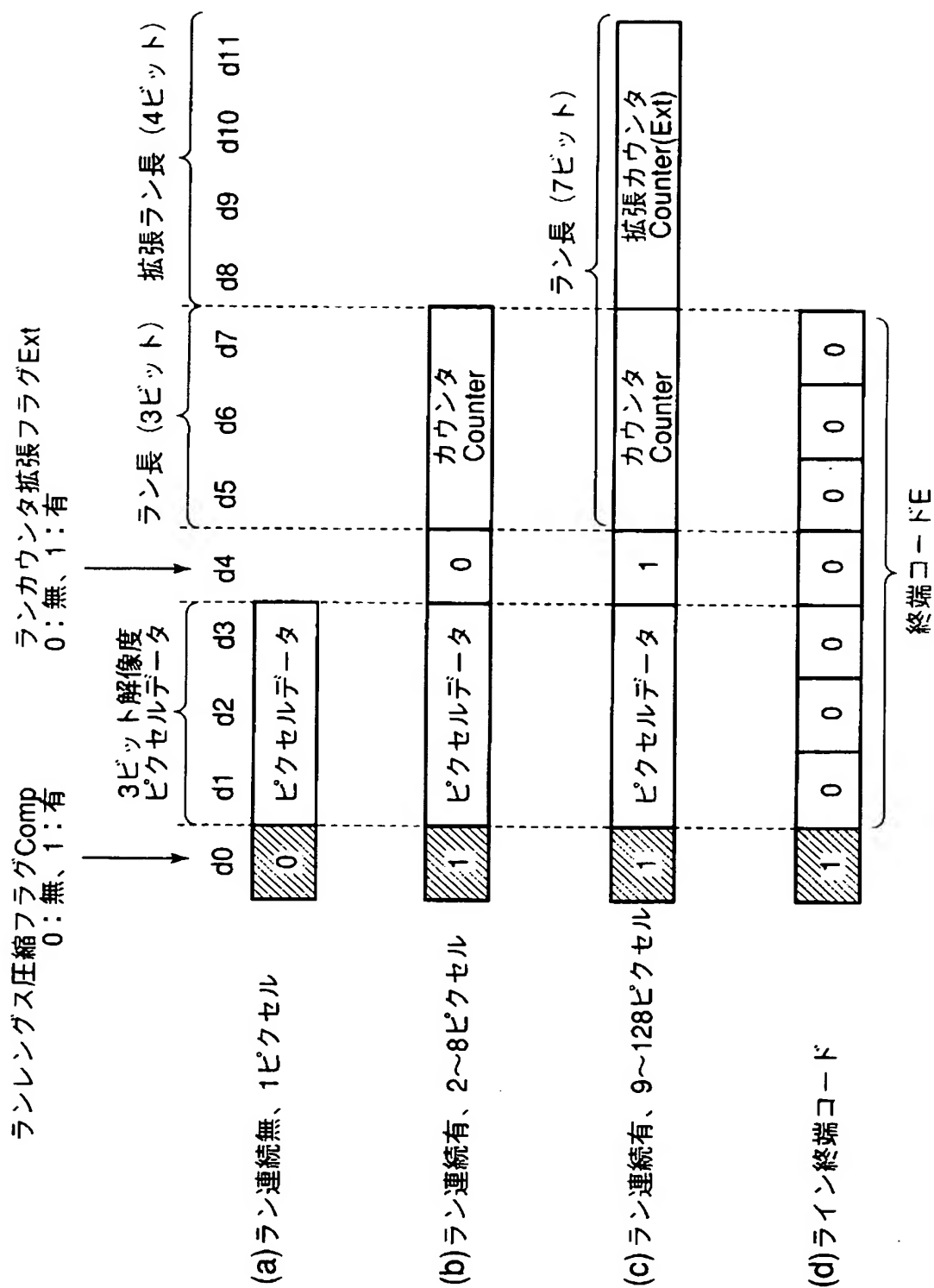
(d)

d0	d1	d2	d3	d4	d5	d6	d7	d8	d9	d10	d11
Pixel Data				1	Counter			Counter Extension			

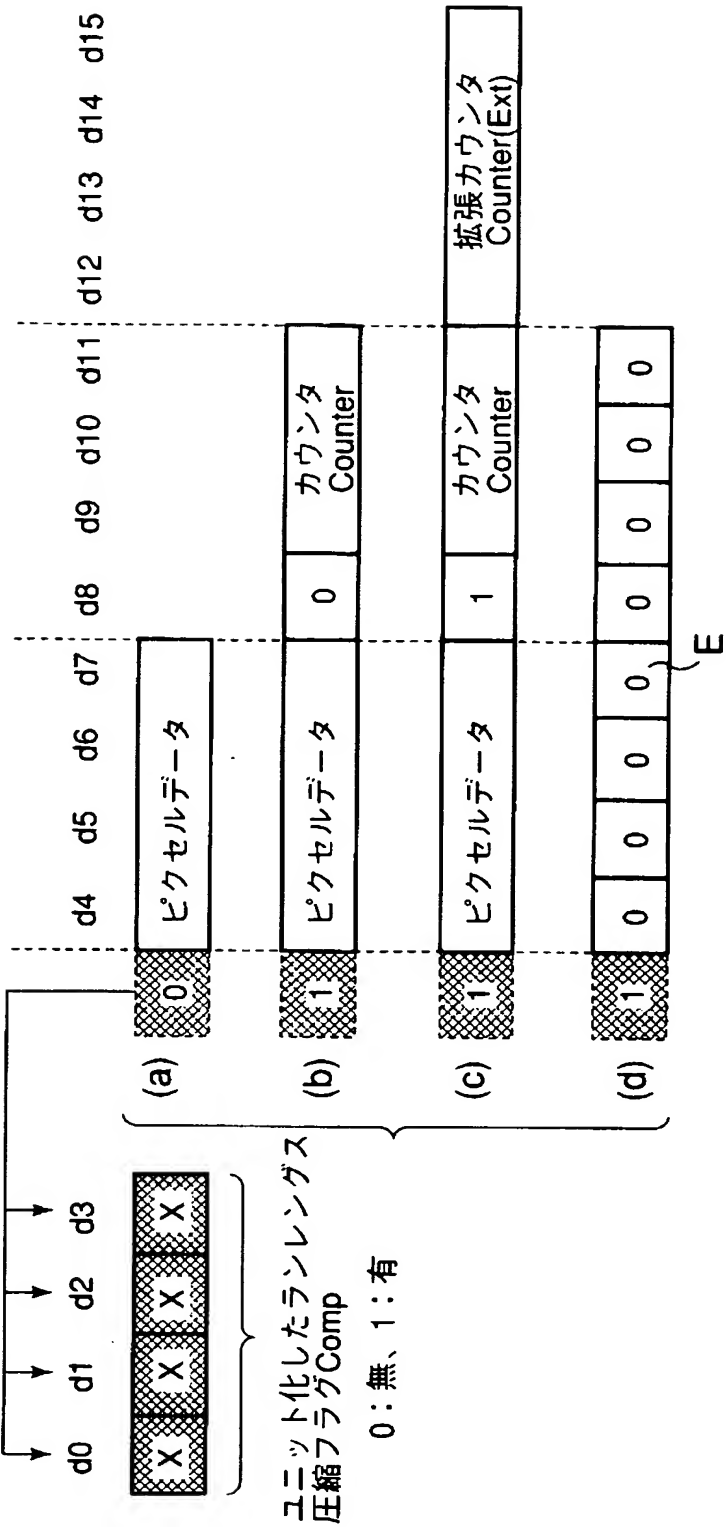
(e)

d0	d1	d2	d3	d4	d5	d6	d7
0	0	0	0	0	0	0	0

【図 14】

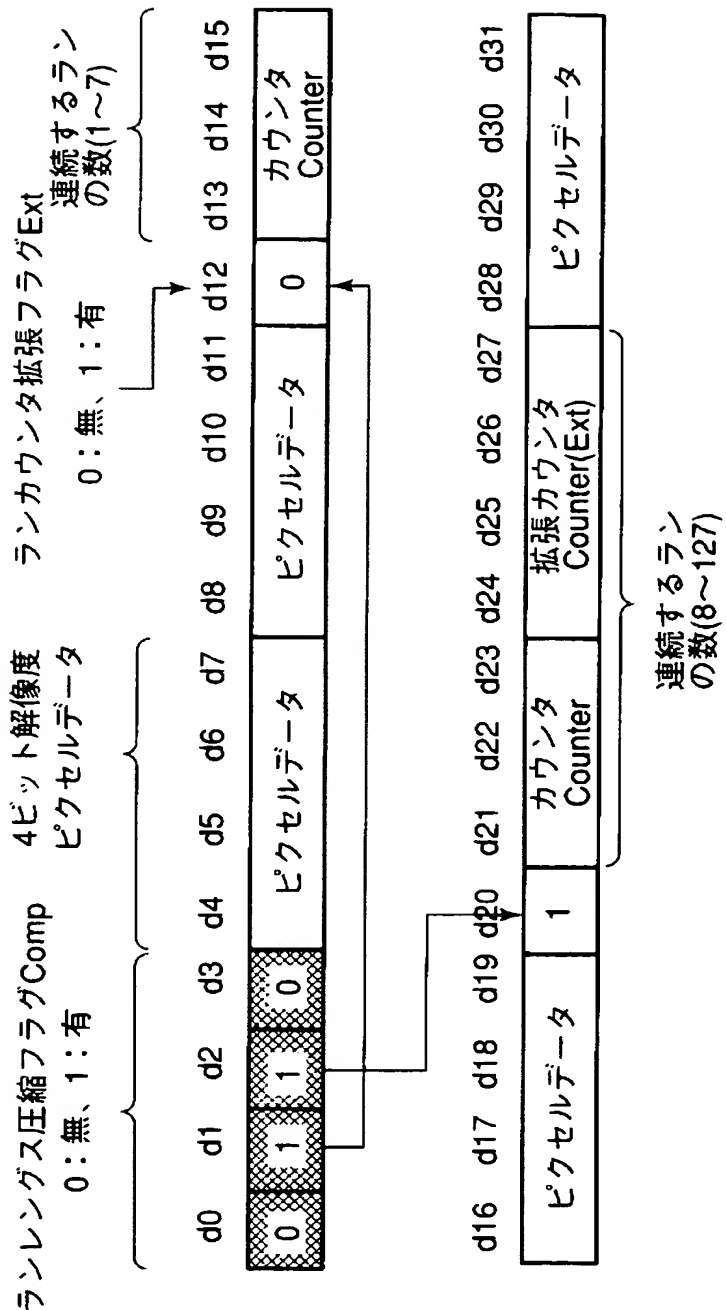


【図 16】

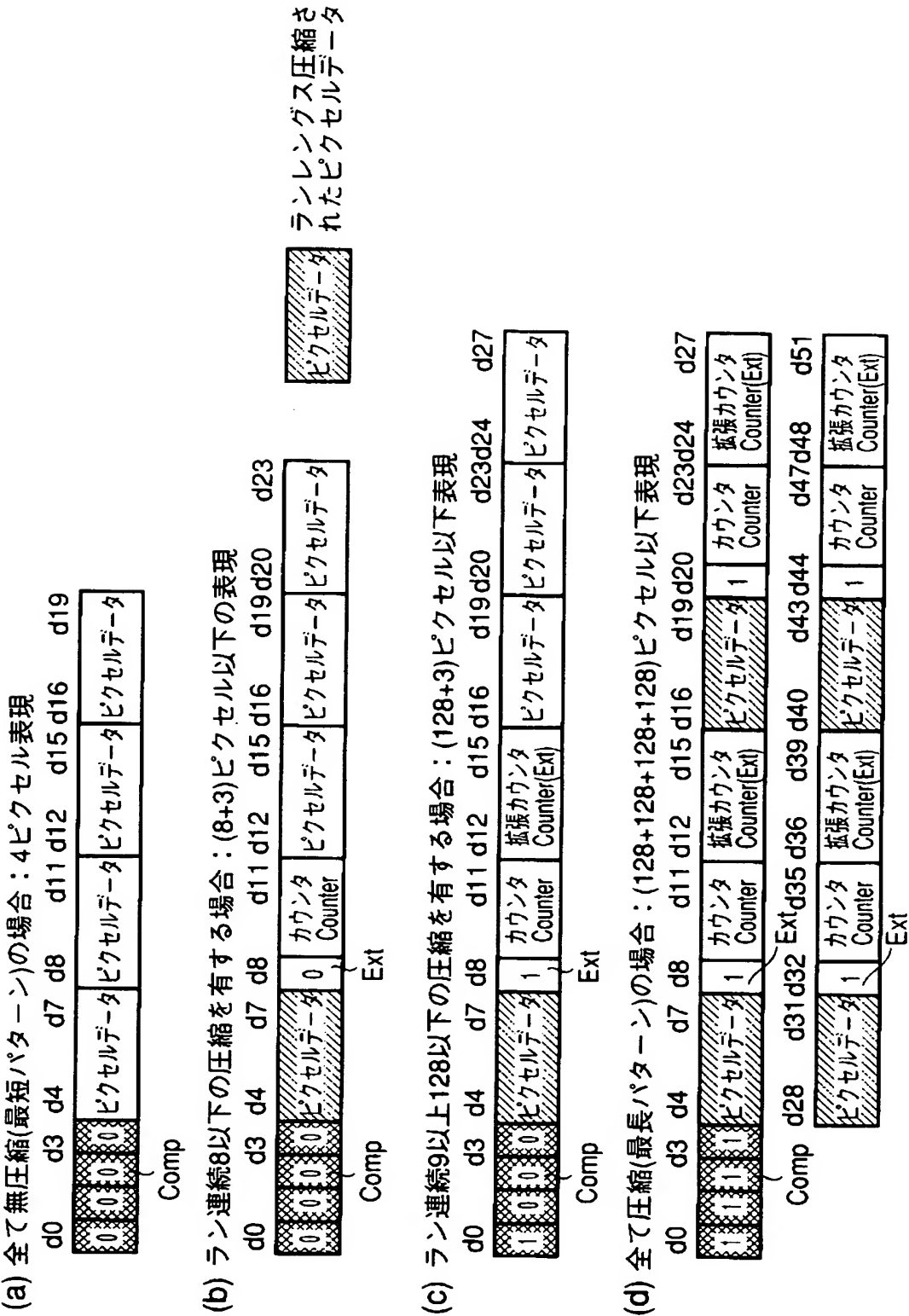


※(a)～(d)のパターンでユニット化する。

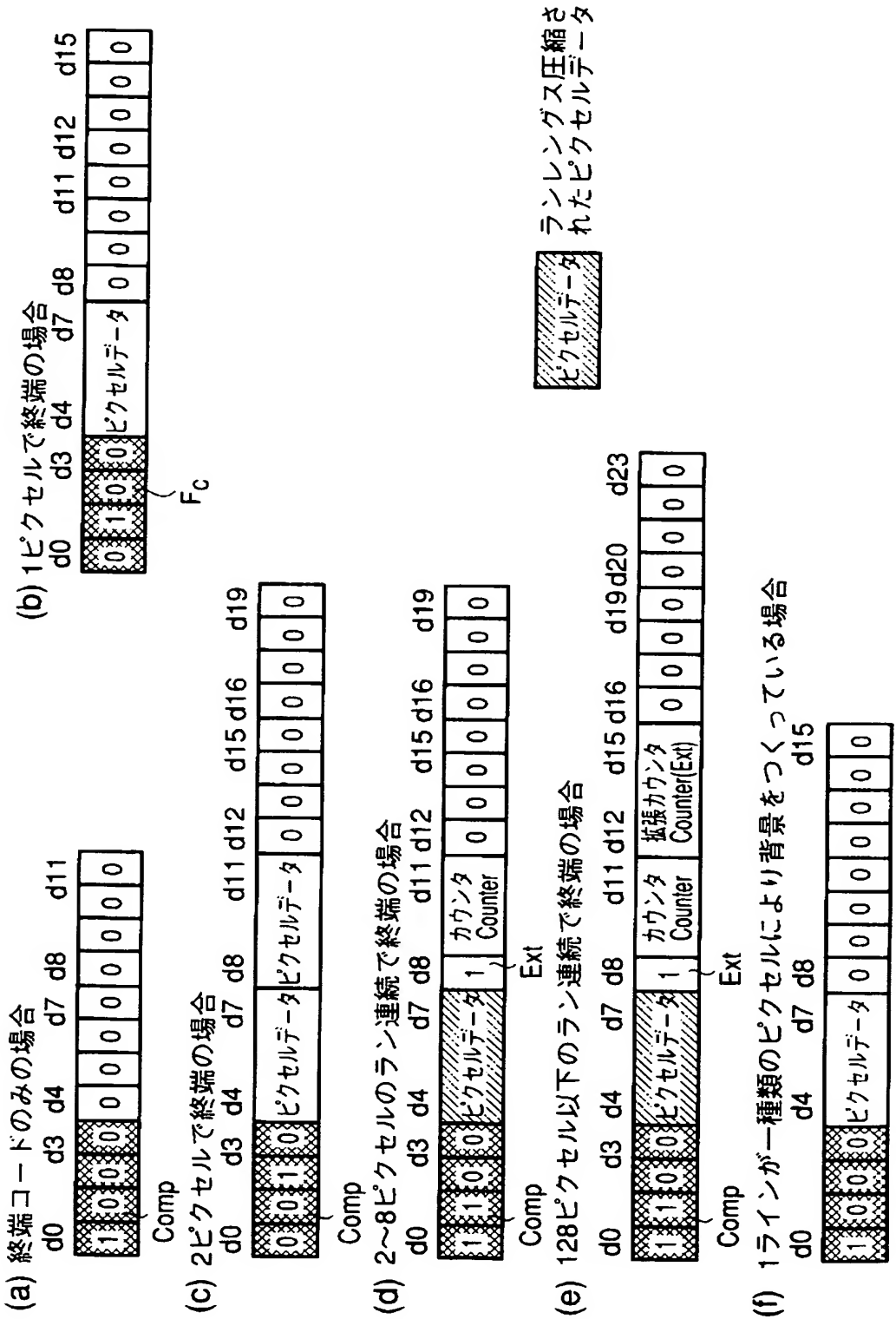
【図 17】



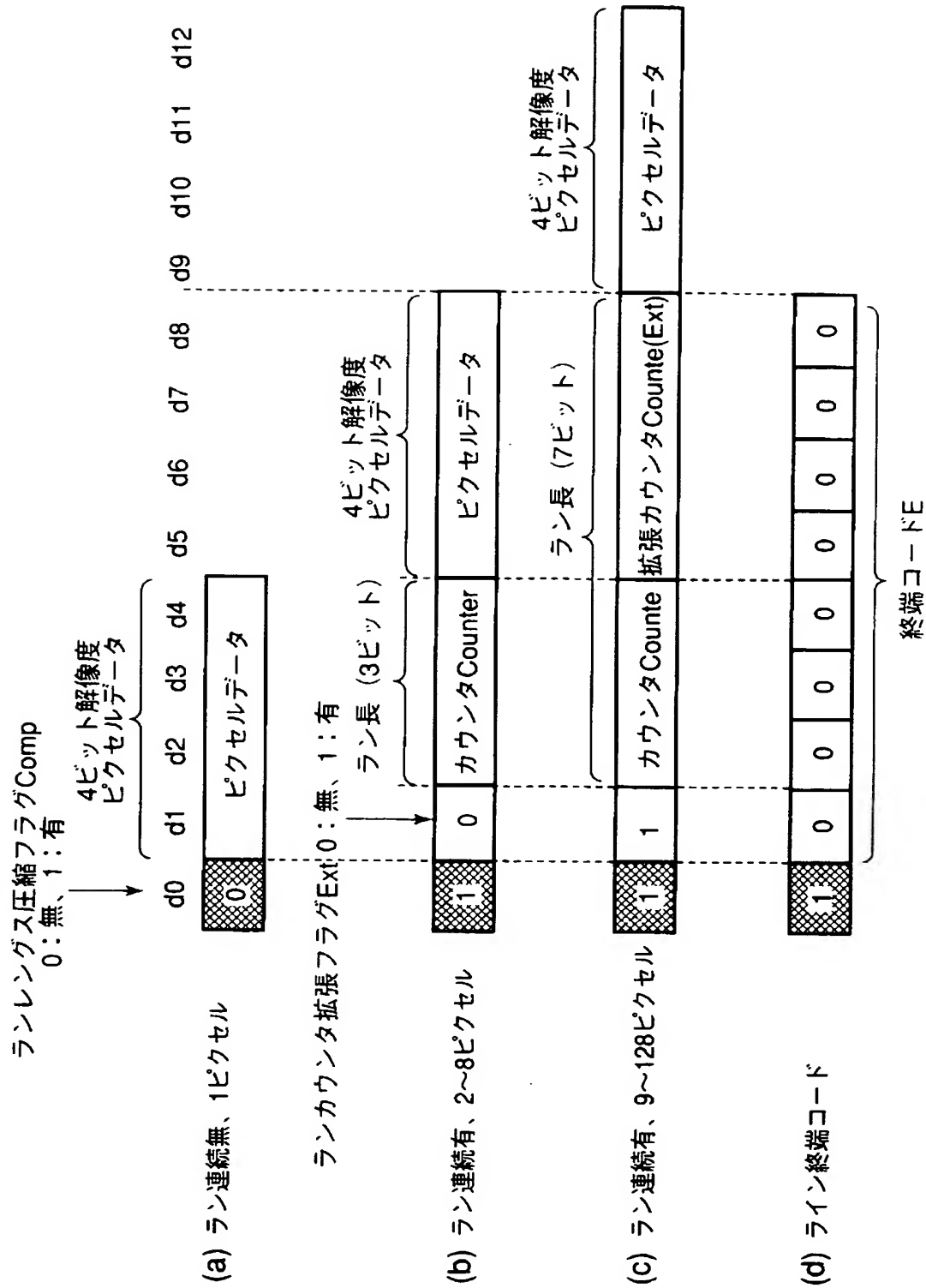
【図 1 8】



【図 1 9】



【図 20】



【図 21】

(a)

表示制御シーケンステーブル(SP_DCSQT)

記述順

	内容
SP_DCSQ # 0	表示制御シーケンス # 0
SP_DCSQ # 1	表示制御シーケンス # 1
:	
:	
SP_DCSQ # n	表示制御シーケンス # n

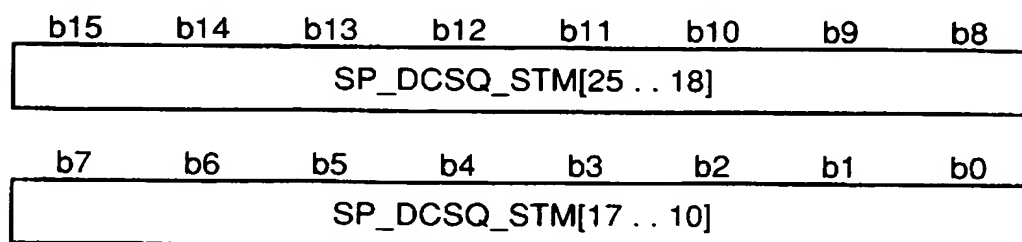
(b)

表示制御シーケンス(SP_DCSQ)

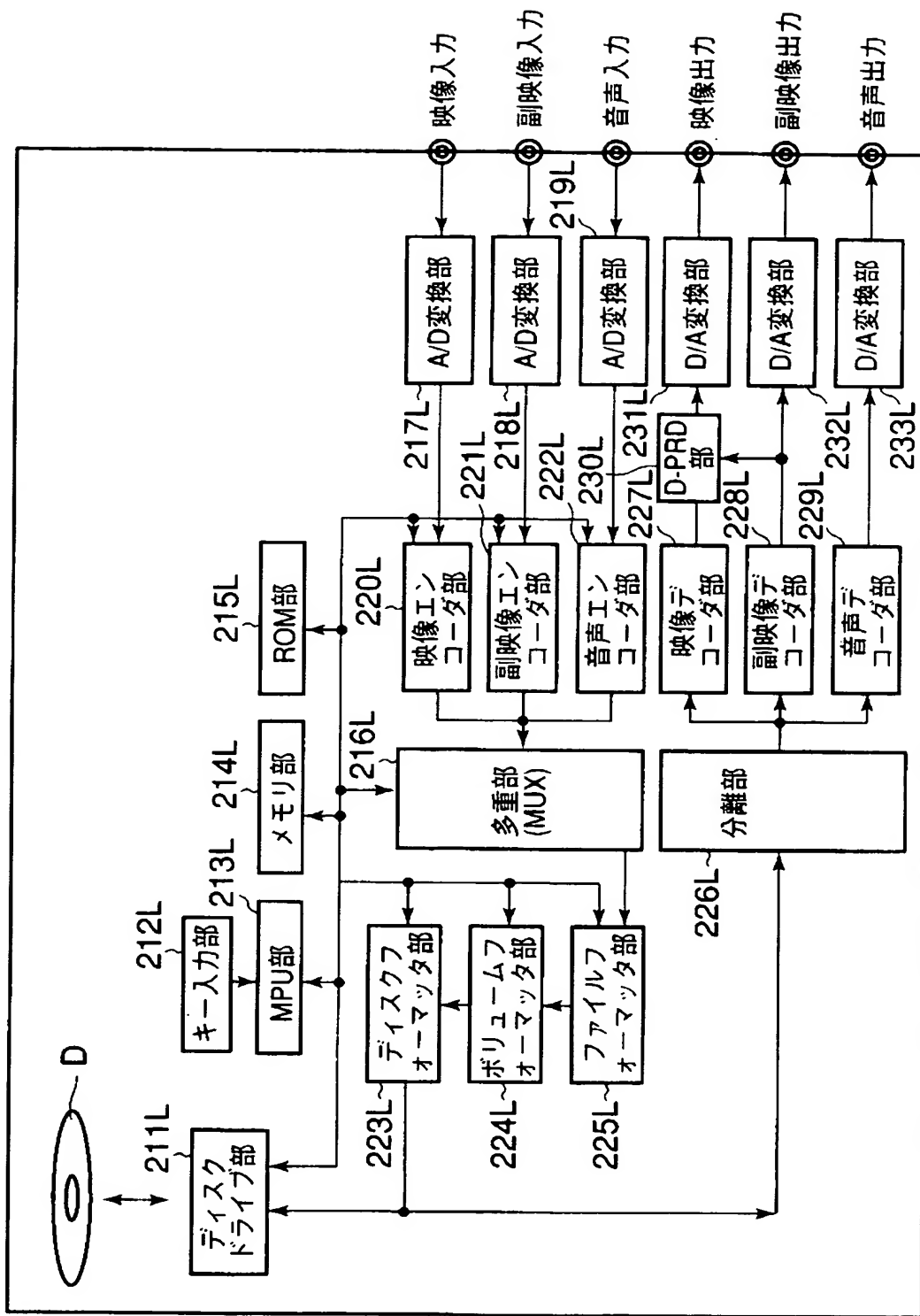
記述順

	内容	バイト数
(1)SP_DCSQ_STM	SP_DCSQの開始時刻	2バイト
(2)SP_NXT_DCSQ_SA	次のSP_DCSQの開始アドレス	4バイト
(3)SP_DCCMD # 1	表示制御コマンド # 1	
:	:	
SP_DCCMD # n	表示制御コマンド # n	

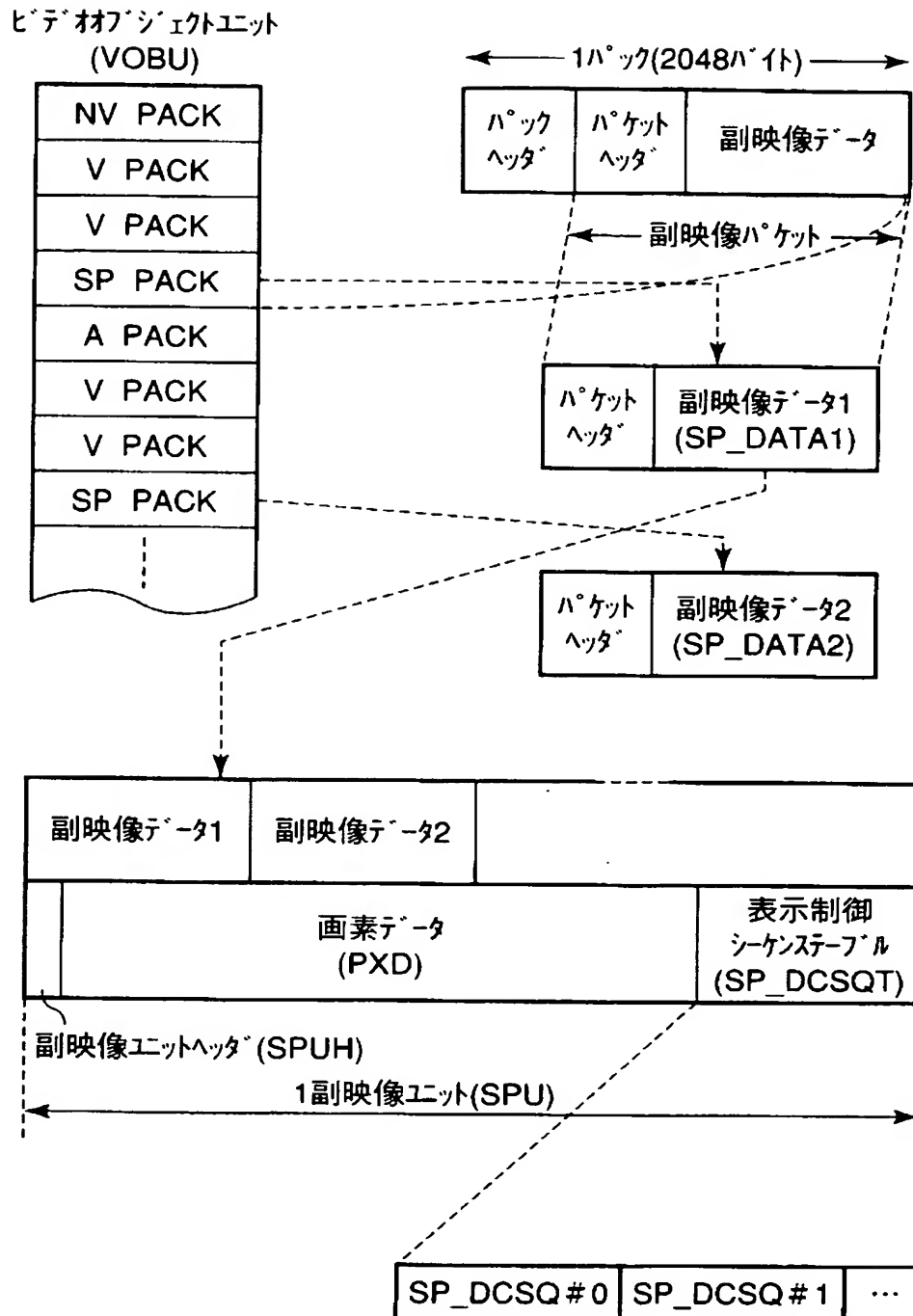
(c)



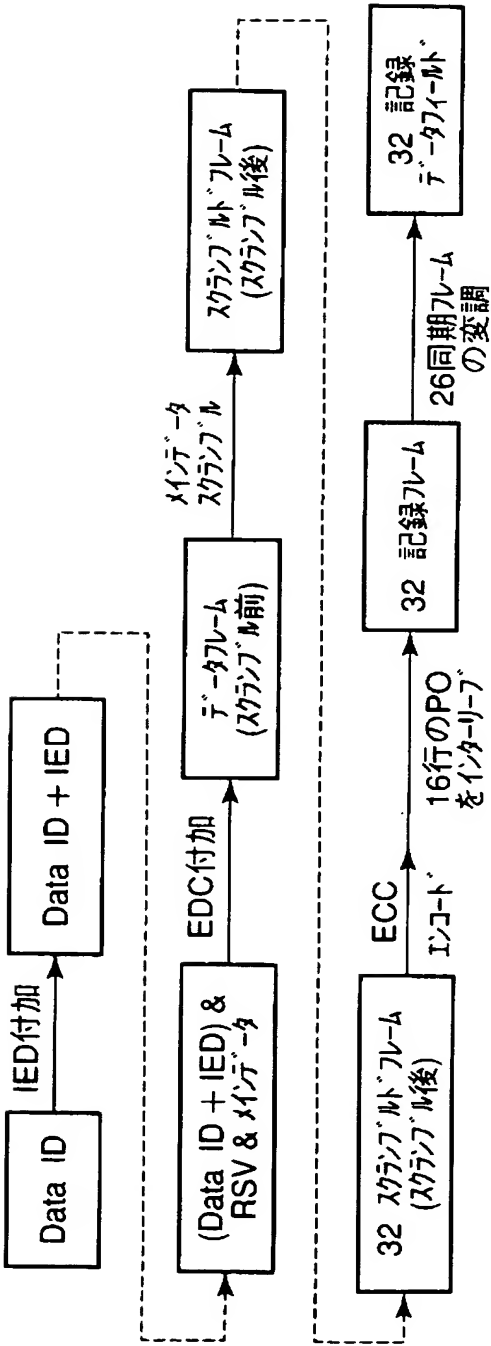
【図 22】



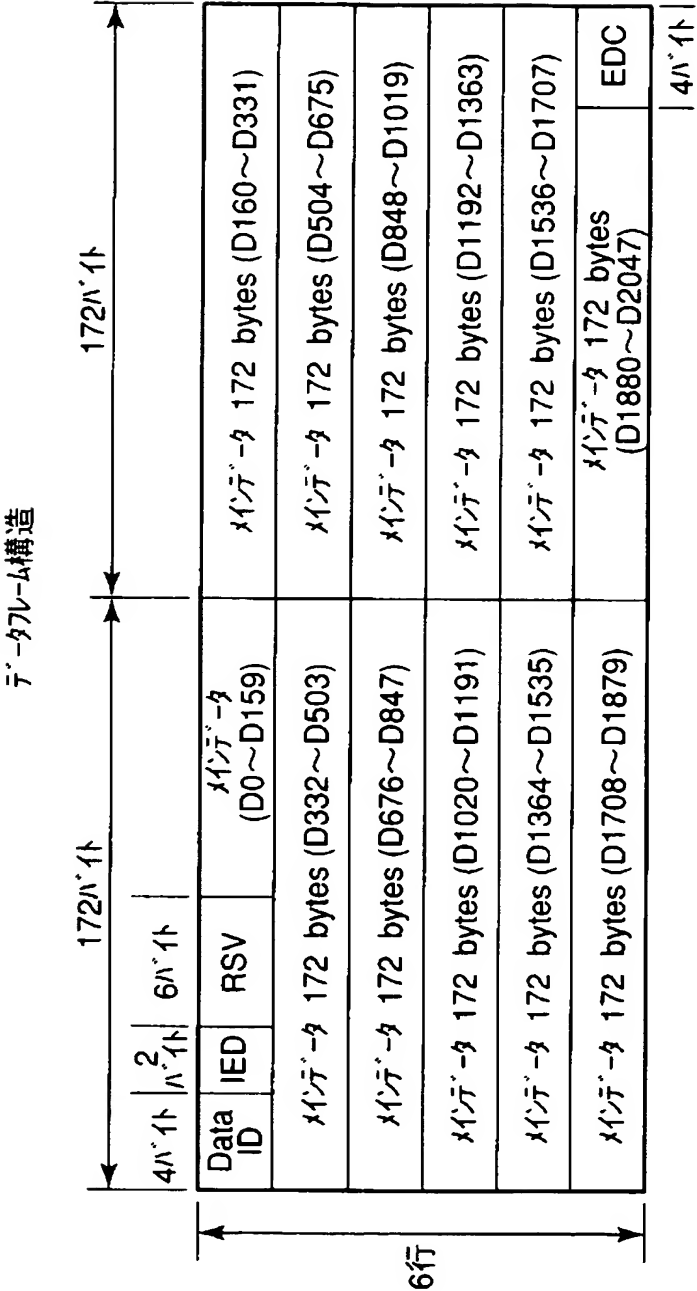
【図 24】



【図 25】

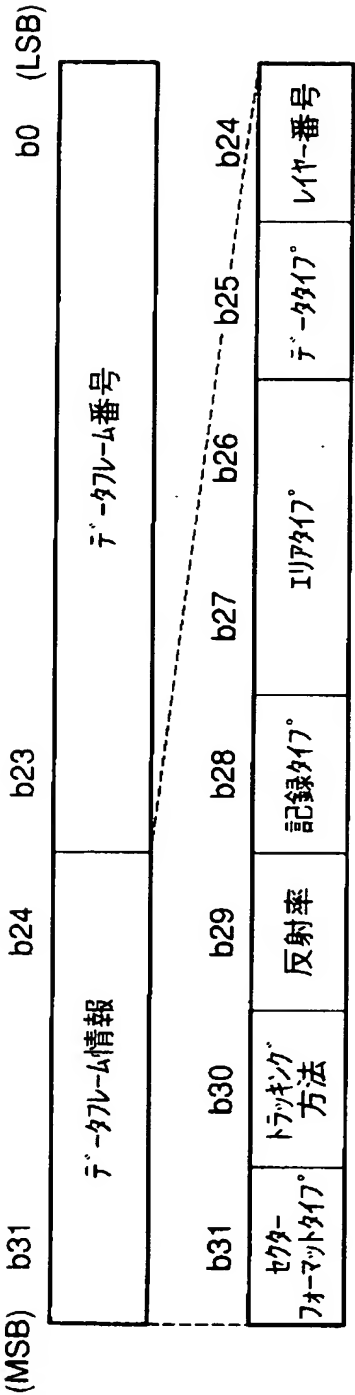


【図 2 6】



【図 2 7】

データID内のデータ構造説明図



【図 28】

書き換え型情報記憶媒体におけるデータフレーム番号内容

エリア	内容
システム リードインエリア	物理セクタ番号
欠陥管理エリア	物理セクタ番号
ディスク識別 ゾーン	物理セクタ番号
データエリアの 使用ブロック	LSN + 030000h
データエリアの 不使用ブロック	状態1 第1セクタの最初3ビット0、 以降のセクタはインクリメント 状態2 00 0000hから00 001Fhの間 状態3 未記録 のいずれか

【図 29】

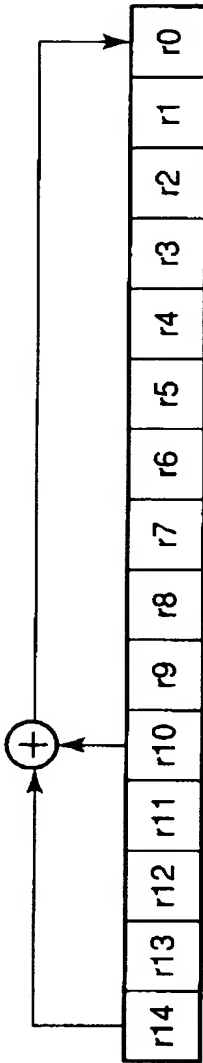
書き換え型情報記憶媒体における記録タイプ内容

エリア	内容
システムリードインエリア	0b
リードインエリア リードアウトエリア	0b
データエリア	0b: ジェネラルデータ 1b: リアルタイムデータ

【図 3 0】

初期プリセット番号	初期プリセット値	初期プリセット番号	初期プリセット値
0h	0001h	8h	0010h
1h	5500h	9h	5000h
2h	0002h	0Ah	0020h
3h	2A00h	0Bh	2001h
4h	0004h	0Ch	0040h
5h	5400h	0Dh	4002h
6h	0008h	0Eh	0080h
7h	2800h	0Fh	0005h

シフトレジスタの初期値

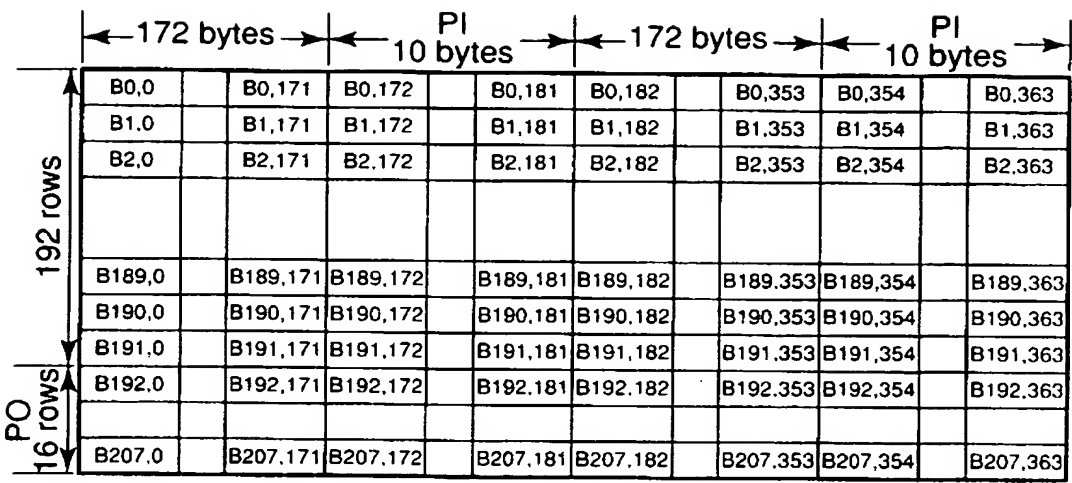


フィードバックシフトレジスタ

(a)

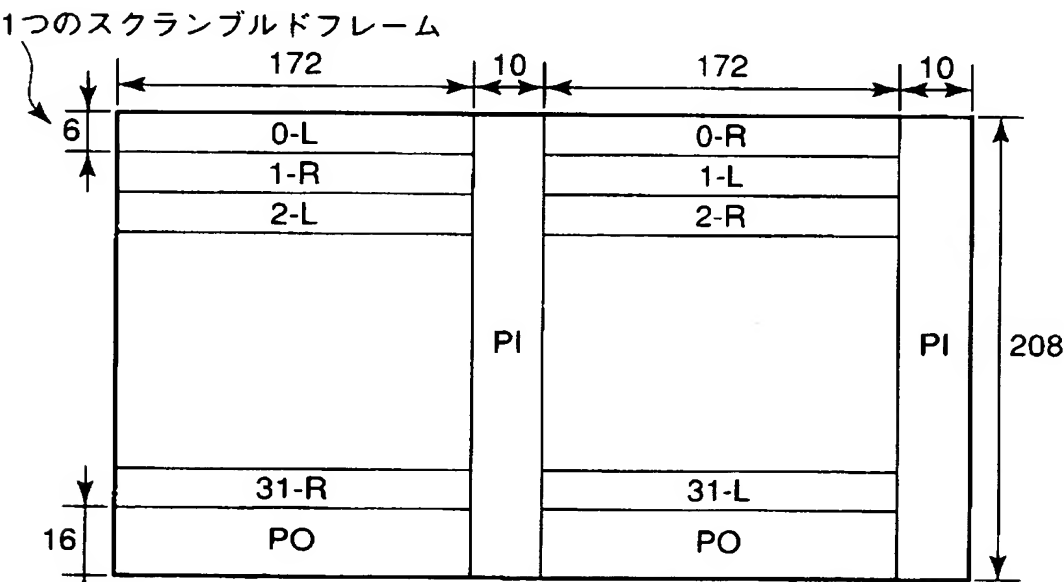
(b)

【図 3 1】



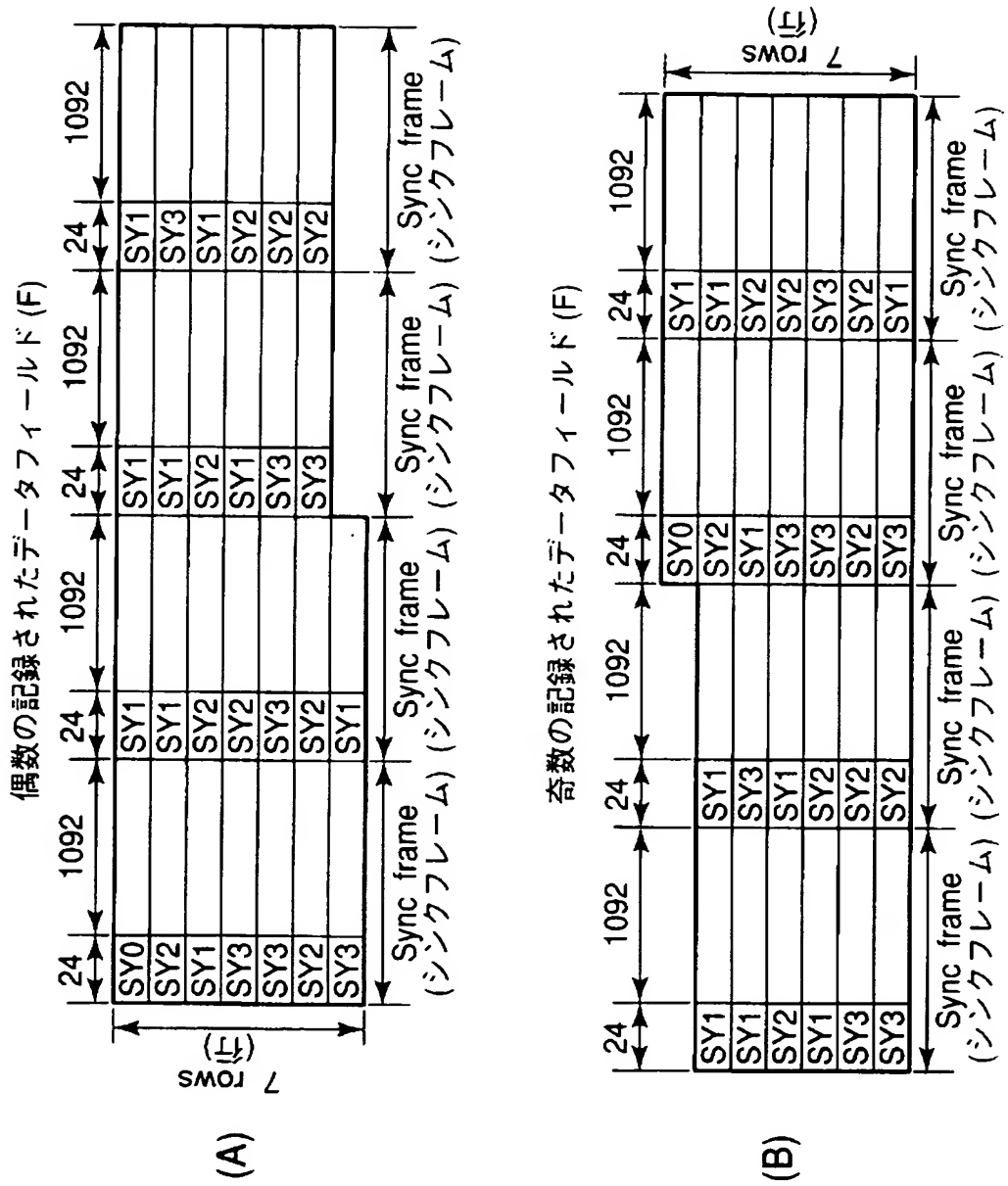
(ECCブロック構造 (D,E))

【図 3 2】



(スクランブルドフレーム配置 (D)(E))

【図 3 4】



【図 3 5】

本発明における具体的な SYNC Code 内容の説明図

	State 0	State 1 or State 2
SY0	1000#0 01000 00000 001001	0100#0 01000 00000 001001
SY1	10100# 01000 00000 001001	00100# 01000 00000 001001
SY2	10010# 01000 00000 001001	00010# 01000 00000 001001
SY3	00000# 01000 00000 001001	00#010 01000 00000 001001

【図 36】

連続する SYNC Code の組み合わせパターン (列方向) の比較 (1)
ー セクター間を移動する場合 ー

最新の SYNC Frame 番号	00	01	02	03	04	05	06	07	08	09	10	11	12
2個前の SYNC Code 番号	2	1	0	1	1	2	1	2	2	3	1	3	3
1個前の SYNC Code 番号	1	0	1	1	2	1	2	2	3	1	3	3	1
最新の SYNC Code 番号	0	1	1	2	1	2	2	3	1	3	3	1	2
隣接間のコード変化数	3	2	2	2	3	2	2	2	3	2	2	2	3
1フレームずれのコード変化数	2	2	2	1	1	2	3	2	2	2	3	3	2

最新の SYNC Frame 番号	13	14	15	16	17	18	19	20	21	22	23	24	25
2個前の SYNC Code 番号	1	2	3	2	2	1	3	1	1	3	2	3	3
1個前の SYNC Code 番号	2	3	2	2	1	3	1	1	3	2	3	3	2
最新の SYNC Code 番号	3	2	2	1	3	1	1	3	2	3	3	2	1
隣接間のコード変化数	3	2	2	2	3	2	2	2	3	2	2	2	3
1フレームずれのコード変化数	2	2	3	2	2	2	3	2	2	2	3	3	2

【図 37】

連続する SYNC Code の組み合わせパターン (列方向) の比較 (2)
ー ガード領域を跨る場合 ー

最新の SYNC Frame 番号	00	01	02	03	04	05	06	07	08	09	10	11	12
2個前の SYNC Code 番号	1	1	0	1	1	2	1	2	2	3	1	3	3
1個前の SYNC Code 番号	1	0	1	1	2	1	2	2	3	1	3	3	1
最新の SYNC Code 番号	0	1	1	2	1	2	2	3	1	3	3	1	2
隣接間のコード変化数	2	2	2	2	3	2	2	2	3	2	2	2	3
1フレームずれのコード変化数	2	2	2	1	1	2	3	2	2	2	3	3	2

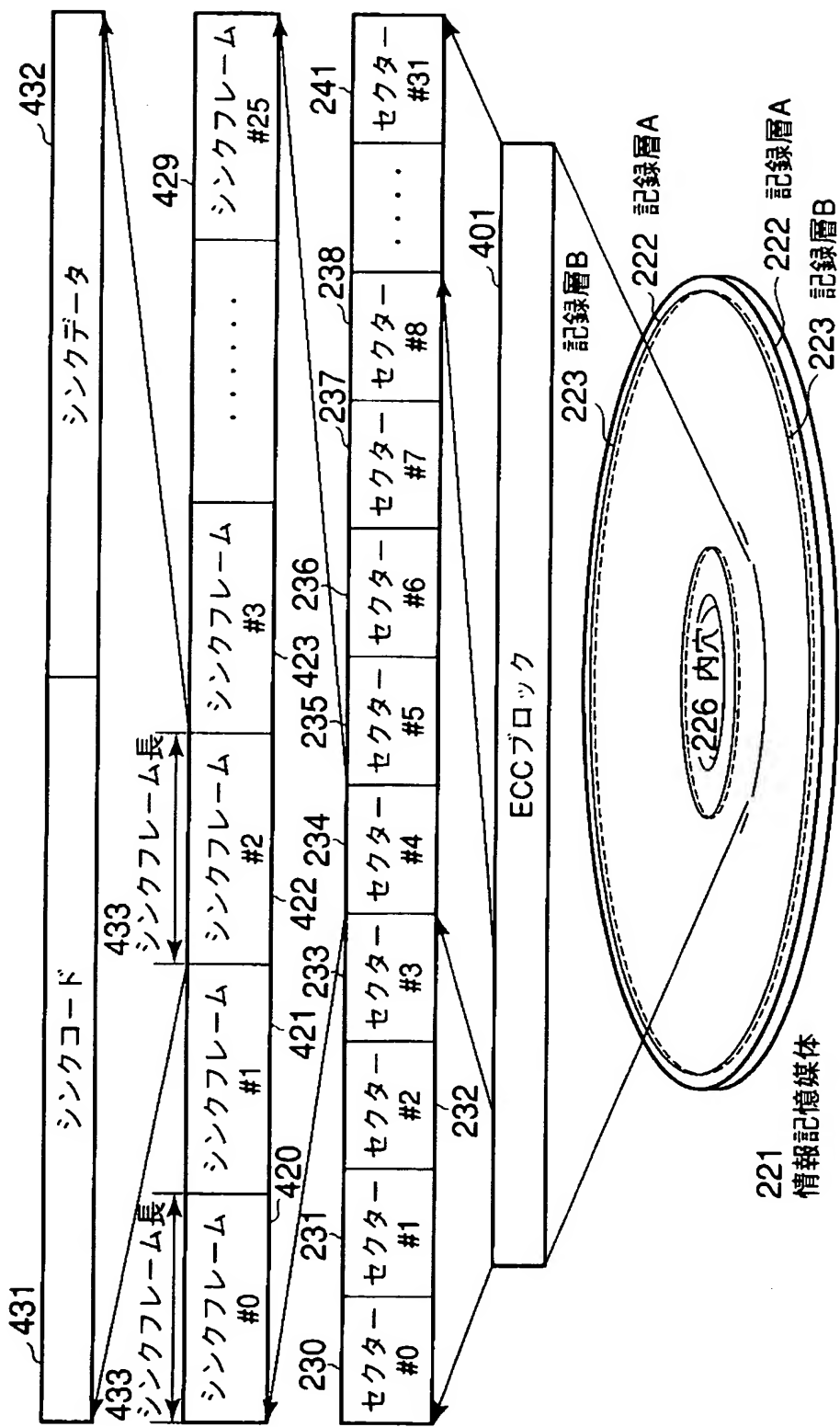
最新の SYNC Frame 番号	13	14	15	16	17	18	19	20	21	22	23	24	25	PA
2個前の SYNC Code 番号	1	2	3	2	2	1	3	1	1	3	2	3	3	2
1個前の SYNC Code 番号	2	3	2	2	1	3	1	1	3	2	3	3	2	1
最新の SYNC Code 番号	3	2	2	1	3	1	1	3	2	3	3	2	1	1
隣接間のコード変化数	3	2	2	2	3	2	2	2	3	2	2	2	2	2
1フレームずれのコード変化数	2	2	3	2	2	2	3	2	2	2	3	3	3	2

【図 3 8】

予定外の SYNC Code の組み合わせパターンを検知した場合の異常現象との間の関係

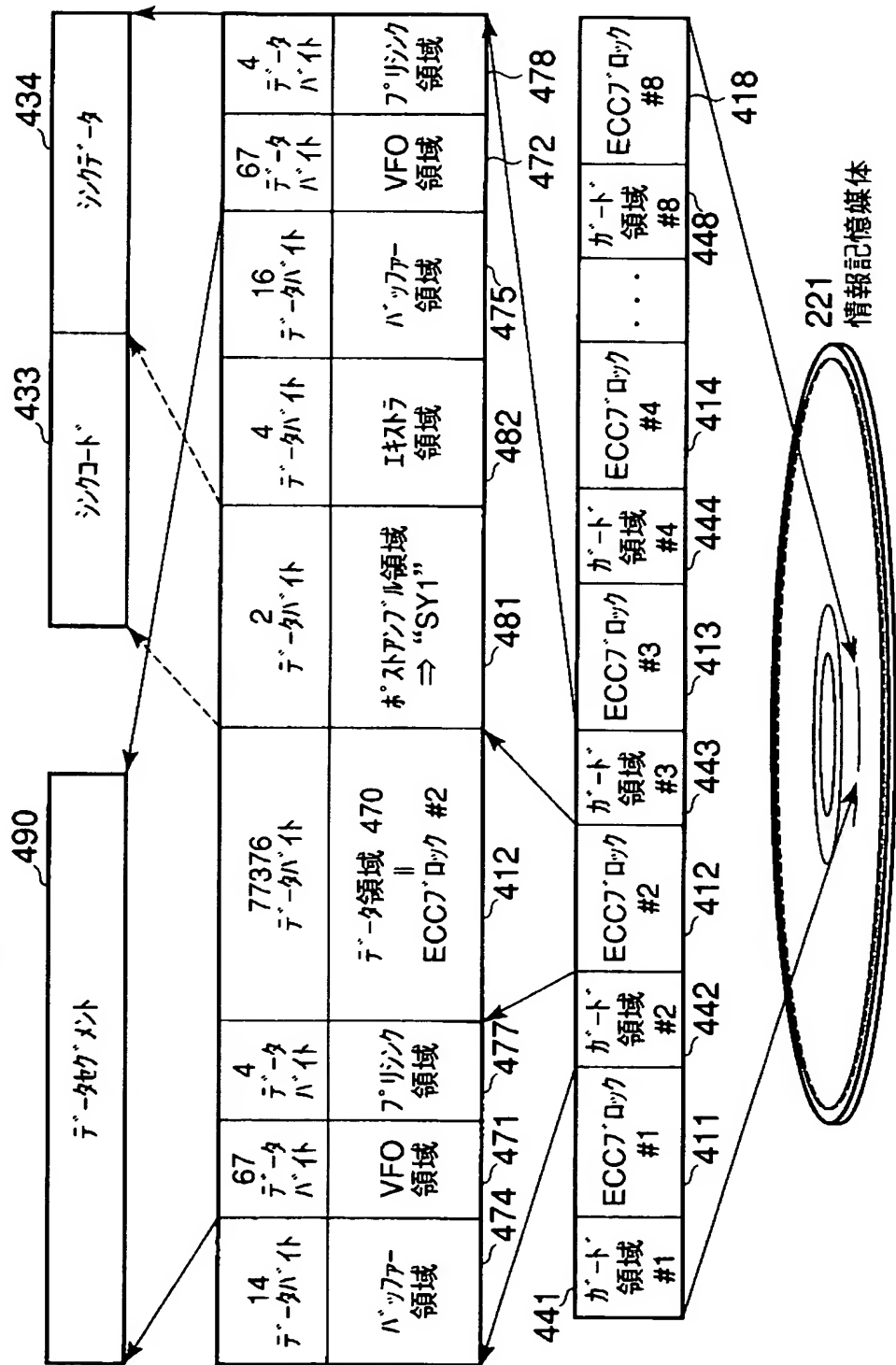
異常現象内容→	フレームシフト		誤検知		トラック外れ
	Case 1	Case 2	Case 3	Case 4	Case 5
検知パターン内容↓					
予定パターンと1箇所のみ異なる	X	○	○	X	—
予定パターンに対して ±1 SYNC Frame ずれたパターンに一致	○	○	X	X	X (△)
(1, 1, 2)か(1, 2, 1)か(1, 2, 2)か(2, 1, 2)	—	○	—	—	—
データID内の連続性	(○)	(○)	○	○	X
Wobble Address の連続性	(○)	(○)	○	○	X

【図 39】

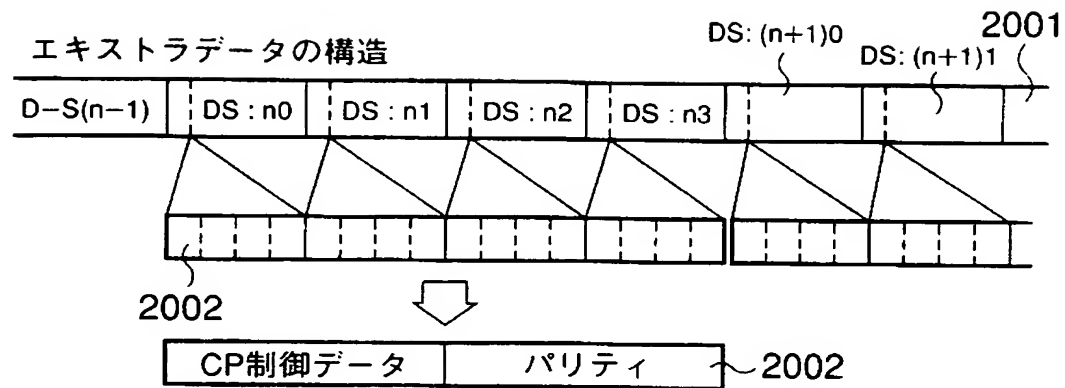


【図 41】

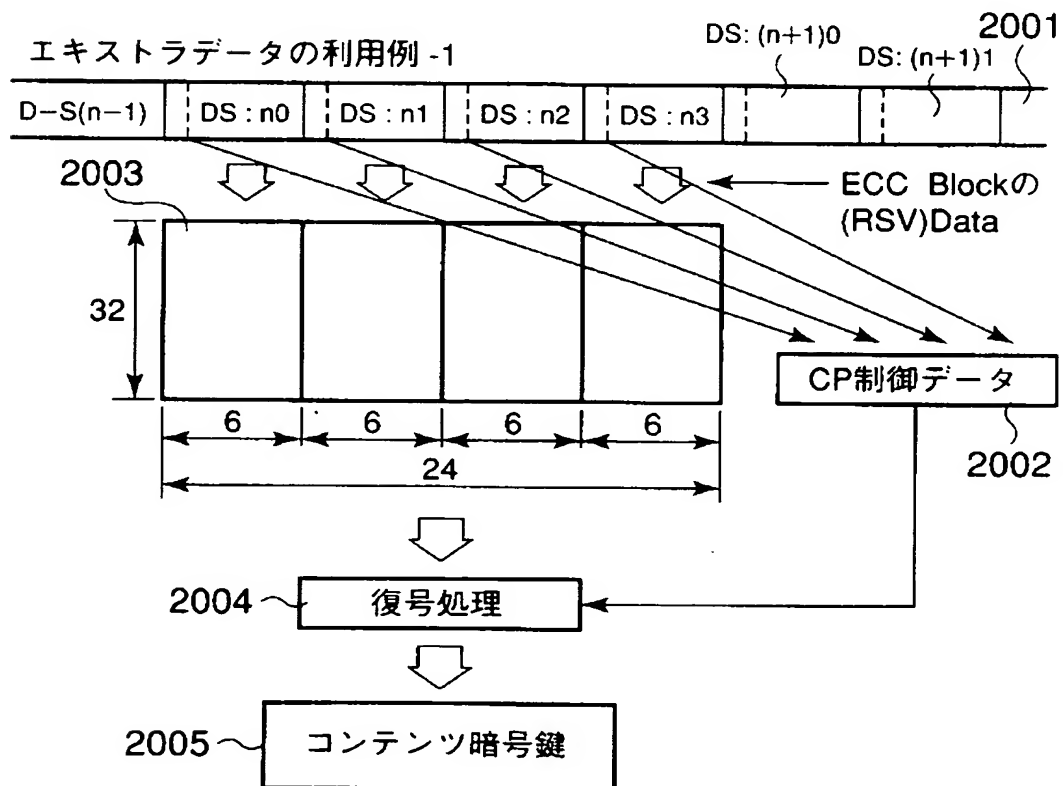
本発明の再生専用情報記憶媒体における第1の実施例と第2の実施例比較説明図



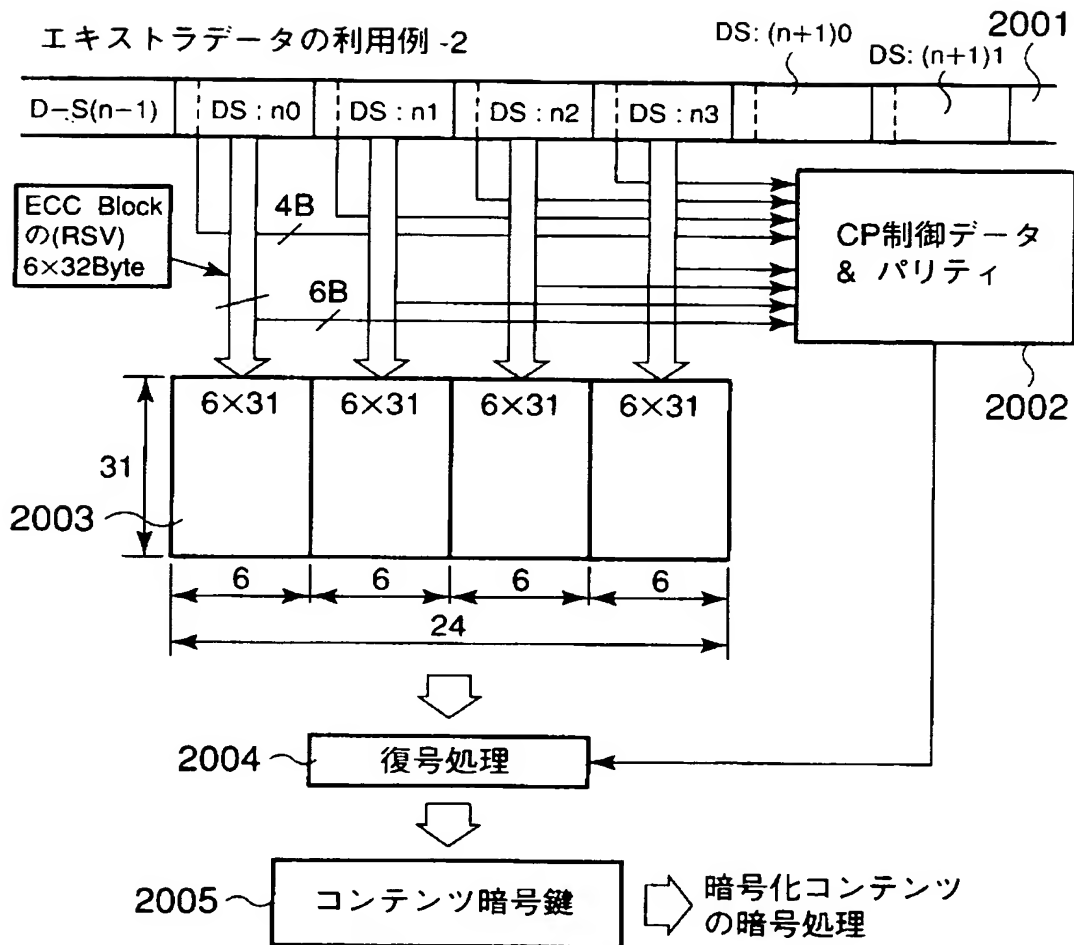
【図 4 2】



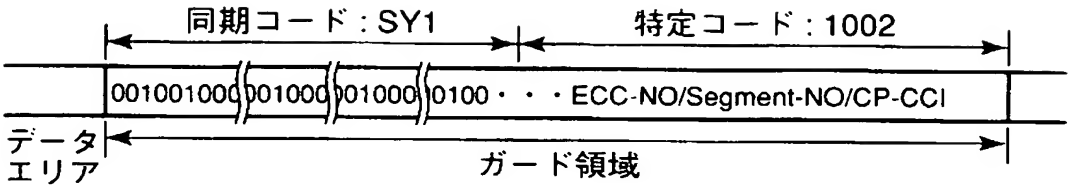
【図 4 3】



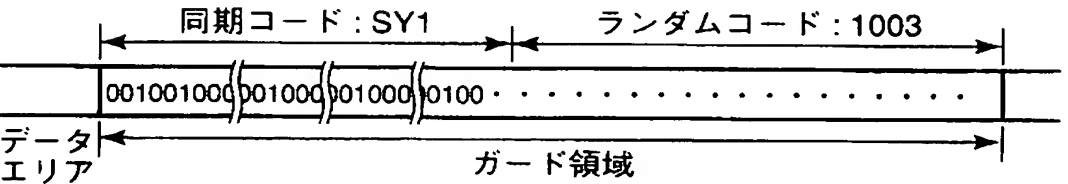
【図 4 4】



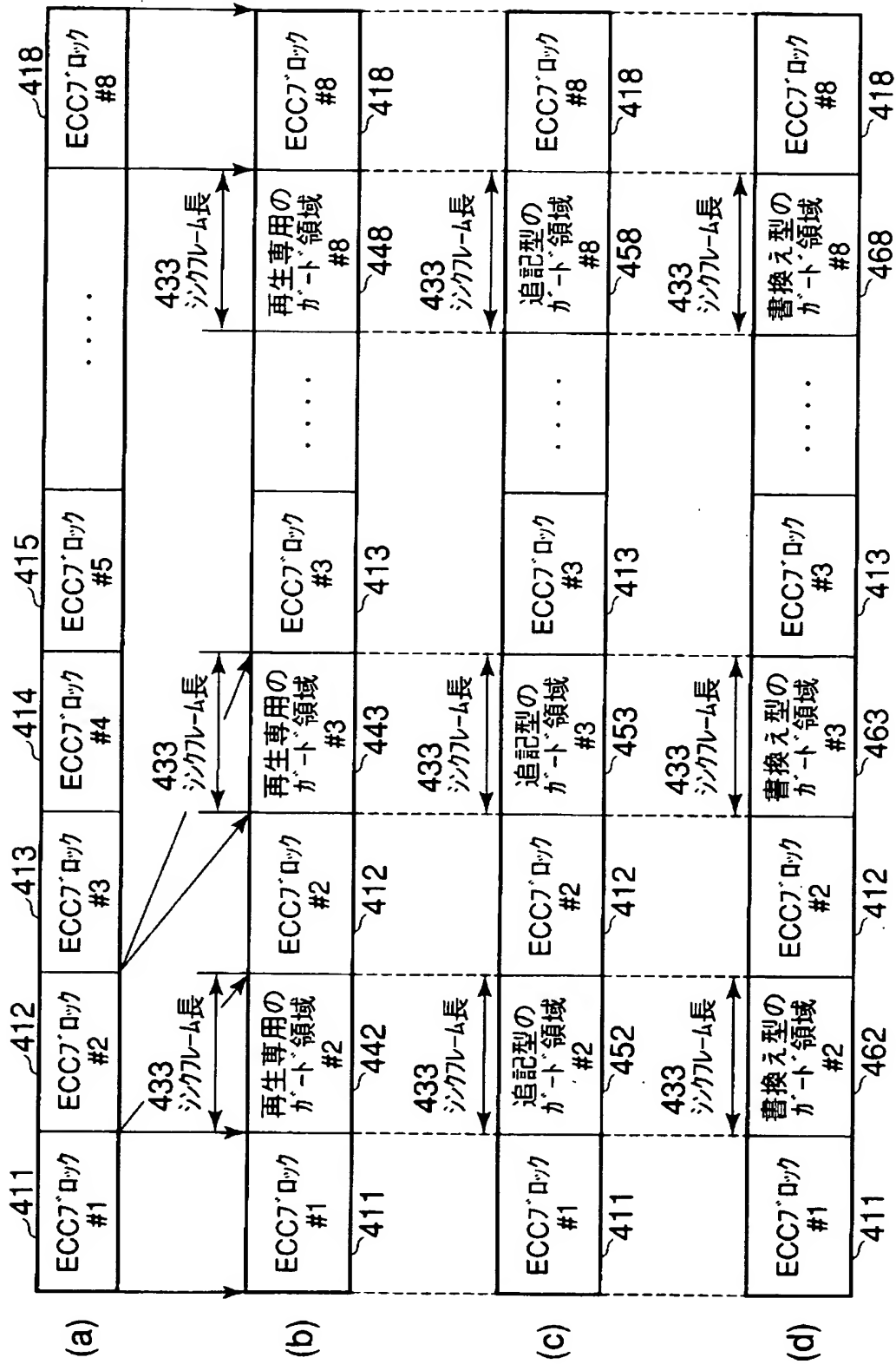
【図 4 5】



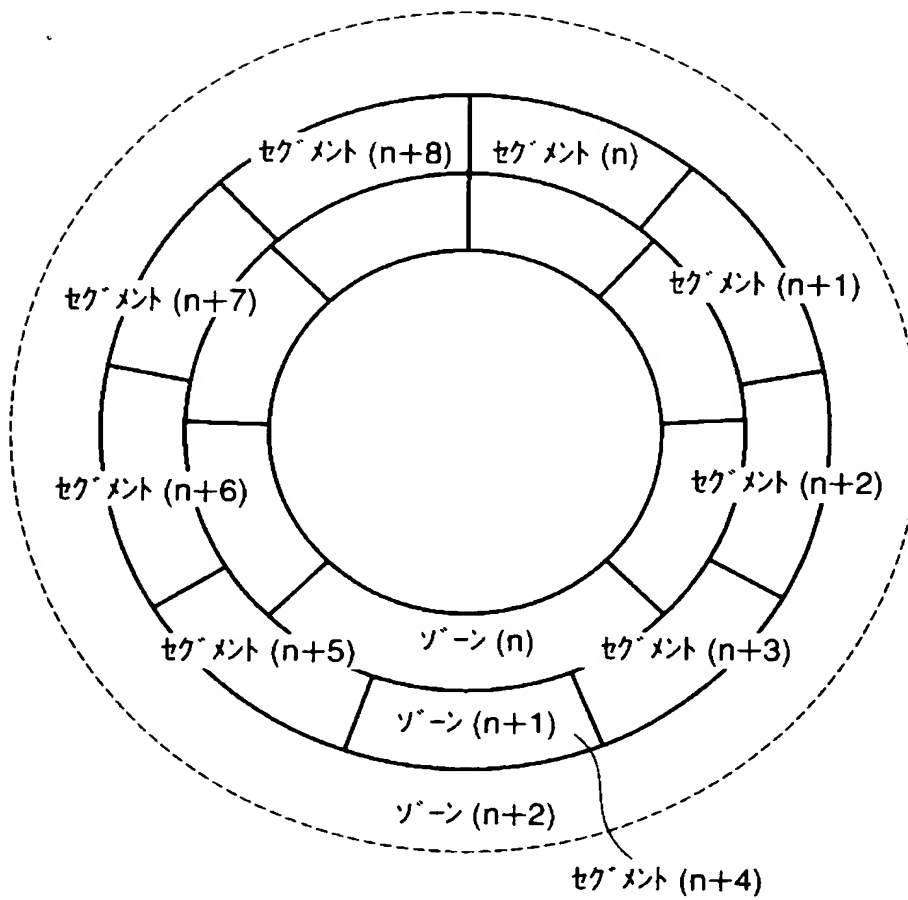
【図 4 6】



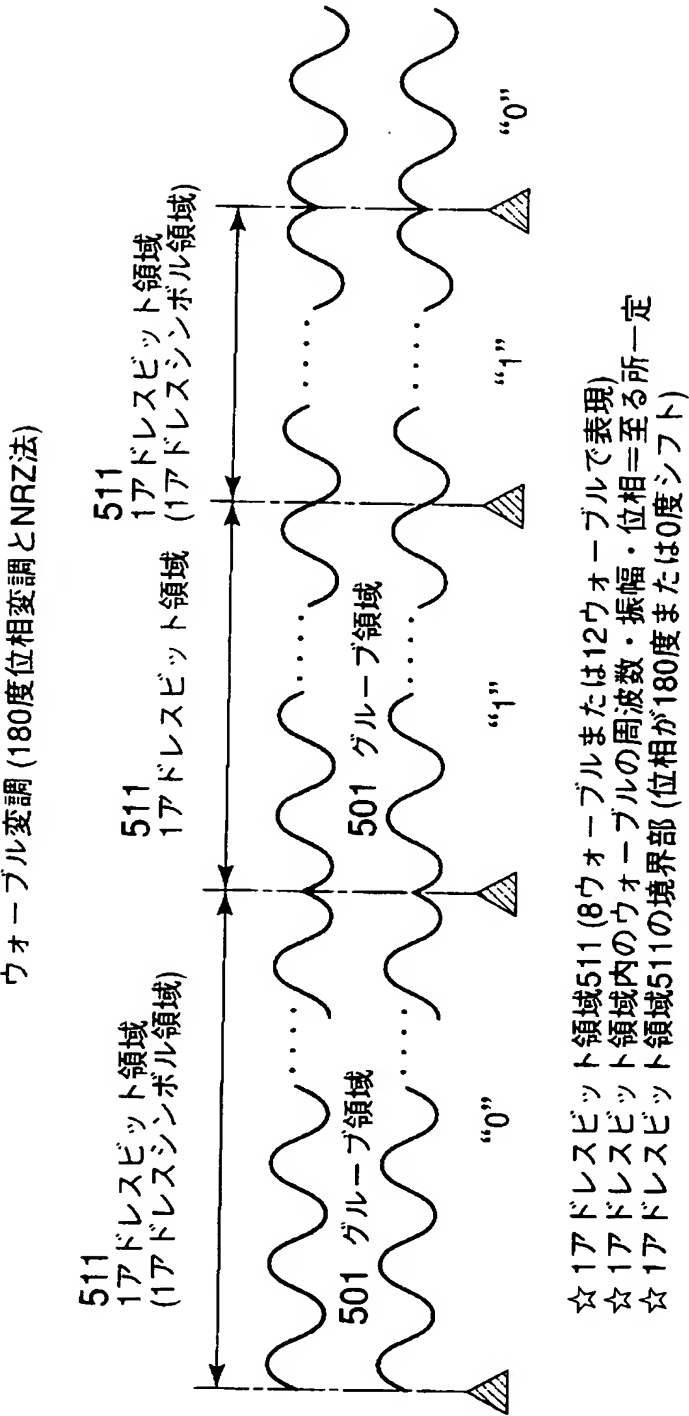
【図 47】



【図 48】

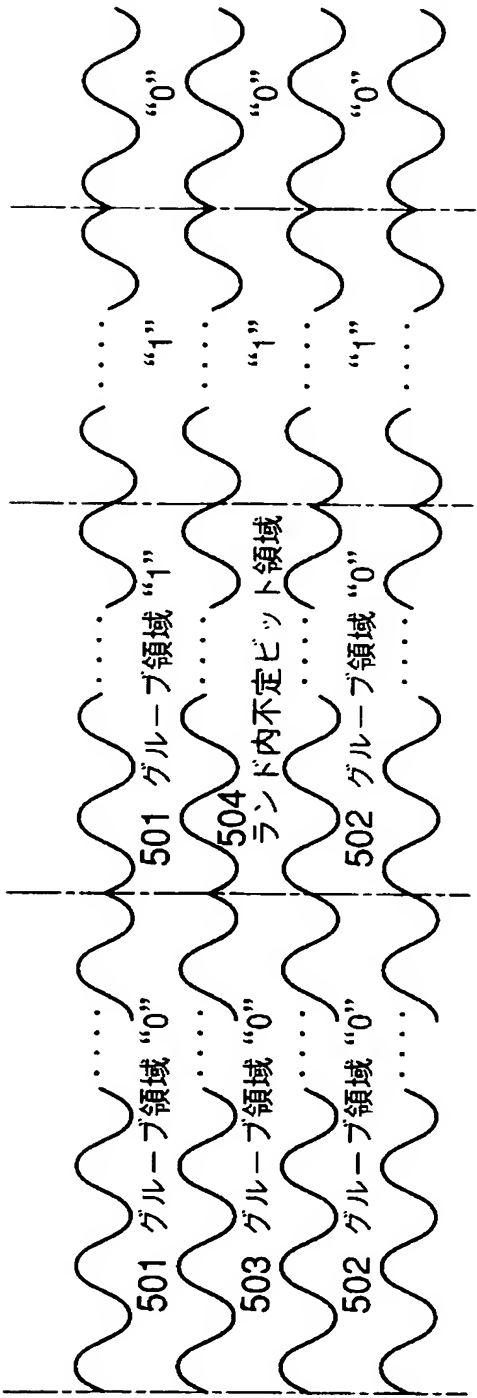


【図 49】



【図 5 0】

L/G記録でウォーブル変調 (不定ビット発生 の原理)



【図 5 1】

グレイコード例

10進数の数	従来の2進数表示	グレイコード(Gray Code)表示
0	0000	0000
1	0001	0001
2	0010	0011
3	0011	0010
4	0100	0110
5	0101	0111
6	0110	0101
7	0111	0100
8	1000	1100
9	1001	1101
10	1010	1111
11	1011	1110
12	1100	1010
13	1101	1011
14	1110	1001
15	1111	1000

【図 5 2】

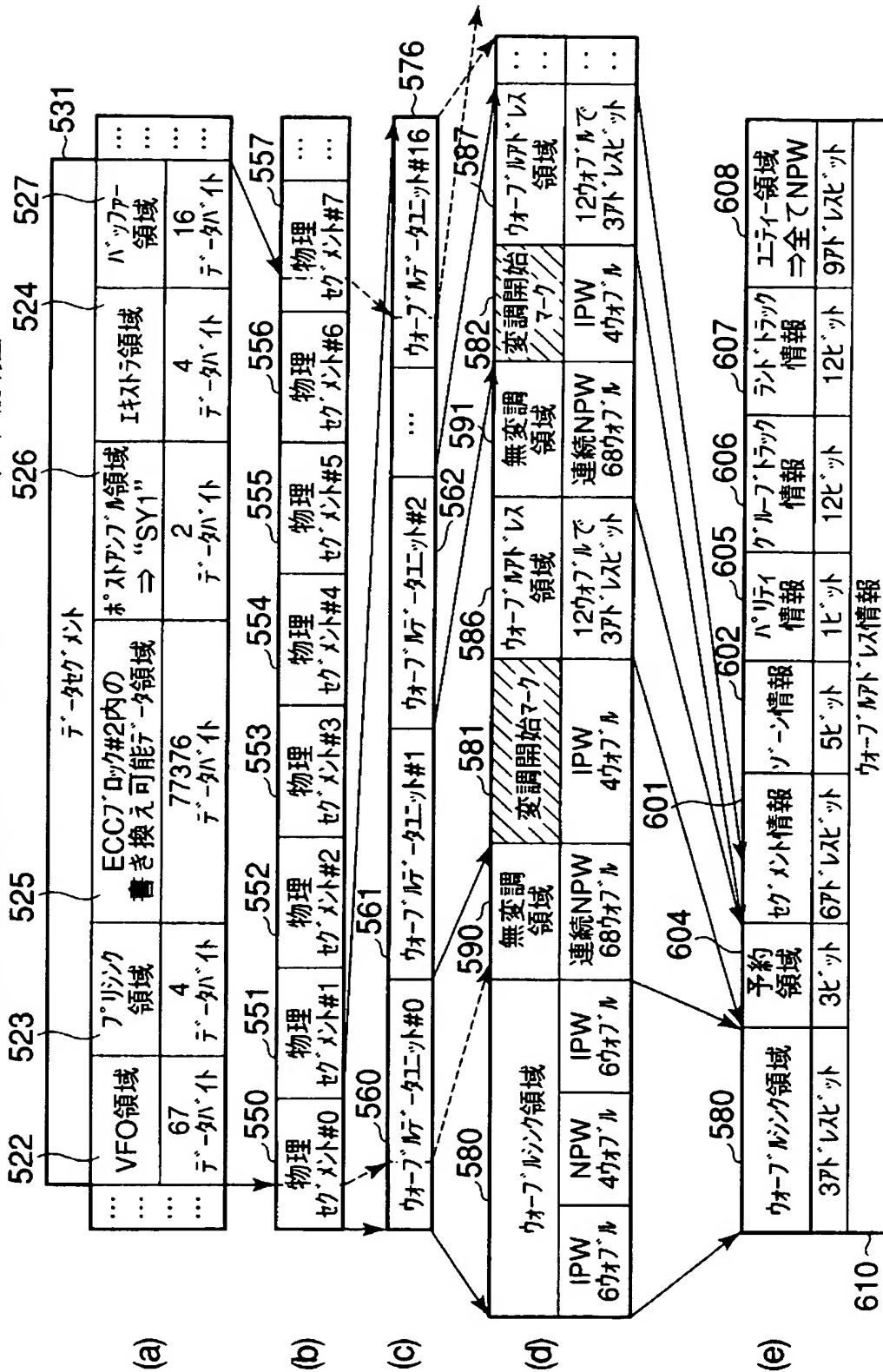
特殊トラックコード (本発明)

10進法の数	従来の2進法表示	特殊トラックコード	10進法の数	従来の2進法表示	特殊トラックコード
0	0000	00 ... 00000	1	00001	10 ... 00000
2	00010	00 ... 00001	3	00011	10 ... 00001
4	00100	00 ... 00011	5	00101	10 ... 00011
6	00110	00 ... 00010	7	00111	10 ... 00010
8	01000	00 ... 00110	9	01001	10 ... 00110
10	01010	00 ... 00111	11	01011	10 ... 00111
12	01100	00 ... 00101	13	01101	10 ... 00101
14	01110	00 ... 00100	15	01111	10 ... 00100
16	10000	00 ... 01100	17	10001	10 ... 01100
18	10010	00 ... 01101	19	10011	10 ... 01101
20	10100	00 ... 01111	21	10101	10 ... 01111
22	10110	00 ... 01110	23	10111	10 ... 01110
24	11000	00 ... 01010	25	11001	10 ... 01010
26	11010	00 ... 01011	27	11011	10 ... 01011
28	11100	00 ... 01001	29	11101	10 ... 01001
30	11110	00 ... 01000	31	11111	10 ... 01000

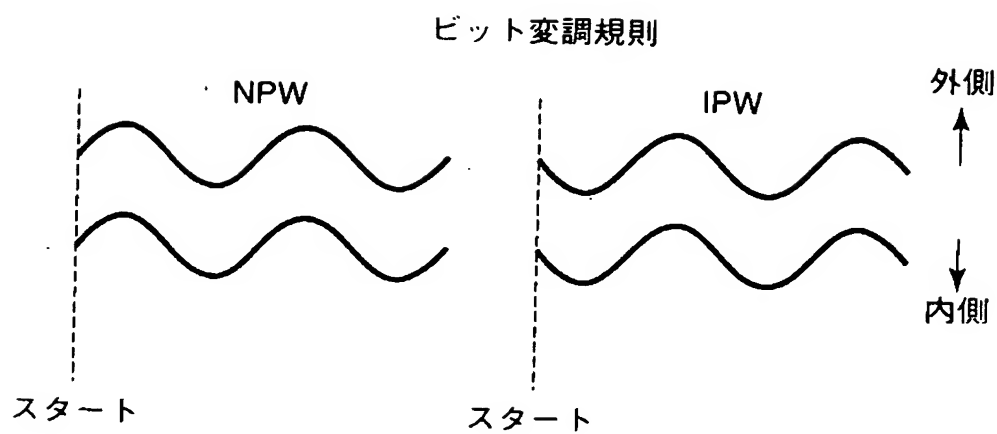
注] “ $2n$ ”(n: 整数値)と“ $2n+1$ ”は最上位ビットのみ異なり、他の下位ビットは全て一致

【図 53】

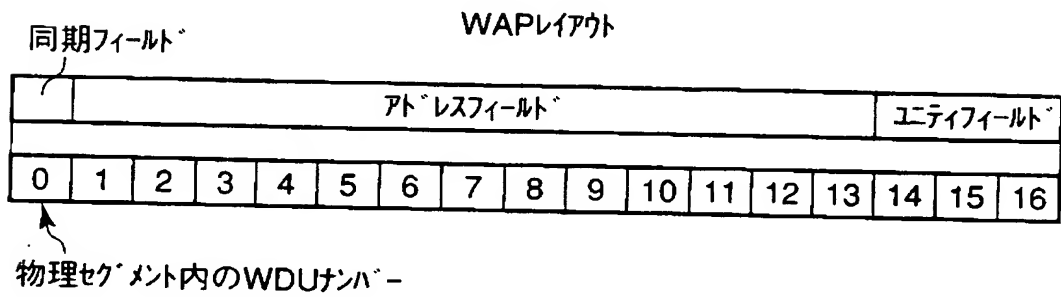
記録型情報記憶媒体上におけるウォームアップ・レスポンス説明図



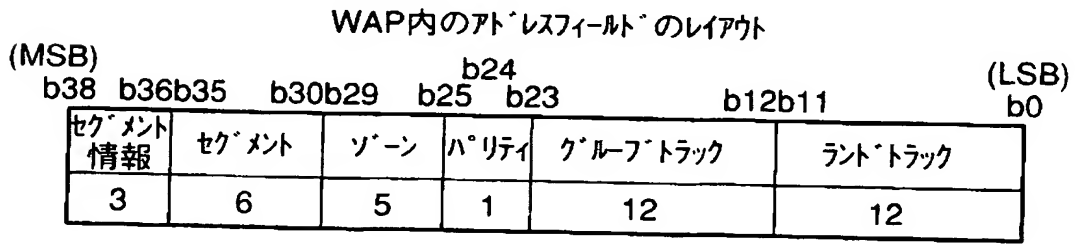
【図 5 4】



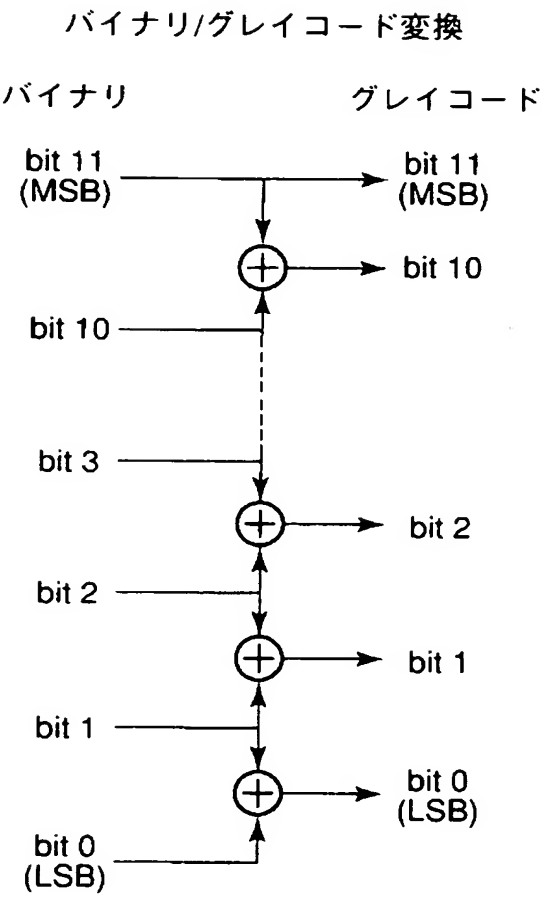
【図 5 5】



【図 5 6】



【図 5 7】



【図 5 8】

同期フィルタ内のWDU

SYNC	IPW	NPW	IPW	NPW
	6ワード	4ワード	6ワード	68ワード

【図 5 9】

アドレスフィールド内のWDU

アドレス	IPW	bit 2	bit 1	bit 0	NPW
	4ワード	4ワード	4ワード	4ワード	68ワード

【図 6 0】

ユニティフィールド内のWDU

ユニティ	NPW
	84ワード

【図 6 1】

外側マークのWDU

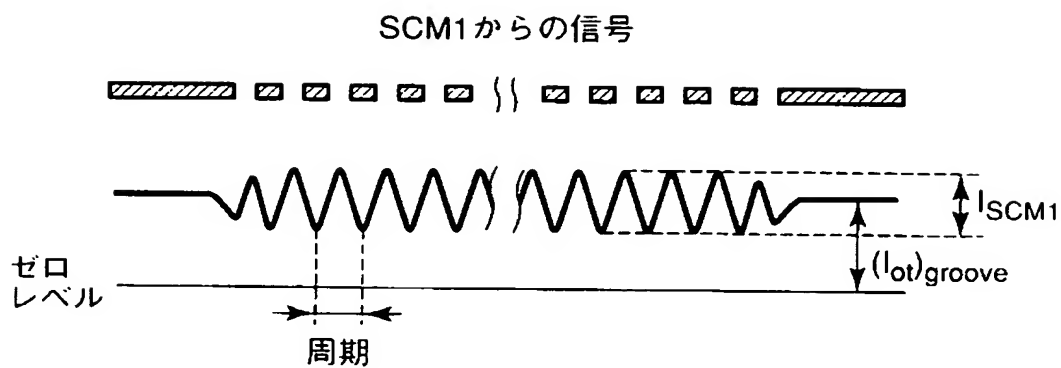
NPW	SCM ₁	NPW	SCM ₂	NPW	NPW
2ワード	2ワード	8ワード	2ワード	2ワード	68ワード

【図 6 2】

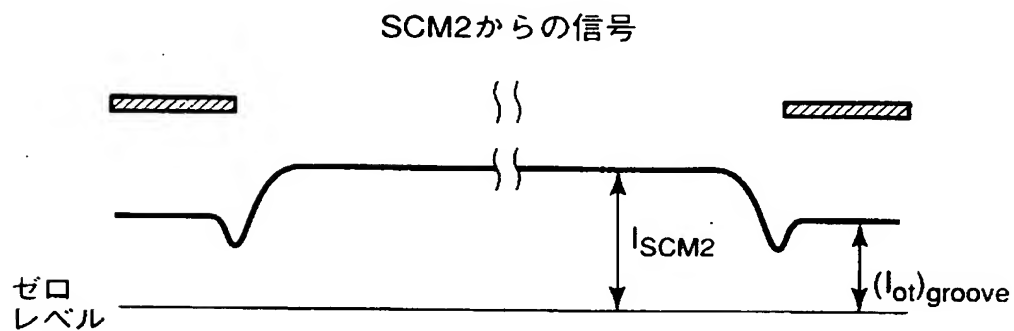
内側マークのWDU

NPW	SCM ₁	NPW	SCM ₂	NPW	NPW
2ワード	2ワード	4ワード	2ワード	6ワード	68ワード

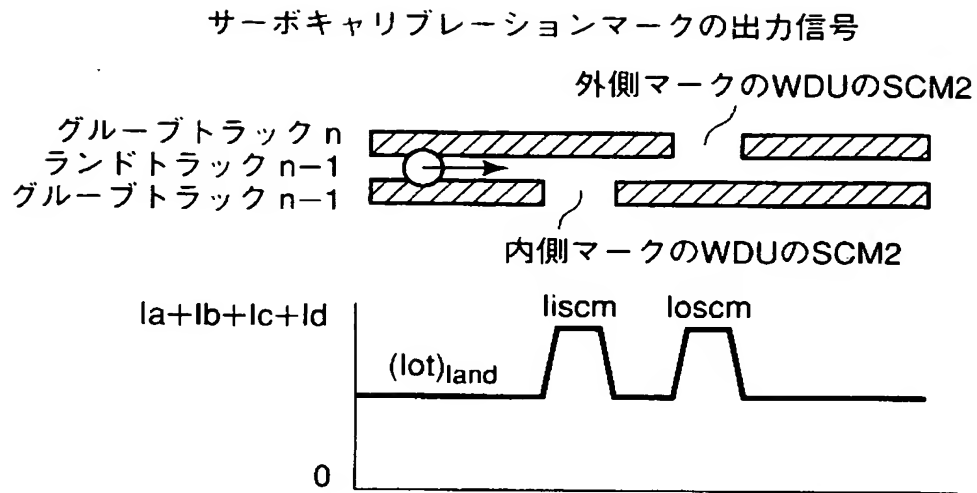
【図 6 3】



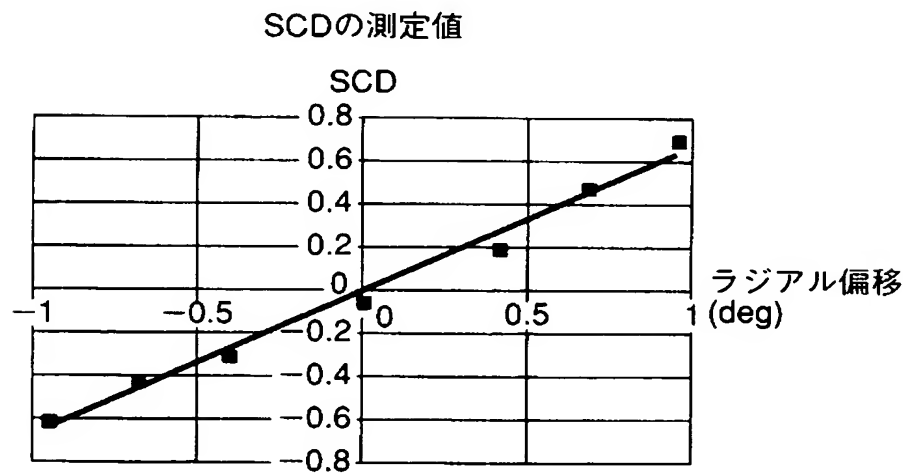
【図 6 4】



【図 6 5】



【図 6 6】

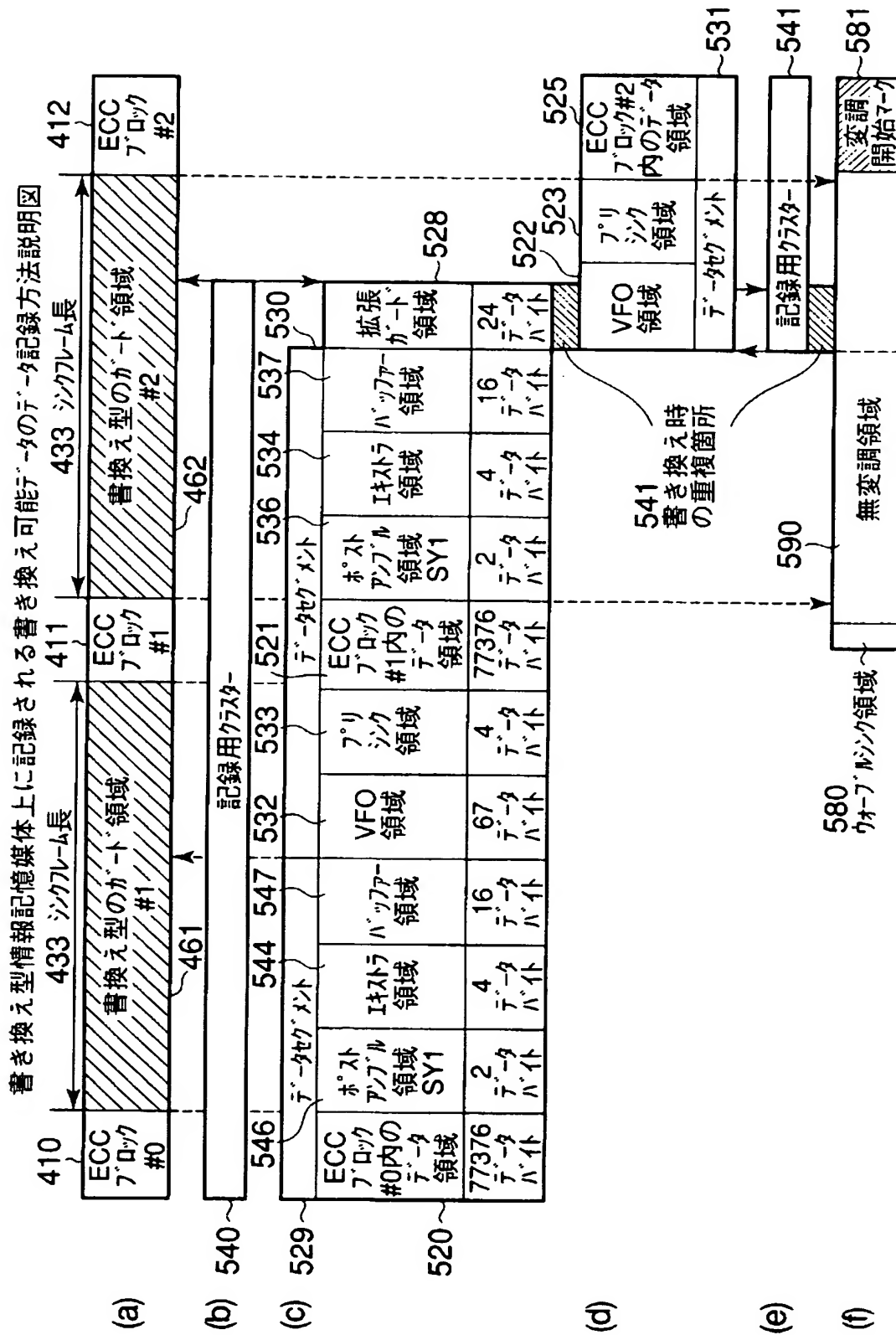


【図 6 7】

トラックの第1物理セグメントの物理セグメントのレイアウト

外側 ↑	L	Zone=m+1 Track=0 Segment=m+12	Zone=m+1 Track=0 Segment=m+13	Zone=m+1 Track=1 Segment=0	Zone=m+1 Track=1 Segment=1
	G	Zone= m+1 Track= 0 Segment= m+12	Zone= m+1 Track= 0 Segment= m+13	Zone= m+1 Track= 1 Segment= 0	Zone= m+1 Track= 1 Segment= 1
内側 ↓	L	Zone=m Track=n Segment=m+11	Zone=m Track=n Segment=m+12	Zone=m+1 Track=0 Segment=0	Zone=m+1 Track=0 Segment=1
	G	Zone=m Track=n Segment=m+11	Zone=m Track=n Segment= m+12	Zone=m+1 Track=0 Segment= 0	Zone=m+1 Track=0 Segment= 1
	L	Zone=m Track=n-1 Segment=m+11	Zone=m Track=n-1 Segment=m+12	Zone=m Track=n Segment=0	Zone=m Track=n Segment=1
	G	Zone=m Track=n-1 Segment=m+11	Zone=m Track=n-1 Segment=m+12	Zone=m Track=n Segment=0	Zone=m Track=n Segment=1

【図 68】

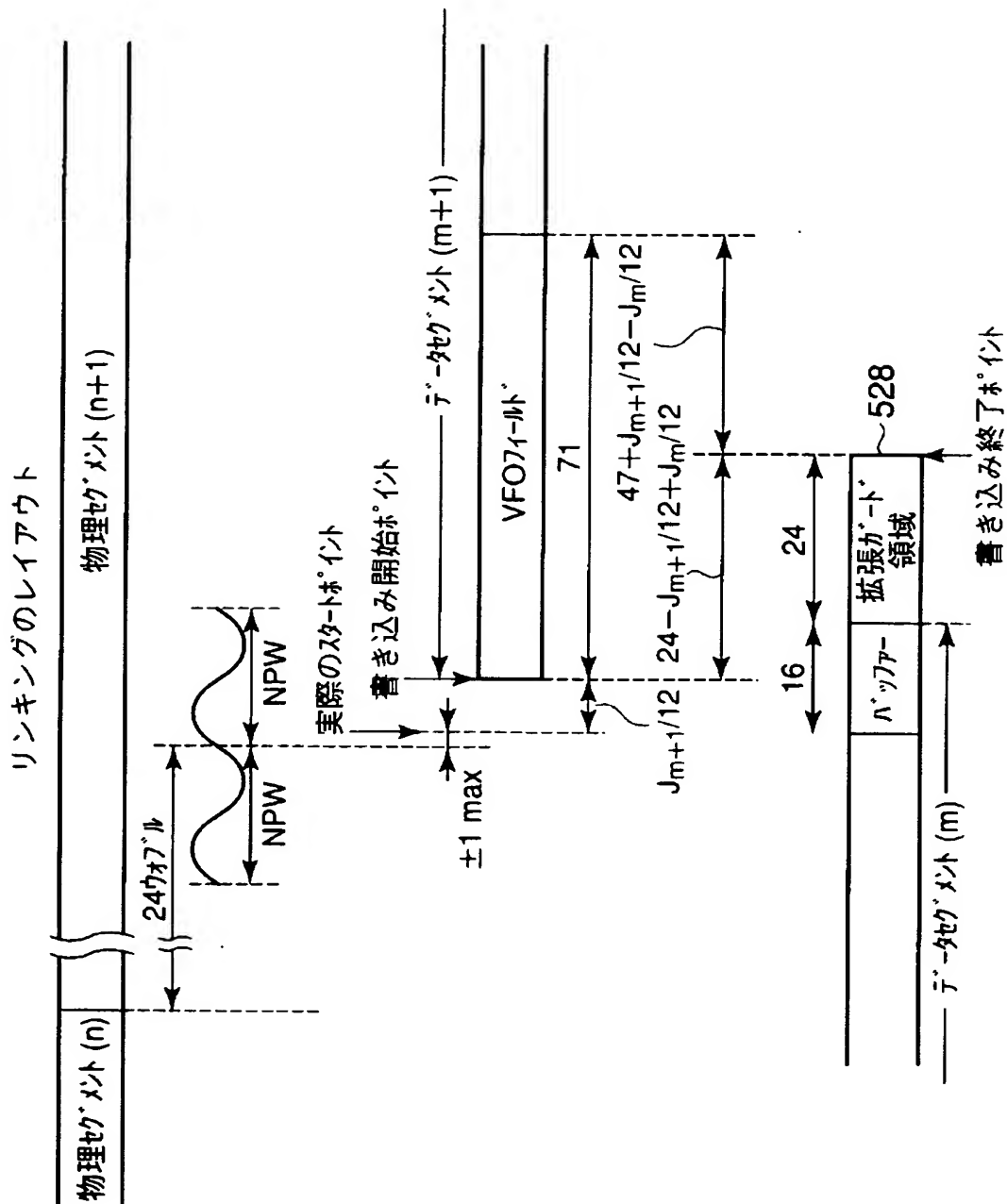


【図 6 9】

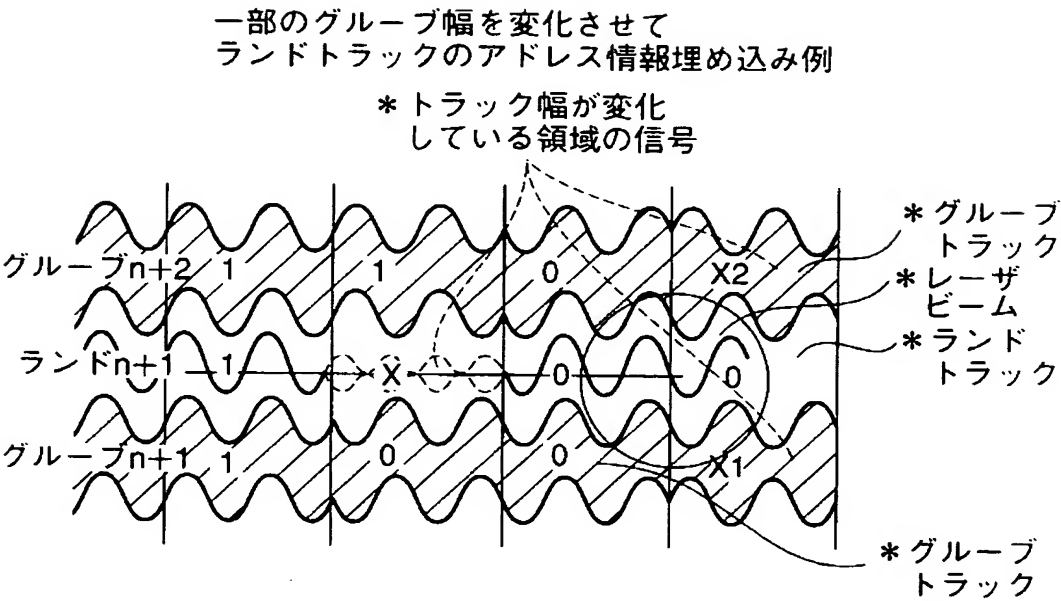
記録クラスタのレイアウト

記録クラスタ		540
Data segment × n	拡張 ガードフィールド	528
77496 × n	24	

【図 70】



【図 7 1】



【図 7 2】

一部のグループ幅を変化させてランドアドレスを形成した例

グループトラック	G-S 1101	L-S 11X1	G-S 1101	L-S 11X1	
ランドトラック		L-S 1101		L-S 1100	
グループトラック	G-S 1100	L-S X100	G-S 1100	L-S X100	
ランドトラック		L-S 0101		L-S 0100	
グループトラック	G-S 0101	L-S 010X	G-S 0100	L-S 010X	

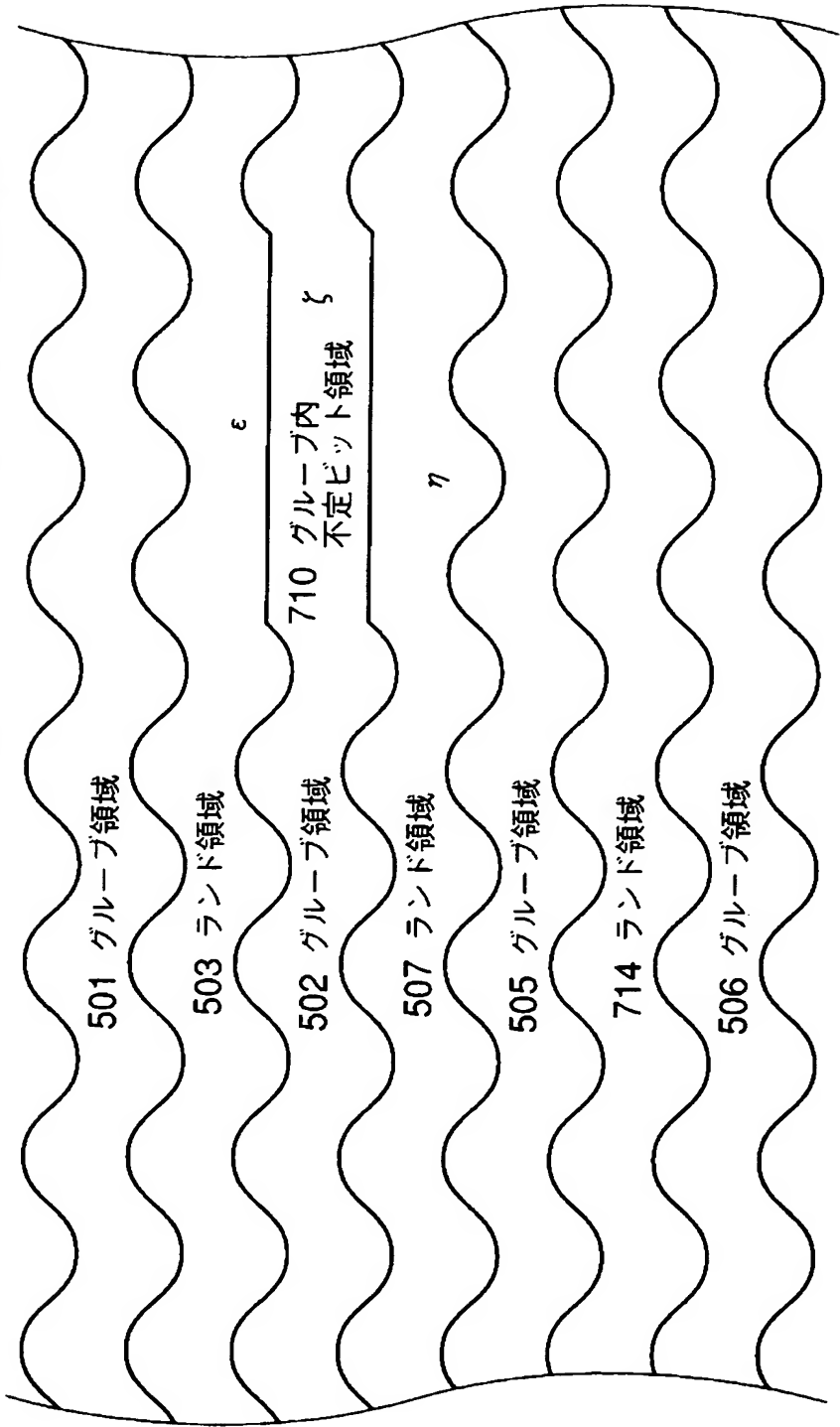
【図 73】

グループ幅を一部変化させてランドトラックの
奇数/偶数検出をさせた一例

グループ/ランド トラック	トラック番号	トラック番号判定基準
グループ : $G(n+2)$	1101X	グループは先頭4ビットのみ有効
奇数ランド : $L(n+1)$	110X0	11010 or 11000 何れも 奇数ランドではこのみ
グループ : $G(n+1)$	1100X	グループは先頭4ビットのみ有効
偶数ランド : $L(n)$	X1001	11001 or 01001 何れも 偶数ランドではこのみ
グループ : $G(n)$	0100X	グループは先頭4ビットのみ有効

【図 7 4】

ランド/グループ記録におけるグループ領域内に不定ビットを配置する他の実施例説明図



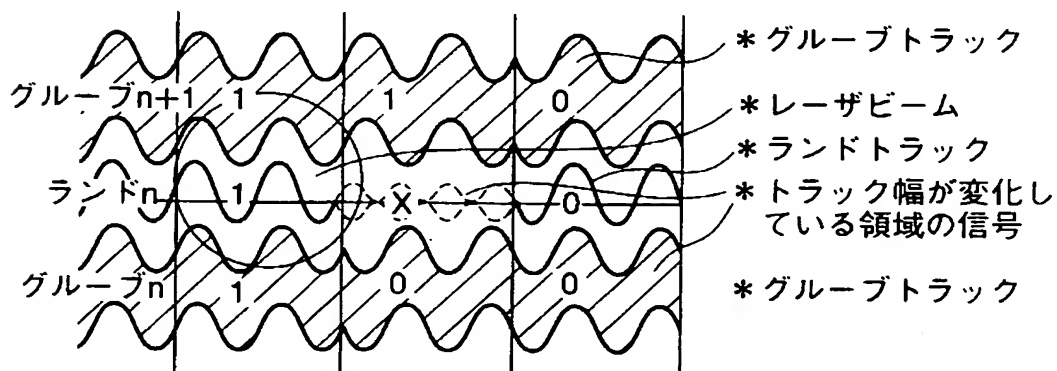
【図 7 5】

書き換え型情報記憶媒体 (トラック番号情報の設定方法)

ランド/グループ識別	トラック番号	トラック番号情報 A606	トラック番号情報 B607
グループ	$2n+3$	$2n+4$	$2n+3$
ランド	$2n+3$	不確定 ($2n+2$ or $2n+3$)	$2n+3$
グループ	$2n+2$	$2n+2$	$2n+3$
ランド	$2n+2$	$2n+2$	不確定 ($2n+1$ or $2n+3$)
グループ	$2n+1$	$2n+2$	$2n+1$
ランド	$2n+1$	不確定 ($2n$ or $2n+2$)	$2n+1$
グループ	$2n$	$2n$	$2n+1$

【図 7 6】

ランドトラックでのウォブル検出信号



【図 77】

グループウォブリングにおける
ランドトラックでのアドレス検出値の関係

トラック形態	検出されるトラック番号
グループ	$n+3$
偶数ランド ($n+2$)	$(n+2)$ or $(n+3)$
グループ	$n+2$
偶数ランド ($n+1$)	$(n+1)$ or $(n+2)$
グループ	$n+1$
偶数ランド (n)	(n) or $(n+1)$
グループ	n

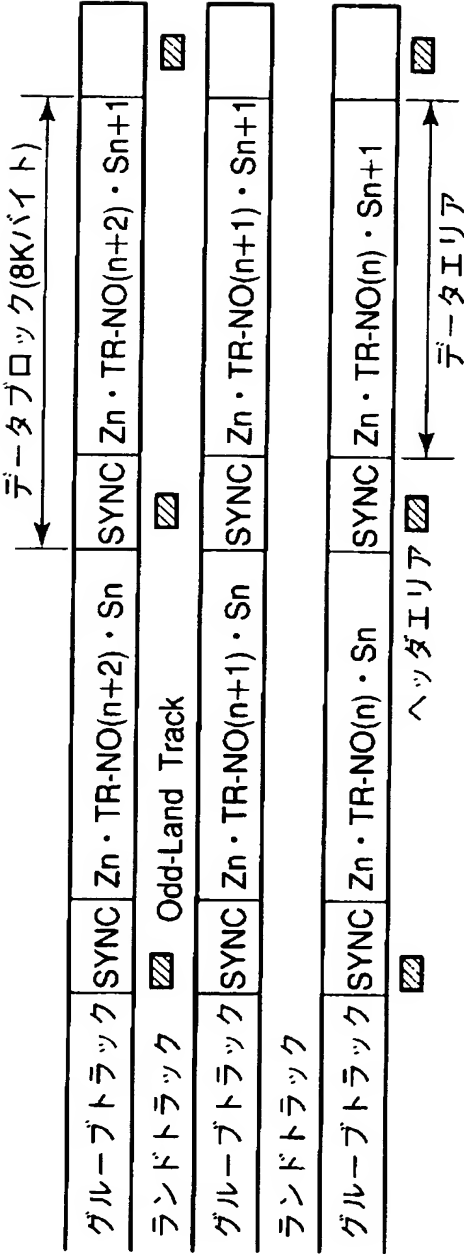
【図 78】

グループウォブリングによるトラック番号と
ランドトラックでの検出データ

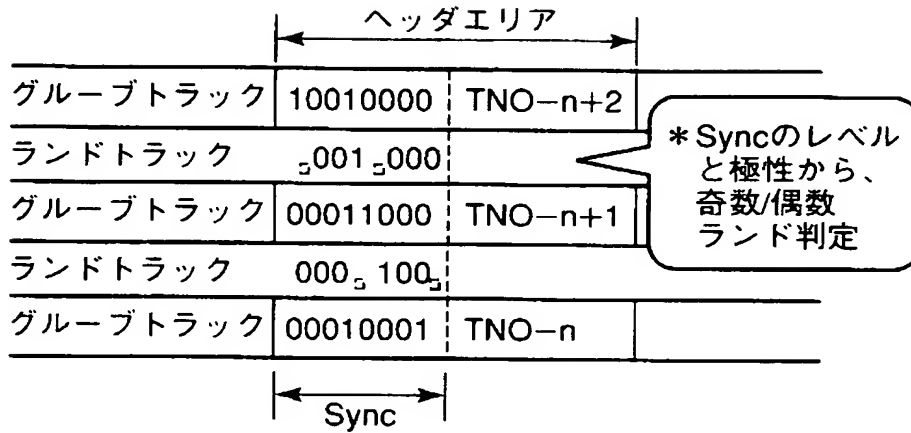
グループ/ランドトラック	トラック番号	トラック番号判定基準
グループ : $G(n+2)$	1101	
奇数ランド : $L(n+1)$	110*	1101 or 1100 何れも 奇数ランドではこのみ
グループ : $G(n+1)$	1100	
偶数ランド : $L(n)$	*100	1100 or 0100 何れも 偶数ランドではこのみ
グループ : $G(n)$	0100	

【図 7 9】

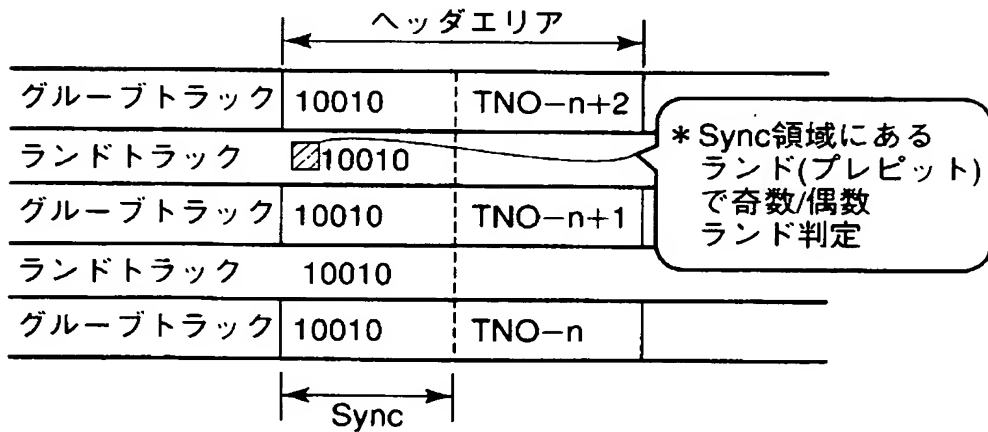
書き換え型情報記録媒体におけるアドレッシングフォーマット例



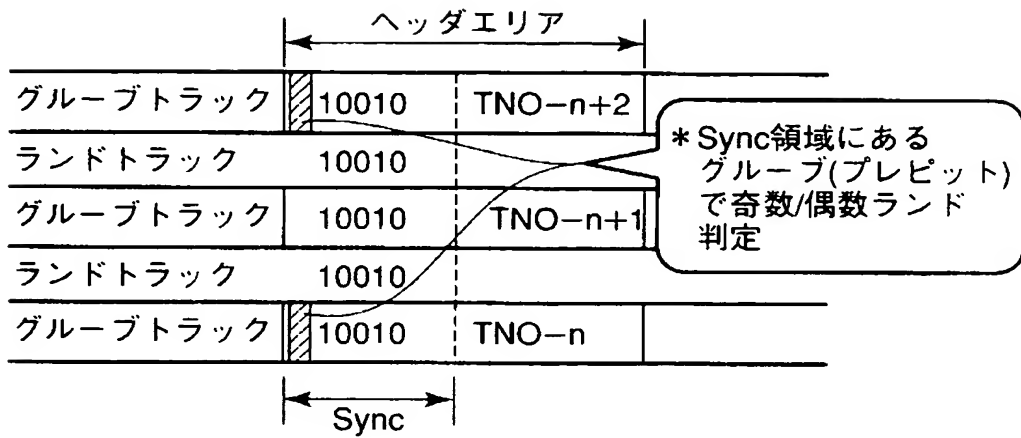
【図 80】



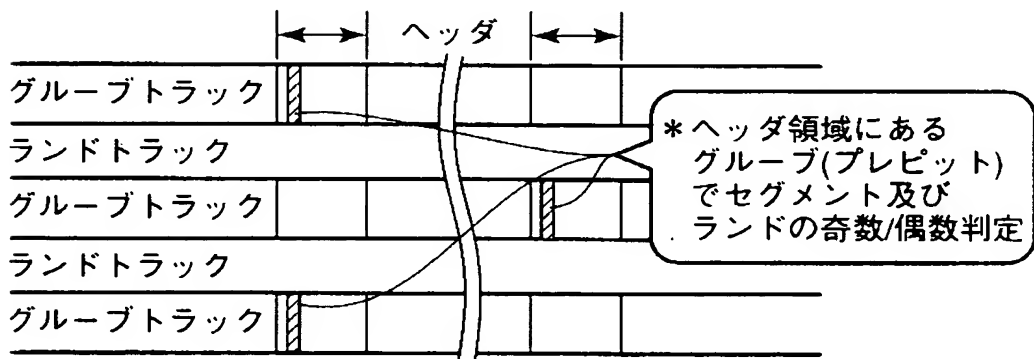
【図 81】



【図 8 2】

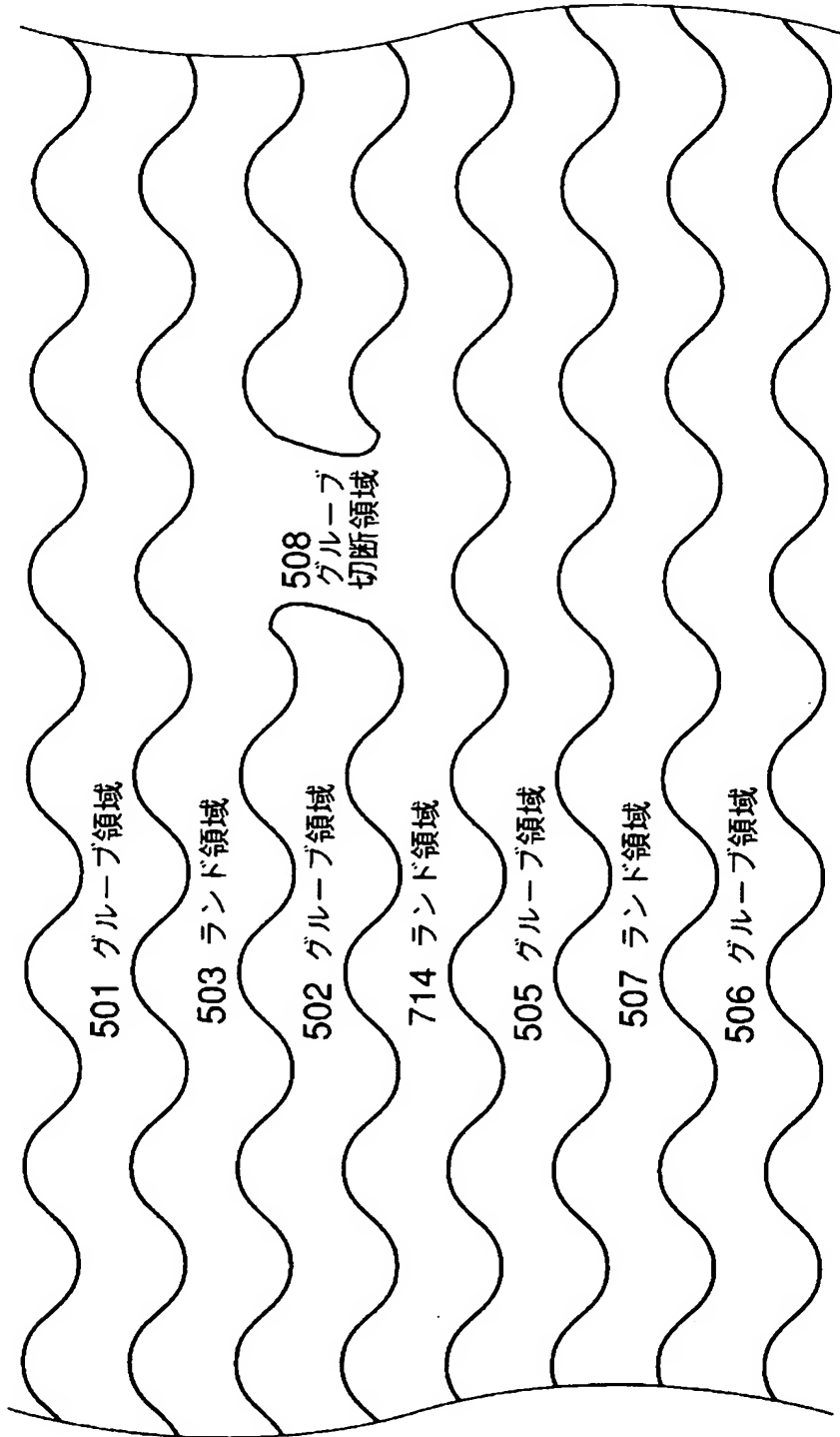


【図 8 3】



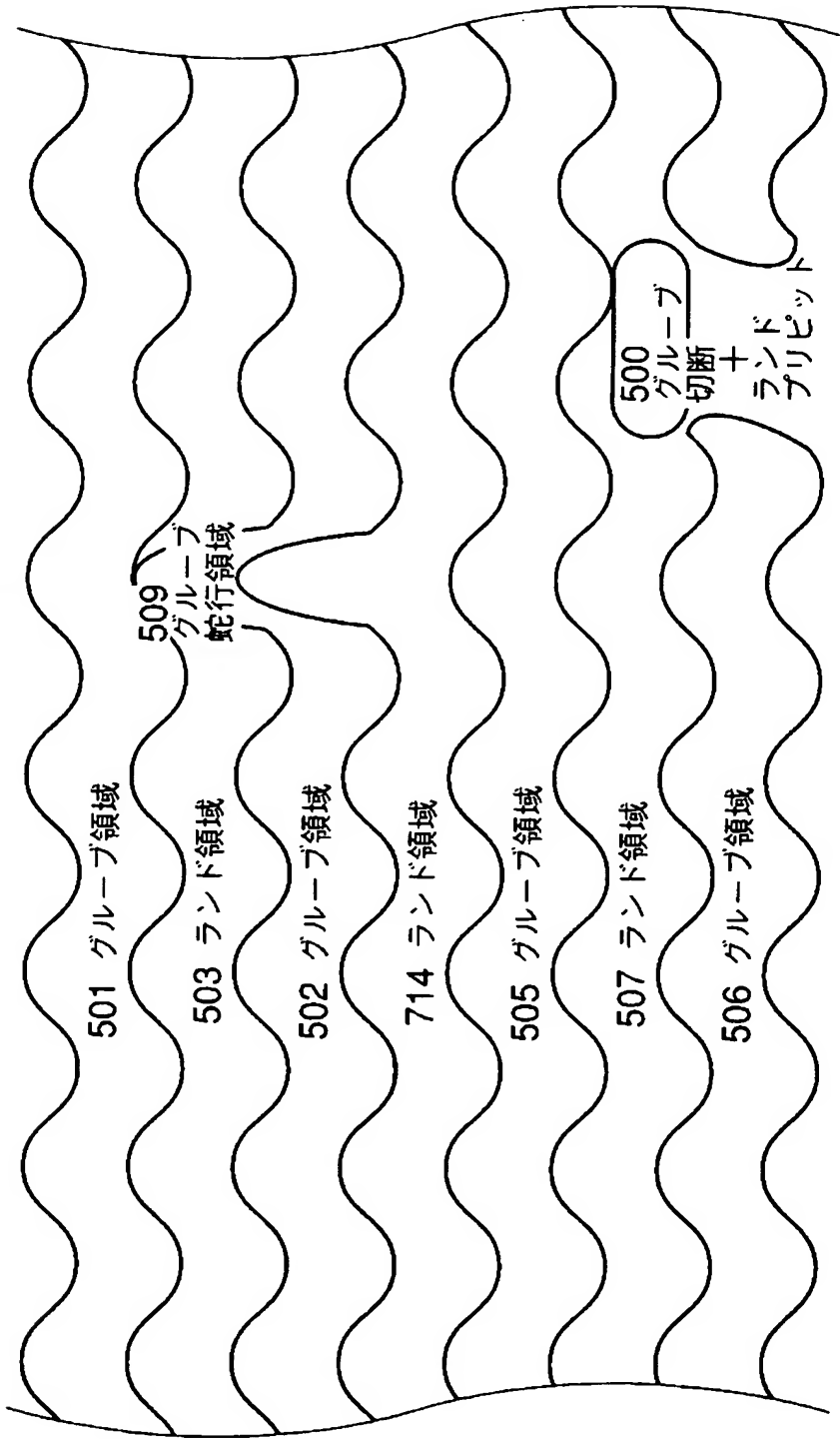
【図 8 4】

ランド/グループ記録 (ランドの奇数/偶数識別情報の設定方法)



【図 85】

ランド/グループ記録 (ランドの奇数/偶数識別情報の設定方法)



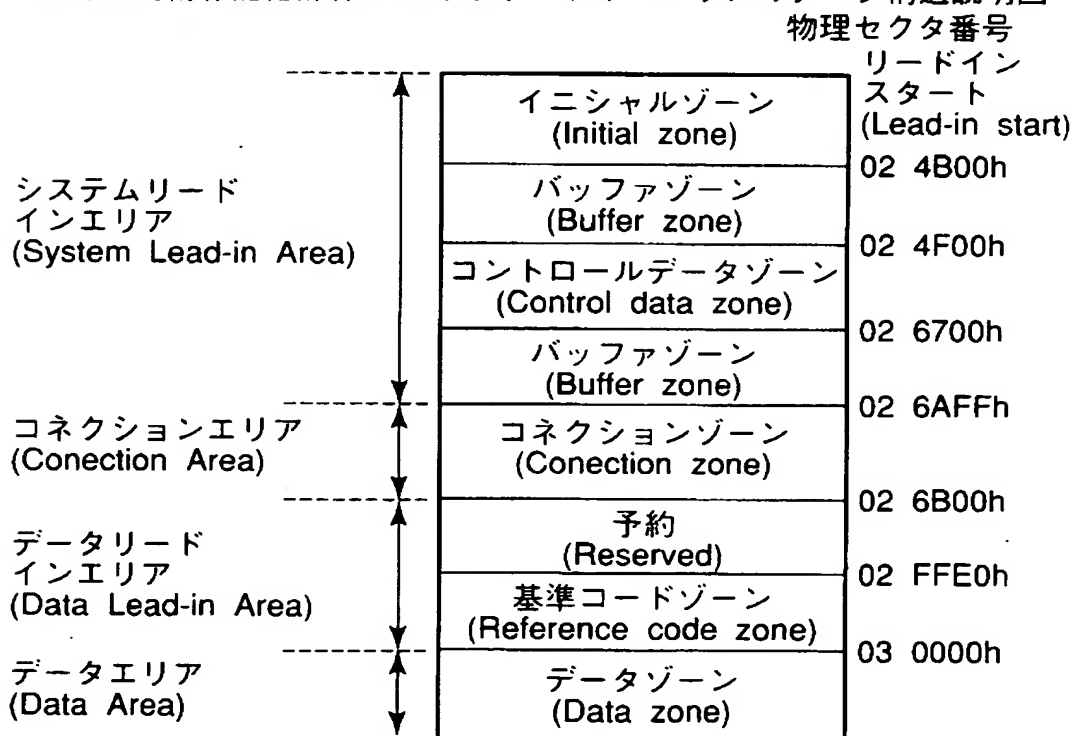
【図 8 6】

システムリードインエリアと現行DVD-ROM間の寸法比較表

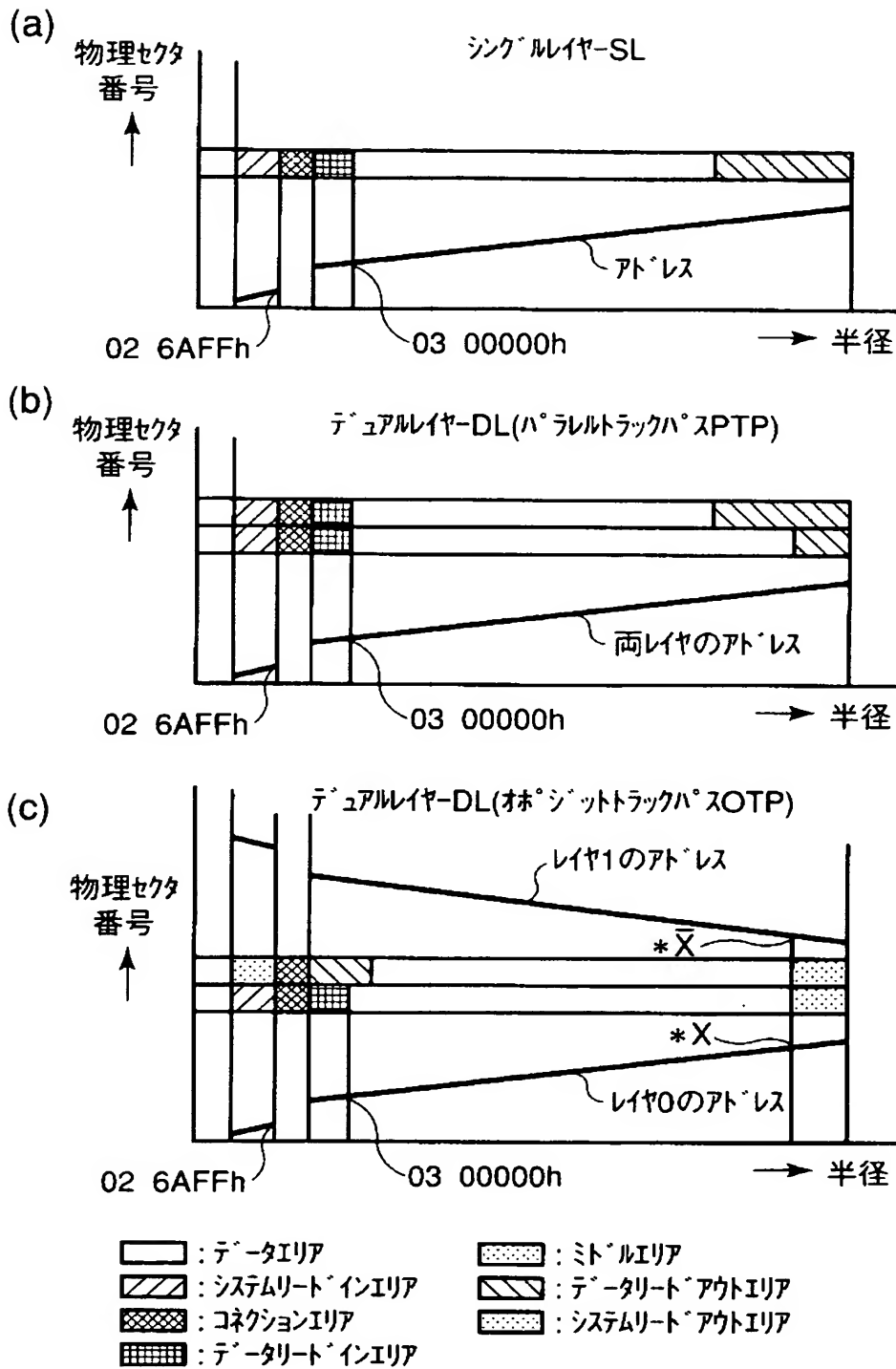
情報記憶媒体	単層ディスク		2層ディスク	
	トラックピッチ	最短ピット長	トラックピッチ	最短ピット長
本発明実施例	0.68 μm	0.41 μm	0.68 μm	0.41 μm
現行DVD-ROMでの規格値	0.74 μm	0.40 μm	0.74 μm	0.44 μm
現行に対する本発明実施例の比率	0.92	1.03	0.96	1.07
本発明の許容上限値 (現行の1.3倍)	0.96 μm	0.52 μm	0.96 μm	0.57 μm
本発明の許容下限値 (現行の0.7倍)	0.52 μm	0.28 μm	0.52 μm	0.31 μm

【図 8 7】

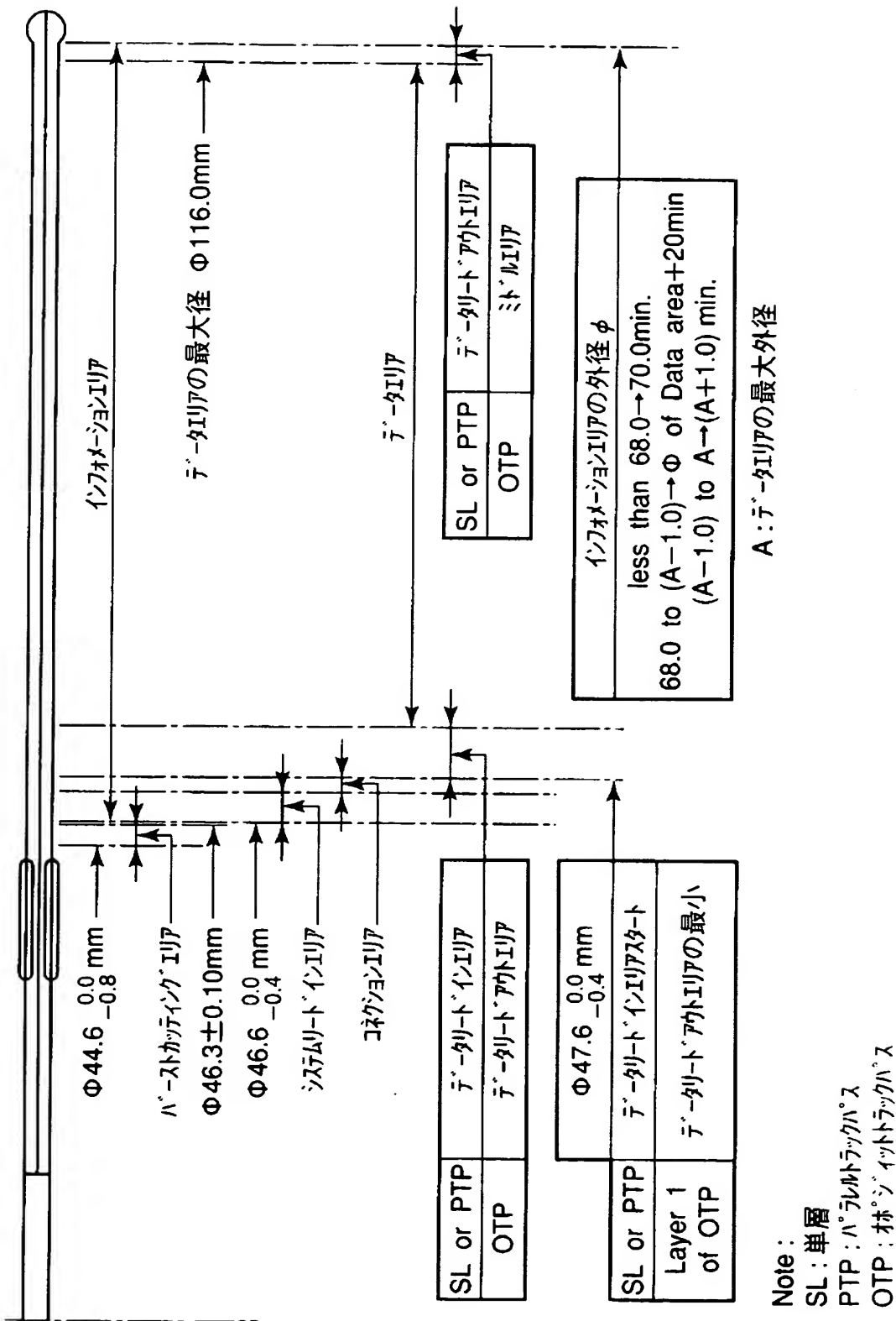
再生専用情報記憶媒体におけるリードインエリアのデータ構造説明図



【図 8 8】



【図 89】



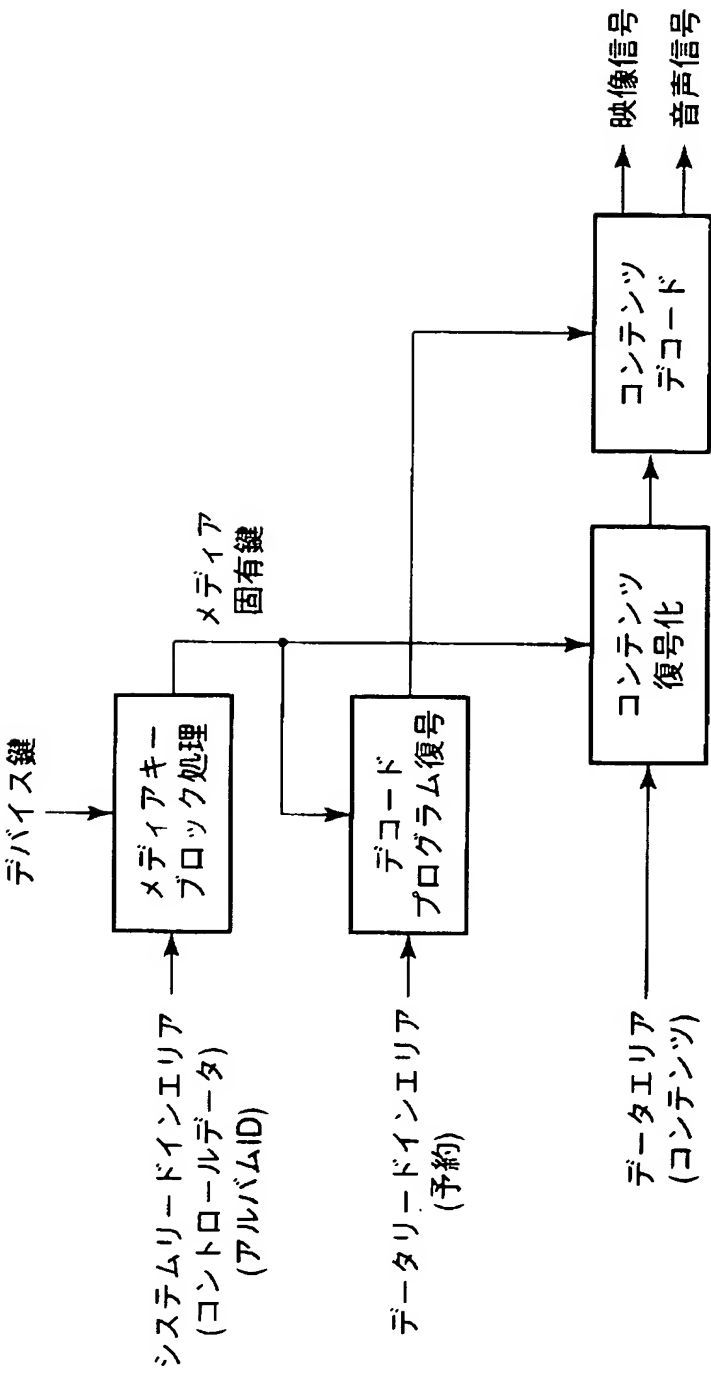
【図 90】

本発明の再生専用情報記憶媒体における各領域の記録データ密度説明図

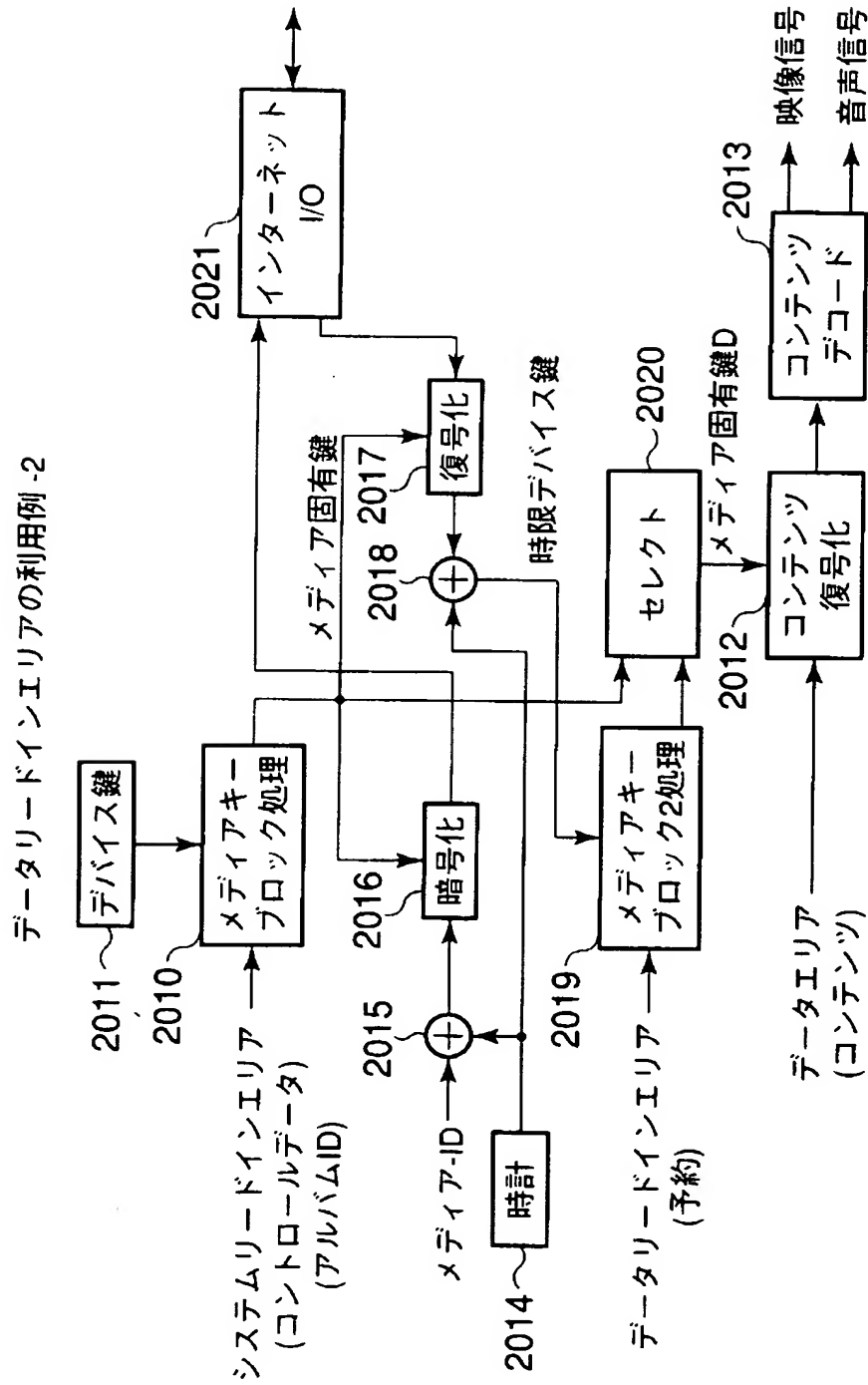
パラメータ		シングルレイヤ	デュアルレイヤ
<ul style="list-style-type: none"> ・ユーザデータ容量 ・レイザダイオードの波長 ・対物レンズの開口数 		15 Gbytes/side	30 Gbytes/side
		405 nm 0.65	
<ul style="list-style-type: none"> ・データビット長 	システムリードインエリア	0.306 μm	
	データリードインエリア	0.153 μm	
	データエリア		
	データリードアウトエリア		
<ul style="list-style-type: none"> ・チャンネルビット長 	システムリードインエリア	0.204 μm	
	データリードインエリア	0.102 μm	
	データエリア		
	データリードアウトエリア		
<ul style="list-style-type: none"> ・最小マーク長 	システムリードインエリア	0.408 μm	
	データリードインエリア	0.204 μm	
	データエリア		
	データリードアウトエリア		
<ul style="list-style-type: none"> ・最大マーク長 	システムリードインエリア	2.652 μm	
	データリードインエリア	1.326 μm	
	データエリア		
	データリードアウトエリア		
<ul style="list-style-type: none"> ・トラックピッチ 	システムリードインエリア	0.68 μm	
	データリードインエリア	0.40 μm	
	データエリア		
	データリードアウトエリア		
<ul style="list-style-type: none"> ・ディスク径 ・ディスク厚 ・カバーレイヤ厚 ・中央孔径 ・データエリア内径 ・データエリア径 		120 mm 1.20 mm 0.6 mm 15.0 mm 24.1 mm 58.0 mm	
<ul style="list-style-type: none"> ・ユーザデータ/セクタ ・エラー訂正コード ・ECC制約セクタ ・変調 		2048 bytes リードソロモン積符号 RS (208, 192, 17) \times RS (182, 172, 11) 32 セクタ ETM, RLL (1, 10)	
<ul style="list-style-type: none"> ・訂正可能バーストエラー長 		7.1 mm	
<ul style="list-style-type: none"> ・基準スキャン速度 		6.61 m/s	
<ul style="list-style-type: none"> ・基準速度とのチャンネルビットレート 	システムリードインエリア	32.40 Mbps	
	データリードインエリア	64.80 Mbps	
	データエリア		
	データリードアウトエリア		
<ul style="list-style-type: none"> ・基準速度とのユーザビットレート 	システムリードインエリア	18.28 Mbps	
	データリードインエリア	36.55 Mbps	
	データエリア		
	データリードアウトエリア		

【図 91】

データリーダーインエリアの利用例 -1



【図 9 2】



【図 9 3】

再生専用/追記型/書き換え型情報記憶媒体におけるコントロールゾーン内の
データ配置説明図

物理フォーマット情報
ディスク製造者情報
予約

【図 9 4】

再生専用情報記憶媒体における物理フォーマット内の情報内容説明図

BP	内容	バイト数
0	規格タイプとパートタイプ	1bytes
1	ディスクサイズとディスクの最大転送速度	1bytes
2	ディスク構造	1bytes
3	記録密度	1bytes
4 to 15	データリアプロケーション	12bytes
16	BCAデータ	1bytes
17 to 2047	予約	2031bytes

【図 9 5】

(BP 0) 規格タイプとパートタイプ

b7	b6	b5	b4	b3	b2	b1	b0
規格タイプ				パートタイプ			

【図 9 6】

(BP 1) ディスクサイズとディスクの最大転送速度

b7	b6	b5	b4	b3	b2	b1	b0
ディスクサイズ				ディスクの最大転送速度			

【図 9 7】

(BP 2) ディスク構造

b7	b6	b5	b4	b3	b2	b1	b0
予約	レイヤ数		トラックパス	レイヤタイプ			

【図 9 8】

(BP 3) 記録密度

b7	b6	b5	b4	b3	b2	b1	b0
リニア密度				トラック密度			

【図 9 9】

再生専用/追記型/書き換え型情報記憶媒体における
データエリアロケーション情報内容説明図

BP	SL	PTP	OTP	バイト数
4	00h			1bytes
5 to 7	データエリアのスタート物理セクタ数(03 0000h)			3bytes
8	00h			1bytes
9 to 11	データエリアのエンド物理セクタ数			3bytes
12	00h			1bytes
13 to 15	00 0000h		レイヤ0のエンド物理セクタ数	3bytes

【図 1 0 0】

(BP 16) BCA記述子

b7	b6	b5	b4	b3	b2	b1	b0
BCAフラグ	予約						

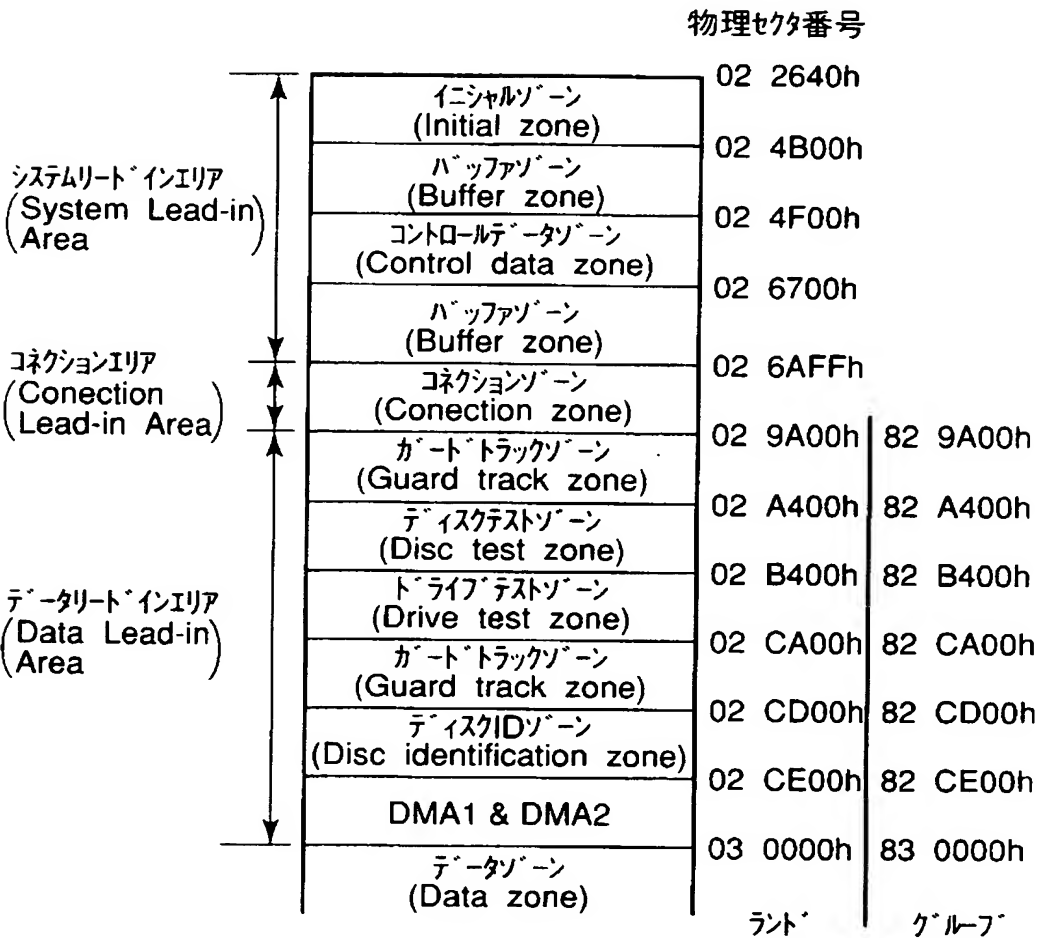
【図 101】

書き換え型情報記憶媒体における各領域の記録データ密度説明図

パラメータ		シングルレイヤ
・ユーザデータ容量 ・レイザダイオードの波長 ・対物レンズの開口数		20 Gbytes/side
		405 nm
		0.65
・データビット長	システムリードインエリア	0.306 μm
	データリードインエリア	0.130 to 0.140 μm
	データエリア	
	データリードアウトエリア	
・チャンネルビット長	システムリードインエリア	0.204 μm
	データリードインエリア	0.087 to 0.093 μm
	データエリア	
	データリードアウトエリア	
・最小マーク長 (2T)	システムリードインエリア	0.408 μm
	データリードインエリア	0.173 to 0.187 μm
	データエリア	
	データリードアウトエリア	
・最大マーク長 (13T)	システムリードインエリア	2.652 μm
	データリードインエリア	1.126 to 1.213 μm
	データエリア	
	データリードアウトエリア	
・トラックピッチ	システムリードインエリア	0.68 μm
	データリードインエリア	0.34 μm
	データエリア	
	データリードアウトエリア	
・フィジカルアドレス	データリードインエリア	*WAP *WAP= Wobble Address in Periodic position (周期的なウォブルアドレス)
	データエリア	
	データリードアウトエリア	
・ディスク径 ・ディスク厚 ・中央孔径 ・データエリア内径 ・データエリア径		120 mm 1.20 mm 15.0 mm 24.1 mm 57.89 mm
・ユーザデータ/セクタ ・エラー訂正コード ・ECC制約セクタ ・変調		2048 bytes リードソロン積符号 RS (208, 192, 17) × RS (182, 172, 11) 32 セクタ ETM, RLL (1, 10)
・訂正可能 バーストエラー長	システムリードインエリア	7.1 mm
・基準スキャン速度	データリードインエリア	6.0 mm
	データエリア	
	データリードアウトエリア	6.61 m/s
	システムリードインエリア	
・基準速度との チャンネル ビットレート	データリードインエリア	5.64 to 6.03 m/s
	データエリア	
	データリードアウトエリア	32.40 Mbps
	システムリードインエリア	
・基準速度との ユーザビットレート	データリードインエリア	64.80 Mbps
	データエリア	
	データリードアウトエリア	18.28 Mbps
	システムリードインエリア	
・基準速度との ユーザビットレート	データリードインエリア	36.55 Mbps
	データエリア	
	データリードアウトエリア	

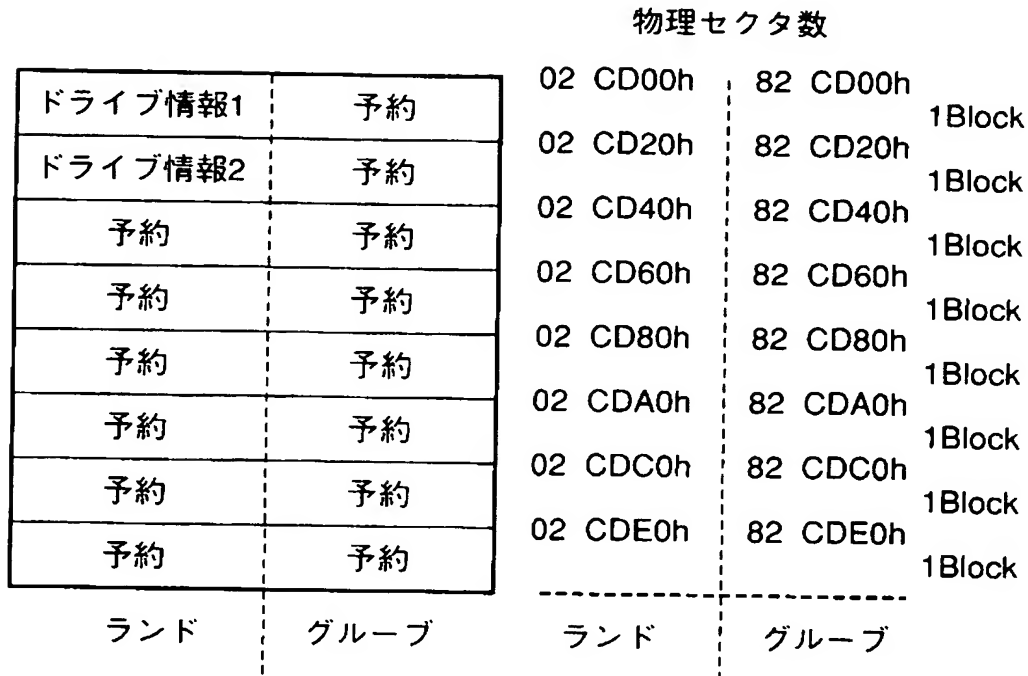
【図 1 0 2】

書き換え型情報記憶媒体におけるリードインエリアのデータ構造説明図



【図 104】

データリードインエリア内のディスクIDゾーンの構造の説明図



【図 105】

ドライブ情報ブロックの構造の説明図

相対セクタナンバ

0
1
⋮
31

ドライブ記述 0
ドライブ記述 1
⋮
ドライブ記述 15

【図106】

ドライブ記述の内容に関する説明図

BP	内容	バイト数
0 to 47	ドライブ製造者名	48bytes
48 to 95	付加情報	48bytes
96 to 2047	ドライブ状態	1952bytes

【図107】

本発明書き換え型情報記憶媒体におけるリードアウトエリア内の
データ構造説明図

データエリア	物理セクタナンバ	
	ランド	グループ
DMA3 & DMA4	4E D740h	CE D740h
ガードトラックゾーン	4F 0940h	CF 0940h
ドライブテストゾーン	4F 0C40h	CF 0C40h
ディスクテストゾーン	4F 2240h	CF 2240h
ガードトラックゾーン	4F 3240h	CF 3240h
	ランド	グループ

【図 108】

書き換え型情報記憶媒体におけるデータレイアウト説明図

	ゾーン	ノーマル (mm)	1トラックあたり の物理セグメント	トラック数	システムラント		グループ	
					スタート物理 セクタ数 (hex value)	エンド物理 セクタ数 (hex value)	スタート物理 セクタ数 (hex value)	エンド物理 セクタ数 (hex value)
システムリト・イン エリア	イニシャルゾーン				022640	024AFF		
	バックアップゾーン				024800	024EFF		
	コントロールデータゾーン				024F00	0266FF		
	バックアップゾーン				026700	026AFF		
コネクションエリア	コネクションゾーン	23.78～23.80	---	---	---	---	---	---
データリト・イン エリア	カートトラックゾーン	23.80～24.10	13	5404	029A00	02A3FF	829A00	82A3FF
	ディスクテストゾーン				02A400	02B3FF	82A400	82B3FF
	ドライブテストゾーン				02B400	02C9FF	82B400	82C9FF
	カートトラックゾーン				02CA00	02CCFF	82CA00	82CCFF
	ディスクIDゾーン				02CD00	02CDDF	82CD00	82CDDF
	DMA1 & DMA2				02CE00	02FFFF	82CE00	82FFFF
データエリア	ゾーン0	24.10～25.64	13	5390	030000	050D3F	830000	850D3F
	ゾーン1	25.64～27.47	14		050D40	07AEFF	850D40	87AEFF
	ゾーン2	27.47～29.30	15		07AF00	0A80DF	87AF00	8A80DF
	ゾーン3	29.30～31.14	16		0A80E0	0D82DF	8A80E0	8D82DF
	ゾーン4	31.14～32.97	17		0D82E0	10B4FF	8D82E0	90B4FF
	ゾーン5	32.97～34.80	18		10B500	14173F	90B500	94173F
	ゾーン6	34.80～36.63	19		141740	17A99F	941740	97A99F
	ゾーン7	36.63～38.47	20		17A9A0	186C1F	97A9A0	9B6C1F
	ゾーン8	38.47～40.30	21		186C20	1F5EBF	9B6C20	9F5EBF
	ゾーン9	40.30～42.13	22		1F5EC0	23817F	9F5EC0	A3817F
	ゾーン10	42.13～43.97	23		238180	27D45F	A38180	A7D45F
	ゾーン11	43.97～45.80	24		27D460	2C575F	A7D460	AC575F
	ゾーン12	45.80～47.63	25		2C5760	310A7F	AC5760	B10A7F
	ゾーン13	47.63～49.46	26		310A80	35E0BF	B10A80	B5E0BF
	ゾーン14	49.46～51.30	27		35EDC0	3B011F	B5EDC0	BB011F
	ゾーン15	51.30～53.13	28		3B0120	40449F	BB0120	C0449F
	ゾーン16	53.13～54.96	29		4044A0	45B83F	C044A0	C5B83F
	ゾーン17	54.96～56.79	30		45B840	4B58FF	C5B840	CB58FF
ゾーン18	56.79～57.89	31	3220	4B5C00	4ED73F	CB5C00	CE073F	
データリト・イン エリア	DMA3 & DMA4	57.89～58.6	31	1792	4ED740	4F093F	CE0740	CF093F
	カートトラックゾーン				4F0940	4F0C3F	CF0940	CF0C3F
	ドライブテストゾーン				4F0C40	4F223F	CF0C40	CF223F
	ディスクテストゾーン				4F2240	4F323F	CF2240	CF323F
	カートトラックゾーン				4F3240	50C73F	CF3240	D0C73F

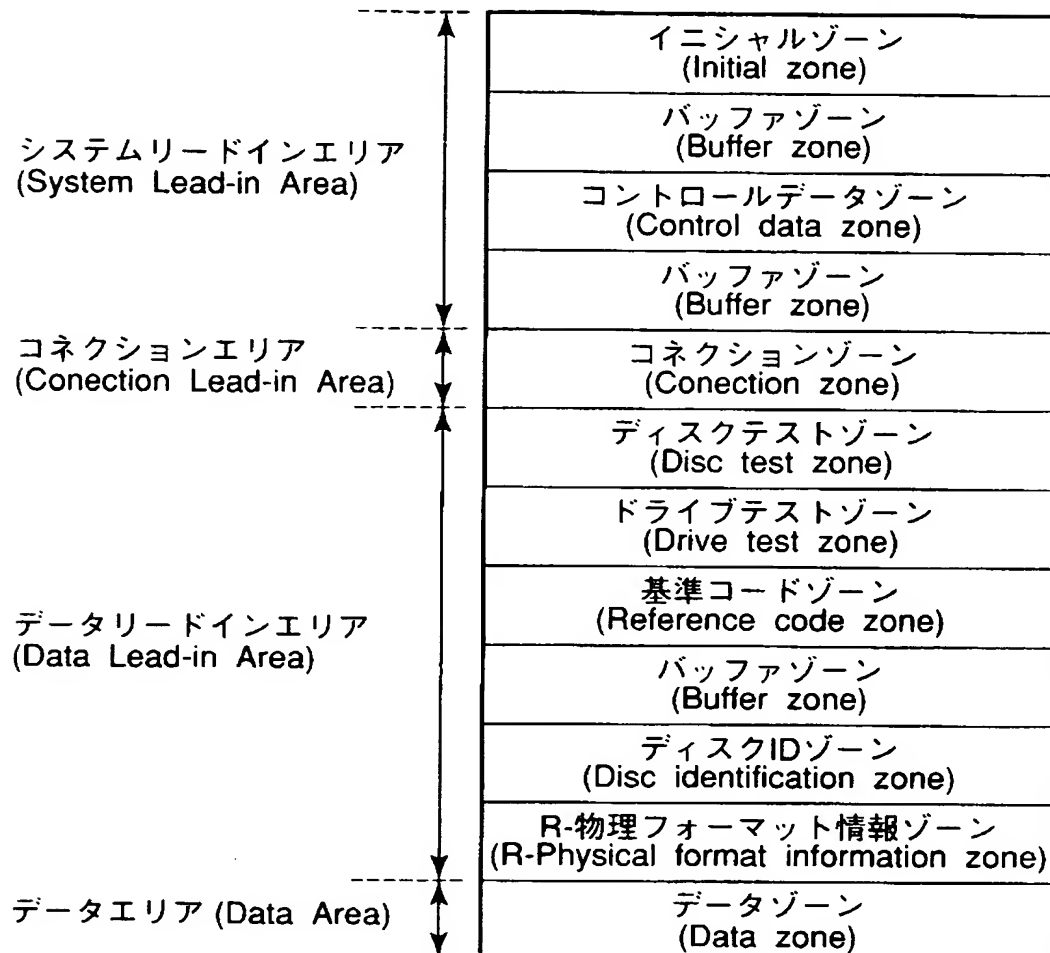
【図 109】

本発明書き換え型情報記憶媒体におけるデータエリア内でのアドレス番号設定方法

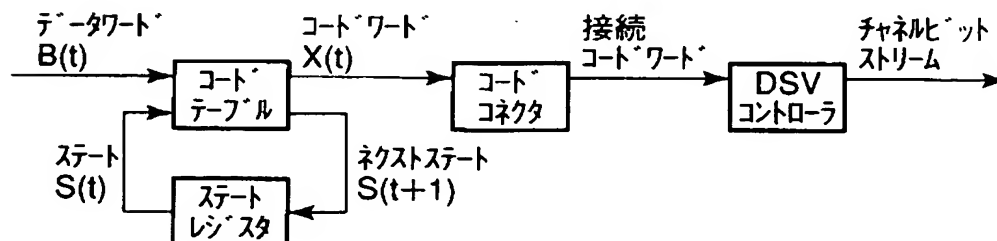
L/G	ゾーン	ECC 7レ/7数	スタート 物理 セクタ数	カート・エリア		予備エリア				ユーザ・エリア				カート・エリア		エンド 物理 セクタ数	ゾーンの スタート LSN
				物理セクタ数	物理セクタ数	物理セクタ数	物理セクタ数	物理セクタ数	物理セクタ数	物理セクタ数	物理セクタ数	物理セクタ数	物理セクタ数				
L	0	4202	30000			30000	41F7F	2300	41F80	50C7F	1896	50C80	50D3F	50D3F	0		
L	1	5390	50D40	50D40	50D40			0	50DC0	7AE3F	5380	7AE40	7AEFF	7AEFF	ED00		
L	2	5775	7AF00	7AF00	7AF00			0	7AFA0	A7FEF	5763	A8000	A80DF	A80DF	38D080		
L	3	6160	8A0E0	8A0E0	8A0E0			0	A8180	D81EF	6148	D8200	D82DF	D82DF	65D0E0		
L	4	6545	D82E0	D82E0	D82E0			0	D8380	10B3FF	6532	10B400	10B4FF	10B4FF	95E60		
L	5	6930	10B500	10B500	10B500			0	10B5C0	14163F	6916	141640	14173F	14173F	C8EE0		
L	6	7315	141740	141740	141740			0	141800	17A87F	7300	17A880	17A99F	17A99F	13F6E0		
L	7	7700	17A9A0	17A9A0	17A9A0			0	17AA60	1B6AFF	7685	1B6B00	1B6C1F	1B6C1F	17F0E0		
L	8	8085	1B6C20	1B6C20	1B6C20			0	1B6CE0	1F5D9F	8070	1F5DA0	1F5EBF	1F5EBF	17A080		
L	9	8470	1F5EC0	1F5EC0	1F5EC0			0	1F5FA0	23803F	7453	238040	23817F	23817F	1B3140		
L	10	8855	238180	238180	238180			0	238260	2C55FF	8838	27D320	27D45F	27D45F	1F51E0		
L	11	9240	27D460	27D460	27D460			0	27D540	31091F	9222	2C5600	2C575F	2C575F	23A2A0		
L	12	9625	2C5760	2C5760	2C5760			0	2C5860	31091F	9606	310920	310A7F	310A7F	282380		
L	13	10010	310A80	310A80	310A80			0	310B80	35EC3F	9990	35EC40	35EDBF	35EDBF	2C0420		
L	14	10395	35EDC0	35EDC0	35EDC0			0	35EEC0	3AFF9F	10375	3AFFA0	38011F	38011F	31B4E0		
L	15	10780	380120	380120	380120			0	380220	40431F	10760	404320	40449F	40449F	36C5C0		
L	16	11165	4044A0	4044A0	4044A0			0	4045C0	45B69F	11143	45B6A0	45B83F	45B83F	3C06C0		
L	17	11550	45B8A0	45B8A0	45B8A0			0	45B960	485A5F	11528	485A60	485BFF	485BFF	4177A0		
L	18	7130	485C00	485C00	485C00			0	485D20	4ED73F	7121				4718A0		
G	0	4202	830000					0	830000	850C7F	1896	850C80	850D3F	850D3F	4A92C0		
G	1	5390	850D40	850D40	850D40			0	850DC0	87AE3F	5380	87AE40	87AEFF	87AEFF	4C9FC0		
G	2	5775	87AF00	87AF00	87AF00			0	87AFA0	8A7FFF	5763	8A8000	8A80DF	8A80DF	4F3FC0		
G	3	6160	8A80E0	8A80E0	8A80E0			0	8A8180	8D81FF	6148	8D8200	8D82DF	8D82DF	521020		
G	4	6545	8D82E0	8D82E0	8D82E0			0	8D8380	90B3FF	6532	90B400	90B4FF	90B4FF	5510A0		
G	5	6930	90B500	90B500	90B500			0	90B5C0	94163F	6916	941640	94173F	94173F	58A120		
G	6	7315	941740	941740	941740			0	941800	97A87F	7300	97A880	97A99F	97A99F	58A1A0		
G	7	7700	97A9A0	97A9A0	97A9A0			0	97AA60	9B6AFF	7685	9B6B00	9B6C1F	9B6C1F	5F3220		
G	8	8085	9B6C20	9B6C20	9B6C20			0	9B6CE0	9F5D9F	8070	9F5DA0	9F5EBF	9F5EBF	62F2C0		
G	9	8470	9F5EC0	9F5EC0	9F5EC0			0	9F5FA0	A3803F	7453	A38040	A3817F	A3817F	68E380		
G	10	8855	A38180	A38180	A38180			0	A38260	A7D31F	8838	A7D320	A7D45F	A7D45F	680420		
G	11	9240	A7D460	A7D460	A7D460			0	A7D540	AC55FF	9222	AC5600	AC575F	AC575F	6F54E0		
G	12	9625	AC5760	AC5760	AC5760			0	AC5860	B1091F	9606	B10920	B10A7F	B10A7F	73D5A0		
G	13	10010	B10A80	B10A80	B10A80			0	B10B80	B5EC40	9990	B5EC40	B5EDBF	B5EDBF	788660		
G	14	10395	B5EDC0	B5EDC0	B5EDC0			0	B5EEC0	BAFF9F	10375	BAFFA0	BB011F	BB011F	706720		
G	15	10780	BB0120	BB0120	BB0120			0	BB0220	C0431F	10760	C04320	C0449F	C0449F	827800		
G	16	11165	C044A0	C044A0	C044A0			0	C045C0	C5B69F	11143	C5B6A0	C5B83F	C5B83F	87B900		
G	17	11550	C5B8A0	C5B8A0	C5B8A0			0	C5B960	C85A5F	11528	C85A60	C85BFF	C85BFF	8D29E0		
G	18	7130	C85C00	C85C00	C85C00			0	C85D20	CED73F-m	7121-M				92CAE0		
Total								2300+M									

【図 110】

追記型情報記憶媒体のリードインエリア内のデータ構造説明図



【図 111】



【図 1 1 2】

連結ルール

インデックス	前コードワード	現コードワード	連結コードワード
1	??0101 010101	010??? ??????	??0100 000000 010??? ??????
2	??0101 010101	001??? ??????	??0100 000000 001??? ??????
3	??1001 010101	010??? ??????	??1000 000000 010??? ??????
4	?????0 101010	101010 ??????	?????0 100000 000010 ??????
5	?????1 001010	101010 ??????	?????1 000000 000010 ??????
6	?????? ?0101	010101 010???	?????? ?0100 000000 010???
7	?????? ?0101	010101 001???	?????? ?0100 000000 001???
8	?????? ?1001	010101 010???	?????? ?1000 000000 010???
9	?????? ?????1	001010 101010	?????? ?????1 000000 000010

【図 1 1 3】

コードワードとSYNCコードの連結

インデックス	前コードワード	後SYNCコード	連結コード
S	?????0 00000#	SY3	?????0 000001+SY3

【図 1 1 4】

分離ルール

インデックス	読出しコードワード	現コードワード	後コードワード
1	?????? ?00000 0000?? ??????	?????? ?01010	1010?? ??????
2	?????? ?????00 000000 0?????	?????? ?????01	010101 0?????
3	?????? ??????? 000000 0000??	?????? ???????	001010 1010??

【図 115】

本発明変調方式における変換テーブル説明図

データ ワード	ステート 0		ステート 1		ステート 2	
	コードワード	次 ステート	コードワード	次 ステート	コードワード	次 ステート
00	100010 00000*	0	010100 01000*	0	010100 01000*	0
01	100010 00000#	1	010100 010001	1	010100 010001	1
02	100010 000010	0	010100 010010	0	010100 010010	0
03	100010 000010	1	010100 010010	1	010100 010010	1
04	100010 10000*	0	010100 01010*	0	010100 01010*	0
05	100010 10000#	1	010100 010101	1	010100 010101	1
06	100010 100010	0	010100 010100	2	010100 010100	2
07	100010 100010	1	010100 010000	2	010100 010000	2
08	100010 10100*	0	010100 00#00*	0	010100 00#00*	0
09	100010 101001	1	010100 00#001	1	010100 00#001	1
0A	100010 101010	0	010100 00#010	0	010100 00#010	0
0B	100010 101010	1	010100 00#010	1	010100 00#010	1
0C	100010 10010*	0	010100 00010*	0	010100 00010*	0
0D	100010 100101	1	010100 000101	1	010100 000101	1
0E	100010 100100	2	010100 000100	2	010100 000100	2
0F	100010 101000	2	010100 001000	2	010100 001000	2
10	100010 01000*	0	010000 01000*	0	010000 01000*	0
11	100010 010001	1	010000 010001	1	010000 010001	1
12	100010 010010	0	010000 010010	0	010000 010010	0
13	100010 010010	1	010000 010010	1	010000 010010	1
14	100010 01010*	0	010000 01010*	0	010000 01010*	0
15	100010 010101	1	010000 010101	1	010000 010101	1
16	100010 010100	2	010000 010100	2	010000 010100	2
17	100010 010000	2	010000 010000	2	010000 010000	2
18	100010 00100*	0	010000 00100*	0	010000 00100*	0
19	100010 001001	1	010000 001001	1	010000 001001	1
1A	100010 001010	0	010000 00#010	0	010000 00#010	0
1B	100010 001010	1	010000 00#010	1	010000 00#010	1
1C	100010 00010*	0	010000 00010*	0	010000 00010*	0
1D	100010 000101	1	010000 000101	1	010000 000101	1
1E	100010 000100	2	010000 000100	2	010000 000100	2
1F	100010 001000	2	010000 001000	2	010000 001000	2
20	100001 00000*	0	010101 00000*	0	010101 00000*	0
21	100001 00000#	1	010101 00000#	1	010101 00000#	1
22	100001 000010	0	010101 000010	0	010101 000010	0
23	100001 000010	1	010101 000010	1	010101 000010	1
24	100000 10000*	0	010100 10000*	0	010100 10000*	0
25	100000 10000#	1	010100 10000#	1	010100 10000#	1
26	100000 100010	0	010100 100010	0	010100 100010	0
27	100000 100010	1	010100 100010	1	010100 100010	1
28	100000 10100*	0	010100 10100*	0	010100 10100*	0
29	100000 101001	1	010100 101001	1	010100 101001	1
2A	100000 101010	0	010100 101010	0	010100 101010	0
2B	100000 101010	1	010100 101010	1	010100 101010	1
2C	100000 10010*	0	010100 10010*	0	010100 10010*	0
2D	100000 100101	1	010100 100101	1	010100 100101	1
2E	100000 100100	2	010100 100100	2	010100 100100	2
2F	100000 101000	2	010100 101000	2	010100 101000	2

【図 116】

データ ワード	ステート 0		ステート 1		ステート 2	
	コード・ワード	次 ステート	コード・ワード	次 ステート	コード・ワード	次 ステート
30	10000# 01000*	0	010101 01000*	0	010101 01000*	0
31	10000# 010001	1	010101 010001	1	010101 010001	1
32	10000# 010010	0	010101 010010	0	010101 010010	0
33	10000# 010010	1	010101 010010	1	010101 010010	1
34	10000# 01010*	0	010000 00000*	0	010000 00000*	0
35	100000 010101	1	010000 000001	1	010000 000001	1
36	10000# 010100	2	010101 010100	2	010101 010100	2
37	10000# 010000	2	010101 010000	2	010101 010000	2
38	10000# 00100*	0	010101 00100*	0	010101 00100*	0
39	10000# 001001	1	010101 001001	1	010101 001001	1
3A	10000# 001010	0	010101 001010	0	010101 001010	0
3B	10000# 001010	1	010101 001010	1	010101 001010	1
3C	10000# 00010*	0	010101 00010*	0	010101 00010*	0
3D	10000# 000101	1	010101 000101	1	010101 000101	1
3E	10000# 000100	2	010101 000100	2	010101 000100	2
3F	10000# 001000	2	010101 001000	2	010101 001000	2
40	101010 00000*	0	010010 00000*	0	010010 00000*	0
41	101010 00000#	1	010010 00000#	1	010010 00000#	1
42	101010 000010	0	010010 000010	0	010010 000010	0
43	101010 000010	1	010010 000010	1	010010 000010	1
44	101010 10000*	0	010010 10000*	0	010010 10000*	0
45	101010 10000#	1	010010 10000#	1	010010 10000#	1
46	101010 100010	0	010010 100010	0	010010 100010	0
47	101010 100010	1	010010 100010	1	010010 100010	1
48	000000 00100*	0	010010 10100*	0	010010 10100*	0
49	100000 000001	1	010010 101001	1	010010 101001	1
4A	100000 000010	0	010010 101010	0	010010 101010	0
4B	100000 000010	1	010010 101010	1	010010 101010	1
4C	101010 10010*	0	010010 10010*	0	010010 10010*	0
4D	101010 100101	1	010010 100101	1	010010 100101	1
4E	101010 100100	2	010010 100100	2	010010 100100	2
4F	000000 001000	2	010010 101000	2	010010 101000	2
50	101010 01000*	0	010010 01000*	0	010010 01000*	0
51	101010 010001	1	010010 010001	1	010010 010001	1
52	101010 010010	0	010010 010010	0	010010 010010	0
53	101010 010010	1	010010 010010	1	010010 010010	1
54	101010 01010*	0	010010 01010*	0	010010 01010*	0
55	101010 010101	1	010010 010101	1	010010 010101	1
56	101010 010100	2	010010 010100	2	010010 010100	2
57	101010 010000	2	010010 010000	2	010010 010000	2
58	101010 00100*	0	010010 00100*	0	010010 00100*	0
59	101010 001001	1	010010 001001	1	010010 001001	1
5A	101010 001010	0	010010 001010	0	010010 001010	0
5B	101010 001010	1	010010 001010	1	010010 001010	1
5C	101010 00010*	0	010010 00010*	0	010010 00010*	0
5D	101010 000101	1	010010 000101	1	010010 000101	1
5E	101010 000100	2	010010 000100	2	010010 000100	2
5F	101010 001000	2	010010 001000	2	010010 001000	2

【図 117】

データ ワード	ステート 0		ステート 1		ステート 2	
	コードワード	次 ステート	コードワード	次 ステート	コードワード	次 ステート
60	101001 00000*	0	010001 00000*	0	010001 00000*	0
61	101001 00000#	1	010001 000001	1	010001 000001	1
62	101001 000010	0	010001 000010	0	010001 000010	0
63	101001 000010	1	010001 000010	1	010001 000010	1
64	101000 10000*	0	010000 10000*	0	010000 10000*	0
65	101000 10000#	1	010000 10000#	1	010000 10000#	1
66	101000 100010	0	010000 100010	0	010000 100010	0
67	101000 100010	1	010000 100010	1	010000 100010	1
68	101000 10100*	0	010000 10100*	0	010000 10100*	0
69	101000 101001	1	010000 101001	1	010000 101001	1
6A	101000 101010	0	010000 101010	0	010000 101010	0
6B	101000 101010	1	010000 101010	1	010000 101010	1
6C	101000 10010*	0	010000 10010*	0	010000 10010*	0
6D	101000 100101	1	010000 100101	1	010000 100101	1
6E	101000 100100	2	010000 100100	2	010000 100100	2
6F	101000 101000	2	010000 101000	2	010000 101000	2
70	101001 01000*	0	010001 01000*	0	010001 01000*	0
71	101001 010001	1	010001 010001	1	010001 010001	1
72	101001 010010	0	010001 010010	0	010001 010010	0
73	101001 010010	1	010001 010010	1	010001 010010	1
74	101001 01010*	0	010001 01010*	0	010001 01010*	0
75	101001 010101	1	010001 000000	1	010001 000000	1
76	101001 010100	2	010001 010100	2	010001 010100	2
77	101001 010000	2	010001 010000	2	010001 010000	2
78	101001 00100*	0	010001 00100*	0	010001 00100*	0
79	101001 001001	1	010001 001001	1	010001 001001	1
7A	101001 001010	0	010001 001010	0	010001 001010	0
7B	101001 001010	1	010001 001010	1	010001 001010	1
7C	101001 00010*	0	010001 00010*	0	010001 00010*	0
7D	101001 000101	1	010001 000101	1	010001 000101	1
7E	101001 000100	2	010001 000100	2	010001 000100	2
7F	101001 001000	2	010001 001000	2	010001 001000	2
80	100100 01000*	0	000100 01000*	0	000100 01000*	0
81	100100 010001	1	000100 010001	1	000100 010001	1
82	100100 010010	0	000100 010010	0	000100 010010	0
83	100100 010010	1	000100 010010	1	000100 010010	1
84	100100 01010*	0	000100 01010*	0	000100 01010*	0
85	100100 010101	1	000100 010101	1	000100 010101	1
86	100100 010100	2	000100 010100	2	000100 010100	2
87	100100 010000	2	000100 010000	2	000100 010000	2
88	100100 00#00*	0	000100 00#00*	0	000100 00#00*	0
89	100100 00#001	1	000100 00#001	1	000100 00#001	1
8A	100100 00#010	0	000100 00#010	0	000100 00#010	0
8B	100100 00#010	1	000100 00#010	1	000100 00#010	1
8C	100100 00010*	0	000100 00010*	0	000100 00010*	0
8D	100100 000101	1	000100 000101	1	000100 000101	1
8E	100100 000100	2	000100 000100	2	000100 000100	2
8F	100100 001000	2	000100 001000	2	000100 001000	2

【図 118】

データ ワード	ステート 0		ステート 1		ステート 2	
	コード・ワード	次 ステート	コード・ワード	次 ステート	コード・ワード	次 ステート
90	101000 01000*	0	001000 01000*	0	001000 01000*	0
91	101000 010001	1	001000 010001	1	001000 010001	1
92	101000 010010	0	001000 010010	0	001000 010010	0
93	101000 010010	1	001000 010010	1	001000 010010	1
94	101000 01010*	0	001000 01010*	0	001000 01010*	0
95	101000 010101	1	001000 010101	1	001000 010101	1
96	101000 010100	2	001000 010100	2	001000 010100	2
97	101000 010000	2	001000 010000	2	001000 010000	2
98	101000 00#00*	0	001000 00#00*	0	001000 00#00*	0
99	101000 00#001	1	001000 00#001	1	001000 00#001	1
9A	101000 00#010	0	001000 00#010	0	001000 00#010	0
9B	101000 00#010	1	001000 00#010	1	001000 00#010	1
9C	101000 00010*	0	001000 00010*	0	001000 00010*	0
9D	101000 000101	1	001000 000101	1	001000 000101	1
9E	101000 000100	2	001000 000100	2	001000 000100	2
9F	101000 001000	2	001000 001000	2	001000 001000	2
A0	100101 00000*	0	000101 00000*	0	000101 00000*	0
A1	100101 00000#	1	000101 00000#	1	000101 00000#	1
A2	100101 000010	0	000101 000010	0	000101 000010	0
A3	100101 000010	1	000101 000010	1	000101 000010	1
A4	100100 10000*	0	000100 10000*	0	000100 10000*	0
A5	100100 10000#	1	000100 10000#	1	000100 10000#	1
A6	100100 100010	0	000100 100010	0	000100 100010	0
A7	100100 100010	1	000100 100010	1	000100 100010	1
A8	100100 10100*	0	000100 10100*	0	000100 10100*	0
A9	100100 101001	1	000100 101001	1	000100 101001	1
AA	100100 101010	0	000100 101010	0	000100 101010	0
AB	100100 101010	1	000100 101010	1	000100 101010	1
AC	100100 10010*	0	000100 10010*	0	000100 10010*	0
AD	100100 100101	1	000100 100101	1	000100 100101	1
AE	100100 100100	2	000100 100100	2	000100 100100	2
AF	100100 101000	2	000100 101000	2	000100 101000	2
B0	100101 01000*	0	000101 01000*	0	000101 01000*	0
B1	100101 010001	1	000101 010001	1	000101 010001	1
B2	100101 010010	0	000101 010010	0	000101 010010	0
B3	100101 010010	1	000101 010010	1	000101 010010	1
B4	100101 01010*	0	000101 01010*	0	000101 01010*	0
B5	100101 010101	1	000101 010101	1	000101 010101	1
B6	100101 010100	2	000101 010100	2	000101 010100	2
B7	100101 010000	2	000101 010000	2	000101 010000	2
B8	100101 00100*	0	000101 00100*	0	000101 00100*	0
B9	100101 001001	1	000101 001001	1	000101 001001	1
BA	100101 001010	0	000101 001010	0	000101 001010	0
BB	100101 001010	1	000101 001010	1	000101 001010	1
BC	100101 00010*	0	000101 00010*	0	000101 00010*	0
BD	100101 000101	1	000101 000101	1	000101 000101	1
BE	100101 000100	2	000101 000100	2	000101 000100	2
BF	100101 001000	2	000101 001000	2	000101 001000	2

【図 119】

データ ワード	ステート 0		ステート 1		ステート 2	
	コード・ワード	次 ステート	コード・ワード	次 ステート	コード・ワード	次 ステート
C0	000010 00000*	0	001010 00000*	0	00#010 00000*	0
C1	000010 00000#	1	001010 00000#	1	00#010 00000#	1
C2	000010 000010	0	001010 000010	0	00#010 000010	0
C3	000010 000010	1	001010 000010	1	00#010 000010	1
C4	000010 10000*	0	001010 10000*	0	00#010 10000*	0
C5	000010 10000#	1	001010 10000#	1	00#010 10000#	1
C6	000010 100010	0	001010 100010	0	00#010 100010	0
C7	000010 100010	1	001010 100010	1	00#010 100010	1
C8	000010 10100*	0	001010 10100*	0	00#010 10100*	0
C9	000010 101001	1	001010 101001	1	00#010 101001	1
CA	000010 101010	0	001000 000010	0	001000 000010	0
CB	000010 101010	1	001010 101010	1	00#010 101010	1
CC	000010 10010*	0	001010 10010*	0	00#010 10010*	0
CD	000010 100101	1	001010 100101	1	00#010 100101	1
CE	000010 100100	2	001010 100100	2	00#010 100100	2
CF	000010 101000	2	001010 101000	2	00#010 101000	2
D0	000010 01000*	0	001010 01000*	0	00#010 01000*	0
D1	000010 010001	1	001010 010001	1	00#010 010001	1
D2	000010 010010	0	001010 010010	0	00#010 010010	0
D3	000010 010010	1	001010 010010	1	00#010 010010	1
D4	000010 01010*	0	001010 01010*	0	00#010 01010*	0
D5	000010 010101	1	001010 010101	1	00#010 010101	1
D6	000010 010100	2	001010 010100	2	00#010 010100	2
D7	000010 010000	2	001010 010000	2	00#010 010000	2
D8	000010 00100*	0	001010 00100*	0	00#010 00100*	0
D9	000010 001001	1	001010 001001	1	00#010 001001	1
DA	000010 001010	0	001010 001010	0	00#010 001010	0
DB	000010 001010	1	001010 001010	1	00#010 001010	1
DC	000010 00010*	0	001010 00010*	0	00#010 00010*	0
DD	000010 000101	1	001010 000101	1	00#010 000101	1
DE	000010 000100	2	001010 000100	2	00#010 000100	2
DF	000010 001000	2	001010 001000	2	00#010 001000	2
E0	000001 00000*	0	001001 00000*	0	00#001 00000*	0
E1	000001 00000#	1	001001 00000#	1	00#001 00000#	1
E2	000001 000010	0	001001 000010	0	00#001 000010	0
E3	000001 000010	1	001001 000010	1	00#001 000010	1
E4	000000 10000*	0	001000 10000*	0	00#000 10000*	0
E5	000000 10000#	1	001000 10000#	1	00#000 10000#	1
E6	000000 100010	0	001000 100010	0	00#000 100010	0
E7	000000 100010	1	001000 100010	1	00#000 100010	1
E8	000000 10100*	0	001000 10100*	0	00#000 10100*	0
E9	000000 101001	1	001000 101001	1	00#000 101001	1
EA	000000 101010	0	001000 101010	0	00#000 101010	0
EB	000000 101010	1	001000 101010	1	00#000 101010	1
EC	000000 10010*	0	001000 10010*	0	00#000 10010*	0
ED	000000 100101	1	001000 100101	1	00#000 100101	1
EE	000000 100100	2	001000 100100	2	00#000 100100	2
EF	000000 101000	2	001000 101000	2	00#000 101000	2

【図 120】

データ ワード	ステート 0		ステート 1		ステート 2	
	コードワード	次 ステート	コードワード	次 ステート	コードワード	次 ステート
F0	00000# 01000*	0	001001 01000*	0	00#001 01000*	0
F1	00000# 010001	1	001001 010001	1	00#001 010001	1
F2	00000# 010010	0	001001 010010	0	00#001 010010	0
F3	00000# 010010	1	001001 010010	1	00#001 010010	1
F4	00000# 01010*	0	001001 01010*	0	00#001 01010*	0
F5	000000 010101	1	001001 010101	1	001001 010101	1
F6	00000# 010100	2	001001 010100	2	00#001 010100	2
F7	00000# 010000	2	001001 010000	2	00#001 010000	2
F8	000001 00100*	0	001001 00100*	0	00#001 00100*	0
F9	00000# 001001	1	001001 001001	1	00#001 001001	1
FA	00000# 001010	0	001001 001010	0	00#001 001010	0
FB	00000# 001010	1	001001 001010	1	00#001 001010	1
FC	00000# 00010*	0	001001 00010*	0	00#001 00010*	0
FD	00000# 000101	1	001001 000101	1	00#001 000101	1
FE	00000# 000100	2	001001 000100	2	00#001 000100	2
FF	000001 001000	2	001001 001000	2	00#001 001000	2

【図 121】

本発明変調方式における復調用テーブル説明図

現コードワード	データワード		
	ケース1	ケース2	ケース3
000000 000100	FC	FE	FE
000000 000101	Z	FC	FD
000000 001000	48	4F	4F
000000 001001	Z	48	F9
000000 001010	FA	FA	FB
000000 010000	F0	F7	F7
000000 010001	Z	F0	F1
000000 010010	F2	F2	F3
000000 010100	F4	F6	F6
000000 010101	Z	F4	F5
000000 100000	E4	Z	E5
000000 100001	Z	E4	E5
000000 100010	E6	E6	E7
000000 100100	EC	EE	EE
000000 100101	Z	EC	ED
000000 101000	E8	EF	EF
000000 101001	Z	E8	E9
000000 101010	EA	EA	EB
000001 000000	E0	Z	E1
000001 000001	Z	E0	E1
000001 000010	E2	E2	E3
000001 000100	FC	FE	FE
000001 000101	Z	FC	FD
000001 001000	F8	FF	FF
000001 001001	Z	F8	F9
000001 001010	FA	FA	FB
000001 010000	F0	F7	F7
000001 010001	Z	F0	F1
000001 010010	F2	F2	F3
000001 010100	F4	F6	F6
000001 010101	Z	F4	Z
000010 000000	C0	Z	C1
000010 000001	Z	C0	C1
000010 000010	C2	C2	C3
000010 000100	DC	DE	DE
000010 000101	Z	DC	DD
000010 001000	D8	DF	DF
000010 001001	Z	D8	D9

【図 122】

現コードワード	データワード		
	ケース1	ケース2	ケース3
000010 001010	DA	DA	DB
000010 010000	D0	D7	D7
000010 010001	Z	D0	D1
000010 010010	D2	D2	D3
000010 010100	D4	D6	D6
000010 010101	Z	D4	D5
000010 100000	C4	Z	C5
000010 100001	Z	C4	C5
000010 100010	C6	C6	C7
000010 100100	CC	CE	CE
000010 100101	Z	CC	CD
000010 101000	C8	CF	CF
000010 101001	Z	C8	C9
000010 101010	CA	CA	CB
000100 000000	88	Z	B5
000100 000001	Z	88	89
000100 000010	8A	8A	8B
000100 000100	8C	8E	8E
000100 000101	Z	8C	8D
000100 001000	88	8F	8F
000100 001001	Z	88	89
000100 001010	8A	8A	8B
000100 010000	80	87	87
000100 010001	Z	80	81
000100 010010	82	82	83
000100 010100	84	86	86
000100 010101	Z	84	85
000100 100000	A4	Z	A5
000100 100001	Z	A4	A5
000100 100010	A6	A6	A7
000100 100100	AC	AE	AE
000100 100101	Z	AC	AD
000100 101000	A8	AF	AF
000100 101001	Z	A8	A9
000100 101010	AA	AA	AB
000101 000000	A0	Z	A1
000101 000001	Z	A0	A1
000101 000010	A2	A2	A3

【図 123】

現コードワード	データワード		
	ケース1	ケース2	ケース3
000101 000100	BC	BE	BE
000101 000101	Z	BC	BD
000101 001000	B8	BF	BF
000101 001001	Z	B8	B9
000101 001010	BA	BA	BB
000101 010000	B0	B7	B7
000101 010001	Z	B0	B1
000101 010010	B2	B2	B3
000101 010100	B4	B6	B6
000101 010101	Z	B4	B5
001000 000000	98	Z	F5
001000 000001	Z	98	99
001000 000010	CA	CA	9B
001000 000100	9C	9E	9E
001000 000101	Z	9C	9D
001000 001000	98	9F	9F
001000 001001	Z	98	99
001000 001010	9A	9A	9B
001000 010000	90	97	97
001000 010001	Z	90	91
001000 010010	92	92	93
001000 010100	94	96	96
001000 010101	Z	94	95
001000 100000	E4	Z	E5
001000 100001	Z	E4	E5
001000 100010	E6	E6	E7
001000 100100	EC	EE	EE
001000 100101	Z	EC	ED
001000 101000	E8	EF	EF
001000 101001	Z	E8	E9
001000 101010	EA	EA	EB
001001 000000	E0	Z	E1
001001 000001	Z	E0	E1
001001 000010	E2	E2	E3
001001 000100	FC	FE	FE
001001 000101	Z	FC	FD
001001 001000	F8	FF	FF
001001 001001	Z	F8	F9

【図 124】

現コードワード	データワード		
	ケース1	ケース2	ケース3
001001 001010	FA	FA	FB
001001 010000	F0	F7	F7
001001 010001	Z	F0	F1
001001 010010	F2	F2	F3
001001 010100	F4	F6	F6
001001 010101	Z	F4	F5
001010 000000	C0	Z	C1
001010 000001	Z	C0	C1
001010 000010	C2	C2	C3
001010 000100	DC	DE	DE
001010 000101	Z	DC	DD
001010 001000	D8	DF	DF
001010 001001	Z	D8	D9
001010 001010	DA	DA	DB
001010 010000	D0	D7	D7
001010 010001	Z	D0	D1
001010 010010	D2	D2	D3
001010 010100	D4	D6	D6
001010 010101	Z	D4	D5
001010 100000	C4	Z	C5
001010 100001	Z	C4	C5
001010 100010	C6	C6	C7
001010 100100	CC	CE	CE
001010 100101	Z	CC	CD
001010 101000	C8	CF	CF
001010 101001	Z	C8	C9
001010 101010	Z	Z	CB
010000 000000	34	Z	Z
010000 000001	Z	34	35
010000 000010	1A	1A	1B
010000 000100	1C	1E	1E
010000 000101	Z	1C	1D
010000 001000	18	1F	1F
010000 001001	Z	18	19
010000 001010	1A	1A	1B
010000 010000	10	17	17
010000 010001	Z	10	11
010000 010010	12	12	13

【図 125】

現コードワード	データワード		
	ケース1	ケース2	ケース3
010000 010100	14	16	16
010000 010101	Z	14	15
010000 100000	64	Z	65
010000 100001	Z	64	65
010000 100010	66	66	67
010000 100100	6C	6E	6E
010000 100101	Z	6C	6D
010000 101000	68	6F	6F
010000 101001	Z	68	69
010000 101010	6A	6A	6B
010001 000000	60	Z	75
010001 000001	Z	60	61
010001 000010	62	62	63
010001 000100	7C	7E	7E
010001 000101	Z	7C	7D
010001 001000	78	7F	7F
010001 001001	Z	78	79
010001 001010	7A	7A	7B
010001 010000	70	77	77
010001 010001	Z	70	71
010001 010010	72	72	73
010001 010100	74	76	76
010001 010101	Z	74	Z
010010 000000	40	Z	41
010010 000001	Z	40	41
010010 000010	42	42	43
010010 000100	5C	5E	5E
010010 000101	Z	5C	5D
010010 001000	58	5F	5F
010010 001001	Z	58	59
010010 001010	5A	5A	5B
010010 010000	50	57	57
010010 010001	Z	50	51
010010 010010	52	52	53
010010 010100	54	56	56
010010 010101	Z	54	55
010010 100000	44	Z	45
010010 100001	Z	44	45

【図 126】

現コードワード	データワード		
	ケース1	ケース2	ケース3
010010 100010	46	46	47
010010 100100	4C	4E	4E
010010 100101	Z	4C	4D
010010 101000	48	4F	4F
010010 101001	Z	48	49
010010 101010	4A	4A	4B
010100 000000	08	Z	Z
010100 000001	Z	08	09
010100 000010	0A	0A	0B
010100 000100	0C	0E	0E
010100 000101	Z	0C	0D
010100 001000	08	0F	0F
010100 001001	Z	08	09
010100 001010	0A	0A	0B
010100 010000	00	07	07
010100 010001	Z	00	01
010100 010010	02	02	03
010100 010100	04	06	06
010100 010101	Z	04	05
010100 100000	24	Z	25
010100 100001	Z	24	25
010100 100010	26	26	27
010100 100100	2C	2E	2E
010100 100101	Z	2C	2D
010100 101000	28	2F	2F
010100 101001	Z	28	29
010100 101010	2A	2A	2B
010101 000000	20	Z	21
010101 000001	Z	20	21
010101 000010	22	22	23
010101 000100	3C	3E	3E
010101 000101	Z	3C	3D
010101 001000	38	3F	3F
010101 001001	Z	38	39
010101 001010	3A	3A	3B
010101 010000	30	37	37
010101 010001	Z	30	31
010101 010010	32	32	33

【図 127】

現コードワード	データワード		
	ケース1	ケース2	ケース3
010101 010100	Z	36	36
100000 000001	Z	Z	49
100000 000010	4A	4A	4B
100000 000100	3C	3E	3E
100000 000101	Z	3C	3D
100000 001000	38	3F	3F
100000 001001	Z	38	39
100000 001010	3A	3A	3B
100000 010000	30	37	37
100000 010001	Z	30	31
100000 010010	32	32	33
100000 010100	34	36	36
100000 010101	Z	34	35
100000 100000	24	Z	25
100000 100001	Z	24	25
100000 100010	26	26	27
100000 100100	2C	2E	2E
100000 100101	Z	2C	2D
100000 101000	28	2F	2F
100000 101001	Z	28	29
100000 101010	2A	2A	2B
100001 000000	20	Z	21
100001 000001	Z	20	21
100001 000010	22	22	23
100001 000100	3C	3E	3E
100001 000101	Z	3C	3D
100001 001000	38	3F	3F
100001 001001	Z	38	39
100001 001010	3A	3A	3B
100001 010000	30	37	37
100001 010001	Z	30	31
100001 010010	32	32	33
100001 010100	34	36	36
100001 010101	Z	34	Z
100010 000000	00	Z	01
100010 000001	Z	00	01
100010 000010	02	02	03
100010 000100	1C	1E	1E

【図 128】

現コードワード	データワード		
	ケース1	ケース2	ケース3
100010 000101	Z	1C	1D
100010 001000	18	1F	1F
100010 001001	Z	18	19
100010 001010	1A	1A	1B
100010 010000	10	17	17
100010 010001	Z	10	11
100010 010010	12	12	13
100010 010100	14	16	16
100010 010101	Z	14	15
100010 100000	04	Z	05
100010 100001	Z	04	05
100010 100010	06	06	07
100010 100100	0C	0E	0E
100010 100101	Z	0C	0D
100010 101000	08	0F	0F
100010 101001	Z	08	09
100010 101010	0A	0A	0B
100100 000000	88	Z	B5
100100 000001	Z	88	89
100100 000010	8A	8A	8B
100100 000100	8C	8E	8E
100100 000101	Z	8C	8D
100100 001000	88	8F	8F
100100 001001	Z	88	89
100100 001010	8A	8A	8B
100100 010000	80	87	87
100100 010001	Z	80	81
100100 010010	82	82	83
100100 010100	84	86	86
100100 010101	Z	84	85
100100 100000	A4	Z	A5
100100 100001	Z	A4	A5
100100 100010	A6	A6	A7
100100 100100	AC	AE	AE
100100 100101	Z	AC	AD
100100 101000	A8	AF	AF
100100 101001	Z	A8	A9
100100 101010	AA	AA	AB

【図 129】

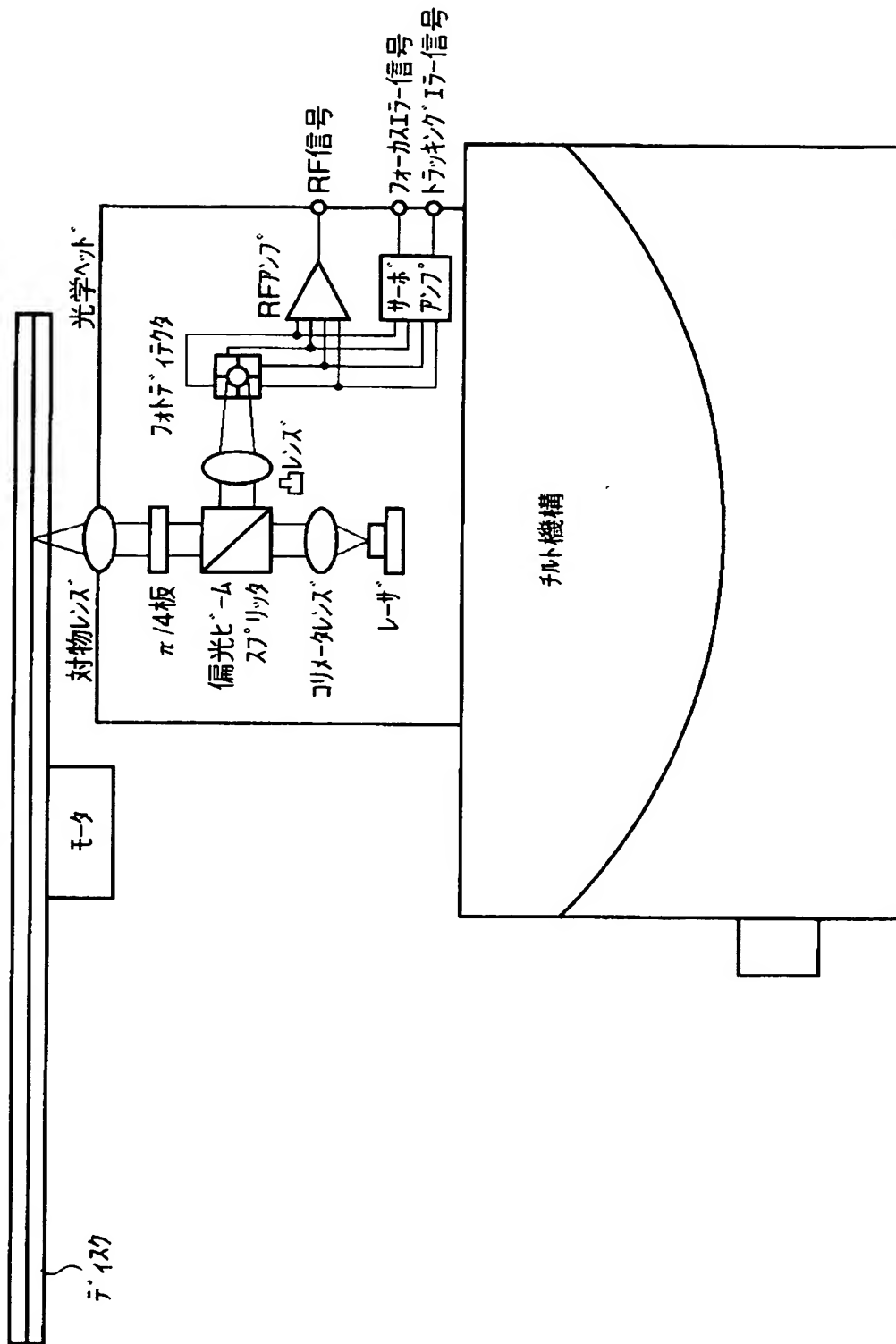
現コードワード	データワード		
	ケース1	ケース2	ケース3
100101 000000	A0	Z	A1
100101 000001	Z	A0	A1
100101 000010	A2	A2	A3
100101 000100	BC	BE	BE
100101 000101	Z	BC	BD
100101 001000	B8	BF	BF
100101 001001	Z	B8	B9
100101 001010	BA	BA	BB
100101 010000	B0	B7	B7
100101 010001	Z	B0	B1
100101 010010	B2	B2	B3
100101 010100	B4	B6	B6
100101 010101	Z	B4	B5
101000 000000	98	Z	75
101000 000001	Z	98	99
101000 000010	9A	9A	9B
101000 000100	9C	9E	9E
101000 000101	Z	9C	9D
101000 001000	98	9F	9F
101000 001001	Z	98	99
101000 001010	9A	9A	9B
101000 010000	90	97	97
101000 010001	Z	90	91
101000 010010	92	92	93
101000 010100	94	96	96
101000 010101	Z	94	95
101000 100000	64	Z	65
101000 100001	Z	64	65
101000 100010	66	66	67
101000 100100	6C	6E	6E
101000 100101	Z	6C	6D
101000 101000	68	6F	6F
101000 101001	Z	68	69
101000 101010	6A	6A	6B
101001 000000	60	Z	61
101001 000001	Z	60	61
101001 000010	62	62	63
101001 000100	7C	7E	7E

【図 130】

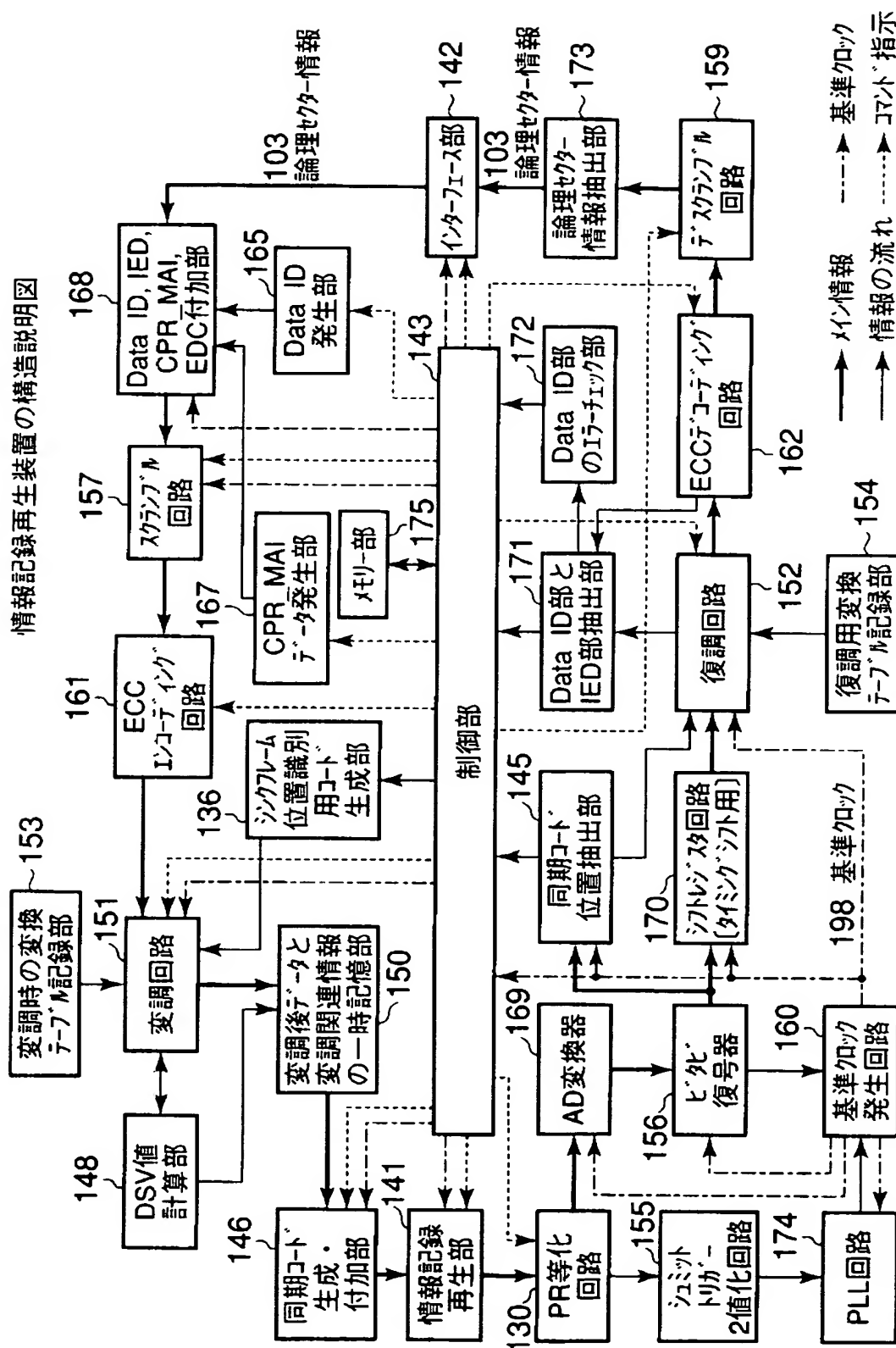
現コードワード	データワード		
	ケース1	ケース2	ケース3
101001 000101	Z	7C	7D
101001 001000	78	7F	7F
101001 001001	Z	78	79
101001 001010	7A	7A	7B
101001 010000	70	77	77
101001 010001	Z	70	71
101001 010010	72	72	73
101001 010100	74	76	76
101001 010101	Z	74	75
101010 000000	40	Z	41
101010 000001	Z	40	41
101010 000010	42	42	43
101010 000100	5C	5E	5E
101010 000101	Z	5C	5D
101010 001000	58	5F	5F
101010 001001	Z	58	59
101010 001010	5A	5A	5B
101010 010000	50	57	57
101010 010001	Z	50	51
101010 010010	52	52	53
101010 010100	54	56	56
101010 010101	Z	54	55
101010 100000	44	Z	45
101010 100001	Z	44	45
101010 100010	46	46	47
101010 100100	4C	4E	4E
101010 100101	Z	4C	4D

【図 131】

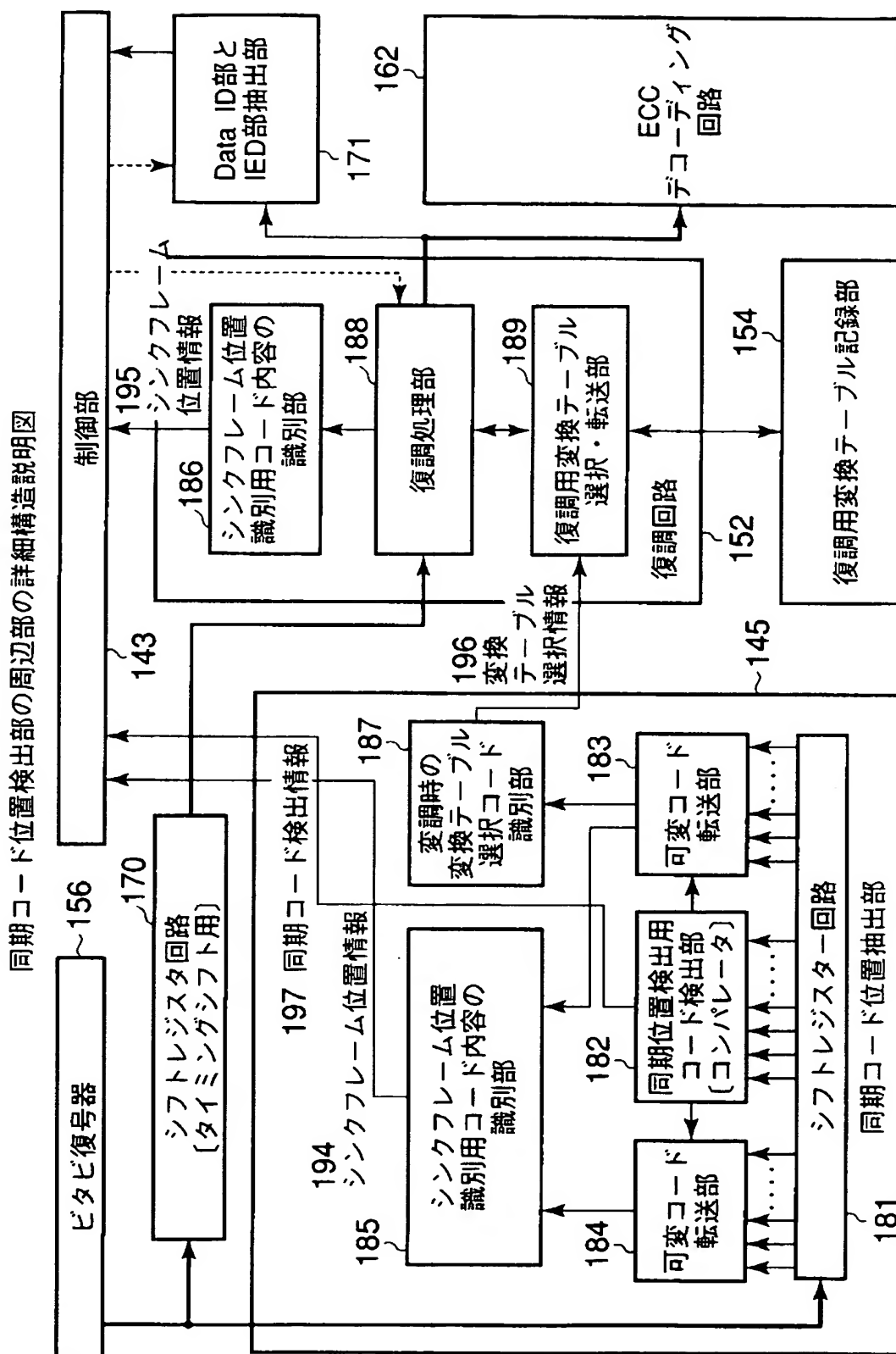
情報再生装置または情報記録再生装置内に用いられる光学ヘッド構造の説明図



【図 1 3 2】

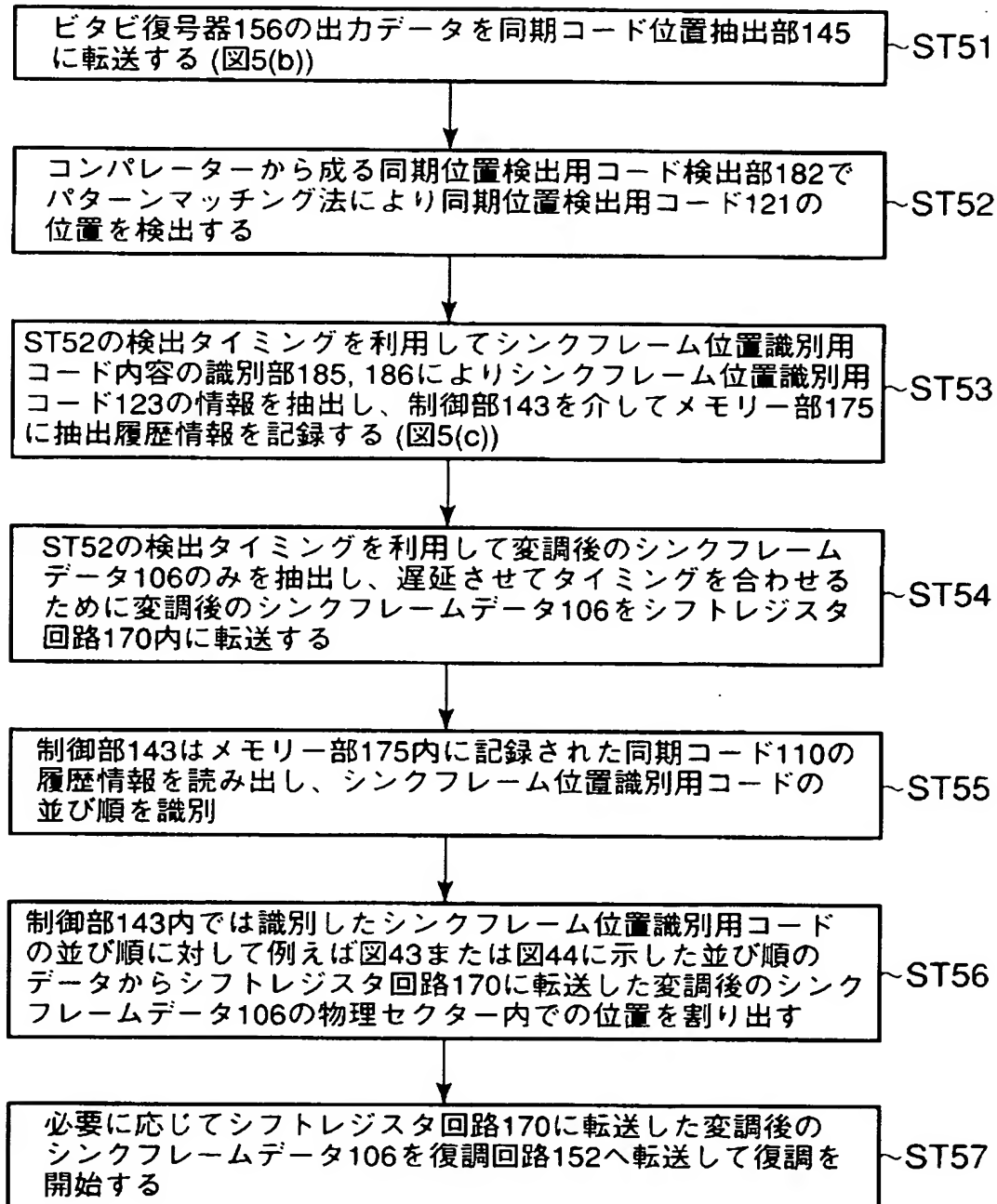


【図 133】

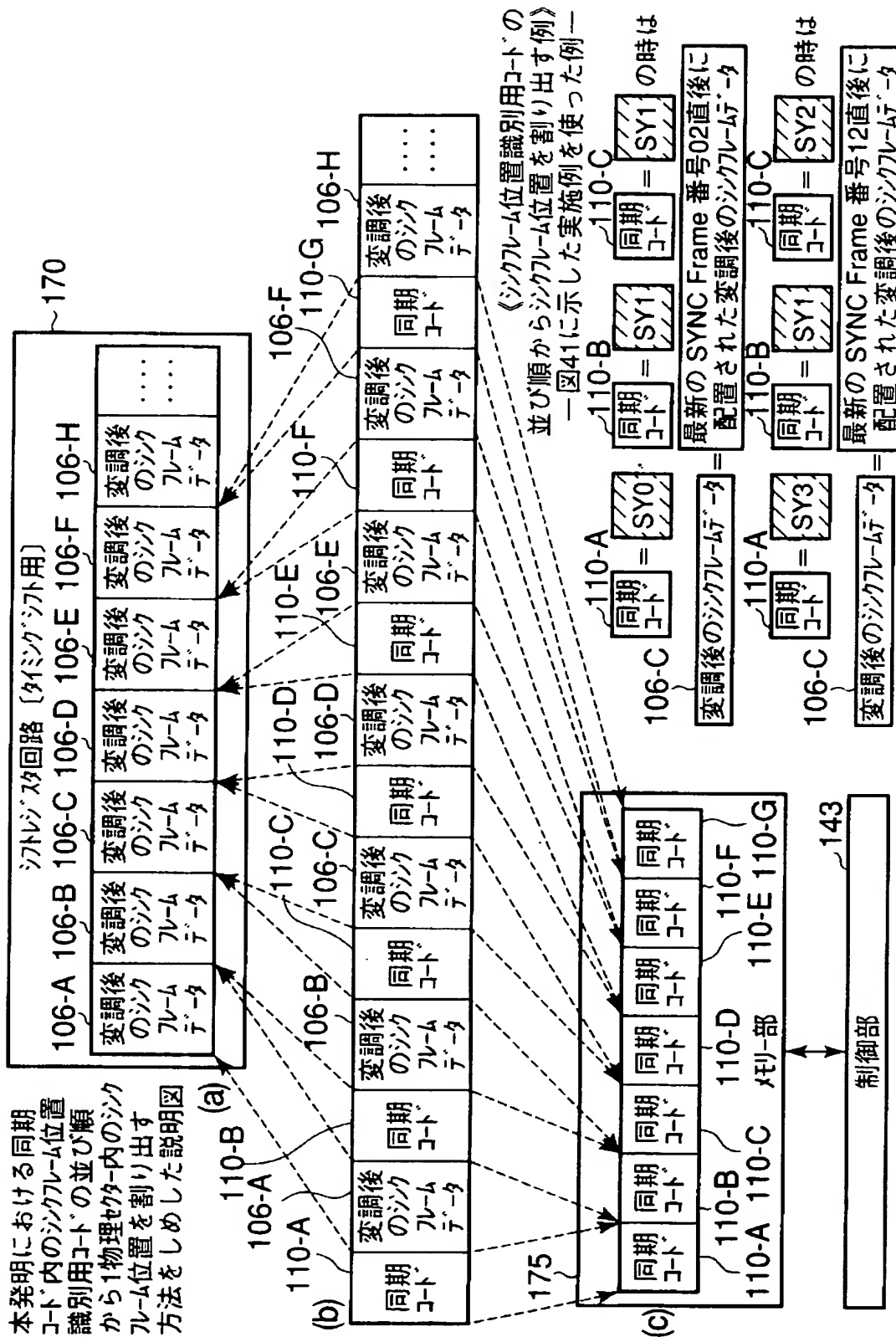


【図134】

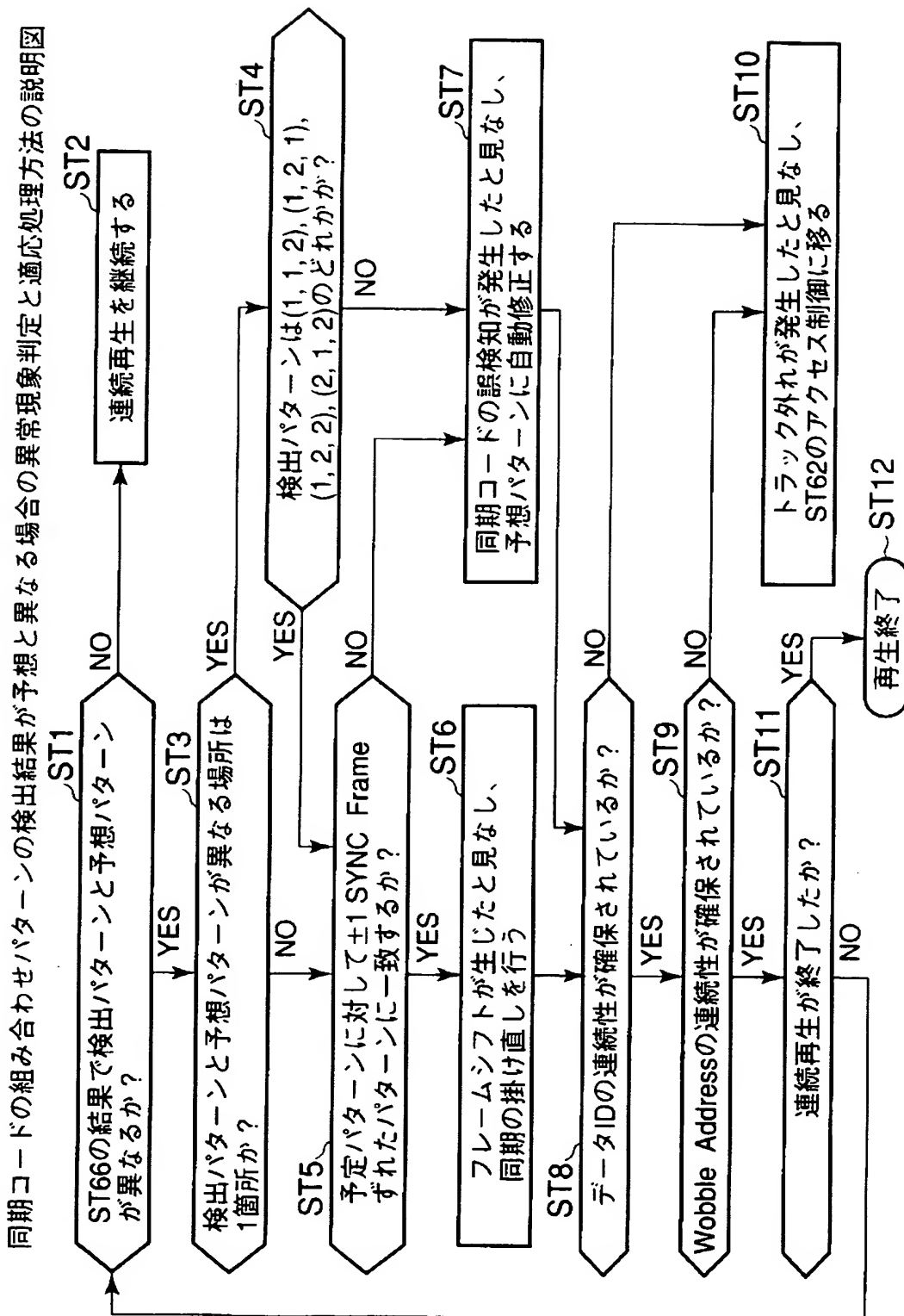
本発明の情報記録再生装置における連続する3個の同期コードの並び順からセクター内のシンクフレーム位置を割り出す方法を示したフローチャート説明図



【図 1 3 5】

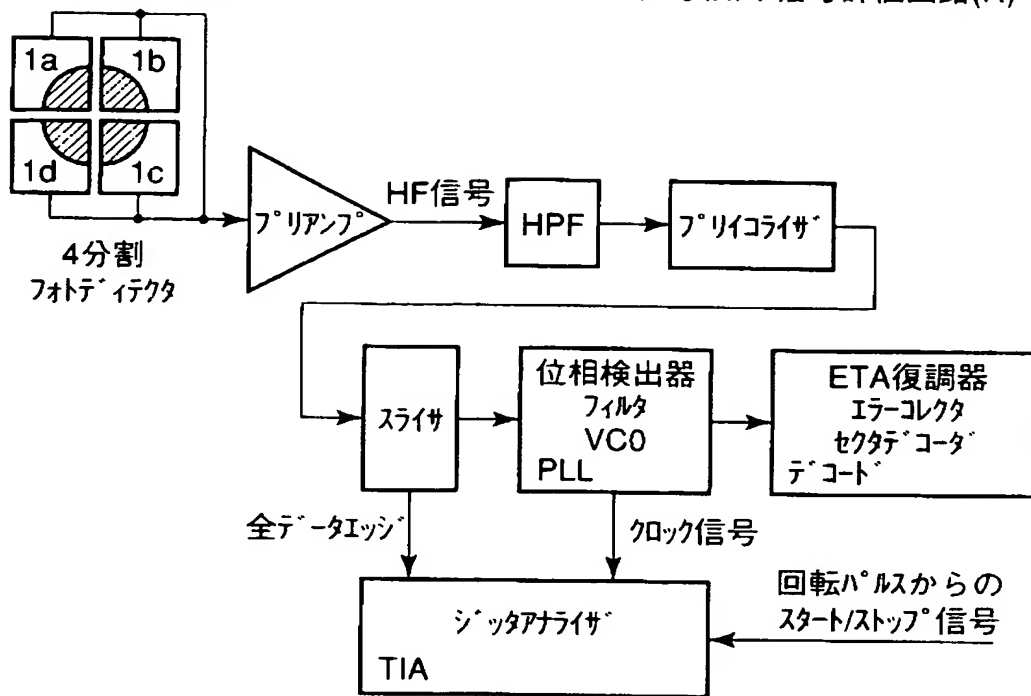


【図 136】



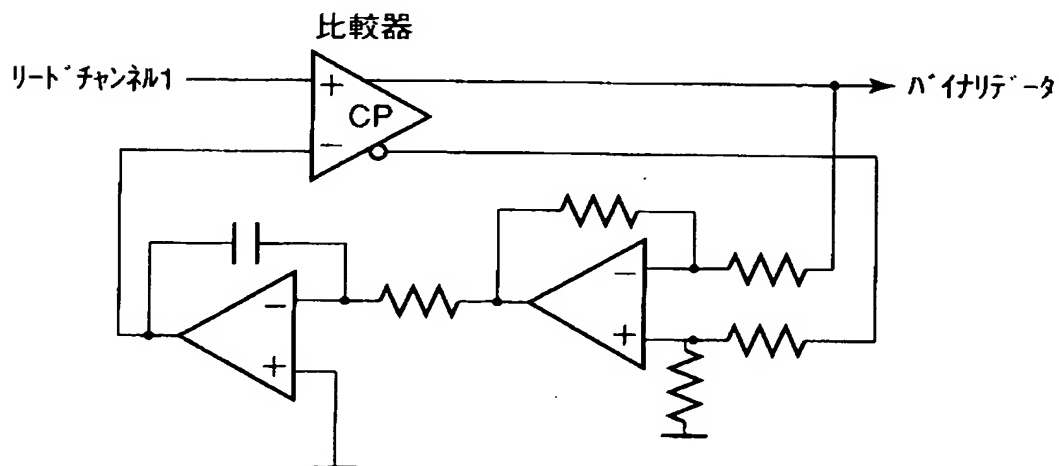
【図 137】

システムリドイン領域内の信号再生に用いられる信号検出/信号評価回路(R)



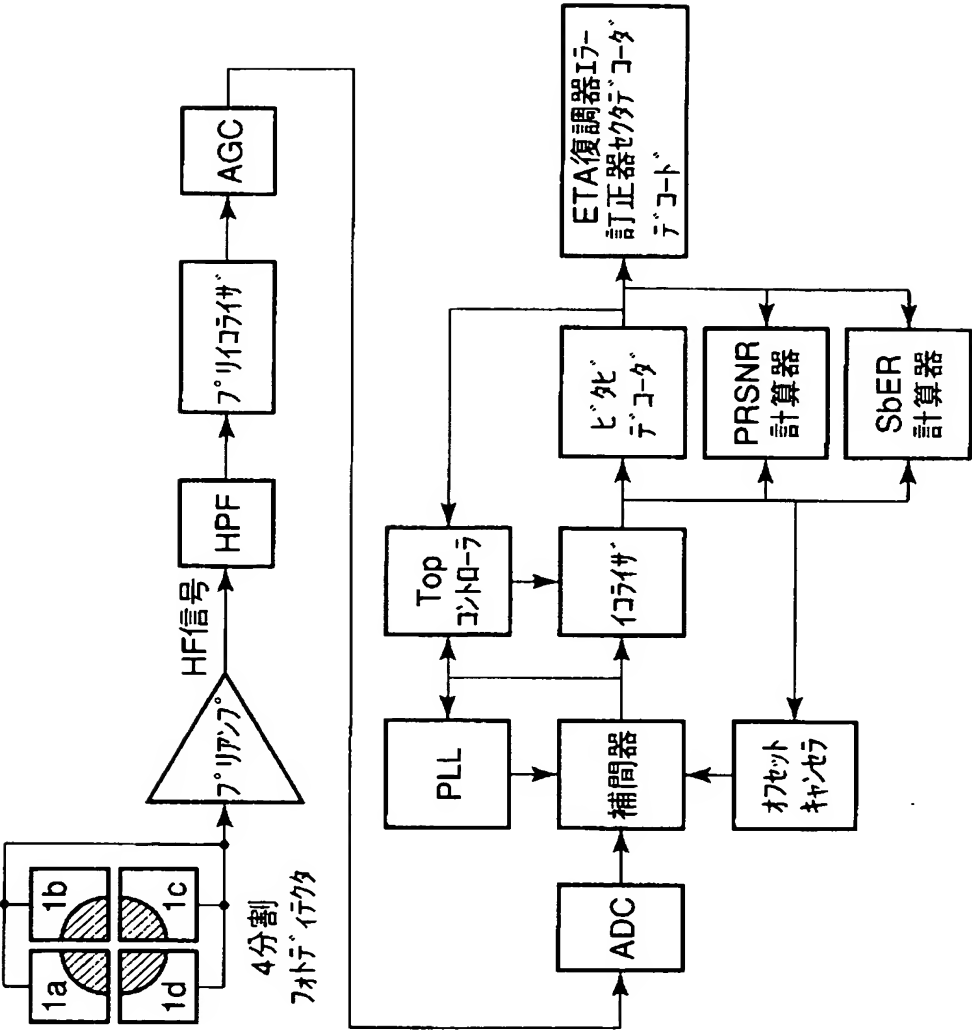
【図 138】

システムリドイン領域内の信号再生に用いられるスライサ回路の構造説明図



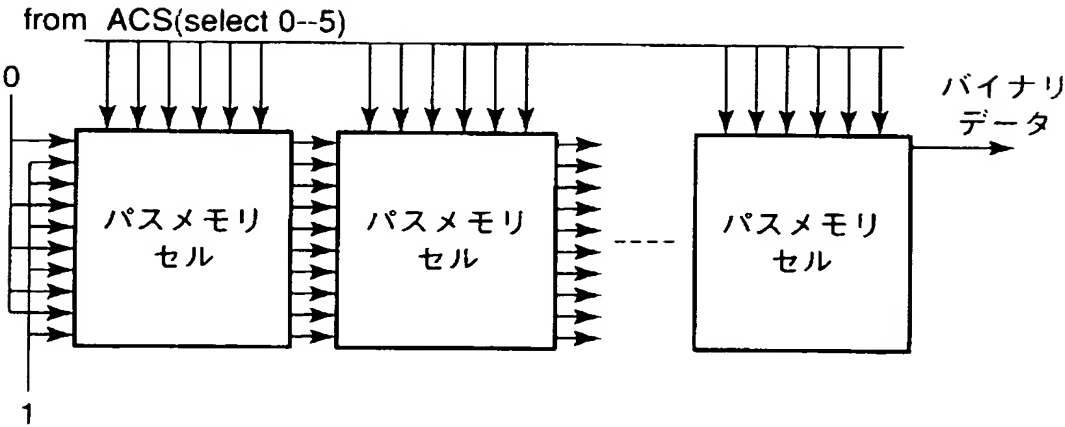
【図139】

データレート領域、データ領域、データレート・データ領域内の信号検出に用いられる検出回路説明図(S)



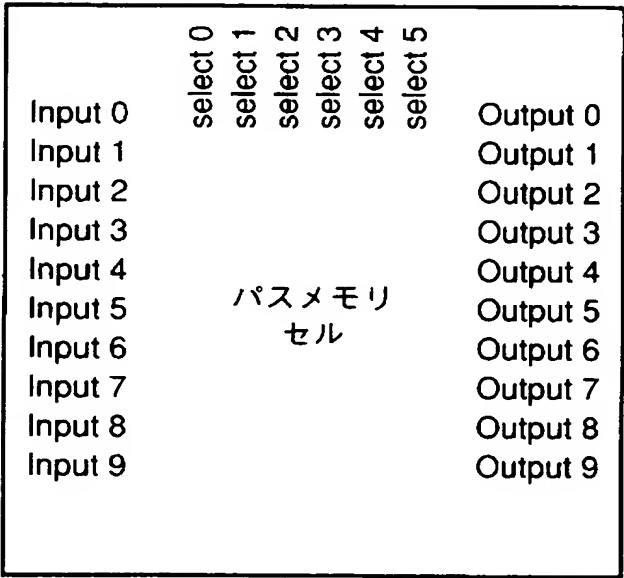
【図 1 4 2】

パスメモリの説明図



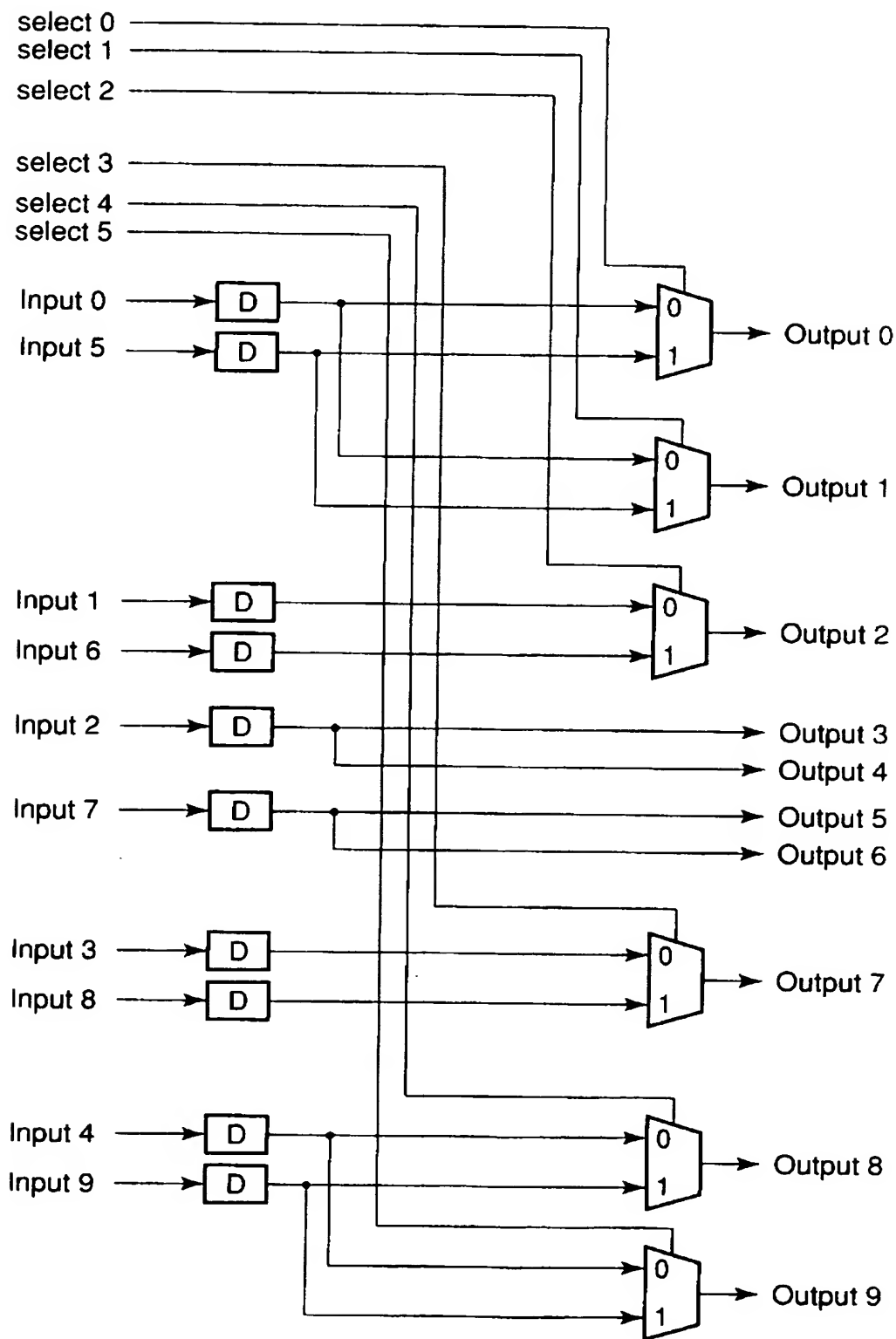
【図 1 4 3】

パスメモリセルのI/Oの説明図



【図 144】

バスメモリセルのコンフィグレーションの説明図



【書類名】 要約書

【要約】

【課題】 再生専用／追記型／書換え型間においてフォーマットの互換性を確保しつつ、追記型のリードインエリアからの安定な再生信号を保証可能な情報記憶媒体、情報再生装置、情報記録再生装置を提供することを目的とする。

【解決手段】 リードインエリアにおける基本的なデータ構造を再生専用／追記型／書換え型の全てで一致させ、リードインエリアをシステムリードインエリアとデータリードインエリアに分割する。システムリードインエリア内のピットのトラックピッチとピットピッチをデータリードインエリアよりも粗くする。システムリードインエリアではレベルスライス法によりピットからの再生信号を検出し、データリードインエリア及びデータ領域ではPRML法で信号検出する。

【選択図】 図101

特願 2 0 0 3 - 0 9 5 4 0 3

出 願 人 履 歴 情 報

識別番号

[0 0 0 0 0 3 0 7 8]

1. 変更年月日

2 0 0 1 年 7 月 2 日

[変更理由]

住所変更

住 所

東京都港区芝浦一丁目 1 番 1 号

氏 名

株式会社東芝